```
┌─────────────────────────────────────┐
│          LimeSDRTest                │
├─────────────────────────────────────┤
│ # device                            │
│ - step                              │
│ - callback                          │
│ - running                           │
│ - tp_start                          │
├─────────────────────────────────────┤
│ + RunTests()                        │
│ + CheckDevice()                     │
│ # LimeSDRTest()                     │
│ # ~LimeSDRTest()                    │
│ # InitFPGATest()                    │
│ # GPIFClkTest()                     │
│ # VCTCXOTest()                      │
│ # RunTest()                         │
│ # UpdateStatus()                    │
│ # RFTestInfo()                      │
│ - FPGA_EEPROM_Test()                │
│ - ClockNetworkTest()                │
│ - RFTest()                          │
│ - LMS7002mTest()                    │
│ - Reg_write()                       │
│ - Reg_read()                        │
│ - Perform_tests()                   │
│ - TransferLMS64C()                  │
│ - Connect()                         │
│ - OnLogEvent()                      │
└─────────────────────────────────────┘
                  △
                  │
┌─────────────────────────────────────┐
│         LimeSDRTest_USB             │
├─────────────────────────────────────┤
│                                     │
├─────────────────────────────────────┤
│ - LimeSDRTest_USB()                 │
│ - ClockNetworkTest()                │
│ - RFTest()                          │
│ - Si5351CTest()                     │
│ - ADF4002Test()                     │
└─────────────────────────────────────┘
```