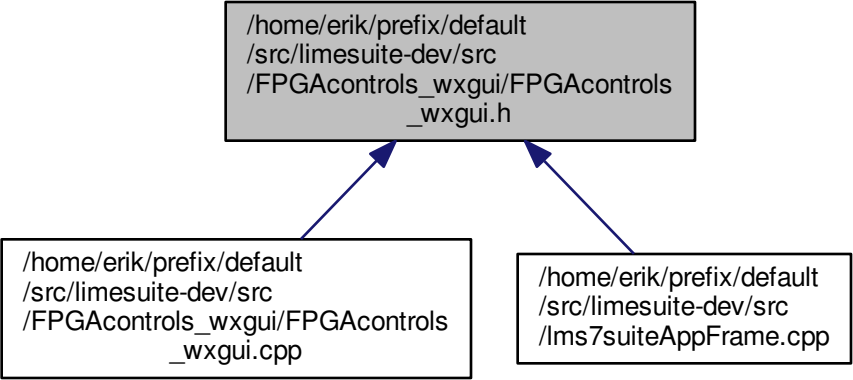


/home/erik/prefix/default
/src/limesuite-dev/src
/FPGAcontrols_wxgui/FPGAcontrols
_wxgui.h



```
graph BT; A["/home/erik/prefix/default<br/>/src/limesuite-dev/src<br/>/FPGAcontrols_wxgui/FPGAcontrols<br/>_wxgui.h"] <--> B["/home/erik/prefix/default<br/>/src/limesuite-dev/src<br/>/FPGAcontrols_wxgui/FPGAcontrols<br/>_wxgui.cpp"]; A <--> C["/home/erik/prefix/default<br/>/src/limesuite-dev/src<br/>/lms7suiteAppFrame.cpp"]
```

/home/erik/prefix/default
/src/limesuite-dev/src
/FPGAcontrols_wxgui/FPGAcontrols
_wxgui.cpp

/home/erik/prefix/default
/src/limesuite-dev/src
/lms7suiteAppFrame.cpp