```
┌─────────────────────┐
│  std::basic_string< │
│       char >        │
├─────────────────────┤
│                     │
├─────────────────────┤
│                     │
└─────────────────────┘
          △
          │
┌─────────────────────┐
│     std::string     │
├─────────────────────┤
│                     │
├─────────────────────┤
│                     │
└─────────────────────┘
          │
          │  +serial
          │  +name
          │  +media
          │  +module
          │  +addr
          ◇
┌─────────────────────┐
│ lime::ConnectionHandle │
├─────────────────────┤
│ + index             │
├─────────────────────┤
│ + ConnectionHandle()│
│ + ConnectionHandle()│
│ + serialize()       │
│ + ToString()        │
└─────────────────────┘
          │
          │  -_handle
          ◇
┌─────────────────────┐
│  lime::IConnection  │
├─────────────────────┤
│ # callback_logData  │
├─────────────────────┤
│ + IConnection()     │
│ + ~IConnection()    │
│ + GetHandle()       │
│ + IsOpen()          │
│ + GetDeviceInfo()   │
│ + TransactSPI()     │
│ + WriteLMS7002MSPI()│
│ + ReadLMS7002MSPI() │
│ + WriteI2C()        │
│ + ReadI2C()         │
│ and 28 more...      │
└─────────────────────┘
          │
          │  #connection
          ◇
┌───────────────────────────────┐
│         lime::FPGA            │
├───────────────────────────────┤
│                               │
├───────────────────────────────┤
│ + FPGA()                      │
│ + ~FPGA()                     │
│ + SetConnection()             │
│ + GetConnection()             │
│ + StartStreaming()            │
│ + StopStreaming()             │
│ + ResetTimestamp()            │
│ + UploadWFM()                 │
│ + SetInterfaceFreq()          │
│ + SetInterfaceFreq()          │
│ + DetectRefClk()              │
│ + FPGAPacketPayload2Samples() │
│ + Samples2FPGAPacketPayload() │
│ # SetPllFrequency()           │
│ # SetDirectClocking()         │
│ - ReadRawStreamData()         │
│ - SetPllClock()               │
└───────────────────────────────┘
```