

Systeme II

3. Die Datensicherungsschicht

Christian Schindelhauer

Technische Fakultät

Rechnernetze und Telematik

Albert-Ludwigs-Universität Freiburg

Version 15.05.2017

Fehlererkennung: CRC

- Effiziente Fehlererkennung: Cyclic Redundancy Check (CRC)
- Praktisch häufig verwendeter Code
 - Hoher Fehlererkennungsrate
 - Effizient in Hardware umsetzbar
- Beruht auf Polynomarithmetik im Restklassenring \mathbb{Z}_2
 - Zeichenketten sind Polynome
 - Bits sind Koeffizienten des Polynoms

$$a+b = b+a \quad a \cdot b$$

Inverses Element

Distrib.

Ass

$$1+x = 0$$

$$1 = -1$$

$$\mathbb{Z}_2 = \{0, 1\}$$

	+	0	1
xor	0	0	1
	1	1	0

$$1+1 = 0$$

And

*	0	1
0	0	0
1	0	1

$$123 = 1 \cdot 10^2 + 2 \cdot 10^1 + 3 \cdot 10^0$$

CXXIII

■ Rechnen modulo 2:

■ Regeln:

- Addition modulo 2 = Xor = Subtraktion modulo 2
- Multiplikation modulo 2 = And

$$\begin{array}{r} 101101 \\ \times 011001 \\ \hline 110100 \end{array}$$

A	B	A + B
0	0	0
0	1	1
1	0	1
1	1	0

A	B	A - B
0	0	0
0	1	1
1	0	1
1	1	0

A	B	A • B
0	0	0
0	1	0
1	0	0
1	1	1

- Beispiel: $0 + (1 \cdot 0) + 1 + (1 \cdot 1) = 0$

$$a \cdot x + b = 0$$

■ Betrachte Polynome über den Restklassenring \mathbb{Z}_2

- $p(x) = a_n x^n + \dots + a_1 x^1 + a_0$
- Koeffizienten a_i und ~~Variable~~ x sind aus ~~\mathbb{Z}~~ $\{0,1\}$
- Berechnung erfolgt modulo 2

$$a_i \in \{0,1\}$$

■ Addition, Subtraktion, Multiplikation, Division von Polynomen wie gehabt

$$\begin{aligned} & \cancel{0 \cdot x^2} + 1 \cdot x + 1 + 1 \cdot x^3 + 1 \cdot x^2 + \cancel{0 \cdot x} + 1 \\ & = 1 \cdot x^3 + 1 \cdot x^2 + 1x + \cancel{1+1} = x^3 + x^2 + x \end{aligned}$$

$$(x+1) \cdot (x+1) = x^2 + \underbrace{(1+1)}_0 x + 1 = x^2 + 1$$

$$\begin{array}{r} x^2 + x + 1 \\ x^2 + x \\ \hline 1 \end{array} : x+1 = x, \text{ Rest } 1$$

$$x^2 + x + 1 \bmod x+1 = 1$$

$$\begin{matrix} 4 & 3 & 2 & 1 & 0 \\ x & x & x & x & x \end{matrix}$$

$$x^4 + x^2 + 1 \stackrel{=}{=} \boxed{1 \ 0 \ 1 \ 0 \ 1}$$

$$10101 \cdot 1101 = 11101001$$

$$1010100$$

$$10101000$$

$$11101001$$

~~Carry~~

$$10 = x$$

Irreduzibles Polynom $\stackrel{=}{=} \text{Primzahl}$

~~+~~

$$\boxed{x^2 + x + 1}$$

$$x^2 + 1 = (x+1)^2$$

- Idee:
 - Betrachte Bitstring der Länge n als Variablen eines Polynoms
- Bit string: $b_n b_{n-1} \dots b_1 b_0$
 Polynom: $b_n \underline{x^n} + \dots + b_1 \underline{x^1} + b_0$
 - Bitstring mit $(n+1)$ Bits entspricht Polynom des Grads n
- Beispiel
 - $A \text{ xor } B = A(x) + B(x)$
 - Wenn man A um k Stellen nach links verschiebt, entspricht das
 - $B(x) = A(x) x^k$
- Mit diesem Isomorphismus kann man Bitstrings dividieren

$$\begin{aligned}
 & 110100000 \stackrel{\wedge}{=} (x^3 + x^2 + 1) \cdot x^5 \\
 & A(x) \bmod x^5 \\
 & \underline{\underline{11011101}} : 100000 = 110 + \frac{111011}{100000}
 \end{aligned}$$

$$\begin{array}{r}
 1011011101 \\
 + 10000000 \\
 \hline
 10110\boxed{0}1101
 \end{array}$$

Polynome zur Erzeugung von Redundanz: CRC

11010011) Bluetooth

- Definiere ein Generatorpolynom $G(x)$ von Grad g
 - Dem Empfänger und Sender bekannt
 - Wir erzeugen g redundante Bits
- Gegeben:
 - Frame (Nachricht) M , als Polynom $M(x)$
- Sender
 - Berechne den Rest der Division $r(x) = x^g M(x) \bmod G(x)$
 - Übertrage $T(x) = x^g M(x) + r(x)$
 - Beachte: $x^g M(x) + r(x)$ ist ein Vielfaches von $G(x)$
- Empfänger
 - Empfängt $m(x)$
 - Berechnet den Rest: $m(x) \bmod G(x)$

$$\begin{aligned}
 & T(x) \bmod G(x) \\
 &= \underbrace{M(x) \cdot x^g}_{r(x)} + r(x) \bmod G(x) \\
 &= r(x) + r(x) \bmod G(x) \\
 &= 0 \bmod G(x)
 \end{aligned}$$

RFID

101001

M

$$\begin{array}{r}
 \text{M} \\
 \hline
 1101001000000 : 101001 = 11(011 \\
 101001000000 \\
 \hline
 111011000000 \\
 101001000000 \\
 \hline
 100100000000 \\
 101001000000 \\
 \hline
 1101000000 \\
 1010010000 \\
 \hline
 1110100 \\
 1010010 \\
 \hline
 100110 \\
 101001 \\
 \hline
 01111
 \end{array}$$

Rest: (11)

T(x) = 1101001 01111

CRC Übertragung und Empfang

- Keine Fehler:

- $T(x)$ wird korrekt empfangen

- Bitfehler: $T(x)$ hat veränderte Bits

- Äquivalent zur Addition eines Fehlerpolynoms $E(x)$
- Beim Empfänger kommt $T(x) + E(x)$ an

000100100
↓ ↓

- Empfänger

- Empfangen: $m(x)$
- Berechnet Rest $m(x) \bmod G(x)$
- Kein Fehler: $m(x) = T(x)$,
 - dann ist der Rest 0

$E(x) \bmod G(x)$
04

- Bit errors: $m(x) \bmod G(x) = (\underline{T(x)} + \underline{E(x)}) \bmod G(x)$
 $= \underbrace{T(x) \bmod G(x)}_0 + \underbrace{E(x) \bmod G(x)}_{\text{Fehlerindikator}}$

0

Fehlerindikator

$$\begin{array}{r}
 \boxed{E(x)} \\
 \hline
 \begin{array}{r}
 1000000000 \\
 1010010000 \\
 \hline
 10010000 \\
 10100100 \\
 \hline
 \boxed{11010} \\
 \text{-----} \\
 \text{10100}
 \end{array}
 \end{array}
 \quad \text{mod} \quad \boxed{101001} = \underbrace{\boxed{11010}}_{2^5}$$

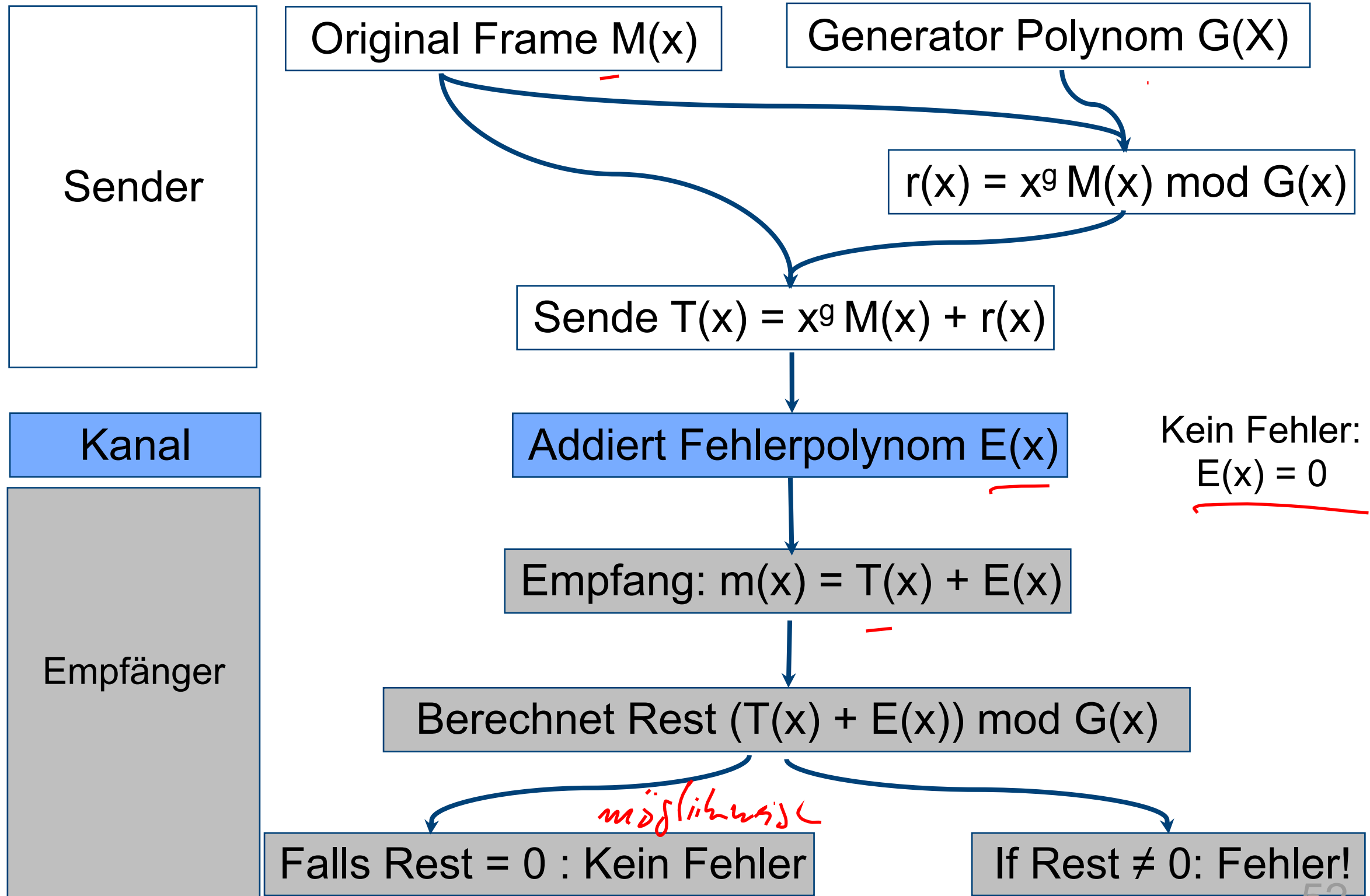
$$E(x) = 1010010000 = G(x) \cdot x^3$$

$$G(x) \cdot (1+x)$$

$$G(x) \cdot \underline{p(x)}$$

$$\frac{1}{2^5 4}$$

CRC – Überblick



Der Generator bestimmt die CRC-Eigenschaften

- Bit-Fehler werden nur übersehen, falls $E(x)$ ein Vielfaches von $G(x)$ ist
- Die Wahl von $G(x)$ ist trickreich:
- Einzel-Bit-Fehler: $E(x) = x^i$ für Fehler an Position i
 - $G(x)$ hat mindestens zwei Summenterme, dann ist $E(x)$ kein Vielfaches von $G(x)$ ist
- Zwei-Bit-Fehler: $E(x) = x^i + x^j = x^j (x^{i-j} + 1)$ für $i > j$
 - $G(x)$ darf nicht $(x^k + 1)$ teilen für alle k bis zur maximalen Frame-Länge
- Ungerade Anzahl von Fehlern:
 - $E(x)$ hat nicht $(x+1)$ als Faktor
 - Gute Idee (?): Wähle $(x+1)$ als Faktor von $G(x)$
 - Dann ist $E(x)$ kein Vielfaches von $G(x)$
- Bei guter Wahl von $G(x)$:
 - kann jede Folge von r Fehlern erfolgreich erkannt werden
- Häufig:
 - $G(x)$ wird als irreduzibles Polynom gewählt, das heißt es ist kein Vielfache eines anderen (kleineren) Polynoms

- Verwendetes irreduzibles Polynom gemäß IEEE 802:
 - $x^{32} + x^{23} + x^{16} + x^{12} + x^{11} + x^{10} + x^8 + x^7 + x^5 + x^4 + x^2 + x + 1$
- Achtung:
 - Fehler sind immer noch möglich
 - Insbesondere wenn der Bitfehler ein Vielfaches von $G(x)$ ist.
- Implementation:
 - Für jedes Polynom x^i wird $r(x,i) = x^i \bmod G(x)$ berechnet
 - Ergebnis von $B(x) \bmod G(x)$ ergibt sich aus
 - $b_0 r(x,0) + b_1 r(x,1) + b_2 r(x,2) + \dots + b_{k-1} r(x,k-1)$
 - Einfache Xor-Operation
- Oder rückgekoppelte Schieberegister

- Zumeist gefordert von der Vermittlungsschicht
 - Mit Hilfe der Frames
- Fehlererkennung
 - Gibt es fehlerhaft übertragene Bits?
- Fehlerkorrektur
 - Behebung von Bitfehlern
 - Vorwärtsfehlerkorrektur (Forward Error Correction)
 - Verwendung von redundanter Kodierung, die es ermöglicht Fehler ohne zusätzliche Übertragungen zu beheben
 - Rückwärtsfehlerkorrektur (Backward Error Correction)
 - Nach Erkennen eines Fehlers, wird durch weitere Kommunikation der Fehler behoben

