

UNIVERSIDAD TECNOLOGICA NACIONAL

Departamento de Electrónica

Cátedra: Técnicas Digitales II

Anteproyecto

Grupo N°:		Año:	2	20XX
Integrantes:		1 -	(Representante)	
		2 -		
			Fecha:	
Título del l	Proyecto:			·
	a evaluar su co		des, aplicación, funciones y a de realización. Las capacida	
			ntradas y salidas, tipo de sen ión, recursos de hardware, fu	

Diagrama en bloques: (Diagrama en bloques del sistema con todos los módulos y su interconexión)



UNIVERSIDAD TECNOLOGICA NACIONAL

Departamento de Electrónica

Cátedra: Técnicas Digitales II

Anteproyecto

claración Representante