มหาวิทยาลัยเทคโนโลยีพระจอมเกล้าธนบุรี้ "มหาวิทยาลัยเทคโนโลยีพระจอมเกล้าธนบุรี้"

การสอบกลางภาคการศึกษา 1/2552

ข้อสอบวิชา ENE 334 Microprocessors นักศึกษาชั้นปีที่ 3 ภาควิชาวิศวกรรมอิเล็กทรอนิกส์ และโทรคมนาคม สอบวันพฤหัสบดีที่ 23 กรกฎาคม พ.ศ. 2552

เวลา 9:00-12:00 น.

คำสั่ง

- 1) อนุญาต ให้นำเอกสารใด ๆ เข้าห้องสอบ
- 2) อนุญาต ให้ใช้เครื่องคำนวณตามระเบียบของมหาวิทยาลัยได้
- 3) ให้ทำในข้อสอบทั้งหมด
- 4) ให้เขียนชื่อ-นามสกุล และรหัสประจำตัวนักศึกษา ลงในกระดาษที่ต้องการให้ตรวจทุกแผ่น
- 5) ถ้าข้อสอบมีการตกหล่น ให้พิจารณาเอง และเขียนใน้ตลงด้วย
- 6) ข้อสอบทั้งหมด 4 ข้อ รวม 114 คะแนนเต็ม

เมื่อนักศึกษาทำข้อสอบเสร็จ ต้องยกมือบอกกรรมการคุมสอบ เพื่อขออนุญาตออกนอกห้องสอบ ห้ามนักศึกษานำข้อสอบและกระดาษคำตอบออกนอกห้องสอบ

นักศึกษาที่ทุจริตในการสอบ อาจถูกพิจารณาโทษสูงสุดให้พ้นสภาพการเป็นนักศึกษา

ออกข้อสอบโดย อ. เดชวุฒิ ขาวปริสุทธิ์ โทร. 0-2470-9065

ข้อที่	คะแนนเต็ม	คะแนนที่ได้
1	44	
2	35	
3	12	
4	23	
คะแนนรวม	114	

ข้อสอบนี้ได้ฝานการประเมินจากภาควิชาวิศวกรรมอิเล็กพรอนิกส์ ฯแล้ว

ผศ.ดร.วุฒิชัย อัศวินซัยโซติ หัวหน้าภาควิชาฯ

1.4.2. sgeu \$t1, \$t2, \$t3 # Set register rdest to 1 if register rsrc1 is greater than

or equal to rsrc2, and to 0 otherwise (unsigned). (4 คะแนน)

1.4.3. swap \$t1, \$t2 (5 คะแนน)

1.4.4. abs \$t1, \$t2 # Put the absolute value of register rsrc in register rdest. ขึ้นระจอยเกล้าชนบุรี (5 คะแนน)

- 1.5.) ยกตัวอย่าง 2 ชุดคำสั่งของ MIPS ที่ใช้ pseudodirect addressing (4 คะแนน)
- 1.6.) ให้แสดงค่า positive infinity ในภูปแบบ IEEE754 single precision (3 คะแนน)
- 1.7.) Binary code: 0 **0000 0000** 0000 0000 0000 0000 001 (IEEE754 single precision FP) มีค่าเท่าไรเมื่อแปลงเป็นเลขฐานสิบ (3 คะแนน)

1.8.) ทำการแปลง C statement: y[5] =y[0]+y[1]+b เมื่อ b คือค่าที่อยู่ใน \$t3 และ array y มี base address อยู่ที่ $6,600,000_{ten}$ ให้เป็นโปรแกรมภาษา MIPS (5 คะแนน)

	ข้อสอบ หน้า 4/8
	ข้อสอบ หน้า 4/8 เลขที่ในงัสอบ เลขที่ในงัสอบ
,	- พลาสัยเทค ใน โลยีพระจอบเก ล้าธนบุร ิ

ชื่อ-สกุล	
•	

2.] จงเติมค่าลงในตาราง

2.1.) แสดง MIPS machine code: (ให้เติมเฉพาะเลขฐาน 10, ให้โปรแกรมเริ่มต้นที่ 40000_{ten}) (15 คะแนน)

รหัส

Label	mnemonic	Opcode	rs	rt	rd	shamt	funct
					immediate		
			address				
Start:	nor \$s0,\$t0,\$t1						
Loop:	sltu \$s1,\$t3,\$t2						
	beq \$s2,\$s3,Start						
	addi \$s4,\$t9,12						
	bne \$t7,\$t8,exit						
	j Loop			******************	··	***************************************	
exit:						4	

2.2.) แสดงผลที่ได้ตามลำดับการทำงานของคำสั่ง โดยเติมค่า Register ที่เปลี่ยนแปลง (ให้เติม เฉพาะเลขฐาน 10, กำหนดค่าใน Register ดังนี้ : \$t0 = 88_{ten}, \$t1 = -9_{ten}) (5 คะแนน)

Label	mnemonic	\$s0	\$s1	\$ s3	\$s4	\$ s5
start:	add \$s0,\$t0,\$t1					
	sll \$s1,\$t0,3					
	andi \$s3,\$t0,15					
	srl \$s4,\$t0,4					
	ori \$s5,\$t1,8					

ν .	v	
ชอสอบ	หนา	5/8

ชื่อ-สกุล		รหัส	เลขที่มั่งสอบ ถานักหอส <i>าก</i>
00)	aly 2		นานแหอดพุล
2.3.) แลดง	ผลที่ได้ตามลำดับการทำงานของ divisior	n algorithm	ง หาว ิทยาลัยเทกโนโลยีพระจองแคลี้ระบ
2.3.1.	โดยใช้ hardware ตามหน้า 185 Fig 3.1	1 ทำการหา	าร 1001010 _{two} ด้วย 111 _{two}

(10 คะแนน)

Iteration	Step	Quotient	Divisor	Remainder
0	Initial Values	0000	0111 0000	0100 1010
-				
-				
	White the second			
	and the same of th			

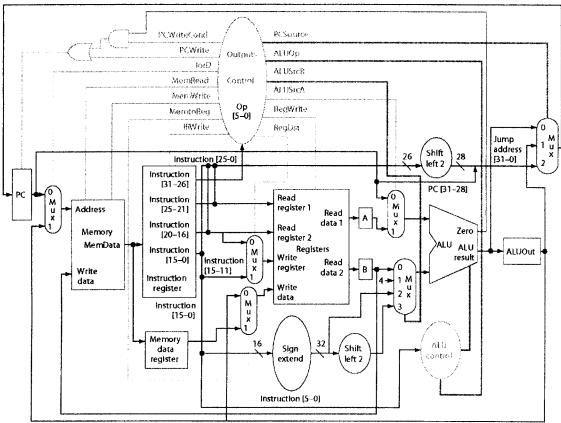
2.3.2. ถ้าใช้ hardware ตามหน้า 185 Fig 3.11 ทำการหาร 1001010 $_{
m wo}$ ด้วย 1101 $_{
m wo}$ จะมี ปัญหาหรือไม่ อย่างไร ควรทำอย่างไร (5 คะแนน)

3.] พิจารณา implementation 2 แบบที่แตกต่างกันของ computer P1 **หลร**ิท**R2สีนี้ผู้สุดโด้ว์นี้**ผู้**ครูดีผลกัน** ร้ารบรศิ โดยมีคำสั่งอยู่ 5 รูปแบบ (A, B, C, D และ E) P1 มี clock rate = 4 GHz. ส่วน P2 มี clock rate = 6 GHz. กำหนดค่าเฉลี่ยของจำนวน cycles สำหรับแต่ละรูปแบบของคำสั่ง (CPI) ให้ไว้ในตาราง

Class	CPI on P1	CPI on P2
Α	1	2
В	2	2
С	3	2
D	4	4
Е	3	4

3.1.) ให้หาค่า peak performance (the fastest rate that a computer can execute any instruction sequence, in MIPS: Million Instructions Per Second) ของ P1 และ P2 (6 คะแนน)

3.2.) ถ้าในโปรแกรมหนึ่ง มีจำนวนคำสั่งในแต่ละรูปแบบเท่าๆกัน ยกเว้นสำหรับ class A ที่มีเป็น สองเท่า P2 จะเร็วกว่า P1 เท่าไร (6 คะแนน) ขอ-พฤพ _______ 4.] จาก Datapath ในรูป 5.28 หน้า 323 (ให้ตอบสั้นๆ เฉพาะที่ถามเท่านั้น ห้ามเดิน) ชายมเทองสุน ที่เมาพบกลับ ที่เมาพบกลับ ที่เมาพบกลับ ที่เมาพบกลับ ที่เมาพบกลับ ที่เมาพบกลับ ที่เมาพบกลับ พบกลับ พบกลั



- 4.1.) สัญญาณ PCWrite จะเป็น 1 เมื่อใด (3 คะแนน)
- 4.2.) สัญญาณ RegDst จะเป็น 0 เมื่อใด และจะใช้สำหรับคำสั่งอะไร (3 คะแนน)
- 4.3.) สัญญาณ ALUSrcB จะเป็น 3 เมื่อใด และจะใช้สำหรับคำสั่งอะไร (3 คะแนน)
- 4.4.) คำสั่ง sw ต้องใช้ clock กี่ cycles (3 คะแนน)

MANIME AND	
ง เพาราชาการ ข้อสอบ หนา 8/8	
ขอสอบ หนา 8/8 แหาวิทยาลัยทอโน โลยีพระจองแกล้วขบ	
CANCELLANGE CINDING CONTRACTORY	41.

ชื่อ-สกุล	
ชื่อ-สกุล	

- 4.5.) ถ้าต้องการให้เกิด IR <= Memory[PC] สัญญาณ control ต้องมีอะไรบ้าง (3 คะแนน)
- 4.6.) ถ้าสัญญาณ PCWriteCond เป็น 1 ตลอดเวลา (stuck-at-1 faults) จะมีผลให้การทำงานของ ชุดคำสั่งใดบ้างเกิดปัญหา ให้อธิบาย (4 คะแนน)

4.7.) ถ้าสัญญาณ IRWrite เป็น 1 ตลอดเวลา (stuck-at-1 faults) จะมีผลให้การทำงานของ ชุดคำสั่งใดบ้างเกิดปัญหา ให้อธิบาย (4 คะแนน)