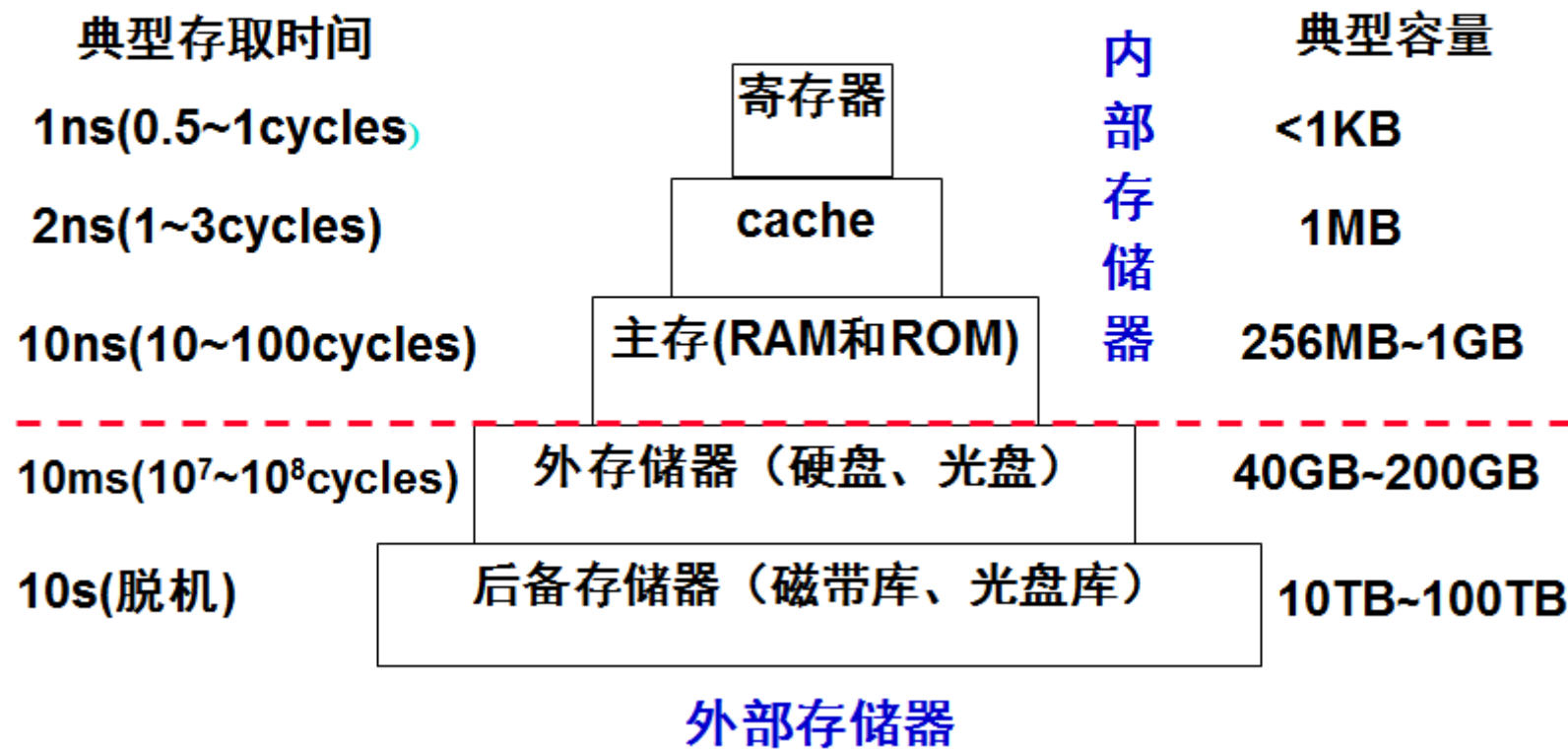
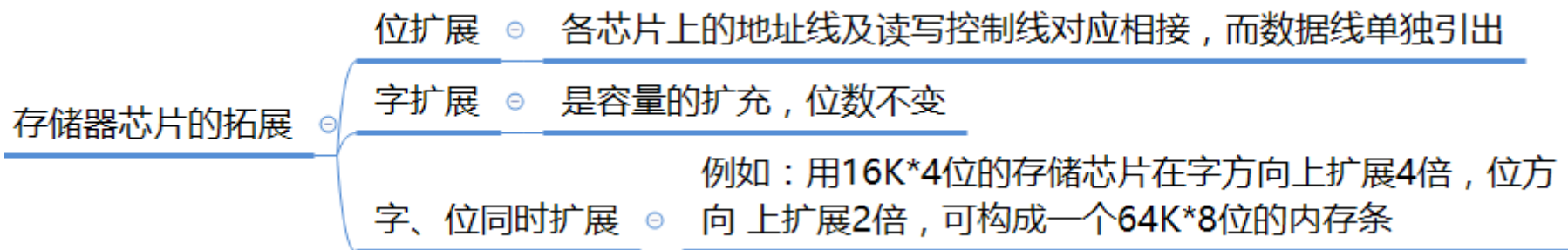
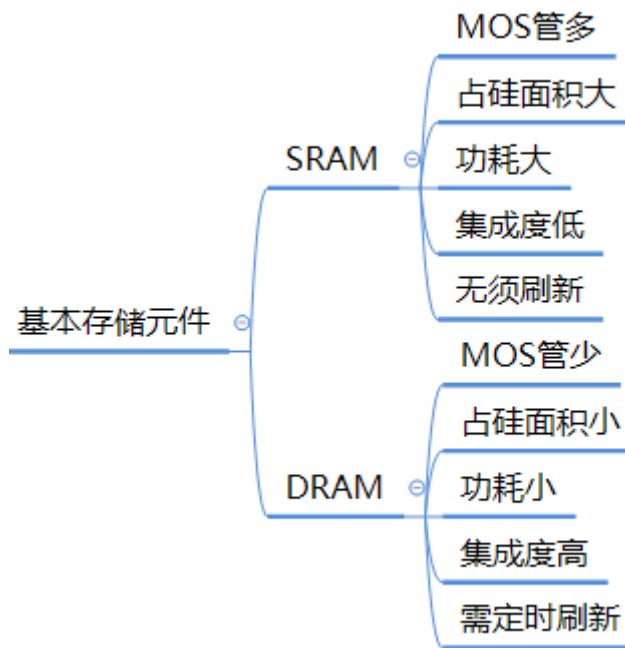
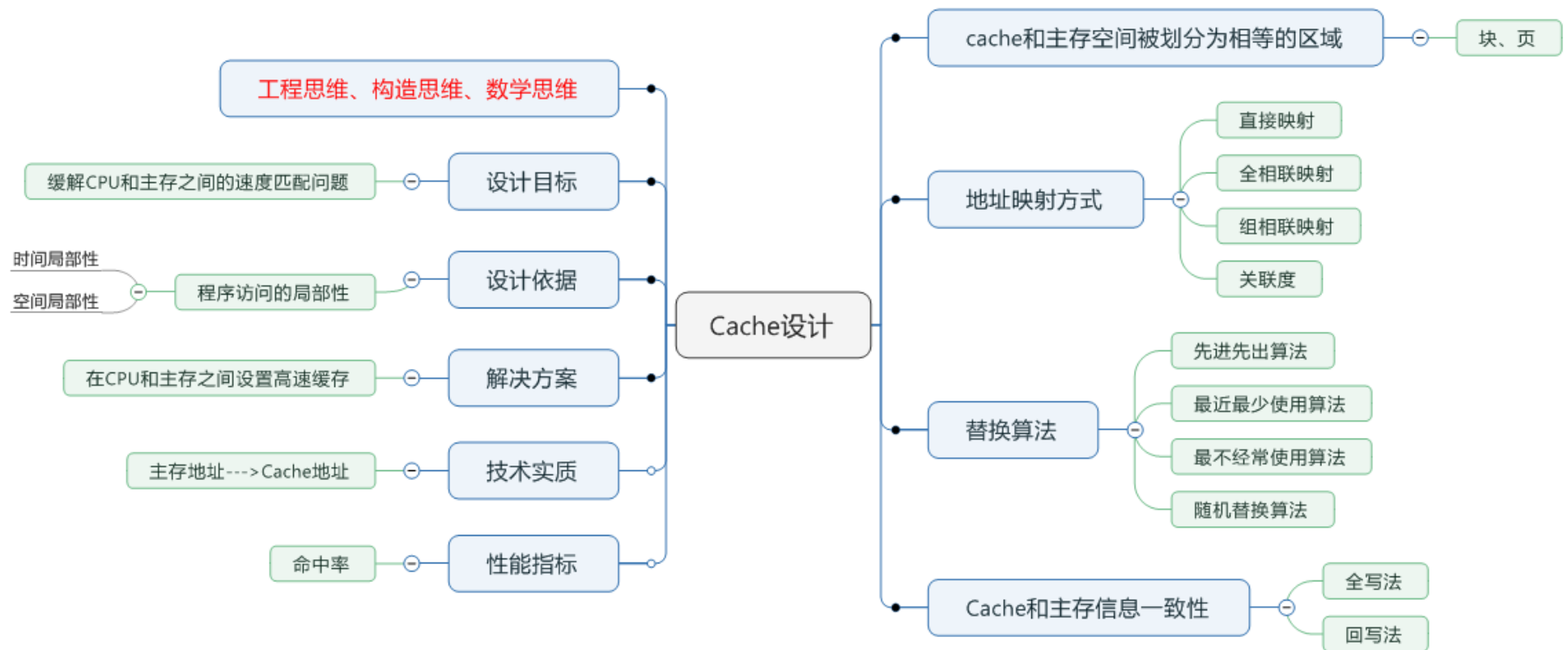


存储器的层次结构









Cache 的操作过程

问题：什么情况下，CPU产生访存要求？

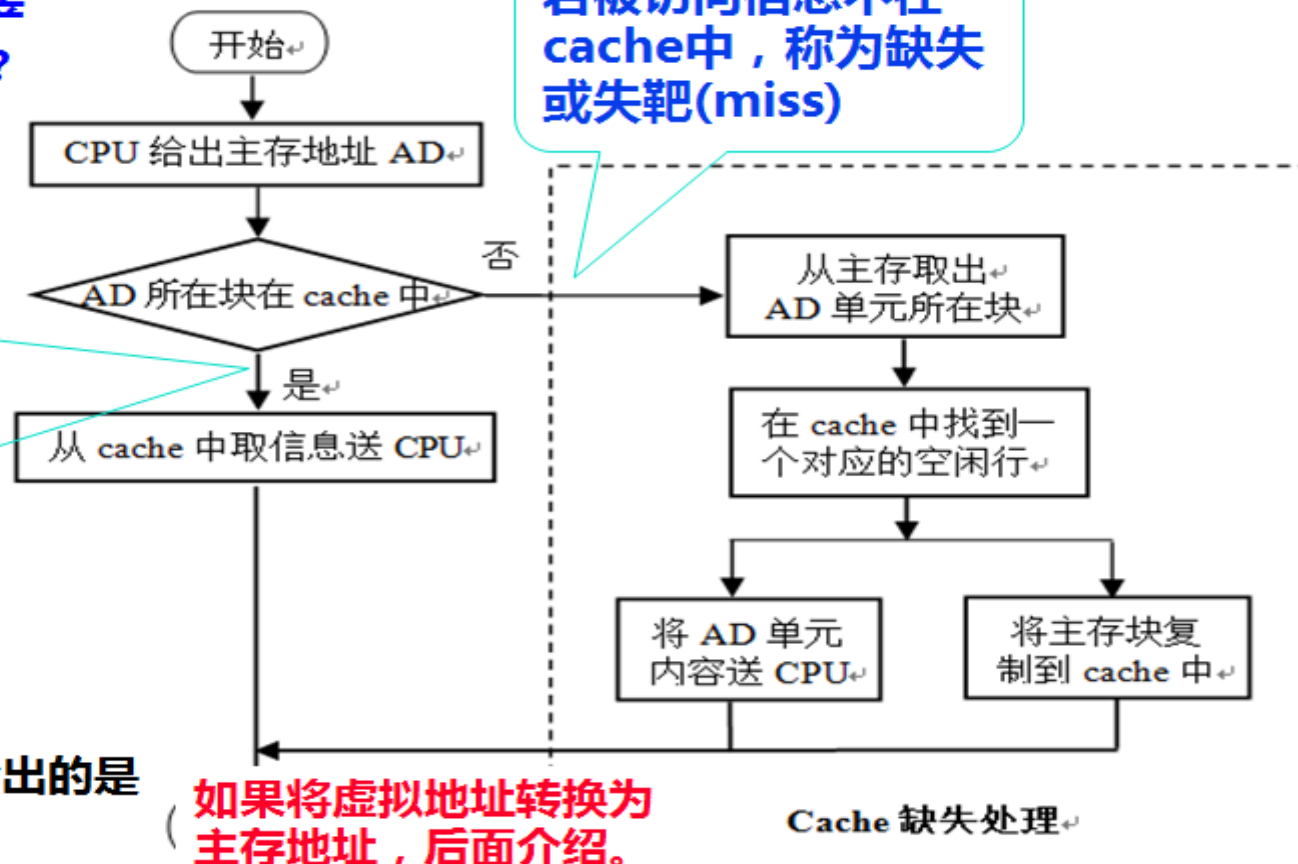
执行指令时！

若被访问信息在 cache 中，称为命中 (hit)

指令最初给出的是虚拟地址！

（如果将虚拟地址转换为主存地址，后面介绍。）

若被访问信息不在 cache 中，称为缺失或失靶 (miss)



CPU访存过程

