

## Objetivo

O objetivo deste documento é apenas explicar um pouco mais dos tipos de dados e funções usadas tanto na codificação de programas AVX <immintrin.h>, quanto NEON <arm\_neon.h>.

**Tabela 1** - Instruções AVX

Nome	Descrição
<b>__m256</b>	Representa um vetor AVX de 256 bits, que pode armazenar e processar 8 elementos de ponto flutuante de precisão simples com 32 bits cada.
<b>_mm256_set1_ps</b>	Função que inicializa um vetor de 256 bits com valores escalares de ponto flutuante de precisão simples (valores float32) conforme especificado pelo parâmetro.
<b>_mm256_mul_ps (a, b)</b>	Realiza a multiplicação elemento a elemento entre os vetores 'a' e 'b'
<b>_mm256_loadu_ps</b>	Carrega o vetor float para o m256
<b>_mm256_add_ps (a, b)</b>	Soma elemento por elemento dos vetores 'a' e 'b' e armazena em vetor 'c'
<b>_mm256_storeu_ps (a, b)</b>	Armazena o vetor 'b' no vetor 'a'.

**Tabela 2** - Instruções NEON

Nome	Descrição
<b>float32x4_t</b>	Registra um SIMD de 128 bits, que pode armazenar e processar 4 elementos de ponto flutuante de precisão simples com 32 bits cada.

<b>vdupq_n_f32</b>	Inicializa um vetor com valores escalares de ponto flutuante de precisão simples (valores float32) conforme especificado pelo parâmetro.
<b>vmulq_f32</b>	Realiza a multiplicação dos elementos de ponto flutuante de precisão simples em dois vetores de 128 bits.
<b>vld1q_f32</b>	Carrega um vetor de 128 bits com valores de ponto flutuante de precisão simples a partir de um endereço de memória especificado.
<b>vaddq_f32 (a, b)</b>	Realiza a adição dos elementos de ponto flutuante com precisão simples de dois vetores 'a' e 'b' de 128 bits.
<b>vst1q_f32</b>	Armazena um vetor de 128 bits com valores de ponto flutuante de precisão simples a partir de um endereço de memória especificado.