

R8C/1x、2xシリーズ

標準シリアル入出力モードプロトコル仕様書

R01AN0334JJ0110 Rev.1.10 2013.02.15

要旨

この仕様書は、R8C/1x, 2x シリーズ標準シリアル入出力モードプロトコル仕様について規定しています。マイコン出荷時に、ブート ROM 領域に格納してあるブートプログラムは、シリアルライタと通信してフラッシュメモリを制御する機能を持ちます。通信には標準シリアル入出力モード2または標準シリアル入出力モード3を選択することができます。

はじめに

この仕様書では

- ブートプログラム
- 初期設定
- 制御コマンド
- タイミング

について規定しています。

適用品種

- 標準シリアル入出力モード2 R8C/1x, 2x シリーズ
- 標準シリアル入出力モード3 R8C/1x, 2x シリーズ (R8C/10,11,12,13 グループを除く)

1. ブートプログラム

MODE 端子を"L"にしてリセットを解除すると、ブート ROM 領域のプログラムが動作します。これをブートプログラムと呼びます。またブートモードにエントリするため、MODE 端子を"L"に保持する時間は、図 2.1のようにリセット解除の前後で 30ms 以上にしてください。

1.1 動作環境

- (1) R8C/10-/29 グループの標準シリアル入出力モード 2 CPU クロック:外付けの発振子周波数の分周なし 通信のカウントソース:外付けの発振子周波数の分周なし
- (2) R8C/2A-/2D グループ (96KB 版、128KB 版) の標準シリアル入出力モード 2
 - (a) ブートプログラム Ver.1.00 の場合 CPU クロック: 高速オンチップオシレータから生成した Typ. 8MHz 通信のカウントソース: 外付けの発振子周波数の分周なし
 - (b) ブートプログラム Ver.2.00 を含む、それ以降のバージョンの場合 CPU クロック:高速オンチップオシレータから生成した Typ. 7.3728MHz 通信のカウントソース:高速オンチップオシレータから生成した Typ. 7.3728MHz
- (3) R8C/2A-/2D グループ (48KB 版、64KB 版) の標準シリアル入出力モード 2 CPU クロック: 高速オンチップオシレータから生成した Typ. 7.3728MHz 通信のカウントソース: 高速オンチップオシレータから生成した Typ.7.3728MHz
- (4) R8C/2E-/2F グループの標準シリアル入出力モード 2 CPU クロック: 高速オンチップオシレータから生成した Typ. 8MHz 通信のカウントソース: 外付けの発振子周波数の分周なし
- (5) R8C/2G-/2L グループの標準シリアル入出力モード 2 CPU クロック:高速オンチップオシレータから生成した Typ. 7.3728MHz 通信のカウントソース:高速オンチップオシレータから生成した Typ. 7.3728MHz
- (6) 標準シリアル入出力モード3

CPU クロック:高速オンチップオシレータから生成した Typ. 8MHz 通信のカウントソース:高速オンチップオシレータから生成した Typ. 8MHz

使用条件によっては高速オンチップオシレータの周波数が変動しますので、通信ができない場合があります。高速オンチップオシレータの電気的特性は、ユーザーズマニュアル:ハードウェア編やWEBの特性情報を参照してください。また書き込み、消去電圧などの電気的特性は、ユーザーズマニュアル:ハードウェア編を参照してください。通信や書き換えに関しては、お客様のシステムでの十分な評価をお願いします。

ST / D0 / D1 / D2 / D3 / D4 / D5 / D6 / D7 / SP

1.2 ブートプログラムの内容

- (1) 初期設定
- (2) シリアルライタとの初期通信
- (3) コマンドの制御

フラッシュ制御コマンド(書き込み、消去、読み出し)各種設定コマンド(通信速度設定、ステータス読み出し等)

1.3 シリアルライタとの通信

シリアルライタとの通信に、標準シリアル入出力モード2または標準シリアル入出力モード3の2種類を 選択することができます。標準シリアル入出力モード2は非同期形の通信フォーマットです。標準シリアル 入出力モード3は非同期形半二重の通信フォーマットです。通信フォーマットを図1.1に示します。

また転送データフォーマットは

スタートビット 1ビット 転送データ 8ビット パリティビット なし ストップビット 1ビット です。

標準シリアル入出力モード2

TXD端子 ST D0 D1 D2 D3 D4 D5 D6 D7 SP

標準シリアル入出力モード3

MODE端子 ST D0 D1 D2 D3 D4 D5 D6 D7 SP ST D0 D1 D2 D3 D4 D5 D6 D7 SP

図1.1 通信フォーマット

1.4 使用端子

RXD端子 -

(1) MODE 端子

リセット解除後の MODE 端子のレベルによって、標準シリアル入出力モード 2、標準シリアル入出力モード 3 を選択します。標準シリアル入出力モード 3 を選択した場合、この端子は、TXD、RXD としての機能も持ちます。また、MODE 端子は $5k\Omega$ 程度でプルアップしてください。

(2) TxD1、RxD1 端子

標準シリアル入出力モード2時の送受信端子です。標準シリアル入出力モード3では使用しません。

(3) RESET 端子

シリアルライタから RESET を制御します。

(4) Vcc、Vss 端子

シリアルライタからの"H"、"L"出力は、マイコンの Vcc、Vss レベルを出力してください。

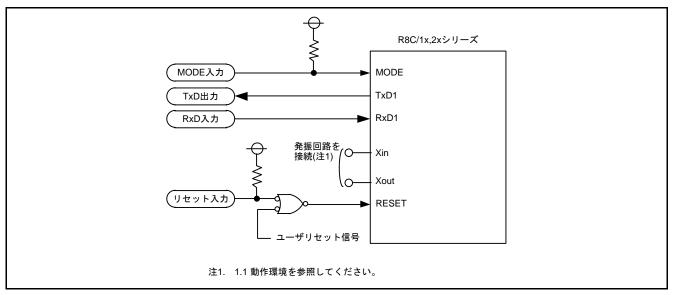


図1.2 標準シリアル入出力モード2の接続例

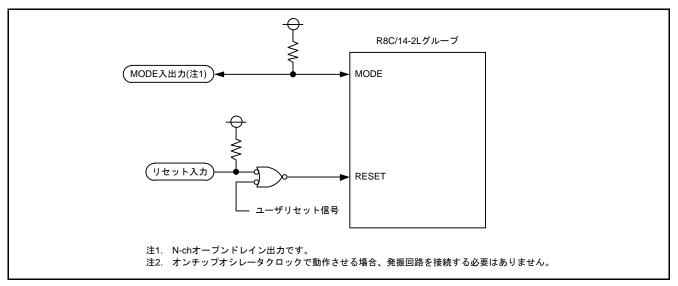


図1.3 標準シリアル入出力モード3の接続例

2. 初期設定

ブートプログラムの初期設定で順番に次の動作を行います。

- (1) 通信フォーマットの決定
- (2) ビットレートの調整

2.1 通信フォーマットの決定

標準シリアル入出力モード2または標準シリアル入出力モード3を決定します。リセット解除後から200ms後にMODE端子のレベルが"L"の場合、標準シリアル入出力モード2、"H"の場合、標準シリアル入出力モード3に移行します。MODE端子のレベルはリセット解除後から100ms以内に確定してください。タイミング図を図2.1 通信フォーマットの決定タイミングに示します。tw (por1)はユーザーズマニュアル:ハードウェア編を参照してください。

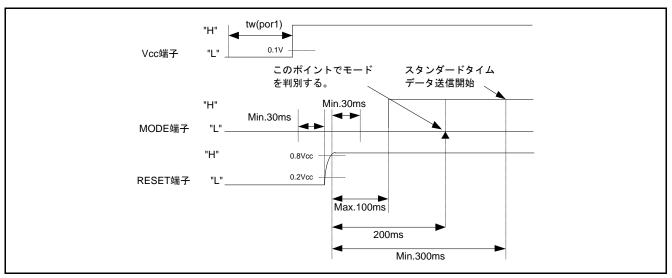


図2.1 通信フォーマットの決定タイミング

2.2 ビットレートの調整

シリアルライタから、9600bps のビットレートでスタンダードタイムデータ(00H)を 16 回とビットレートコマンド(B0H)を受信することでビットレートを 9600bps に調整し、ビットレート 9600 コマンドを正常に受信するとビットレート 9600 コマンド(B0H)を返します。図 2.2 ビットレートの調整手順を示します。スタンダードタイムデータは、リセット解除から 300ms 以降に送信してください。

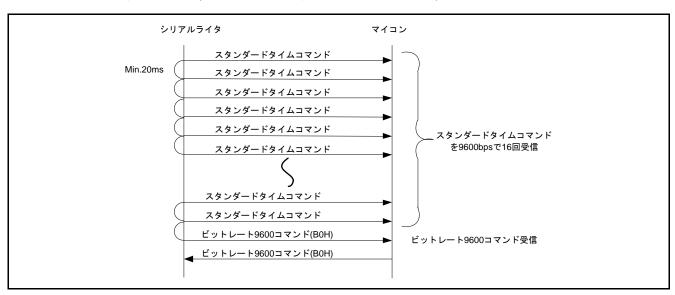


図2.2 ビットレートの調整手順

3. コマンド仕様

3.1 制御コマンド一覧

制御コマンドの一覧を下記に示します。

制御コマンド	1バイト	2バイト	3バイト	4バイト	5バイト	6バイト	~	ID 未照合
ページリード	FFH	中位 アドレス	上位 アドレス	データ	データ	データ	~データ	受付禁止
ページプログラム	41H	中位 アドレス	上位 アドレス	データ	データ	データ	~データ	受付禁止
単位プログラム	49H	下位 アドレス	中位 アドレス	上位 アドレス	サイズ	データ	~データ	受付禁止
ブロックイレーズ	20H	中位 アドレス	上位 アドレス	D0H				受付禁止
イレーズ全アンロック ブロック	A7H	D0H						受付禁止
リードステータス レジスタ	70H	SRD	SRD1					受付可
クリアステータス レジスタ	50H							受付禁止
ID チェック機能	F5H	下位 アドレス	中位 アドレス	上位 アドレス	ID サイズ	ID1	~ID7	受付可
バージョン情報出力機能	FBH	パージョン	パージョン	パージョン	パージョン	パージョン	~パージョ ン	受付可
ビットレート 9600	ВОН	ВОН						受付可
ビットレート 19200	B1H	B1H						受付可
ビットレート 38400	B2H	B2H						受付可
ビットレート 57600	взн	взн						受付可
ビットレート 115200	B4H	B4H						受付可
ビットレート設定	B5H	データ	データ					受付可
スタンダードタイム データ	00H							受付可

- 【注】 1. 網掛け文字はマイコン→ライタの送信である。それ以外は、ライタ→マイコンの送信である。
 - 2. SRD はステータスレジスタデータ。SRD1 はステータスレジスタデータ 1。
 - 3. ブランク品は全コマンド受付可能。
 - 4. スタンダードタイムデータは初期通信で 16 回転送。
 - 5. ブートプログラムでは、受信データ数チェック、タイムアウトエラー処理は行っていません。コマンド送信時には、必ずデータの過不足がないようにしてください。

4. 各コマンド

4.1 ページリード

4.1.1 動作

フラッシュメモリの指定されたユーザ ROM 領域を 256 バイト単位で読み出します。読み出す領域は上位アドレス(A16~A23)、中位アドレス(A8~A15)で指定します。 xxxx00H~xxxxFFH の 256 バイトが対象です。

4.1.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマンド	アド	レス	データ	~データ
ライタ→マイコン	FFH	中位アドレス	上位アドレス		
マイコン→ライタ				Data0	∼Data255

【注】 1. Data0 は下位アドレスが 00H のデータ、Data255 は下位アドレスが FFH のデータです。

4.1.3 手順

- (1) 1 バイト目にページリードのコマンド"FFH"を送信します。
- (2) 2 バイト目に中位アドレス、3 バイト目に上位アドレスを送信します。
- (3) 4 バイト目から下位アドレスが 00H 番地の内容を順に受信します。

4.2 ページプログラム

4.2.1 動作

フラッシュメモリの指定されたユーザ ROM 領域に 256 バイト単位でデータを書きます。書き込む領域は上位アドレス(A16~A23)、中位アドレス(A8~A15)で指定します。xxxx00H~xxxxFFHの 256 バイトが対象です。

4.2.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマンド	アド	レス	データ	~データ
ライタ→マイコン	41H	中位アドレス	上位アドレス	Data0	∼Data255
マイコン→ライタ					

【注】1. Data0 は下位アドレスが 00H のデータ、Data255 は下位アドレスが FFH のデータです。

4.2.3 手順

- (1) 1 バイト目にページプログラムのコマンド"41H"を送信します。
- (2)2バイト目に中位アドレス、3バイト目に上位アドレスを送信します。
- (3) 4 バイト目から下位アドレスが 00H 番地に書き込むデータを順に送信します。

書き込むデータが 256 バイトに満たない場合、不足分に"FFH"を送信してください。また、書き込むデータが 257 バイト以上になると、257 バイト目をコマンドと見なします。書き込み中にエラーが発生すると SR4 が"1"(プログラムステータスがエラー終了)となります。

本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.3 単位プログラム

4.3.1 動作

フラッシュメモリの指定されたユーザ ROM 領域を、指定されたサイズでデータを書きます。書き込む領域の先頭アドレスは上位アドレス(A16~A23)、中位アドレス(A8~A15)、下位アドレス(A0~A7)で指定します。 先頭アドレスから指定サイズ分のデータを書きます。

4.3.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	5 バイト目	6 バイト目	~N バイト目
	コマンド		アドレス		個数	データ	~データ
ライタ→マイコン	49H	下位	中位	上位	サイズ	Data(1)	Data(N)
マイコン→ライタ							

- 【注】 1. Data(1)は先頭アドレスに書くデータ、Data(N)は(先頭アドレス+N-1)に書くデータです。
 - 2. サイズは、上位アドレスの値が変化しないようにしてください。 (たとえば先頭アドレスが 1FFF0h の場合、サイズは最大 0Fh)

4.3.3 手順

- (1) 1 バイト目に単位プログラムのコマンド"49H"を送信します。
- (2) 2 バイト目に下位アドレス、3 バイト目に中位アドレス、4 バイト目に上位アドレスを送信します。
- (3) 5 バイト目に書き込みサイズ(01H~FFH)を送信します。
- (4)6バイトから書き込みサイズ分のデータを順に送信します。

書き込み中にエラーが発生すると SR4 が"1"(プログラムステータスがエラー終了)となります。本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.4 ブロックイレーズ

4.4.1 動作

フラッシュメモリの指定されたブロックを消去します。ブロック領域の指定は、消去したいブロックの任意アドレスの上位8ビット(A16~A23)と中位8ビット(A8~A15)で行います。

4.4.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマンド	ブロック	アドレス		
ライタ→マイコン	20H	中位アドレス	上位アドレス	D0H	
マイコン→ライタ					

4.4.3 手順

- (1) 1 バイト目にブロックイレーズのコマンド"20H"を送信します。
- (2) 2 バイト目に中位アドレス、3 バイト目に上位アドレスを送信します。
- (3) 4 バイト目に確認コマンド"D0H"を送信します。

確認コマンド"D0H"を受信後、指定ブロックに対する消去が開始されます。消去とは、フラッシュの内容を"FFH"にすることです。エラーが発生すると SR5 が"1" (イレーズステータスがエラー終了) となります。

本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.5 イレーズ全アンロックブロック

4.5.1 動作

フラッシュメモリの全領域(データ領域、プログラム領域)を消去します。

4.5.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマ	ンド			
ライタ→マイコン	A7H	D0H			
マイコン→ライタ					

4.5.3 手順

- (1)1バイト目にイレーズ全アンロックブロックのコマンド"A7H"を送信します。
- (2) 2 バイト目に確認コマンド"D0H"を送信します。

確認コマンド"D0H"を受信後、全ブロックに対する消去が開始されます。消去とは、フラッシュの内容を"FFH"にすることです。エラーが発生すると SR5 が"1" (イレーズステータスがエラー終了) となります。

本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.6 リードステータスレジスタ

4.6.1 動作

フラッシュメモリの動作状態を確認します。

4.6.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマンド	SF	RD		
ライタ→マイコン	70H				
マイコン→ライタ		SRD 出力	SRD1 出力		

4.6.3 手順

- (1)1バイト目にリードステータスレジスタの"70H"を送信します。
- (2) 2 バイト目に SRD を受信します。
- (3) 3 バイト目に SRD1 を受信します。

4.6.4 SRD レジスタ

SRD の	ステータス名	Į,	E義
各ビット		"1"	"0"
SR7 (bit7)	シーケンサステータス	レディ	ビジー
SR6 (bit6)	リザーブ		•
SR5 (bit5)	イレーズステータス	エラー終了	正常終了
SR4 (bit4)	プログラムステータス	エラー終了	正常終了
SR3 (bit3)	リザーブ		
SR2 (bit2)	リザーブ		
SR1 (bit1)	リザーブ		
SR0 (bit0)	リザーブ		_

(1) シーケンサステータス

シーケンサステータスはフラッシュメモリの動作状況を示します。自動書き込み、自動消去中は"0"(ビジー)になり、これらの動作終了とともに"1"(レディ)になります。

(2) イレーズステータス

イレーズステータスは消去の動作状況を示します。エラーが発生すると"1"になります。このビットは、 クリアステータスレジスタコマンドを行うと"0"になります。

(3) プログラムステータス

プログラムステータスは書き込みの状況を示します。エラーが発生すると"1"になります。このビットは、クリアステータスレジスタコマンドを行うと"0"になります。

また次の場合、SR5 と SR4 が共に"1"になります。

- 規定コマンドが正しく入力されなかった場合
- ブロックイレーズの確認コマンドを入力するサイクルで、DOH または FFH 以外のデータを入力した場合。FFH を入力するとコマンドがキャンセルされリードアレイモードになります。
- (4) リザーブビット

読んだ場合、その値は不定。

4.6.5 SRD1 レジスタ

SRD1 の	ステータス名	定	義
各ビット		"1"	"0"
SR15 (bit7)	リザーブ		
SR14 (bit6)	リザーブ		
SR13 (bit5)	リザーブ		
SR12 (bit4)	リザーブ		
SR11 (bit3)	ID 照合済みビット	00: 未照合 01	:照合不一致
SR10 (bit2)		10: リザーブ	11: 照合済み
SR9 (bit1)	リザーブ		
SR8 (bit0)	リザーブ		

- (1) ID 照合ビットID 照合の結果を示します。
- (2) リザーブビット 読んだ場合、その値は不定。

4.7 クリアステータスレジスタ

4.7.1 動作

ステータスレジスタを初期化するコマンドです。フラッシュメモリに対して消去やページプログラムを行う前に、このコマンドでステータスレジスタを初期化してください。

4.7.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~256 バイト目
	コマンド				
ライタ→マイコン	50H				
マイコン→ライタ					

4.7.3 手順

(1)1バイト目にクリアステータスレジスタのコマンド"50H"を送信します。

本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.8 ID データチェック機能

4.8.1 動作

フラッシュメモリに格納された ID とシリアルライタから送信された ID を照合するコマンドです。ID データチェック機能で一致しなければ受け付けないコマンドがあります。

4.8.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	5 バイト目	6 バイト目	~12 バイト目
	コマンド		アドレス		ID サイズ	ID	ID
ライタ→マイコン	F5H	DFH	FFH	00H	07H	ID1	~ID7
マイコン→ライタ							

【注】 1. アドレスは、ID1 が格納されているアドレスです。

4.8.3 手順

- (1) 1 バイト目に ID データチェック機能のコマンド"F5H"を送信します。
- (2) 2 バイト目に ID1 が格納されている下位アドレス、3 バイト目に中位アドレス、4 バイト目に上位アドレスを送信します。
- (3) 5 バイト目に ID の個数(07H)を送信します。
- (4) 6 バイト目から ID を順に送信します。

送信後、SR10、SR11に結果が反映されます。送信アドレスが、IDのアドレスでない場合、またはIDサイズが7でない場合、IDが一致していても不一致と判断します。

本コマンド実行後は、必ずリードステータスレジスタコマンドで確認してください。

4.9 バージョン情報出力機能

4.9.1 動作

ブートプログラムのバージョンを確認するコマンドです。

4.9.2 パケット

	1 バイト目	2 バイト目	3 バイト目	4 バイト目	~9 バイト目
	コマンド				
ライタ→マイコン	FBH				
マイコン→ライタ		'V'	'E'	'R'	Х

【注】 1. バージョン情報は、ASCII コードの8文字で、"VER. X. XX"(X: 数字)とし'V'から受信します。

4.9.3 手順

- (1)1バイト目にバージョン情報出力機能のコマンド"FBH"を送信します。
- (2) 2 バイト目から 9 バイト目にバージョン情報を ASCII 文字で受信します。

4.10 ビットレート 9600

4.10.1 動作

ビットレートを Typ.9600bps に変更します。

標準シリアル入出力モード2で外付け発振子が必要な場合、外付け発振子によって誤差が生じる場合があります。標準シリアル入出力モード3では、Typ.9615bps に変更します。

4.10.2 パケット

	1 バイト目	2 バイト目
	コマンド	
ライタ→マイコン	B0H	
マイコン→ライタ		вон

4.10.3 手順

- (1)1バイト目にビットレート9600のコマンド"B0H"を送信します。
- (2) 2 バイト目に確認コマンド"B0H"を受信します。
- (3) ブートプログラムでは確認コマンド送信後、Typ.9600bps に設定します。

4.11 ビットレート 19200

4.11.1 動作

ビットレートを Typ.19200bps に変更します。

標準シリアル入出力モード2で外付け発振子が必要な場合、外付け発振子によって誤差が生じる場合があります。標準シリアル入出力モード3では、Typ.19230bps に変更します。

4.11.2 パケット

	1 バイト目	2 バイト目
	コマンド	
ライタ→マイコン	B1H	
マイコン→ライタ		B1H

4.11.3 手順

- (1)1バイト目にビットレート19200のコマンド"B1H"を送信します。
- (2) 2 バイト目に確認コマンド"B1H"を受信します。
- (3) ブートプログラムでは確認コマンド送信後、Typ.19200bps に設定します。

4.12 ビットレート 38400

4.12.1 動作

ビットレートを Typ.38400bps に変更します。

標準シリアル入出力モード2で外付け発振子が必要な場合、外付け発振子によって誤差が生じる場合があります。標準シリアル入出力モード3では、Typ.38461bps に変更します。

4.12.2 パケット

	1 バイト目	2 バイト目
	コマンド	
ライタ→マイコン	B2H	
マイコン→ライタ		B2H

4.12.3 手順

- (1) 1 バイト目にビットレート 38400 のコマンド"B2H"を送信します。
- (2) 2 バイト目に確認コマンド"B2H"を受信します。
- (3) ブートプログラムでは確認コマンド送信後、Typ.38400bps に設定します。

4.13 ビットレート 57600

4.13.1 動作

ビットレートを Typ.57600bps に変更します。

標準シリアル入出力モード2で外付け発振子が必要な場合、外付け発振子によって誤差が生じる場合があります。標準シリアル入出力モード3では、Typ.55555bps に変更します。

4.13.2 パケット

	1 バイト目	2 バイト目
	コマンド	
ライタ→マイコン	взн	
マイコン→ライタ		взн

4.13.3 手順

- (1) 1 バイト目にビットレート 57600 のコマンド"B3H"を送信します。
- (2) 2 バイト目に確認コマンド"B3H"を受信します。
- (3) ブートプログラムでは確認コマンド送信後、Typ.57600bps に設定します。

4.14 ビットレート 115200

4.14.1 動作

ビットレートを Typ.115200bps に変更します。標準シリアル入出力モード 2 で外付け発振子が必要な場合、外付け発振子によって誤差が生じる場合があります。本コマンドは、標準シリアル入出力モード 3 には対応していません。

4.14.2 パケット

	1 バイト目	2 バイト目
	コマンド	
ライタ→マイコン	B4H	
マイコン→ライタ		B4H

4.14.3 手順

- (1)1バイト目にビットレート115200のコマンド"B4H"を送信します。
- (2) 2 バイト目に確認コマンド"B4H"を受信します。
- (3) ブートプログラムでは確認コマンド送信後、Typ.115200bps に設定します。

4.15 ビットレート設定

4.15.1 動作

ブートプログラムが、ビットレートレジスタに設定するデータを送信します。

4.15.2 パケット

	1 バイト目	2 バイト目	3 バイト目
	コマンド	設定値	
ライタ→マイコン	B5H	データ	
マイコン→ライタ			データ

4.15.3 手順

- (1) 1 バイト目にビットレート設定のコマンド"B5H"を送信します。
- (2) 2 バイト目にビットレートレジスタに設定するデータを送信します。
- (3) 3 バイト目に確認コマンド (2 バイト目に送信したデータ) を受信します。
- (4) ブートプログラムでは確認コマンド送信後、受信したデータをビットレートレジスタに設定します。

4.15.4 通信ビットレート

標準シリアル入出力モード3では、ブートプログラムは、BRGカウントソースに高速オンチップオシレータ(Typ.8MHz)を使用します。以下に、標準シリアル入出力モード3でブートプログラムが設定するビットレートを示します。

データ(BRG 設定値)	ビットレート (bps)
33H	9615
19H	19230
0CH	38461
08H	55555
03H	125000
01H	250000
00H	500000

5. タイミング

5.1 データ送信間隔 (バイト-バイト間)

スタンダードタイムデータ送信時は Min.20ms、制御コマンド送信時は Min.5us としてください。ブートプログラムでの受信処理時間として必要です。また本処理時間は、CPU クロックが Typ.8MHz での参考値です。 CPU クロックが外付けの発振子周波数の分周なしでは、下表の例のように、発振周波数に応じて調整してください。

	2MHz	8MHz	16MHz
スタンダードタイムデータ	Min.80ms	Min.20ms	Min.10ms
制御コマンド	Min.20us	Min.5us	Min.2.5us

5.2 標準シリアル入出力モード3での受信から送信、送信から受信の切り替え

受信から送信に切り替える場合は2ms以上、送信から受信に切り替える場合は500us以内としてください。

5.3 リードステータスレジスタコマンド

ページプログラム、単位プログラム、ブロックイレーズ、イレーズ全アンロックブロックコマンド送信後のリードステータスレジスタコマンドでは、マイコンからは、書き込み、消去後にSRDレジスタの内容を返信します。プログラム時間、イレーズ時間の電気的特性は、ユーザーズマニュアル:ハードウェア編を参照してください。

6. 使用上の注意事項

6.1 リードステータスレジスタ

書き込み中にエラーが発生しても、SR4が"1"(プログラムステータスがエラー終了)にならない場合があります。書き込みを行った後は、必ずデータを読み出し、内容が正しいことを確認してください。

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

http://japan.renesas.com

お問合せ先

http://japan.renesas.com/contact/

¬ <i>h</i> -=⊤=¬ <i>k</i> ∃.	R8C/1x, 2x シリーズ アプリケーションノート
改訂記録 	標準シリアル入出カモードプロトコル仕様書

Rev.	w. ※ 行口		改訂内容			
Rev.	発行日	ページ	ポイント			
1.00	2010.11.01	_	初版発行			
1.10	2013.02.15	9	4.3.2 注 2 追加			

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意 事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の 記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI周辺のノイズが印加され、LSI内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSIの内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。 外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の 状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレスのアクセス禁止

【注意】リザーブアドレスのアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレスがあります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。 リセット時、外部発振子(または外部発振回路)を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子(または外部発振回路)を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、事前に問題ないことをご確認下さい。

同じグループのマイコンでも型名が違うと、内部メモリ、レイアウトパターンの相違などにより、特性が異なる場合があります。型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

ご注意書き

- 1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器・システムの設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因して、お客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
- 2. 本資料に記載されている情報は、正確を期すため慎重に作成したものですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報 の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
- 3. 本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権 に対する侵害に関し、当社は、何らの責任を負うものではありません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許 諾するものではありません。
- 4. 当社製品を改造、改変、複製等しないでください。かかる改造、改変、複製等により生じた損害に関し、当社は、一切その責任を負いません。
- 5. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、

各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準: コンピュータ、OA機器、通信機器、計測機器、AV機器、

家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準:輸送機器(自動車、電車、船舶等)、交通用信号機器、

防災・防犯装置、各種安全装置等

当社製品は、直接生命・身体に危害を及ぼす可能性のある機器・システム(生命維持装置、人体に埋め込み使用するもの等)、もしくは多大な物的損害を発生させるおそれのある機器・システム(原子力制御システム、軍事機器等)に使用されることを意図しておらず、使用することはできません。たとえ、意図しない用途に当社製品を使用したことによりお客様または第三者に損害が生じても、当社は一切その責任を負いません。なお、ご不明点がある場合は、当社営業にお問い合わせください。

- 6. 当社製品をご使用の際は、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他の保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
- 7. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
- 8. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に 関して、当社は、一切その責任を負いません。
- 9. 本資料に記載されている当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。また、当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途に使用しないでください。当社製品または技術を輸出する場合は、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。
- 10. お客様の転売等により、本ご注意書き記載の諸条件に抵触して当社製品が使用され、その使用から損害が生じた場合、当社は何らの責任も負わず、お客様にてご負担して頂きますのでご了承ください。
- 11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
 - 注1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。
 - 注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



■営業お問合せ窓口

http://www.renesas.com

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町 2-6-2 (日本ビル)

(03)5201-5307

技術的	なお問	合せる	およひ	資料の	ご請求	は下記	へどう	ぞ。
総合お	問合せ	窓口	: http	://iapan	.renesa	s.com	/contac	t/