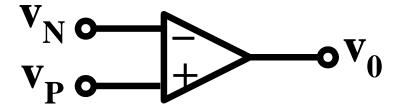
集成运算放大器及其基本应用电路

基本概念

- 1. 什么是集成运放 Operation Amplifier (OPA)
- 多级、直接耦合、高增益集成电路。

十: 同相输入端

一: 反相输入端



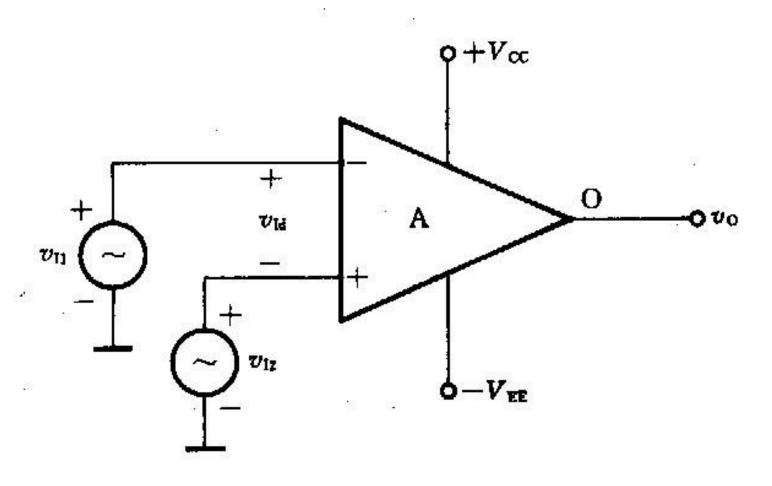
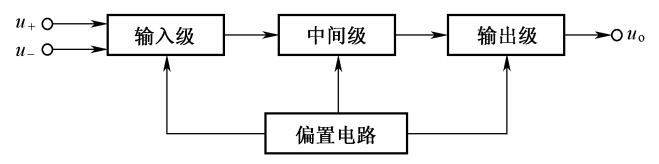


图 4.1.1 集成运放符号

集成运放的结构特点

作为一个电路元件,集成运放是一种理想的增益器件,它的放大倍数可达10⁴~10⁷。集成运放的输入电阻从几十干欧到几十兆欧,而输出电阻很小,仅为几十欧姆,而且在静态工作时有零输入时零输出的特点。



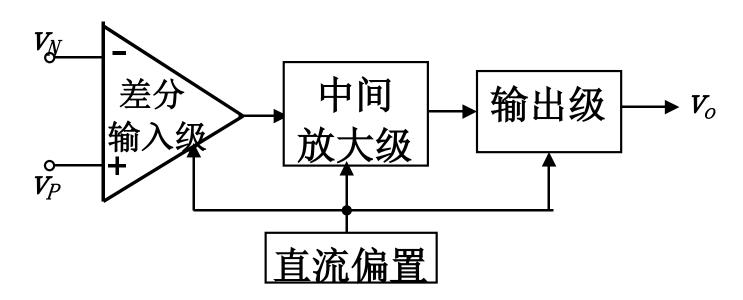
输入级是具有恒流源的差动放大电路,电路中输入级要求能够获得尽可能低的失调和尽可能高的共模抑制比及输入电阻。

中间级的主要任务是提供足够大的电压放大倍数。从对中间级的要求来说,不仅要具有较高的电压增益,同时还应具有较高的输入电阻以减少本级对前级电压放大倍数的影响。中间级通常用1~2级直接耦合放大电路组成。

输出级的主要作用是给出足够的电流以满足负载的需要,同时还要具有较低的输出电阻和较高的输入电阻,以起到将放大级和负载隔离的作用。输出级常采用互补对称OCL功放输出级电路。输出级大多为互补推挽电路,除此之外,还应该有过载保护,以防输出端短路或过载电流过大。

偏置电路采用恒流源电路,为各级电路设置稳定的直流偏置。 集成运放内部除以上几个组成部分以外,电路中还附有双端 输入到单端输出的转换电路,实现零输入、零输出所要求的电平 位移电路及输出过载保护电路等。

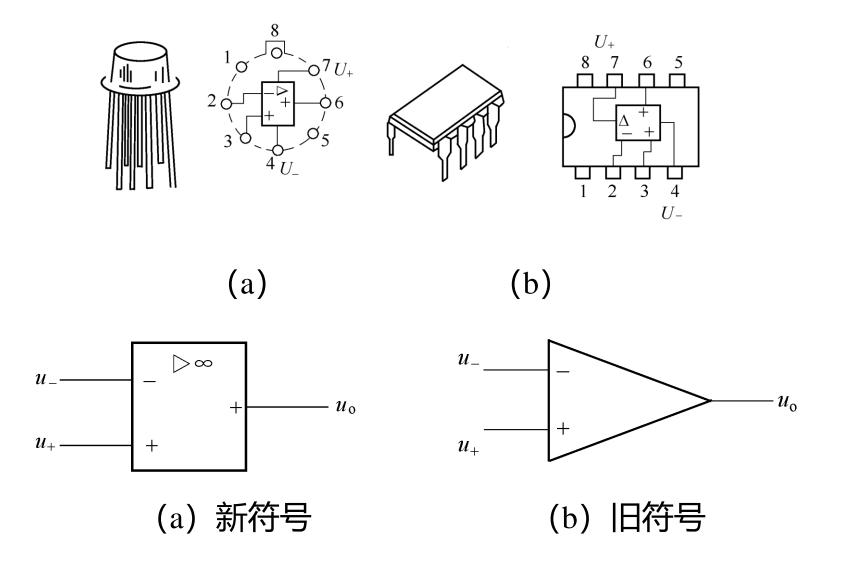
4. OPA的组成



集成运放的典型组成框图

- (1) 差动输入级 (组合电路)
- (2) 中间级 (提供高增益,CE)
- (3) 输出级 (互补输出)
- (4) 附加电路(直流偏置、相位补偿、调零电路等)

集成运放的外形与外部引出端子



在分析信号运算电路时对运放的处理

由于运放的开环放大倍数很大,输入电阻高,输出电阻小,在分析时常将其理想化,称其所谓的理想运放。

理想运放的条件

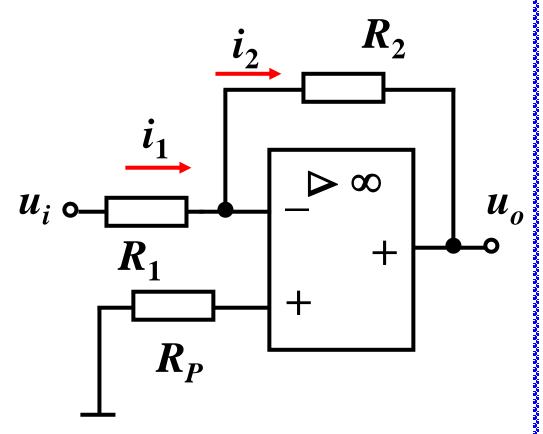
运放工作在线性区的特点

$$A_o = \infty \longrightarrow u_o = A_o(u_+ - u_-)$$
 虚短路
$$r_i = \infty \longrightarrow I_i = 0$$
 虚开路
$$u_+ = u_-$$

$$r_o = 0$$

放大倍数与负载无关。分析多 个运放级联组合的线性电路时 可以分别对每个运放进行。

一、反相比例运算电路



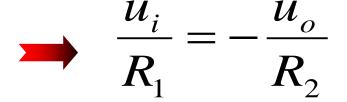
1. 放大倍数



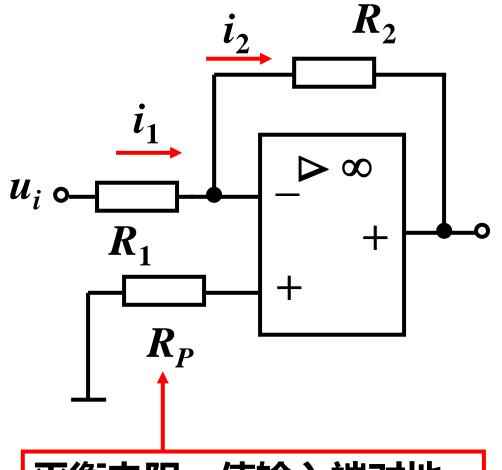
虚短路

$$i_1 = i_2$$

虚开路



$$A_u = \frac{u_o}{u_1} = -\frac{R_2}{R_1}$$



平衡电阻,使输入端对地的静态电阻相等,保证静态时输入级的对称性。

2. 电路的输入电阻

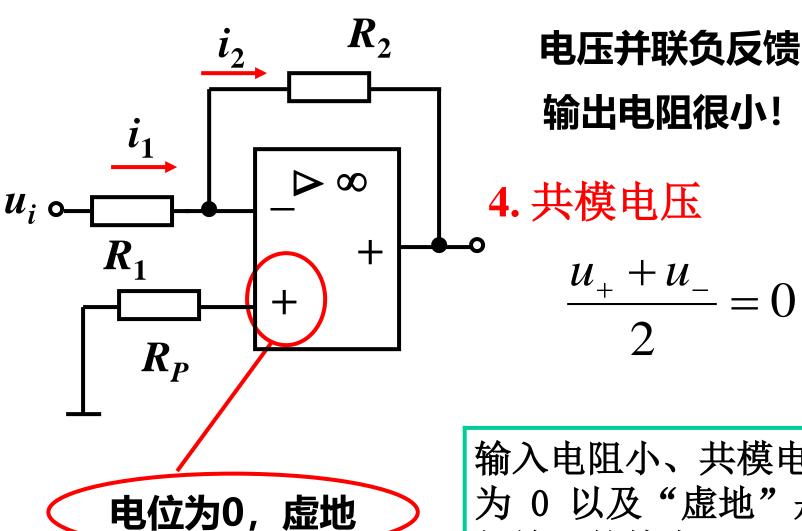
 u_{o}

$$r_i = R_1$$

$$R_P = R_1 // R_2$$

为保证一定的输入 电阻,当放大倍数 大时,需增大 R_2 ,

3. 反馈方式

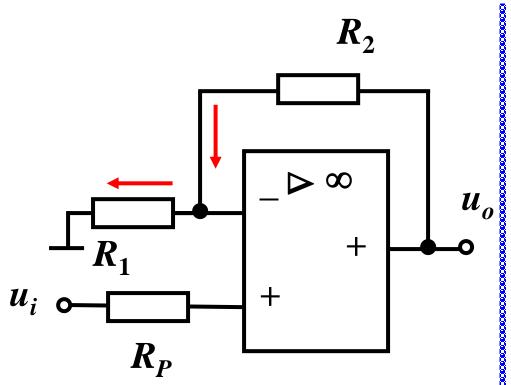


输入电阻小、共模电压 为 0 以及"虚地"是反 相输入的特点。

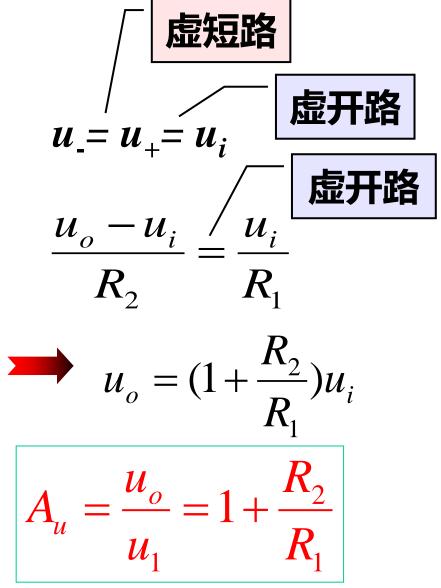
反相比例电路的特点:

- 1. 共模输入电压为0, 因此对运放的共模抑制比要求低。
- 2. 由于电压负反馈的作用,输出电阻小,可认为是0,因此带负载能力强。
- 3. 由于并联负反馈的作用,输入电阻小,因此对输入电流有一定的要求。

二、同相比例运算电路



结构特点: 负反馈引到反相输入端,信号从同相端输入。

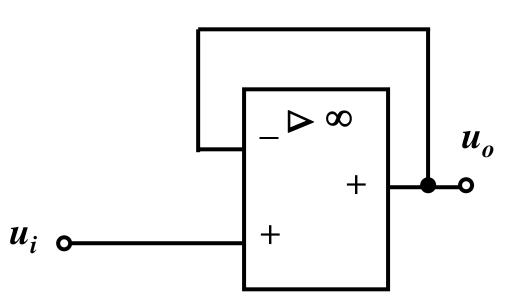


反馈方式: 电压串联负反馈。输入电阻高。

同相比例电路的特点:

- 1. 由于电压负反馈的作用,输出电阻小,可认为是0,因此带负载能力强。
- 2. 由于串联负反馈的作用,输入电阻大。
- 3. 共模输入电压为 u_i ,因此对运放的共模抑制比要求高。

三、电压跟随器

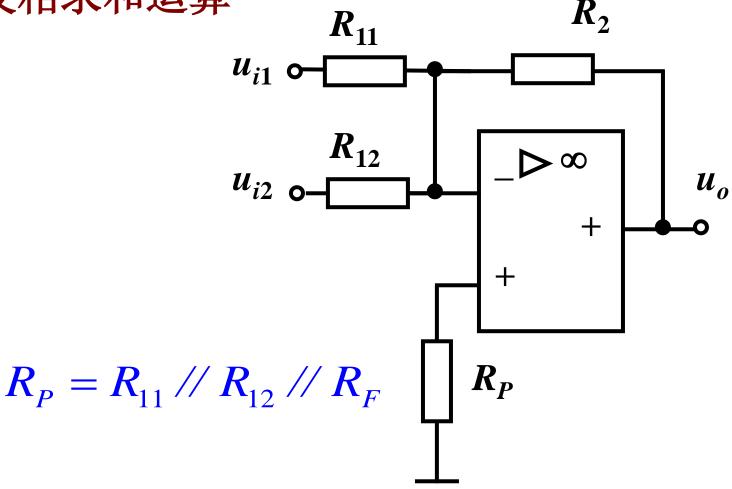


结构特点: 输出电压全部引到反相输入端,信号从同相端输入。 电压 跟随器是同相比例运算 放大器的特例。

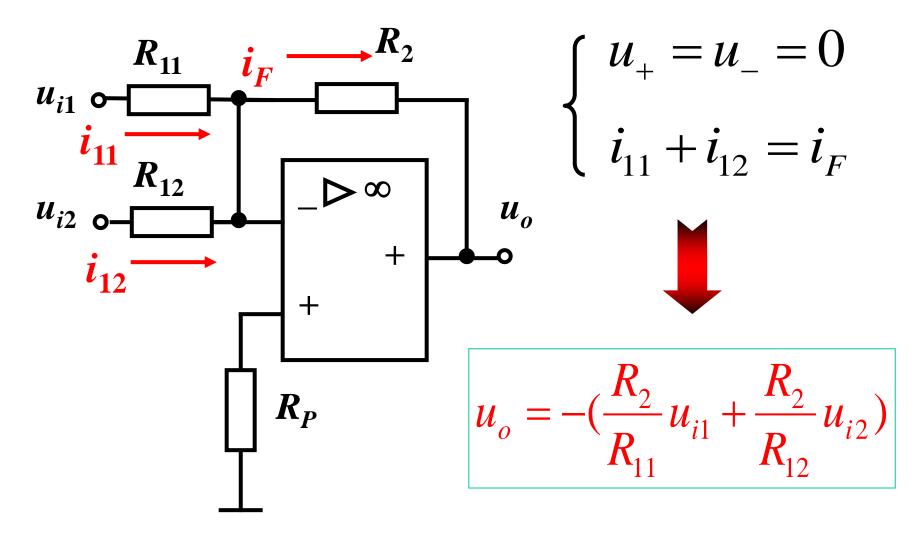
$$u_o = u_- = u_+ = u_i$$

此电路是电压并联负反馈,输入电阻大,输出电阻小,在电路中作用与分离元件的射极输出器相同,但是电压跟随性能好。

一、反相求和运算

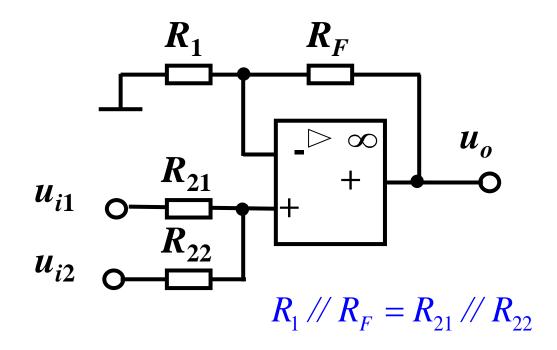


实际应用时可适当增加或减少输入端的个数,以适应不同的需要。

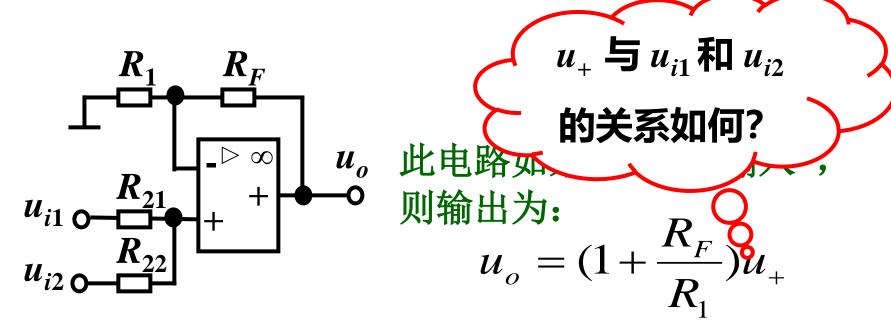


调节反相求和电路的某一路信号的输入电阻,不影响输入电压和输出电压的比例关系,调节方便。

二、同相求和运算



实际应用时可适当增加或减少输入端的个数,以适应不同的需要。

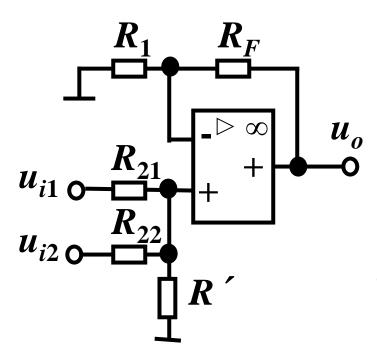


流入运放输入端的电流为0(虚开路)

$$u_{+} = \frac{R_{22}}{R_{21} + R_{22}} u_{i1} + \frac{R_{21}}{R_{21} + R_{22}} u_{i2}$$

$$u_{o} = (1 + \frac{R_{F}}{R_{1}})(\frac{R_{12}}{R_{11} + R_{12}} u_{i1} + \frac{R_{11}}{R_{11} + R_{12}} u_{i2})$$

注意: 同相求和电路的各输入信号的放大倍数互相影响,不能 单独调整。

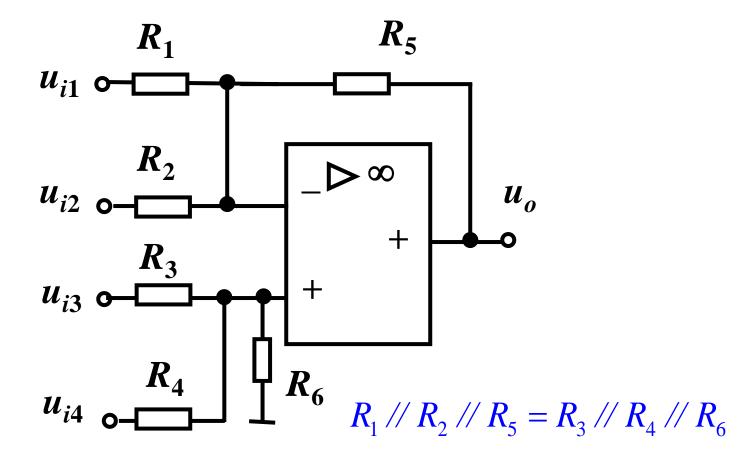


左图也是同相求和运算 电路,<u>如何求同相输入</u> 端的电位?

提示:

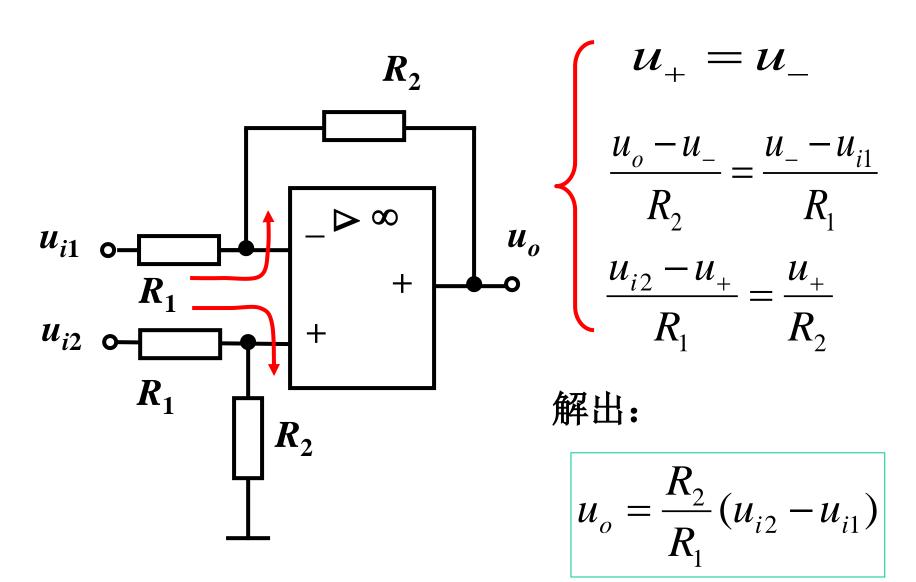
- 1. 虚开路:流入同相端的电流为0。
- 2. 节点电位法求 u_+ 。

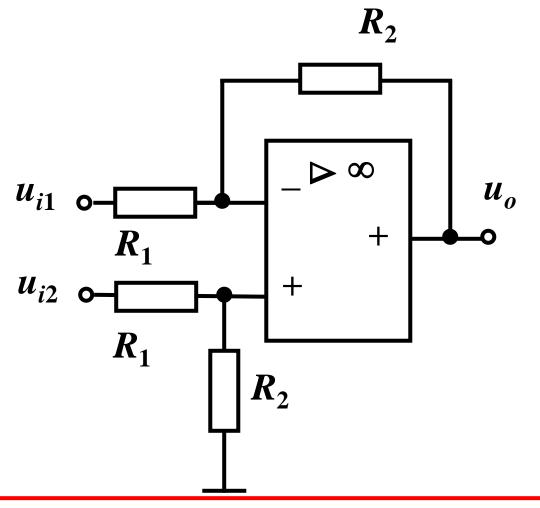
三、单运放的加减运算电路



实际应用时可适当增加或减少输入端的个数,以适应不同的需要。

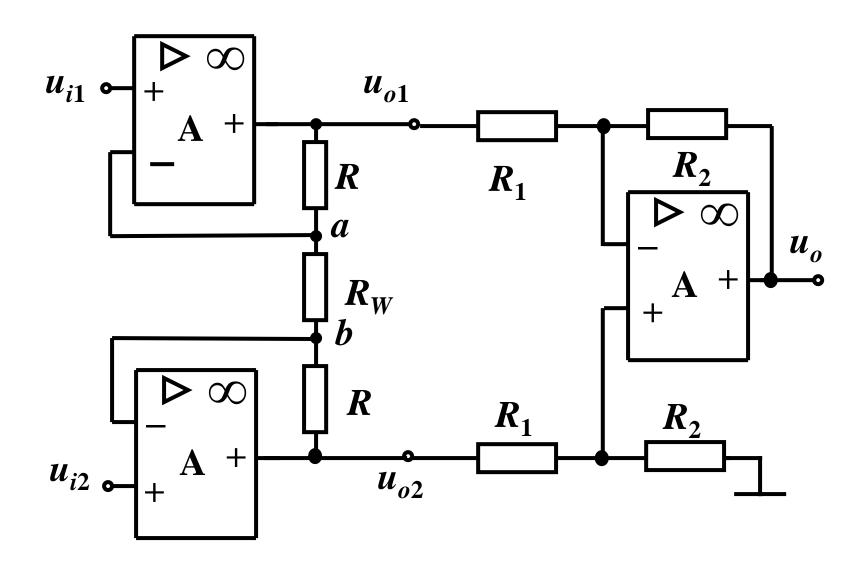
单运放的加减运算电路的特例: 差动放大器

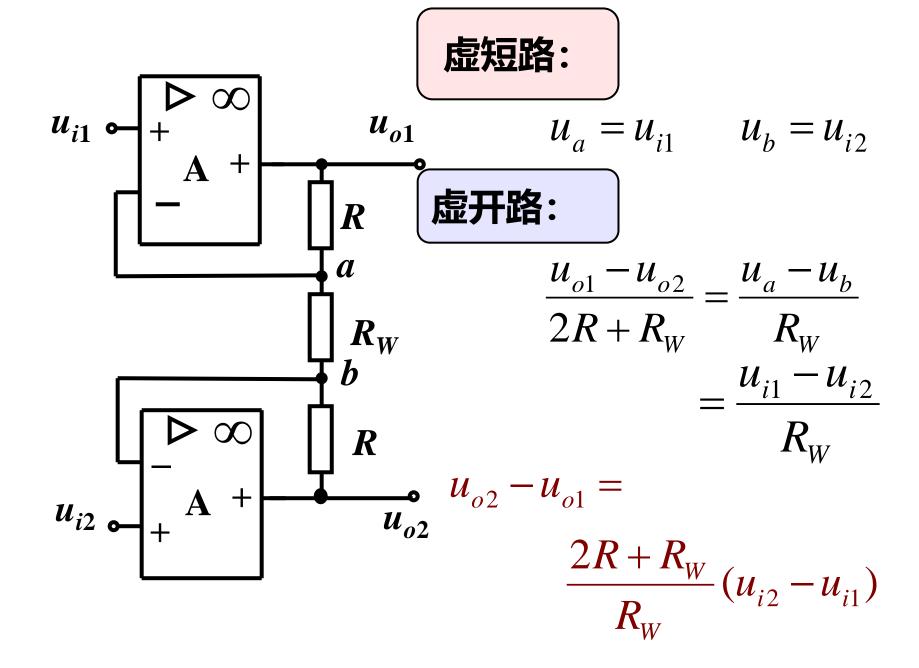


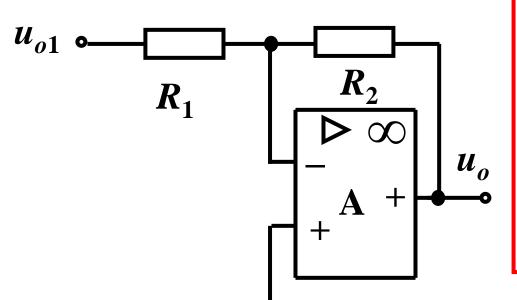


差动放大器放大了两个信号的差,但是它的输入电阻不高($=2R_1$),这是由于反相输入造成的。

三运放电路





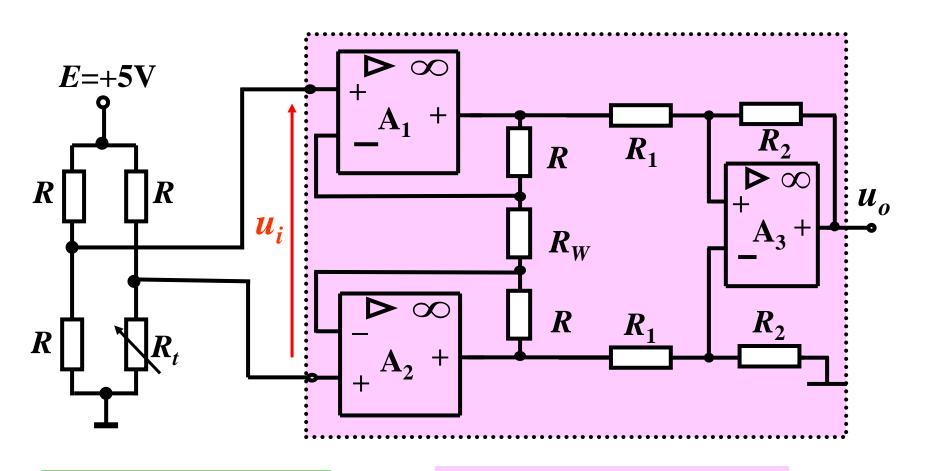


- 三运放电路是差 动放大器,放大 倍数可变。
- 由于输入均在同相端,此电路的输入电阻高。

$$u_{o2} - R_1 - R_2 - R_2 - R_2 - R_1 - R_2 - R_1 - R_2 - R_1 - R_2 - R_1 - R_2 - R_2 - R_2 - R_1 - R_2 - R$$

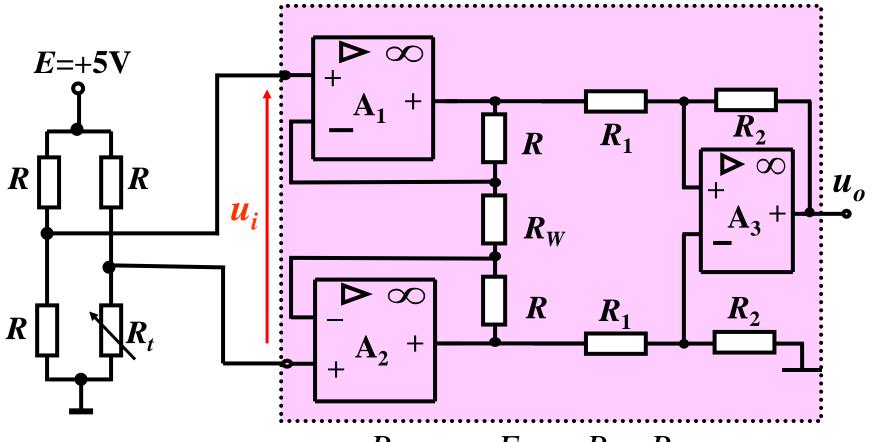
$$u_o = \frac{R_2}{R_1} \cdot \frac{2R + R_W}{R_W} (u_{i2} - u_{i1})$$

例:由三运放放大器组成的温度测量电路。



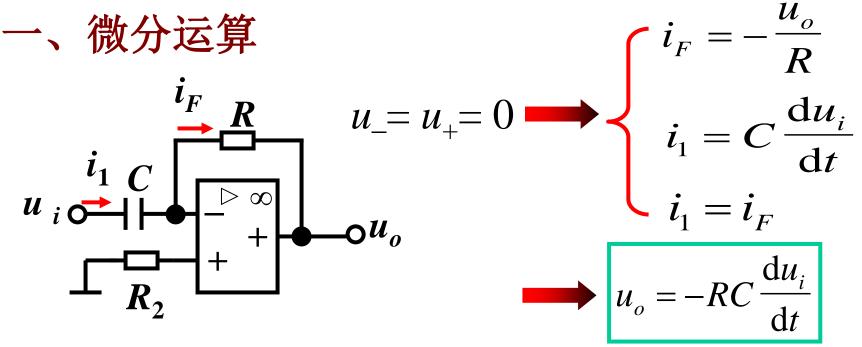
R_t: 热敏电阻

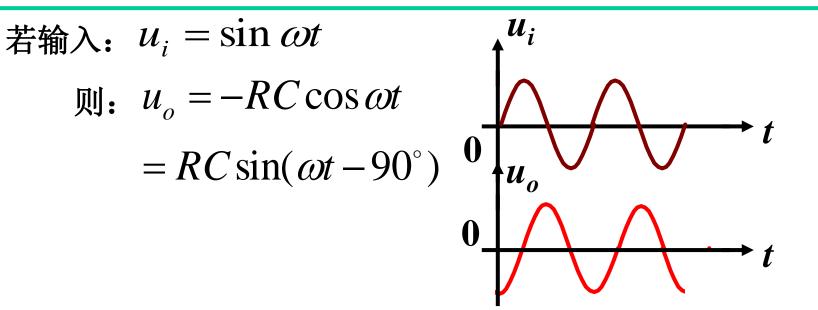
集成化:仪表放大器

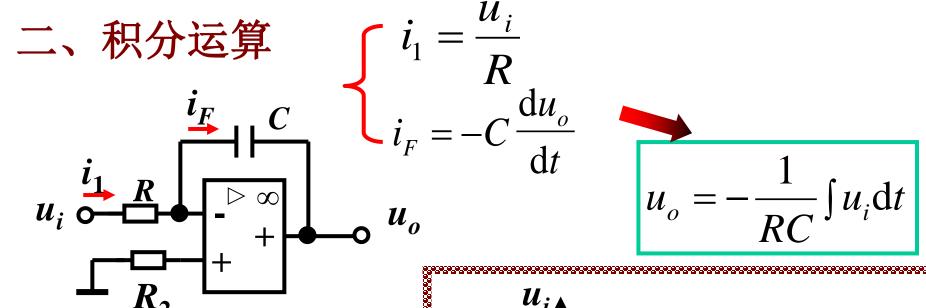


$$R_t = f(T^{\circ} C)$$
 $u_i = \frac{R_t}{R_t + R} E - \frac{E}{2} = \frac{R_t - R}{2(R_t + R)} E$

$$u_o = \frac{R_2}{R_1} \times \frac{2R + R_W}{R_W} u_i = \frac{R_2}{R_1} \times \frac{2R + R_W}{R_W} \times \frac{R_t - R}{2(R_t + R)} E$$







应用举例1:

输入方波,输出是三角波。

