

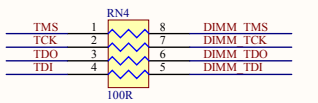
Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A4		2.1a
Date:	2012/3/20	Sheet 8 of 10
File:	D:\Users\...\CONFIG.SchDoc	Drawn By: ngzhang

DIMM1A		
VCC12V	1	PIN001
VCC12V	2	PIN002
VCC12V	3	PIN003
VCC12V	4	PIN004
VCC12V	5	PIN005
VCC12V	6	PIN006
VCC12V	7	PIN007
VCC12V	8	PIN008
VCC12V	9	PIN009
VCC12V	10	PIN010
VCC12V	11	PIN011
VCC12V	12	PIN012
VCC12V	13	PIN013
VCC12V	14	PIN014
VCC12V	15	PIN015
VCC12V	16	PIN016
GND	17	PIN017
GND	18	PIN018
GND	19	PIN019
GND	20	PIN020
GND	21	PIN021
GND	22	PIN022
GND	23	PIN023
GND	24	PIN024
GND	25	PIN025
GND	26	PIN026
GND	27	PIN027
GND	28	PIN028
GND	29	PIN029
GND	30	PIN030
GND	31	PIN031
GND	32	PIN032
GND	33	PIN033
GND	34	PIN034
DIMM TDI	35	PIN035
GND	36	PIN036
DIMM TDO	37	PIN037
GND	38	PIN038
DIMM TCK	39	PIN039
GND	40	PIN040
DIMM TMS	41	PIN041
VREF OUT	42	PIN042

DIMM240

DIMM1C		
VCC12V	121	PIN121
VCC12V	122	PIN122
VCC12V	123	PIN123
VCC12V	124	PIN124
VCC12V	125	PIN125
VCC12V	126	PIN126
VCC12V	127	PIN127
VCC12V	128	PIN128
VCC12V	129	PIN129
VCC12V	130	PIN130
VCC12V	131	PIN131
VCC12V	132	PIN132
VCC12V	133	PIN133
VCC12V	134	PIN134
VCC12V	135	PIN135
VCC12V	136	PIN136
GND	137	PIN137
GND	138	PIN138
GND	139	PIN139
GND	140	PIN140
GND	141	PIN141
GND	142	PIN142
GND	143	PIN143
GND	144	PIN144
GND	145	PIN145
GND	146	PIN146
GND	147	PIN147
GND	148	PIN148
GND	149	PIN149
GND	150	PIN150
GND	151	PIN151
GND	152	PIN152
GND	153	PIN153
GND	154	PIN154
GND	155	PIN155
GND	156	PIN156
GND	157	PIN157
GND	158	PIN158
GND	159	PIN159
GND	160	PIN160
GND	161	PIN161
GND	162	PIN162

DIMM240



VREF OUT

VCCAUX

GND

GND

DIMM1B

	43	PIN043
	44	PIN044
	45	PIN045
	46	PIN046
	47	PIN047
	48	PIN048
	49	PIN049
	50	PIN050
	51	PIN051
DIMM FPGAI 1 P	52	PIN052
DIMM FPGAI 1 N	53	PIN053
	54	PIN054
DIMM FPGAI 3 P	55	PIN055
DIMM FPGAI 3 N	56	PIN056
	57	PIN057
DIMM FPGAI 5 P	58	PIN058
DIMM FPGAI 5 N	59	PIN059
	60	PIN060
DIMM FPGAI 7 P	61	PIN061
DIMM FPGAI 7 N	62	PIN062
	63	PIN063
DIMM FPGAI 9 P	64	PIN064
DIMM FPGAI 9 N	65	PIN065
	66	PIN066
DIMM FPGAI 11 P	67	PIN067
DIMM FPGAI 11 N	68	PIN068
	69	PIN069
DIMM FPGAI 12 P	70	PIN070
DIMM FPGAI 12 N	71	PIN071
	72	PIN072
DIMM FPGAI 10 P	73	PIN073
DIMM FPGAI 10 N	74	PIN074
	75	PIN075
DIMM FPGAI 21 P	76	PIN076
DIMM FPGAI 21 N	77	PIN077
	78	PIN078
DIMM FPGAI 20 P	79	PIN079
DIMM FPGAI 20 N	80	PIN080
	81	PIN081
DIMM FPGAI 22 P	82	PIN082
DIMM FPGAI 22 N	83	PIN083
	84	PIN084
DIMM FPGAI 1 P	85	PIN085
DIMM FPGAI 1 N	86	PIN086
	87	PIN087
DIMM FPGAI 3 P	88	PIN088
DIMM FPGAI 3 N	89	PIN089
	90	PIN090
DIMM FPGAI 5 P	91	PIN091
DIMM FPGAI 5 N	92	PIN092
	93	PIN093
DIMM FPGAI 7 P	94	PIN094
DIMM FPGAI 7 N	95	PIN095
	96	PIN096
DIMM FPGAI 9 P	97	PIN097
DIMM FPGAI 9 N	98	PIN098
	99	PIN099
DIMM FPGAI 11 P	100	PIN100
DIMM FPGAI 11 N	101	PIN101
	102	PIN102
DIMM FPGAI 12 P	103	PIN103
DIMM FPGAI 12 N	104	PIN104
	105	PIN105
DIMM FPGAI 10 P	106	PIN106
DIMM FPGAI 10 N	107	PIN107
	108	PIN108
DIMM FPGAI 21 P	109	PIN109
DIMM FPGAI 21 N	110	PIN110
	111	PIN111
DIMM FPGAI 20 P	112	PIN112
DIMM FPGAI 20 N	113	PIN113
	114	PIN114
DIMM FPGAI 22 P	115	PIN115
DIMM FPGAI 22 N	116	PIN116
	117	PIN117
	118	PIN118
	119	PIN119
	120	PIN120

DIMM240

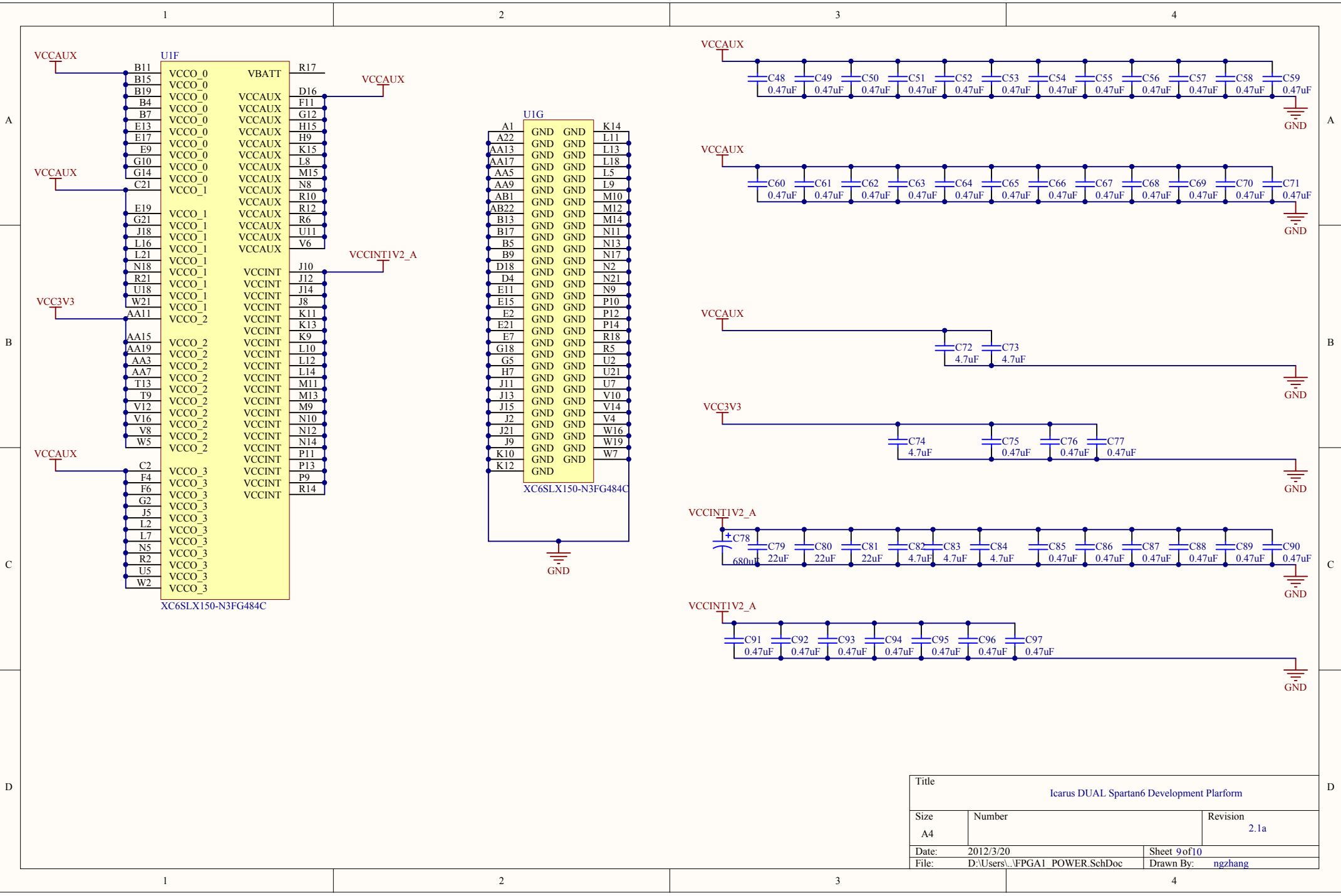
DIMM1D

	163	PIN163
	164	PIN164
	165	PIN165
	166	PIN166
	167	PIN167
	168	PIN168
	169	PIN169
	170	PIN170
	171	PIN171
DIMM FPGAI 13 P	172	PIN172
DIMM FPGAI 13 N	173	PIN173
	174	PIN174
DIMM FPGAI 2 P	175	PIN175
DIMM FPGAI 2 N	176	PIN176
	177	PIN177
DIMM FPGAI 4 P	178	PIN178
DIMM FPGAI 4 N	179	PIN179
	180	PIN180
DIMM FPGAI 14 P	181	PIN181
DIMM FPGAI 14 N	182	PIN182
	183	PIN183
DIMM FPGAI 6 P	184	PIN184
DIMM FPGAI 6 N	185	PIN185
	186	PIN186
DIMM FPGAI 15 P	187	PIN187
DIMM FPGAI 15 N	188	PIN188
	189	PIN189
DIMM FPGAI 8 P	190	PIN190
DIMM FPGAI 8 N	191	PIN191
	192	PIN192
DIMM FPGAI 16 P	193	PIN193
DIMM FPGAI 16 N	194	PIN194
	195	PIN195
DIMM FPGAI 17 P	196	PIN196
DIMM FPGAI 17 N	197	PIN197
	198	PIN198
DIMM FPGAI 19 P	199	PIN199
DIMM FPGAI 19 N	200	PIN200
	201	PIN201
DIMM FPGAI 18 P	202	PIN202
DIMM FPGAI 18 N	203	PIN203
	204	PIN204
DIMM FPGAI 13 P	205	PIN205
DIMM FPGAI 13 N	206	PIN206
	207	PIN207
DIMM FPGAI 2 P	208	PIN208
DIMM FPGAI 2 N	209	PIN209
	210	PIN210
DIMM FPGAI 4 P	211	PIN211
DIMM FPGAI 4 N	212	PIN212
	213	PIN213
DIMM FPGAI 14 P	214	PIN214
DIMM FPGAI 14 N	215	PIN215
	216	PIN216
DIMM FPGAI 6 P	217	PIN217
DIMM FPGAI 6 N	218	PIN218
	219	PIN219
DIMM FPGAI 15 P	220	PIN220
DIMM FPGAI 15 N	221	PIN221
	222	PIN222
DIMM FPGAI 8 P	223	PIN223
DIMM FPGAI 8 N	224	PIN224
	225	PIN225
DIMM FPGAI 16 P	226	PIN226
DIMM FPGAI 16 N	227	PIN227
	228	PIN228
DIMM FPGAI 17 P	229	PIN229
DIMM FPGAI 17 N	230	PIN230
	231	PIN231
DIMM FPGAI 19 P	232	PIN232
DIMM FPGAI 19 N	233	PIN233
	234	PIN234
DIMM FPGAI 18 P	235	PIN235
DIMM FPGAI 18 N	236	PIN236
	237	PIN237
	238	PIN238
	239	PIN239
	240	PIN240

DIMM240

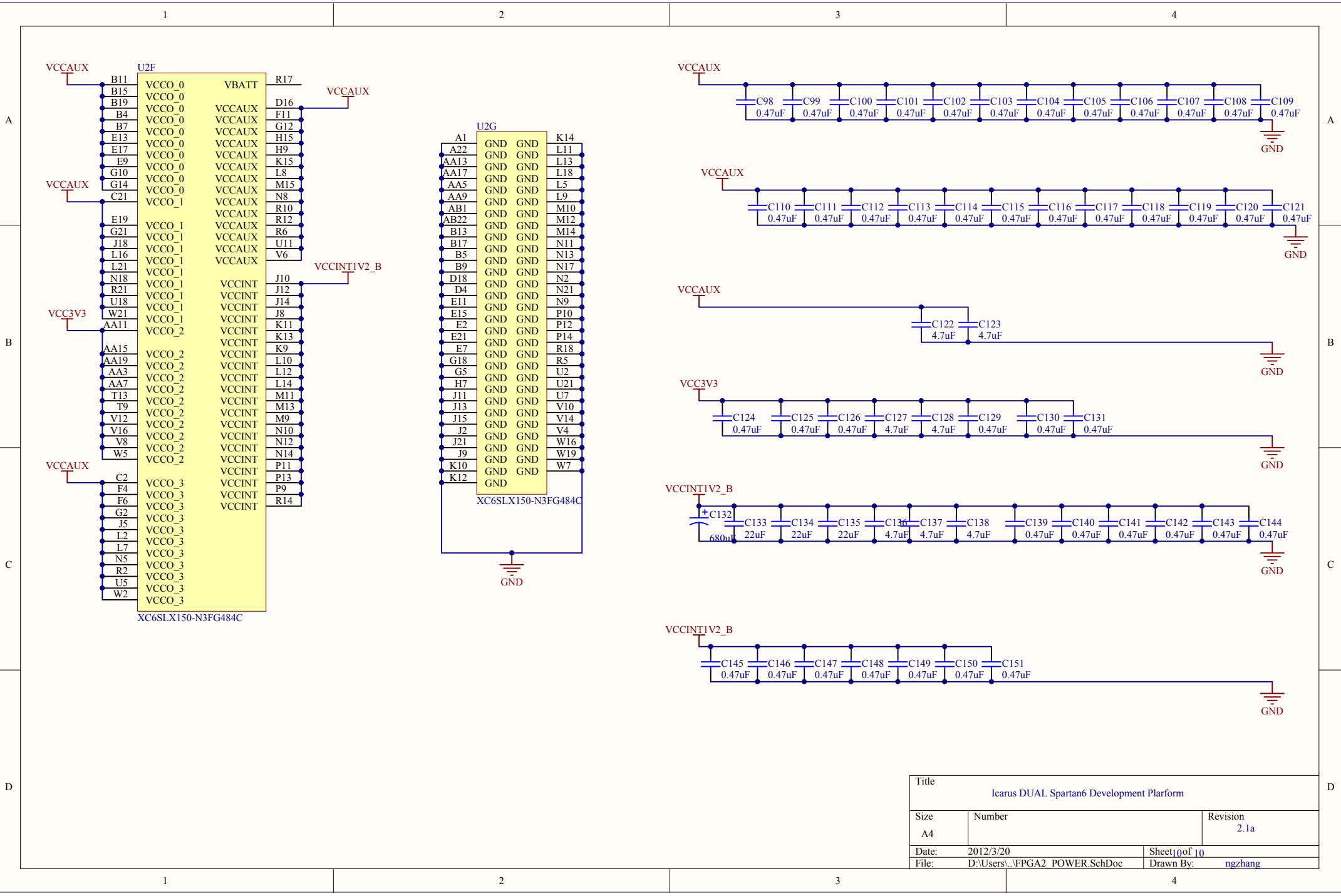
Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A3		2.1a
Date:	2012/3/20	Sheet 4 of 10
File:	D:\Users\... \DIMM_CONNECTOR.SchDoc	Drawn By: ngzhang

	1	2	3	4	5	6	7	8
A	<div><div>U1A</div><div><div>BANK 0</div><div><div>IO_L1P_HSWAPEN_0</div><div>A3</div><div>FPGA1_HSWAP</div></div><div><div>IO_L1N_VREF_0</div><div>A4</div><div>FPGA1_SW1</div></div><div><div>IO_L2P_0</div><div>A5</div><div>FX1_FPGA1_1_P</div></div><div><div>IO_L2N_0</div><div>A6</div><div>FX1_FPGA1_1_N</div></div><div><div>IO_L3P_0</div><div>A7</div><div>FPGA1_SW2</div></div><div><div>IO_L3N_0</div><div>A8</div><div>FPGA1_SW3</div></div><div><div>IO_L4P_0</div><div>A9</div><div>FX1_FPGA1_2_P</div></div><div><div>IO_L4N_0</div><div>A10</div><div>FX1_FPGA1_2_N</div></div><div><div>IO_L5P_0</div><div>A11</div><div>FX1_FPGA1_3_P</div></div><div><div>IO_L5N_0</div><div>A12</div><div>FX1_FPGA1_3_N</div></div><div><div>IO_L6P_0</div><div>A13</div><div>FX1_FPGA1_4_P</div></div><div><div>IO_L6N_0</div><div>A14</div><div>FX1_FPGA1_4_N</div></div><div><div>IO_L7P_0</div><div>A15</div><div>FPGA1_SW4</div></div><div><div>IO_L7N_0</div><div>A16</div><div>FPGA1_SW4</div></div><div><div>IO_L8P_0</div><div>A17</div><div>FX1_FPGA1_5_P</div></div><div><div>IO_L8N_VREF_0</div><div>A18</div><div>FX1_FPGA1_5_N</div></div><div><div>IO_L14P_0</div><div>A19</div><div></div></div><div><div>IO_L14N_0</div><div>A20</div><div></div></div><div><div>IO_L15P_0</div><div>A21</div><div></div></div><div><div>IO_L15N_0</div><div>A22</div><div></div></div><div><div>IO_L16P_0</div><div>A23</div><div></div></div><div><div>IO_L16N_0</div><div>A24</div><div></div></div><div><div>IO_L17P_0</div><div>A25</div><div></div></div><div><div>IO_L17N_0</div><div>A26</div><div></div></div><div><div>IO_L18P_0</div><div>A27</div><div></div></div><div><div>IO_L18N_0</div><div>A28</div><div></div></div><div><div>IO_L19P_0</div><div>A29</div><div></div></div><div><div>IO_L19N_0</div><div>A30</div><div></div></div><div><div>IO_L20P_0</div><div>A31</div><div></div></div><div><div>IO_L20N_0</div><div>A32</div><div></div></div><div><div>IO_L21P_0</div><div>A33</div><div></div></div><div><div>IO_L21N_0</div><div>A34</div><div></div></div><div><div>IO_L22P_0</div><div>A35</div><div></div></div><div><div>IO_L22N_0</div><div>A36</div><div></div></div><div><div>IO_L23P_0</div><div>A37</div><div></div></div><div><div>IO_L23N_0</div><div>A38</div><div></div></div><div><div>IO_L24P_0</div><div>A39</div><div></div></div><div><div>IO_L24N_0</div><div>A40</div><div></div></div><div><div>IO_L25P_0</div><div>A41</div><div></div></div><div><div>IO_L25N_0</div><div>A42</div><div></div></div><div><div>IO_L26P_0</div><div>A43</div><div></div></div><div><div>IO_L26N_0</div><div>A44</div><div></div></div><div><div>IO_L27P_0</div><div>A45</div><div></div></div><div><div>IO_L27N_0</div><div>A46</div><div></div></div><div><div>IO_L28P_0</div><div>A47</div><div></div></div><div><div>IO_L28N_0</div><div>A48</div><div></div></div><div><div>IO_L29P_0</div><div>A49</div><div></div></div><div><div>IO_L29N_0</div><div>A50</div><div></div></div><div><div>IO_L30P_0</div><div>A51</div><div></div></div><div><div>IO_L30N_0</div><div>A52</div><div></div></div><div><div>IO_L31P_0</div><div>A53</div><div></div></div><div><div>IO_L31N_0</div><div>A54</div><div></div></div><div><div>IO_L32P_0</div><div>A55</div><div></div></div><div><div>IO_L32N_0</div><div>A56</div><div></div></div><div><div>IO_L33P_0</div><div>A57</div><div></div></div><div><div>IO_L33N_0</div><div>A58</div><div></div></div><div><div>IO_L34P_0</div><div>A59</div><div></div></div><div><div>IO_L34N_0</div><div>A60</div><div></div></div><div><div>IO_L35P_0</div><div>A61</div><div></div></div><div><div>IO_L35N_0</div><div>A62</div><div></div></div><div><div>IO_L36P_0</div><div>A63</div><div></div></div><div><div>IO_L36N_0</div><div>A64</div><div></div></div><div><div>IO_L37P_0</div><div>A65</div><div></div></div><div><div>IO_L37N_0</div><div>A66</div><div></div></div><div><div>IO_L38P_0</div><div>A67</div><div></div></div><div><div>IO_L38N_0</div><div>A68</div><div></div></div><div><div>IO_L39P_0</div><div>A69</div><div></div></div><div><div>IO_L39N_0</div><div>A70</div><div></div></div><div><div>IO_L40P_0</div><div>A71</div><div></div></div><div><div>IO_L40N_0</div><div>A72</div><div></div></div><div><div>IO_L41P_0</div><div>A73</div><div></div></div><div><div>IO_L41N_0</div><div>A74</div><div></div></div><div><div>IO_L42P_0</div><div>A75</div><div></div></div><div><div>IO_L42N_0</div><div>A76</div><div></div></div><div><div>IO_L43P_0</div><div>A77</div><div></div></div><div><div>IO_L43N_0</div><div>A78</div><div></div></div><div><div>IO_L44P_0</div><div>A79</div><div></div></div><div><div>IO_L44N_0</div><div>A80</div><div></div></div><div><div>IO_L45P_0</div><div>A81</div><div></div></div><div><div>IO_L45N_0</div><div>A82</div><div></div></div><div><div>IO_L46P_0</div><div>A83</div><div></div></div><div><div>IO_L46N_0</div><div>A84</div><div></div></div><div><div>IO_L47P_0</div><div>A85</div><div></div></div><div><div>IO_L47N_0</div><div>A86</div><div></div></div><div><div>IO_L48P_0</div><div>A87</div><div></div></div><div><div>IO_L48N_0</div><div>A88</div><div></div></div><div><div>IO_L49P_0</div><div>A89</div><div></div></div><div><div>IO_L49N_0</div><div>A90</div><div></div></div><div><div>IO_L50P_0</div><div>A91</div><div></div></div><div><div>IO_L50N_0</div><div>A92</div><div></div></div><div><div>IO_L51P_0</div><div>A93</div><div></div></div><div><div>IO_L51N_0</div><div>A94</div><div></div></div><div><div>IO_L52P_0</div><div>A95</div><div></div></div><div><div>IO_L52N_0</div><div>A96</div><div></div></div><div><div>IO_L53P_0</div><div>A97</div><div></div></div><div><div>IO_L53N_0</div><div>A98</div><div></div></div><div><div>IO_L54P_0</div><div>A99</div><div></div></div><div><div>IO_L54N_0</div><div>A100</div><div></div></div><div><div>IO_L55P_0</div><div>A101</div><div></div></div><div><div>IO_L55N_0</div><div>A102</div><div></div></div><div><div>IO_L56P_0</div><div>A103</div><div></div></div><div><div>IO_L56N_0</div><div>A104</div><div></div></div><div><div>IO_L57P_0</div><div>A105</div><div></div></div><div><div>IO_L57N_0</div><div>A106</div><div></div></div><div><div>IO_L58P_0</div><div>A107</div><div></div></div><div><div>IO_L58N_0</div><div>A108</div><div></div></div><div><div>IO_L59P_0</div><div>A109</div><div></div></div><div><div>IO_L59N_0</div><div>A110</div><div></div></div><div><div>IO_L60P_0</div><div>A111</div><div></div></div><div><div>IO_L60N_0</div><div>A112</div><div></div></div><div><div>IO_L61P_0</div><div>A113</div><div></div></div><div><div>IO_L61N_0</div><div>A114</div><div></div></div><div><div>IO_L62P_0</div><div>A115</div><div></div></div><div><div>IO_L62N_0</div><div>A116</div><div></div></div><div><div>IO_L63P_0</div><div>A117</div><div></div></div><div><div>IO_L63N_0</div><div>A118</div><div></div></div><div><div>IO_L64P_0</div><div>A119</div><div></div></div><div><div>IO_L64N_0</div><div>A120</div><div></div></div><div><div>IO_L65P_0</div><div>A121</div><div></div></div><div><div>IO_L65N_0</div><div>A122</div><div></div></div><div><div>IO_L66P_0</div><div>A123</div><div></div></div><div><div>IO_L66N_0</div><div>A124</div><div></div></div><div><div>IO_L67P_0</div><div>A125</div><div></div></div><div><div>IO_L67N_0</div><div>A126</div><div></div></div><div><div>IO_L68P_0</div><div>A127</div><div></div></div><div><div>IO_L68N_0</div><div>A128</div><div></div></div><div><div>IO_L69P_0</div><div>A129</div><div></div></div><div><div>IO_L69N_0</div><div>A130</div><div></div></div><div><div>IO_L70P_0</div><div>A131</div><div></div></div><div><div>IO_L70N_0</div><div>A132</div><div></div></div><div><div>IO_L71P_0</div><div>A133</div><div></div></div><div><div>IO_L71N_0</div><div>A134</div><div></div></div><div><div>IO_L72P_0</div><div>A135</div><div></div></div><div><div>IO_L72N_0</div><div>A136</div><div></div></div><div><div>IO_L73P_0</div><div>A137</div><div></div></div><div><div>IO_L73N_0</div><div>A138</div><div></div></div><div><div>IO_L74P_0</div><div>A139</div><div></div></div><div><div>IO_L74N_0</div><div>A140</div><div></div></div><div><div>IO_L75P_0</div><div>A141</div><div></div></div><div><div>IO_L75N_0</div><div>A142</div><div></div></div><div><div>IO_L76P_0</div><div>A143</div><div></div></div><div><div>IO_L76N_0</div><div>A144</div><div></div></div><div><div>IO_L77P_0</div><div>A145</div><div></div></div><div><div>IO_L77N_0</div><div>A146</div><div></div></div><div><div>IO_L78P_0</div><div>A147</div><div></div></div><div><div>IO_L78N_0</div><div>A148</div><div></div></div><div><div>IO_L79P_0</div><div>A149</div><div></div></div><div><div>IO_L79N_0</div><div>A150</div><div></div></div><div><div>IO_L80P_0</div><div>A151</div><div></div></div><div><div>IO_L80N_0</div><div>A152</div><div></div></div><div><div>IO_L81P_0</div><div>A153</div><div></div></div><div><div>IO_L81N_0</div><div>A154</div><div></div></div><div><div>IO_L82P_0</div><div>A155</div><div></div></div><div><div>IO_L82N_0</div><div>A156</div><div></div></div><div><div>IO_L83P_0</div><div>A157</div><div></div></div><div><div>IO_L83N_0</div><div>A158</div><div></div></div><div><div>IO_L84P_0</div><div>A159</div><div></div></div><div><div>IO_L84N_0</div><div>A160</div><div></div></div><div><div>IO_L85P_0</div><div>A161</div><div></div></div><div><div>IO_L85N_0</div><div>A162</div><div></div></div><div><div>IO_L86P_0</div><div>A163</div><div></div></div><div><div>IO_L86N_0</div><div>A164</div><div></div></div><div><div>IO_L87P_0</div><div>A165</div><div></div></div><div><div>IO_L87N_0</div><div>A166</div><div></div></div><div><div>IO_L88P_0</div><div>A167</div><div></div></div><div><div>IO_L88N_0</div><div>A168</div><div></div></div><div><div>IO_L89P_0</div><div>A169</div><div></div></div><div><div>IO_L89N_0</div><div>A170</div><div></div></div><div><div>IO_L90P_0</div><div>A171</div><div></div></div><div><div>IO_L90N_0</div><div>A172</div><div></div></div><div><div>IO_L91P_0</div><div>A173</div><div></div></div><div><div>IO_L91N_0</div><div>A174</div><div></div></div><div><div>IO_L92P_0</div><div>A175</div><div></div></div><div><div>IO_L92N_0</div><div>A176</div><div></div></div><div><div>IO_L93P_0</div><div>A177</div><div></div></div><div><div>IO_L93N_0</div><div>A178</div><div></div></div><div><div>IO_L94P_0</div><div>A179</div><div></div></div><div><div>IO_L94N_0</div><div>A180</div><div></div></div><div><div>IO_L95P_0</div><div>A181</div><div></div></div><div><div>IO_L95N_0</div><div>A182</div><div></div></div><div><div>IO_L96P_0</div><div>A183</div><div></div></div><div><div>IO_L96N_0</div><div>A184</div><div></div></div><div><div>IO_L97P_0</div><div>A185</div><div></div></div><div><div>IO_L97N_0</div><div>A186</div><div></div></div><div><div>IO_L98P_0</div><div>A187</div><div></div></div><div><div>IO_L98N_0</div><div>A188</div><div></div></div><div><div>IO_L99P_0</div><div>A189</div><div></div></div><div><div>IO_L99N_0</div><div>A190</div><div></div></div><div><div>IO_L100P_0</div><div>A191</div><div></div></div><div><div>IO_L100N_0</div><div>A192</div><div></div></div><div><div>IO_L101P_0</div><div>A193</div><div></div></div><div><div>IO_L101N_0</div><div>A194</div><div></div></div><div><div>IO_L102P_0</div><div>A195</div><div></div></div><div><div>IO_L102N_0</div><div>A196</div><div></div></div><div><div>IO_L103P_0</div><div>A197</div><div></div></div><div><div>IO_L103N_0</div><div>A198</div><div></div></div><div><div>IO_L104P_0</div><div>A199</div><div></div></div><div><div>IO_L104N_0</div><div>A200</div><div></div></div><div><div>IO_L105P_0</div><div>A201</div><div></div></div><div><div>IO_L105N_0</div><div>A202</div><div></div></div><div><div>IO_L106P_0</div><div>A203</div><div></div></div><div><div>IO_L106N_0</div><div>A204</div><div></div></div><div><div>IO_L107P_0</div><div>A205</div><div></div></div><div><div>IO_L107N_0</div><div>A206</div><div></div></div><div><div>IO_L108P_0</div><div>A207</div><div></div></div><div><div>IO_L108N_0</div><div>A208</div><div></div></div><div><div>IO_L109P_0</div><div>A209</div><div></div></div><div><div>IO_L109N_0</div><div>A210</div><div></div></div><div><div>IO_L110P_0</div><div>A211</div><div></div></div><div><div>IO_L110N_0</div><div>A212</div><div></div></div><div><div>IO_L111P_0</div><div>A213</div><div></div></div><div><div>IO_L111N_0</div><div>A214</div><div></div></div><div><div>IO_L112P_0</div><div>A215</div><div></div></div><div><div>IO_L112N_0</div><div>A216</div><div></div></div><div><div>IO_L113P_0</div><div>A217</div><div></div></div><div><div>IO_L113N_0</div><div>A218</div><div></div></div><div><div>IO_L114P_0</div><div>A219</div><div></div></div><div><div>IO_L114N_0</div><div>A220</div><div></div></div><div><div>IO_L115P_0</div><div>A221</div><div></div></div><div><div>IO_L115N_0</div><div>A222</div><div></div></div><div><div>IO_L116P_0</div><div>A223</div><div></div></div><div><div>IO_L116N_0</div><div>A224</div><div></div></div><div><div>IO_L117P_0</div><div>A225</div><div></div></div><div><div>IO_L117N_0</div><div>A226</div><div></div></div><div><div>IO_L118P_0</div><div>A227</div><div></div></div><div><div>IO_L118N_0</div><div>A228</div><div></div></div><div><div>IO_L119P_0</div><div>A229</div><div></div></div><div><div>IO_L119N_0</div><div>A230</div><div></div></div><div><div>IO_L120P_0</div><div>A231</div><div></div></div><div><div>IO_L120N_0</div><div>A232</div><div></div></div><div><div>IO_L121P_0</div><div>A233</div><div></div></div><div><div>IO_L121N_0</div><div>A234</div><div></div></div><div><div>IO_L122P_0</div><div>A235</div><div></div></div><div><div>IO_L122N_0</div><div>A236</div><div></div></div><div><div>IO_L123P_0</div><div>A237</div><div></div></div><div><div>IO_L123N_0</div><div>A238</div><div></div></div><div><div>IO_L124P_0</div><div>A239</div><div></div></div><div><div>IO_L124N_0</div><div>A240</div><div></div></div><div><div>IO_L125P_0</div><div>A241</div><div></div></div><div><div>IO_L125N_0</div><div>A242</div><div></div></div><div><div>IO_L126P_0</div><div>A243</div><div></div></div><div><div>IO_L126N_0</div><div>A244</div><div></div></div><div><div>IO_L127P_0</div><div>A245</div><div></div></div><div><div>IO_L127N_0</div><div>A246</div><div></div></div><div><div>IO_L128P_0</div><div>A247</div><div></div></div><div><div>IO_L128N_0</div><div>A248</div><div></div></div><div><div>IO_L129P_0</div><div>A249</div><div></div></div><div><div>IO_L129N_0</div><div>A250</div><div></div></div><div><div>IO_L130P_0</div><div>A251</div><div></div></div><div><div>IO_L130N_0</div><div>A252</div><div></div></div><div><div>IO_L131P_0</div><div>A253</div><div></div></div><div><div>IO_L131N_0</div><div>A254</div><div></div></div><div><div>IO_L132P_0</div><div>A255</div><div></div></div><div><div>IO_L132N_0</div><div>A256</div><div></div></div><div><div>IO_L133P_0</div><div>A257</div><div></div></div><div><div>IO_L133N_0</div><div>A258</div><div></div></div><div><div>IO_L134P_0</div><div>A259</div><div></div></div><div><div>IO_L134N_0</div><div>A260</div><div></div></div><div><div>IO_L135P_0</div><div>A261</div><div></div></div><div><div>IO_L135N_0</div><div>A262</div><div></div></div><div><div>IO_L136P_0</div><div>A263</div><div></div></div><div><div>IO_L136N_0</div><div>A264</div><div></div></div><div><div>IO_L137P_0</div><div>A265</div><div></div></div><div><div>IO_L137N_0</div><div>A266</div><div></div></div><div><div>IO_L138P_0</div><div>A267</div><div></div></div><div><div>IO_L138N_0</div><div>A268</div><div></div></div><div><div>IO_L139P_0</div><div>A269</div><div></div></div><div><div>IO_L139N_0</div><div>A270</div><div></div></div><div><div>IO_L140P_0</div><div>A271</div><div></div></div><div><div>IO_L140N_0</div><div>A272</div><div></div></div><div><div>IO_L141P_0</div><div>A273</div><div></div></div><div><div>IO_L141N_0</div><div>A274</div><div></div></div><div><div>IO_L142P_0</div><div>A275</div><div></div></div><div><div>IO_L142N_0</div><div>A276</div><div></div></div><div><div>IO_L143P_0</div><div>A277</div><div></div></div><div><div>IO_L143N_0</div><div>A278</div><div></div></div><div><div>IO_L144P_0</div><div>A279</div><div></div></div><div><div>IO_L144N_0</div><div>A280</div><div></div></div><div><div>IO_L145P_0</div><div>A281</div><div></div></div><div><div>IO_L145N_0</div><div>A282</div><div></div></div><div><div>IO_L146P_0</div><div>A283</div><div></div></div><div><div>IO_L146N_0</div><div>A284</div><div></div></div><div><div>IO_L147P_0</div><div>A285</div><div></div></div><div><div>IO_L147N_0</div><div>A286</div><div></div></div><div><div>IO_L148P_0</div><div>A287</div><div></div></div><div><div>IO_L148N_0</div><div>A288</div><div></div></div><div><div>IO_L149P_0</div><div>A289</div><div></div></div><div><div>IO_L149N_0</div><div>A290</div><div></div></div><div><div>IO_L150P_0</div><div>A291</div><div></div></div><div><div>IO_L150N_0</div><div>A292</div><div></div></div><div><div>IO_L151P_0</div><div>A293</div><div></div></div><div><div>IO_L151N_0</div><div>A294</div><div></div></div><div><div>IO_L152P_0</div><div>A295</div><div></div></div><div><div>IO_L152N_0</div><div>A296</div><div></div></div><div><div>IO_L153P_0</div><div>A297</div><div></div></div><div><div>IO_L153N_0</div><div>A298</div><div></div></div><div><div>IO_L154P_0</div><div>A299</div><div></div></div><div><div>IO_L154N_0</div><div>A300</div><div></div></div><div><div>IO_L155P_0</div><div>A301</div><div></div></div><div><div>IO_L155N_0</div><div>A302</div><div></div></div><div><div>IO_L156P_0</div><div>A303</div><div></div></div><div><div>IO_L156N_0</div><div>A304</div><div></div></div><div><div>IO_L157P_0</div><div>A305</div><div></div></div><div><div>IO_L157N_0</div><div>A306</div><div></div></div><div><div>IO_L158P_0</div><div>A307</div><div></div></div><div><div>IO_L158N_0</div><div>A308</div><div></div></div><div><div>IO_L159P_0</div><div>A309</div><div></div></div><div><div>IO_L159N_0</div><div>A310</div><div></div></div><div><div>IO_L160P_0</div><div>A311</div><div></div></div><div><div>IO_L160N_0</div><div>A312</div><div></div></div><div><div>IO_L161P_0</div><div>A313</div><div></div></div><div><div>IO_L161N_0</div><div>A314</div><div></div></div><div><div>IO_L162P_0</div><div>A315</div><div></div></div><div><div>IO_L162N_0</div><div>A316</div><div></div></div><div><div>IO_L163P_0</div><div>A317</div><div></div></div><div><div>IO_L163N_0</div><div>A318</div><div></div></div><div><div>IO_L164P_0</div><div>A319</div><div></div></div><div><div>IO_L164N_0</div><div>A320</div><div></div></div><div><div>IO_L165P_0</div><div>A321</div><div></div></div><div><div>IO_L165N_0</div><div>A322</div><div></div></div><div><div>IO_L166P_0</div><div>A323</div><div></div></div><div><div>IO_L166N_0</div><div>A324</div><div></div></div><div><div>IO_L167P_0</div><div>A325</div><div></div></div><div><div>IO_L167N_0</div><div>A326</div><div></div></div><div><div>IO_L168P_0</div><div>A327</div><div></div></div><div><div>IO_L168N_0</div><div>A328</div><div></div></div><div><div>IO_L169P_0</div><div>A329</div><div></div></div><div><div>IO_L169N_0</div><div>A330</div><div></div></div><div><div>IO_L170P_0</div><div>A331</div><div></div></div><div><div>IO_L170N_0</div><div>A332</div><div></div></div><div><div>IO_L171P_0</div><div>A333</div><div></div></div><div><div>IO_L171N_0</div><div>A334</div><div></div></div><div><div>IO_L172P_0</div><div>A335</div><div></div></div><div><div>IO_L172N_0</div><div>A336</div><div></div></div><div><div>IO_L173P_0</div><div>A337</div><div></div></div><div><div>IO_L173N_0</div><div>A338</div><div></div></div><div><div>IO_L174P_0</div><div>A339</div><div></div></div><div><div>IO_L174N_0</div><div>A340</div><div></div></div><div><div>IO_L175P_0</div><div>A341</div><div></div></div><div><div>IO_L175N_0</div><div>A342</div><div></div></div><div><div>IO_L176P_0</div><div>A343</div><div></div></div><div><div>IO_L176N_0</div><div>A344</div><div></div></div><div><div>IO_L177P_0</div><div>A345</div><div></div></div><div><div>IO_L177N_0</div><div>A346</div><div></div></div><div><div>IO_L178P_0</div><div>A347</div><div></div></div><div><div>IO_L178N_0</div><div>A348</div><div></div></div><div><div>IO_L179P_0</div><div>A349</div><div></div></div><div><div>IO_L179N_0</div><div>A350</div><div></div></div><div><div>IO_L180P_0</div><div>A351</div><div></div></div><div><div>IO_L180N_0</div><div>A352</div><div></div></div><div><div>IO_L181P_0</div><div>A353</div><div></div></div><div><div>IO_L181N_0</div><div>A354</div><div></div></div><div><div>IO_L182P_0</div><div>A355</div><div></div></div><div><div>IO_L182N_0</div><div>A356</div><div></div></div><div><div>IO_L183P_0</div><div>A357</div><div></div></div><div><div>IO_L183N_0</div><div>A358</div><div></div></div><div><div>IO_L184P_0</div><div>A359</div><div></div></div><div><div>IO_L184N_0</div><div>A360</div><div></div></div><div><div>IO_L185P_0</div><div>A361</div><div></div></div><div><div>IO_L185N_0</div><div>A362</div><div></div></div><div><div>IO_L186P_0</div><div>A363</div><div></div></div><div><div>IO_L186N_0</div><div>A364</div><div></div></div><div><div>IO_L187P_0</div><div>A365</div><div></div></div><div><div>IO_L187N_0</div><div>A366</div><div></div></div><div><div>IO_L188P_0</div><div>A367</div><div></div></div><div><div>IO_L188N_0</div><div>A368</div><div></div></div><div><div>IO_L189P_0</div><div>A369</div><div></div></div><div><div>IO_L189N_0</div><div>A370</div><div></div></div><div><div>IO_L190P_0</div><div>A371</div><div></div></div><div><div>IO_L190N_0</div><div>A372</div><div></div></div><div><div>IO_L191P_0</div><div>A373</div><div></div></div><div><div>IO_L191N_0</div><div>A374</div><div></div></div><div><div>IO_L192P_0</div><div>A375</div><div></div></div><div><div>IO_L192N_0</div><div>A376</div><div></div></div><div><div>IO_L193P_0</div><div>A377</div><div></div></div><div><div>IO_L193N_0</div><div>A378</div><div></div></div><div><div>IO_L194P_0</div><div>A379</div><div></div></div><div><div>IO_L194N_0</div><div>A380</div><div></div></div><div><div>IO_L195P_0</div><div>A381</div><div></div></div><div><div>IO_L195N_0</div><div>A382</div><div></div></div><div><div>IO_L196P_0</div><div>A383</div><div></div></div><div><div>IO_L196N_0</div><div>A384</div><div></div></div><div><div>IO_L197P_0</div><div>A385</div><div></div></div><div><div>IO_L197N_0</div><div>A386</div><div></div></div><div><div>IO_L198P_0</div><div>A387</div><div></div></div><div><div>IO_L198N_0</div><div>A388</div><div></div></div><div><div>IO_L199P_0</div><div>A389</div><div></div></div><div><div>IO_L199N_0</div><div>A390</div><div></div></div><div><div>IO_L200P_0</div><div>A391</div><div></div></div><div><div>IO_L200N_0</div><div>A392</div><div></div></div><div><div>IO_L201P_0</div><div>A393</div><div></div></div><div><div>IO_L201N_0</div><div>A394</div><div></div></div><div><div>IO_L202P_0</div><div>A395</div><div></div></div><div><div>IO_L202N_0</div><div>A396</div><div></div></div><div><div>IO_L203P_0</div><div>A397</div><div></div></div><div><div>IO_L203N_0</div><div>A398</div><div></div></div><div><div>IO_L204P_0</div><div>A399</div><div></div></div><div><div>IO_L204N_0</div><div>A400</div><div></div></div><div><div>IO_L205P_0</div><div>A401</div><div></div></div><div><div>IO_L205N_0</div><div>A402</div><div></div></div><div><div>IO_L206P_0</div><div>A403</div><div></div></div><div><div>IO_L206N_0</div><div>A404</div><div></div></div><div><div>IO_L207P_0</div><div>A405</div><div></div></div><div><div>IO_L207N_0</div><div>A406</div><div></div></div><div><div>IO_L208P_0</div><div>A407</div><div></div></div><div><div>IO_L208N_0</div><div>A408</div><div></div></div><div><div>IO_L209P_0</div><div>A409</div><div></div></div><div><div>IO_L209N_0</div><div>A410</div><div></div></div><div><div>IO_L210P_0</div><div>A411</div><div></div></div><div><div>IO_L210N_0</div><div>A412</div><div></div></div><div><div>IO_L211P_0</div><div>A413</div><div></div></div><div><div>IO_L211N_0</div><div>A414</div><div></div></div><div><div>IO_L212P_0</div><div>A415</div><div></div></div><div><div>IO_L212N_0</div><div>A416</div><div></div></div><div><div>IO_L213P_0</div><div>A417</div><div></div></div><div><div>IO_L213N_0</div><div>A418</div><div></div></div><div><div>IO_L214P_0</div><div>A419</div><div></div></div><div><div>IO_L214N_0</div><div>A420</div><div></div></div><div><div>IO_L215P_0</div><div>A421</div><div></div></div><div><div>IO_L215N_0</div><div>A422</div><div></div></div><div><div>IO_L216P_0</div><div>A423</div><div></div></div><div><div>IO_L216N_0</div><div>A424</div><div></div></div><div><div>IO_L217P_0</div><div>A425</div><div></div></div><div><div>IO_L217N_0</div><div>A426</div><div></div></div><div><div>IO_L218P_0</div><div>A427</div><div></div></div><div><div>IO_L218N_0</div><div>A428</div><div></div></div><div><div>IO_L219P_0</div><div>A429</div><div></div></div><div><div>IO_L219N_0</div><div>A430</div><div></div></div><div><div>IO_L220P_0</div><div>A431</div><div></div></div><div><div>IO_L220N_</div></div></div></div>							

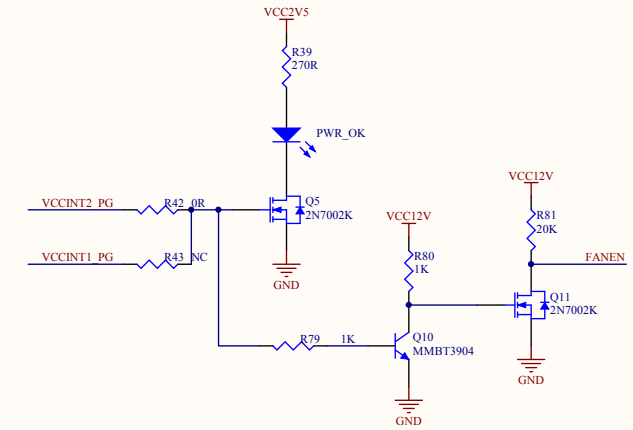
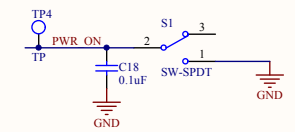
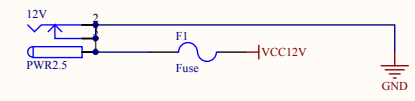
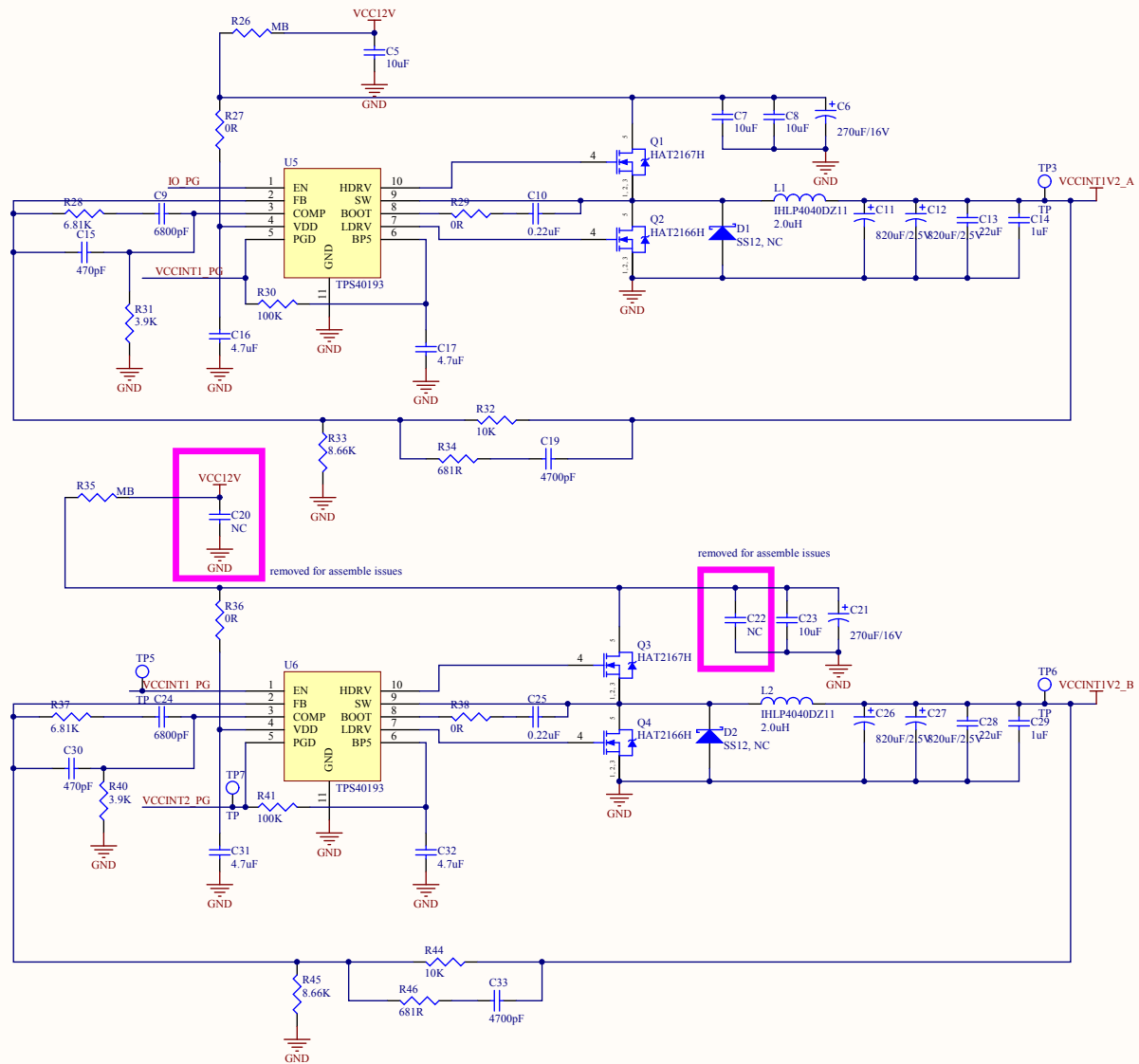


Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A4		2.1a
Date:	2012/3/20	Sheet 9 of 10
File:	D:\Users\...\FPGA1 POWER_SchDoc	Drawn By: ngzhang

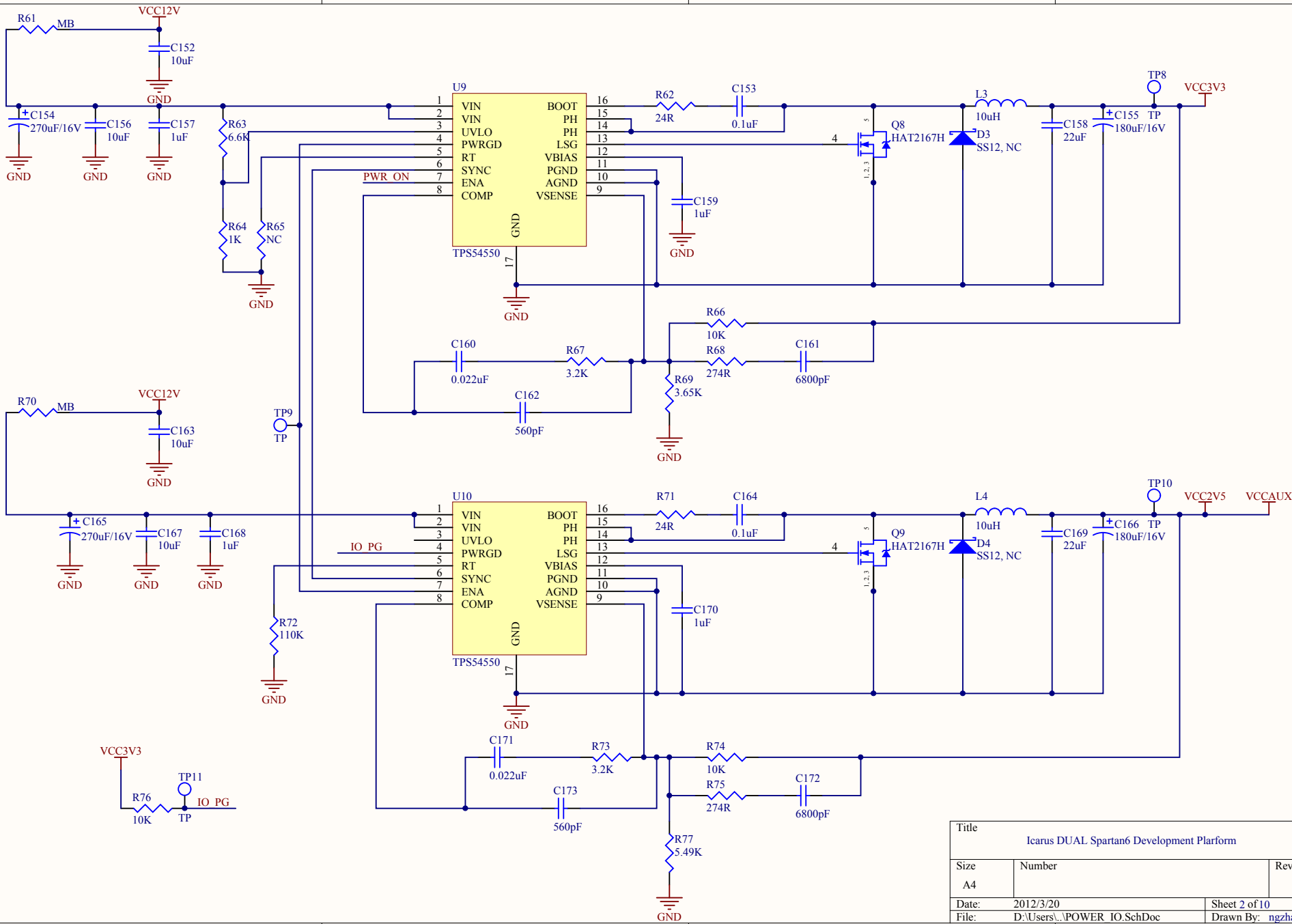
	1	2	3	4	5	6	7	8			
	U2A		U2B		U2C		U2D				
A	BANK 0	IO_L1P_HSWAPEN_0	A3	FPGA2_HSWAP	BANK 1	IO_L1P_A25_1	C19	BANK 3	IO_L1P_3	Y2	FPGA1_B1_23_P
		IO_L1N_VREF_0	A4	FPGA2_SW1		IO_L1N_A24_VREF_1	B20		IO_L1N_VREF_3	Y1	FPGA1_B1_23_N
		IO_L2P_0	A5	FX1_FPGA2_1_P		IO_L1P_1	G16		IO_L2P_3	W3	FPGA1_B1_25_P
		IO_L2N_0	A5	FX1_FPGA2_1_N		IO_L2N_CMPCLK_2	G17		IO_L2N_3	W3	FPGA1_B1_25_N
		IO_L3P_0	A6	FPGA2_SW2		IO_L10P_1	F17		IO_L7P_3	P7	
		IO_L3N_0	A6	FPGA2_SW3		IO_L10N_1	F18		IO_L7N_3	P6	
		IO_L4P_0	A6	FX1_FPGA2_2_P		IO_L19P_1	B21		IO_L8P_3	P7	
		IO_L4N_0	A6	FX1_FPGA2_2_N		IO_L19N_1	B22		IO_L8N_3	P5	
		IO_L5P_0	A7	FX1_FPGA2_3_P		IO_L20P_1	A20		IO_L9P_3	P4	FPGA1_B1_24_P
		IO_L5N_0	A7	FX1_FPGA2_3_N		IO_L20N_1	A21		IO_L9N_3	P3	FPGA1_B1_24_N
		IO_L6P_0	A8	FX1_FPGA2_4_P		IO_L21P_1	K16		IO_L10P_3	V3	FPGA1_B1_22_N
		IO_L6N_0	A8	FX1_FPGA2_4_N		IO_L21N_1	K16		IO_L10N_3	N6	
		IO_L7P_0	A9	FX1_FPGA2_5_P		IO_L28P_1	C16		IO_L11P_3	N7	
		IO_L7N_0	A9	FX1_FPGA2_5_N		IO_L28N_VREF_1	C17		IO_L11N_3	N7	
		IO_L8P_0	A9	FX1_FPGA2_5_P		IO_L29P_A23_MIA13_1	C19		IO_L23P_3	M7	
		IO_L8N_VREF_0	A9	FX1_FPGA2_5_N		IO_L29N_A22_MIA14_1	C20		IO_L23N_3	M8	
		IO_L14P_0	A8	FX1_FPGA2_1_P		IO_L30P_A21_MIRESET_1	C18		IO_L24P_3	K4	
		IO_L14N_0	A8	FX1_FPGA2_1_N		IO_L30N_A20_MIA11_1	C21		IO_L24N_3	M6	
		IO_L15P_0	A9	FX1_FPGA2_2_P		IO_L31P_A19_MICKE_1	C22		IO_L25P_3	L6	
		IO_L15N_0	A9	FX1_FPGA2_2_N		IO_L31N_A18_MIA12_1	C22		IO_L25N_3	L6	FPGA1_B1_13_P
		IO_L16P_0	A9	FX1_FPGA2_3_P		IO_L32P_A17_MIA8_1	C20		IO_L26P_3	N4	FPGA1_B1_13_N
		IO_L16N_0	A10	FX1_FPGA2_4_P		IO_L32N_A16_MIA9_1	C22		IO_L26N_3	N4	
		IO_L17P_0	A10	FX1_FPGA2_5_P		IO_L33P_A15_MIA10_1	C20		IO_L31P_3	M5	
		IO_L17N_0	A10	FX1_FPGA2_5_N		IO_L33N_A14_MIA4_1	C19		IO_L31N_VREF_3	M4	
		IO_L18P_0	A11	FX1_FPGA2_6_P		IO_L34P_A13_MIWE_1	C18		IO_L32P_M3DQ14_3	Y2	FPGA1_B1_21_P
		IO_L18N_0	A11	FX1_FPGA2_6_N		IO_L34N_A12_MIBAA_1	C19		IO_L32N_M3DQ15_3	Y3	FPGA1_B1_20_P
		IO_L19P_0	A12	FX1_FPGA2_7_P		IO_L35P_A11_MIA7_1	C20		IO_L33P_M3DQ12_3	Y1	FPGA1_B1_20_N
		IO_L19N_0	A12	FX1_FPGA2_7_N		IO_L35N_A10_MIA2_1	C22		IO_L33N_M3DQ12_3	Y1	FPGA1_B1_19_P
		IO_L20P_0	A13	FX1_FPGA2_8_P		IO_L36P_A9_MIBAA_1	C17		IO_L34P_M3DQ5_3	Y2	FPGA1_B1_19_N
		IO_L20N_0	A13	FX1_FPGA2_8_N		IO_L36N_A8_MIBAA_1	C17		IO_L34N_M3DQ5N_3	Y1	FPGA1_B1_19_N
		IO_L21P_0	A14	FX1_FPGA2_9_P		IO_L37P_A7_MIA10_1	C22		IO_L35P_M3DQ10_3	Y3	FPGA1_B1_18_P
		IO_L21N_0	A14	FX1_FPGA2_9_N		IO_L37N_A6_MIA1_1	C20		IO_L35N_M3DQ11_3	Y2	FPGA1_B1_17_P
		IO_L22P_0	A15	FX1_FPGA2_10_P		IO_L38P_A5_MICLK_1	C19		IO_L36P_M3DQ8_3	Y1	FPGA1_B1_17_N
		IO_L22N_0	A15	FX1_FPGA2_10_N		IO_L38N_A4_MICLKN_1	C21		IO_L36N_M3DQ9_3	Y3	FPGA1_B1_11_P
		IO_L23P_0	A16	FX1_FPGA2_11_P		IO_L39P_MIA3_1	C20		IO_L37P_M3DQ0_3	Y3	FPGA1_B1_11_N
		IO_L23N_0	A16	FX1_FPGA2_11_N		IO_L39N_MI0DT_1	C20		IO_L37N_M3DQ1_3	Y1	FPGA1_B1_16_P
		IO_L24P_0	A17	FX1_FPGA2_12_P		IO_L40P_GCLK1_1	C19		IO_L38P_M3DQ2_3	Y2	FPGA1_B1_16_N
		IO_L24N_0	A17	FX1_FPGA2_12_N		IO_L40N_GCLK10_MIA6_1	C21		IO_L38N_M3DQ3_3	Y1	FPGA1_B1_9_P
		IO_L25P_0	A18	FX1_FPGA2_13_P		IO_L41P_GCLK9_IRDY1_MIRASN_1	C22		IO_L39P_M3DQ5_3	Y1	FPGA1_B1_9_N
		IO_L25N_0	A18	FX1_FPGA2_13_N		IO_L41N_GCLK8_MICASN_1	C20		IO_L39N_M3DQ5N_3	Y2	FPGA1_B1_10_P
		IO_L26P_0	A19	FX1_FPGA2_14_P		IO_L42P_GCLK7_MIUDQM_1	C20		IO_L40P_M3DQ6_3	Y1	FPGA1_B1_10_N
		IO_L26N_0	A19	FX1_FPGA2_14_N		IO_L42N_GCLK6_TRDY1_MILDLM_1	C19		IO_L40N_M3DQ7_3	Y1	
		IO_L27P_0	A20	FX1_FPGA2_15_P		IO_L43P_GCLK5_MIDQ4_1	C20		IO_L41P_GCLK27_M3DQ4_3	Y3	FPGA2_CLK
		IO_L27N_0	A20	FX1_FPGA2_15_N		IO_L43N_GCLK4_MIDQ5_1	C21		IO_L41N_GCLK26_M3DQ5_3	Y3	FPGA1_B1_14_P
		IO_L28P_0	A21	FX1_FPGA2_16_P		IO_L44P_A3_MIDQ6_1	C22		IO_L42N_GCLK24_M3DLM_3	Y3	FPGA1_B1_14_N
		IO_L28N_VREF_0	A21	FX1_FPGA2_16_N		IO_L44N_A2_MIDQ7_1	C21		IO_L43P_GCLK23_M3RASN_3	Y3	
		IO_L29P_0	A22	FX1_FPGA2_17_P		IO_L45P_A1_MILDQ5_1	C22		IO_L43N_GCLK22_IRDY2_M3CASN_3	Y3	FPGA1_B1_6_P
		IO_L29N_0	A22	FX1_FPGA2_17_N		IO_L45N_A0_MILDQSN_1	C21		IO_L44P_GCLK21_D1P_3	Y3	FPGA1_B1_6_N
		IO_L30P_0	A23	FX1_FPGA2_18_P		IO_L46P_FCS_B_MIDQ2_1	C21		IO_L44N_GCLK20_M3A6_3	Y3	
		IO_L30N_0	A23	FX1_FPGA2_18_N		IO_L46N_FOE_B_MIDQ3_1	C22		IO_L45P_M3A3_3	Y6	
		IO_L31P_0	A24	FX1_FPGA2_19_P		IO_L47P_FWE_B_MIDQ0_1	C22		IO_L45N_M3DQ1_3	Y6	FPGA1_B1_7_P
		IO_L31N_0	A24	FX1_FPGA2_19_N		IO_L47N_LDC_MIDQ1_1	C21		IO_L46P_M3CLK_3	Y3	FPGA1_B1_7_N
		IO_L32P_0	A25	FX1_FPGA2_20_P		IO_L48P_HDC_MIDQ8_1	C22		IO_L46N_M3CLKN_3	Y2	FPGA1_B1_15_P
		IO_L32N_0	A25	FX1_FPGA2_20_N		IO_L48N_MIDQ9_1	C20		IO_L47P_M3A0_3	Y1	FPGA1_B1_12_P
		IO_L33P_0	A26	FX1_FPGA2_21_P		IO_L49P_MIDQ10_1	C22		IO_L47N_M3A1_3	Y3	FPGA1_B1_12_N
		IO_L33N_0	A26	FX1_FPGA2_21_N		IO_L49N_MIDQ11_1	C22		IO_L48P_M3BA0_3	Y1	
		IO_L34P_0	A27	FX1_FPGA2_22_P		IO_L50P_MIUDQS_1	C22		IO_L48N_M3BA1_3	Y6	
		IO_L34N_VREF_0	A27	FX1_FPGA2_22_N		IO_L50N_MIUDQS_1	C20		IO_L49P_M3A7_3	Y6	
		IO_L35P_0	A28	FX1_FPGA2_23_P		IO_L51P_MIDQ12_1	C21		IO_L49N_M3A2_3	Y2	FPGA1_B1_8_P
		IO_L35N_0	A28	FX1_FPGA2_23_N		IO_L51N_MIDQ13_1	C21		IO_L50P_M3WE_3	Y1	FPGA1_B1_8_N
		IO_L36P_0	A29	FX1_FPGA2_24_P		IO_L52P_MIDQ14_1	C21		IO_L50N_M3BA2_3	Y4	
		IO_L36N_0	A29	FX1_FPGA2_24_N		IO_L52N_MIDQ15_1	C22		IO_L51P_M3A10_3	Y3	
		IO_L37P_0	A30	FX1_FPGA2_25_P		IO_L53P_1	C19		IO_L51N_M3A4_3	Y3	FPGA1_B1_3_P
		IO_L37N_0	A30	FX1_FPGA2_25_N		IO_L53N_VREF_1	C16		IO_L52P_M3A8_3	Y3	FPGA1_B1_3_N
		IO_L38P_0	A31	FX1_FPGA2_26_P		IO_L58P_1	C15		IO_L52N_M3A9_3	Y2	FPGA1_B1_4_P
		IO_L38N_VREF_0	A31	FX1_FPGA2_26_N		IO_L58N_1	C19		IO_L53P_M3CKE_3	Y1	FPGA1_B1_4_N
		IO_L39P_0	A32	FX1_FPGA2_27_P		IO_L59P_1	C19		IO_L53N_M3A12_3	Y3	FPGA1_B1_5_P
		IO_L39N_0	A32	FX1_FPGA2_27_N		IO_L71P_1	C17		IO_L54P_M3RASET_3	Y2	FPGA1_B1_4_P
		IO_L40P_0	A33	FX1_FPGA2_28_P		IO_L71N_1	C18		IO_L54N_M3A13_3	Y3	FPGA1_B1_5_N
		IO_L40N_0	A33	FX1_FPGA2_28_N		IO_L72P_1	C16		IO_L55N_M3A14_3	Y3	
		IO_L41P_0	A34	FX1_FPGA2_29_P		IO_L72N_1	C18		IO_L55P_M3A13_3	Y6	
		IO_L41N_VREF_0	A34	FX1_FPGA2_29_N		IO_L73P_1	C19		IO_L55N_M3A14_3	Y3	
		IO_L42P_0	A35	FX1_FPGA2_30_P		IO_L73N_1	C19		IO_L57P_3	Y3	
		IO_L42N_0	A35	FX1_FPGA2_30_N		IO_L74P_AWAKE_1	C19		IO_L57N_VREF_3	Y5	
		IO_L43P_0	A36	FX1_FPGA2_31_P		IO_L74N_DOUT_BUSY_1	C20		IO_L58P_3	Y4	
		IO_L43N_VREF_0	A36	FX1_FPGA2_31_N					IO_L58N_3	Y7	
		IO_L44P_0	A37	FX1_FPGA2_32_P					IO_L59P_3	Y7	
		IO_L44N_0	A37	FX1_FPGA2_32_N					IO_L59N_3	Y8	
		IO_L45P_0	A38	FX1_FPGA2_33_P					IO_L60P_3	Y2	FPGA1_B1_1_P
		IO_L45N_0	A38	FX1_FPGA2_33_N					IO_L60N_3	Y1	FPGA1_B1_1_N
		IO_L46P_0	A39	FX1_FPGA2_34_P					IO_L80P_3	Y7	
		IO_L46N_0	A39	FX1_FPGA2_34_N					IO_L80N_3	Y3	
		IO_L47P_0	A40	FX1_FPGA2_35_P					IO_L81P_3	Y3	
		IO_L47N_0	A40	FX1_FPGA2_35_N					IO_L81N_3	Y4	
		IO_L48P_0	A41	FX1_FPGA2_36_P					IO_L82P_3	Y5	
		IO_L48N_VREF_0	A41	FX1_FPGA2_36_N					IO_L82N_3	Y6	FPGA1_B1_2_P
		IO_L49P_0	A42	FX1_FPGA2_37_P					IO_L83P_3	Y2	FPGA1_B1_2_N
		IO_L49N_0	A42	FX1_FPGA2_37_N					IO_L83N_VREF_3	Y5	
		IO_L50P_0	A43	FX1_FPGA2_38_P							
		IO_L50N_0	A43	FX1_FPGA2_38_N							
		IO_L51P_0	A44	FX1_FPGA2_39_P							
		IO_L51N_0	A44	FX1_FPGA2_39_N							
		IO_L52P_0	A45	FX1_FPGA2_40_P							
		IO_L52N_0	A45	FX1_FPGA2_40_N							
		IO_L53P_0	A46	FX1_FPGA2_41_P							
		IO_L53N_0	A46	FX1_FPGA2_41_N							
		IO_L54P_0	A47	FX1_FPGA2_42_P							
		IO_L54N_0	A47	FX1_FPGA2_42_N							
		IO_L55P_0	A48	FX1_FPGA2_43_P							
		IO_L55N_VREF_0	A48	FX1_FPGA2_43_N							
		IO_L56P_0	A49	FX1_FPGA2_44_P							
		IO_L56N_0	A49	FX1_FPGA2_44_N							
		IO_L57P_0	A50	FX1_FPGA2_45_P							
		IO_L57N_0	A50	FX1_FPGA2_45_N							
		IO_L58P_0	A51	FX1_FPGA2_46_P							
		IO_L58N_VREF_0	A51	FX1_FPGA2_46_N							
		IO_L59P_0	A52	FX1_FPGA2_47_P							
		IO_L59N_0	A52	FX1_FPGA2_47_N							
		IO_L60P_0	A53	FX1_FPGA2_48_P							
		IO_L60N_0	A53	FX1_FPGA2_48_N							
		IO_L61P_0	A54	FX1_FPGA2_49_P							
		IO_L61N_0	A54	FX1_FPGA2_49_N							
		IO_L62P_0	A55	FX1_FPGA2_50_P							
		IO_L62N_VREF_0	A55	FX1_FPGA2_50_N							
		IO_L63P_0	A56	FX1_FPGA2_51_P							
		IO_L63N_0	A56	FX1_FPGA2_51_N							
		IO_L64P_0	A57	FX1_FPGA2_52_P							
		IO_L64N_VREF_0	A57	FX1_FPGA2_52_N							
		IO_L65P_0	A58	FX1_FPGA2_53_P							
		IO_L65N_0	A58	FX1_FPGA2_53_N							
		IO_L66P_0	A59	FX1_FPGA2_54_P							
		IO_L66N_0	A59	FX1_FPGA2_54_N							
		IO_L67P_0	A60	FX1_FPGA2_55_P							
		IO_L67N_0	A60	FX1_FPGA2_55_N							
		IO_L68P_0	A61	FX1_FPGA2_56_P							
		IO_L68N_VREF_0	A61	FX1_FPGA2_56_N							
		IO_L69P_0	A62	FX1_FPGA2_57_P							
		IO_L69N_0	A62	FX1_FPGA2_57_N							
		IO_L70P_0	A63	FX1_FPGA2_58_P							
IO_L70N_0	A63	FX1_FPGA2_58_N									
IO_L71P_0	A64	FX1_FPGA2_59_P									
IO_L71N_0	A64	FX1_FPGA2_59_N									
IO_L72P_0	A65	FX1_FPGA2_60_P									
IO_L72N_0	A65	FX1_FPGA2_60_N									
IO_L73P_0	A66	FX1_FPGA2_61_P									
IO_L73N_0	A66	FX1_FPGA2_61_N									
IO_L74P_0	A67	FX1_FPGA2_62_P									
IO_L74N_VREF_0	A67	FX1_FPGA2_62_N									
IO_L75P_0	A68	FX1_FPGA2_63_P									
IO_L75N_0	A68	FX1_FPGA2_63_N									
IO_L76P_0	A69	FX1_FPGA2_64_P									
IO_L76N_VREF_0	A69	FX1_FPGA2_64_N									
IO_L77P_0	A70	FX1_FPGA2_65_P									
IO_L77N_0	A70	FX1_FPGA2_65_N									
IO_L78P_0	A71	FX1_FPGA2_66_P									
IO_L78N_VREF_0	A71	FX1_FPGA2_66_N									
IO_L79P_0	A72	FX1_FPGA2_67_P									
IO_L79N_0	A72	FX1_FPGA2_67_N									
IO_L80P_0	A73	FX1_FPGA2_68_P									
IO_L80N_VREF_0	A73	FX1_FPGA2_68_N									
IO_L81P_0	A74	FX1_FPGA2_69_P									
IO_L81N_0	A74	FX1_FPGA2_69_N									
IO_L82P_0	A75	FX1_FPGA2_70_P									
IO_L82N_VREF_0	A75	FX1_FPGA2_70_N									
IO_L83P_0	A76	FX1_FPGA2_71_P									
IO_L83N_0	A76	FX1_FPGA2_71_N									
IO_L84P_0	A77	FX1_FPGA2_72_P									
IO_L84N_VREF_0	A77	FX1_FPGA2_72_N									
IO_L85P_0	A78	FX1_FPGA2_73_P									
IO_L85N_0	A78	FX1_FPGA2_73_N									
IO_L86P_0	A79	FX1_FPGA2_74_P									
IO_L86N_VREF_0	A79	FX1_FPGA2_74_N									
IO_L87P_0	A80	FX1_FPGA2_75_P									
IO_L87N_0	A80	FX1_FPGA2_75_N									
IO_L88P_0	A81	FX1_FPGA2_76_P									
IO_L88N_VREF_0	A81	FX1_FPGA2_76_N									
IO_L89P_0	A82	FX1_FPGA2_77_P									



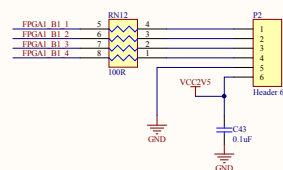
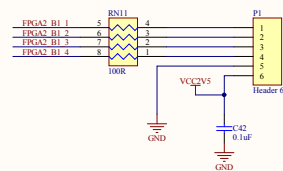
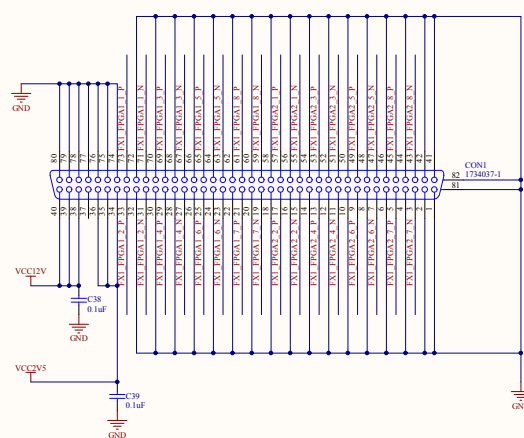
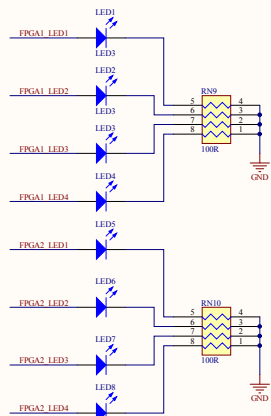
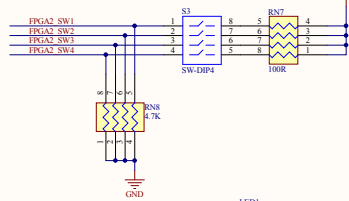
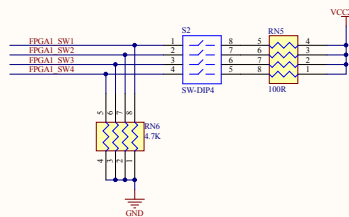
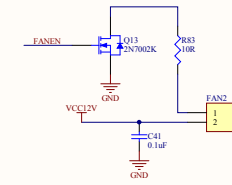
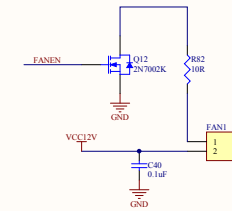
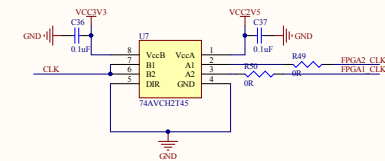
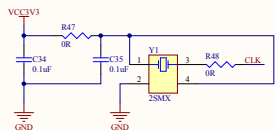
Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A4		2.1a
Date:	2012/3/20	Sheet 1 of 10
File:	D:\Users\...\FPGA2 POWER_SchDoc	Drawn By: ngzhang

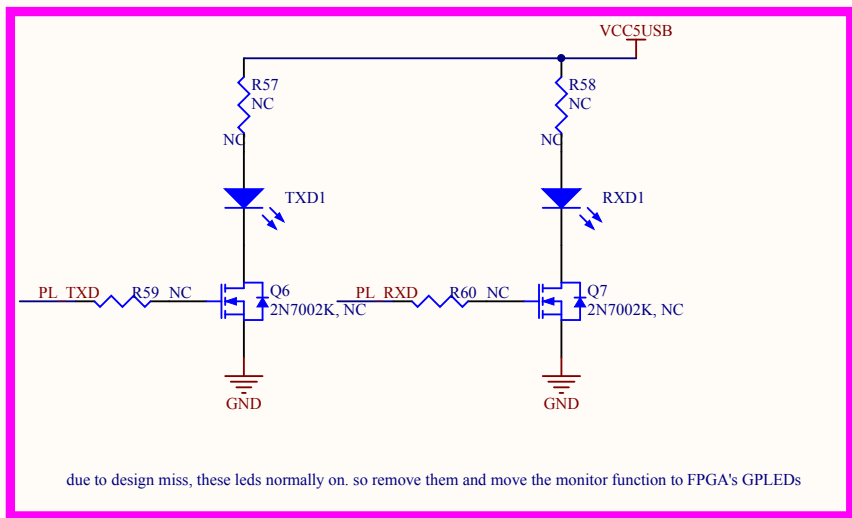
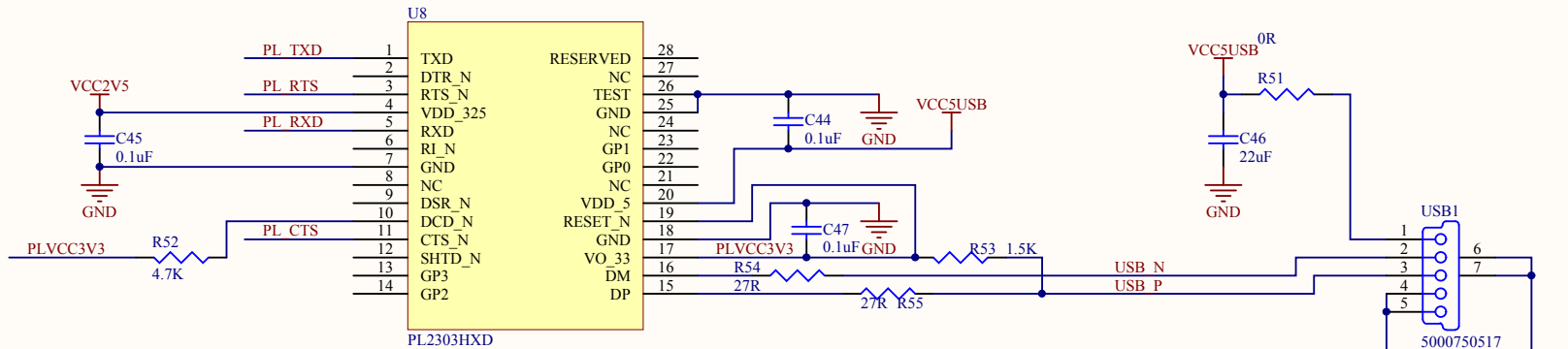
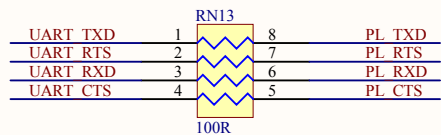


Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A3		2.1a
Date:	2012/3/20	
File:	D:\Users\...POWER.SchDoc	
Sheet 3 of 10		Drawn By: ngzhang



Title		
Icarus DUAL Spartan6 Development Platform		
Size	Number	Revision
A4		2.1a
Date:	2012/3/20	Sheet 2 of 10
File:	D:\Users\...\POWER_IO.SchDoc	Drawn By: ngzhang





Title		
Icarus DUAL Spartan6 Development Plarform		
Size	Number	Revision
A4		2.1a
Date:	2012/3/20	Sheet 7 of 10
File:	D:\Users\...\USB2UART.SchDoc	Drawn By: ngzhang