

李易霖

求职意向：C++软件研发工程师



教育背景

2020.09 – 2023.06	电子科技大学 (985)	电子信息	工学硕士
2016.09 – 2020.06	大连理工大学 (985)	自动化	工学学士

专业技能

- 熟练使用 **C++**、**C**、**Python** 语言，了解 **Java** 语言，熟悉数据结构与算法；
- 熟悉 **Linux** 环境下常用命令及相关工具的使用（gcc、gdb、vim、git 等）；
- 熟悉 Windows 系统类 **UNIX** 环境下的项目开发（**MSYS2**）；
- 熟悉计算机网络，了解操作系统基本知识，了解 **MySQL**，熟悉通过 ORM 操作 **SQLite** 数据库；
- 英语六级（**CET-6**）。

主要项目经历

- 2021.10-至今 **多型号任意波形发生器驱动软件开发** Vala 语言、C 语言

应用技术: Linux、Vala、C/C++、IVI、XDMA。

项目介绍：设计开发驱动软件连接界面和硬件电路。控制硬件时钟板、模拟板、数字板和触发板输出标准波、任意波和序列波。

主要工作：

1. 基于**整洁架构**完成整个软件的架构设计，实现**分层设计**以及对硬件系统的**抽象**；
2. 使用**抽象依赖**和**依赖注入**设计各层次之间的接口与依赖关系，降低项目代码**耦合度**；
3. 设计与实现 I/O 层驱动，如 **XDMA I/O**、**VISA I/O** 等，实现上位机与硬件的交互；
4. 核心器件、芯片、板卡等硬件器件的抽象与**代码实现**；
5. 按照 IVI 规范实现**接口层**，提供与界面交互的接口。

成果描述：完成 PXI 任意波形发生器模块、超带宽任意波形发生器、八通道任意波形发生器等总计 **6 个项目** 的驱动软件开发。

- 2021.10-201.12
任意波形发生器简易调试界面
C++语言

应用技术：C/C++、Qt。

项目介绍: 针对任意波形发生器项目开发过程中的调试需求开发的一个简易调试界面，主要包含 XDMA I/O 的读写与基本功能模块实现，同时允许自定义读/写数据。

主要工作:

1. 实现 XDMA I/O 的读/写功能;
2. 基于 Qt 实现简易调试界面, 基本实现各模块功能。

- 2021.3-至今 任意波形发生器驱动生成软件设计与开发 Python 语言、Vala 语言

应用技术: Python、Vala、GTK、AST、SQLite。

项目介绍：分析任意波形发生器驱动结构，设计**驱动框架**，设计图形界面实现任意波形发生器具体项目的**驱动代码生成**。

主要工作：

1. 实现**硬件模块与器件的抽象**，提取任意波形发生器的基本**控制流程**，设计出**可复用的驱动框架**。
2. 利用 Python 和 GTK 图形库绘制图形界面，利用 **MVP 设计模式**完成项目的架构设计。
3. 基于**抽象语法树（AST）**实现 Python 语言代码自动转换为 Vala 语言代码。

荣誉奖项

- **奖学金：**国家励志奖学金；大连理工大学二等学业奖学金；电子科技大学新生入学三等奖学金、三等学业奖学金
- **校园经历：**大连理工大学自动化和生物医学级队副级队长
- **荣誉称号：**大连理工大学优秀学生干部、大连理工大学优秀团干部