**中国科学技术大学计算机学院**

**《数字电路实验》报告**



实验题目：\_ Logisim入门\_\_

学生姓名：\_\_\_\_\_王章瀚\_\_\_\_

学生学号：\_\_\_PB18111697\_\_

完成日期：\_\_ \_2019/10/8\_\_

计算机实验教学中心制

2019年09月

【实验目的】

能够自行搭建 Logisim 实验环境

熟悉 Logisim 的各种基础器件和基本操作

能够使用 Logisim 搭建组合逻辑电路并进行仿真

能够使用封装子电路并进行电路设计

【实验环境】

PC 一台

Windows 或 Linux 操作系统

Java 运行环境（jre）

Logisim 仿真工具

vlab.ustc.edu.cn (jre 和 Logisim 工具都可在此网站获取)

【实验过程】

1. 搭建Logisim实验环境

首先安装与操作系统对应的 Java 运行环境，然后便可双击 Logisim 可执行文件，启动 Logisim 工具。

1. 熟悉Logisim界面

了解Logisim主界面的五大部分大部分，包括：菜单栏、工具栏、管理窗、属性表、画布。

1. 熟悉Logisim基本操作

通过练习，了解：按钮、 LED、输入管脚、输出管脚、多位宽信号、探针、分线器、基本逻辑门等各类组件，以及不同颜色的线缆所代表的含义。

1. 模块封装

在 Logisim 软件中， 新建一个新的电路命名为“Add”，并绘制电路结构，完成半加器的设计

【实验练习】

【总结与思考】