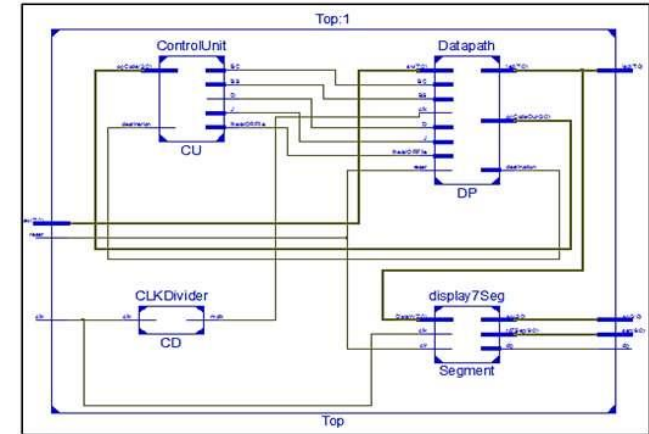
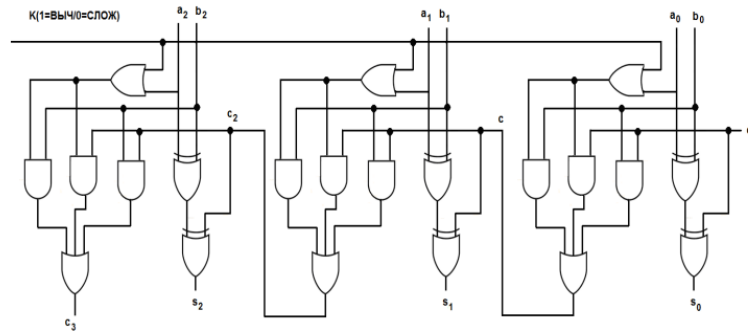
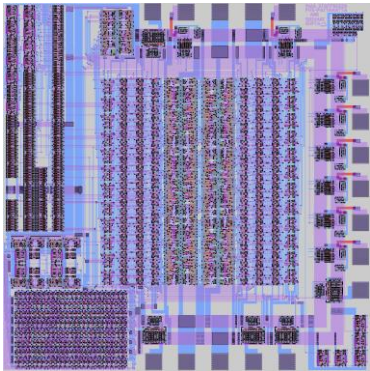


Что такое ПЛИС

# Этапы разработки ИС



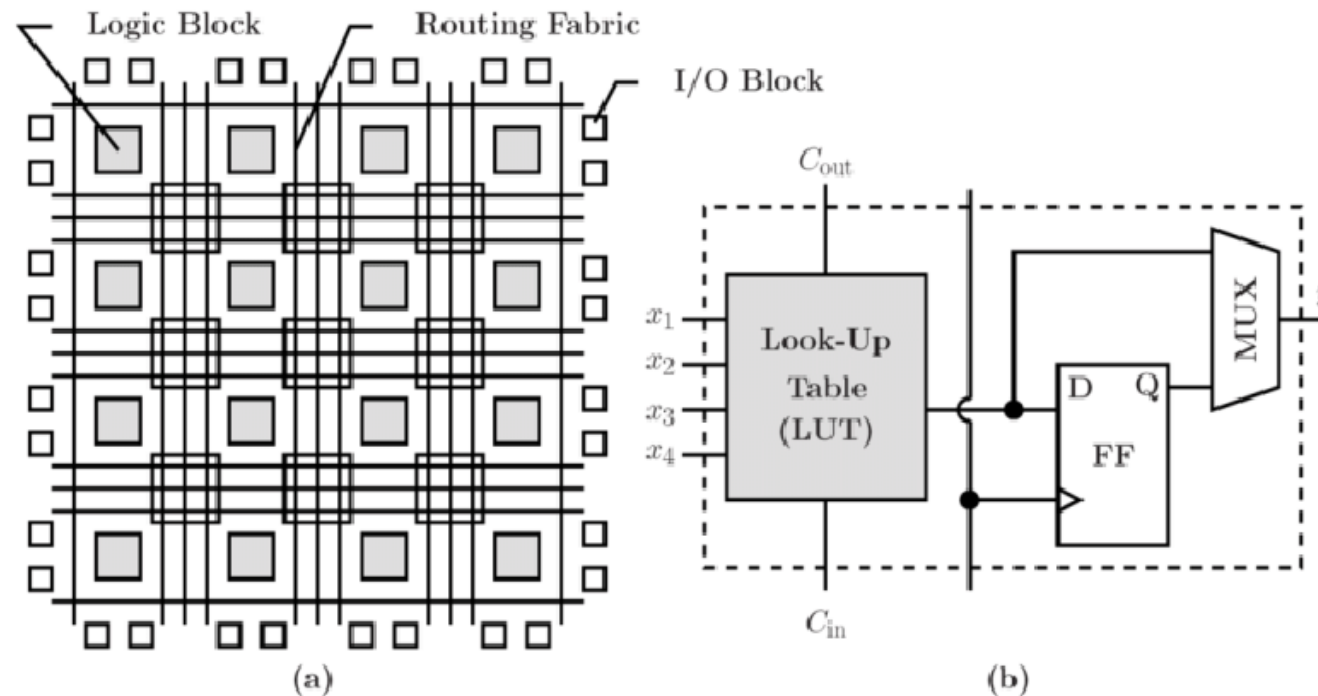
- САПР – система автоматизации производства
- HDL – hardware description language
- RTL – register transfer level
- Синтез – этап преобразования RTL в gate-level netlist
- PLACEMENT – этап расположения физических примитивов на кристалле
- ROUTING – этап соединения физических примитивов

Задержки элементов

Задержки распространения

# ПЛИС

- ПЛИС – (PLD) программируемая логическая интегральная схема
- FPGA – (ППВМ) field programmable gate array, программируемая пользователем вентильная матрица



# Зачем

- Используют в конечных продуктах, разработка ИС для которых не оправдана.
  - Быстрее чем МК.
- Прототипирование будущих ИС.