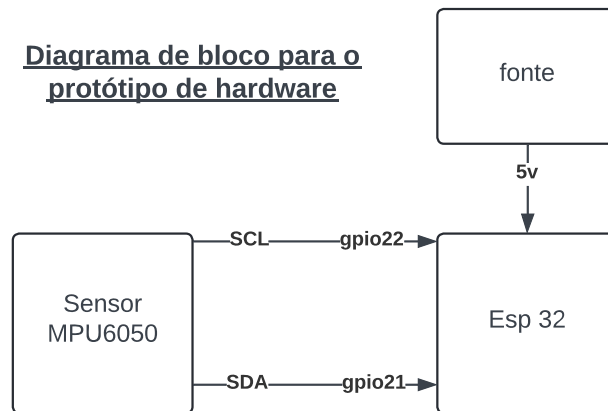


**Projeto 1**  
**Sistemas Embarcados**  
**Grupo 5**

Diagrama de bloco para o protótipo de hardware



Máquina de estado do firmware

