	4 MHz CLK	
	CPU CLK	
\$0000-\$7FFF		
	4 MHz CLK	
	A0-A14	
	Data	
	RD	
	WR	
	A15	
	MREQ	
\$8000-\$9FFF	•	
Ψοσοσ Ψοττι	4 MHz CLK	
	A0-A14	
	Data	
	RD	
	WR	
	A15	
	MREQ	
\$A000-\$FDFF	MINEQ	
φΑΟΟΟ ΦΙΔΙΙ	4 MHz CLK	
	A0-A14	
	Data	
	RD	
	WR	
	A15	
	MREQ	
\$FEOO-\$FFFF	IVIKEQ	
φrEOO-φrrrr	4 MHz CLK	
	4 MHZ CLK A0-A14	
	Data	
	RD	
	WR	
	A15	
	MREQ	