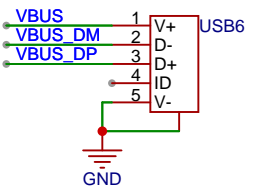
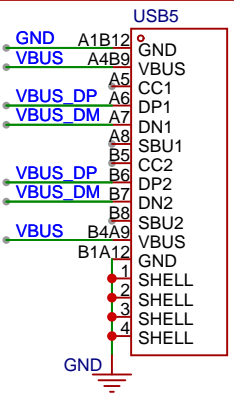
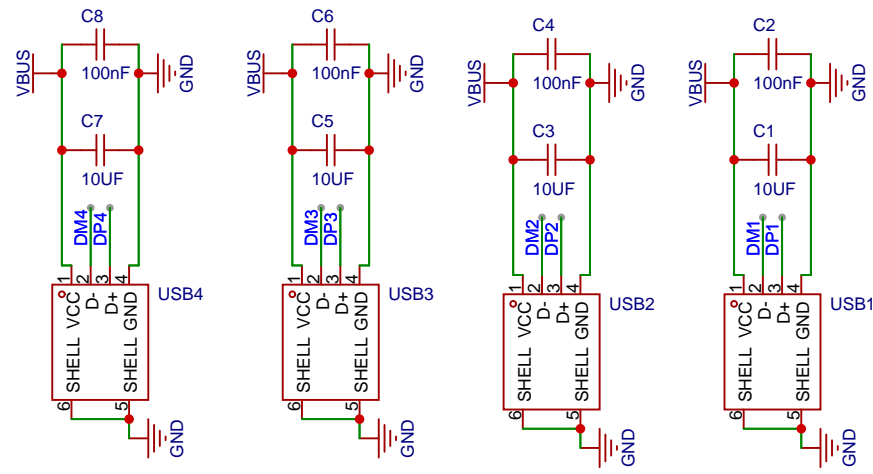


主控电路



USB输入



USB输出

原理图	USB集线器V1.0			创建日期	2025-10-13
				更新日期	2025-10-13
板子	USB集线器V1.0			图页	USB集线器V1.0
绘制	基于SL2.1A USB一拖四集线器（已验证）				
审阅					
		版本	尺寸	页 1 共 1	
嘉立创EDA		V1.0	A4	嘉立创EDA	