

图1 FPGA 加速 RDMA 的架构图

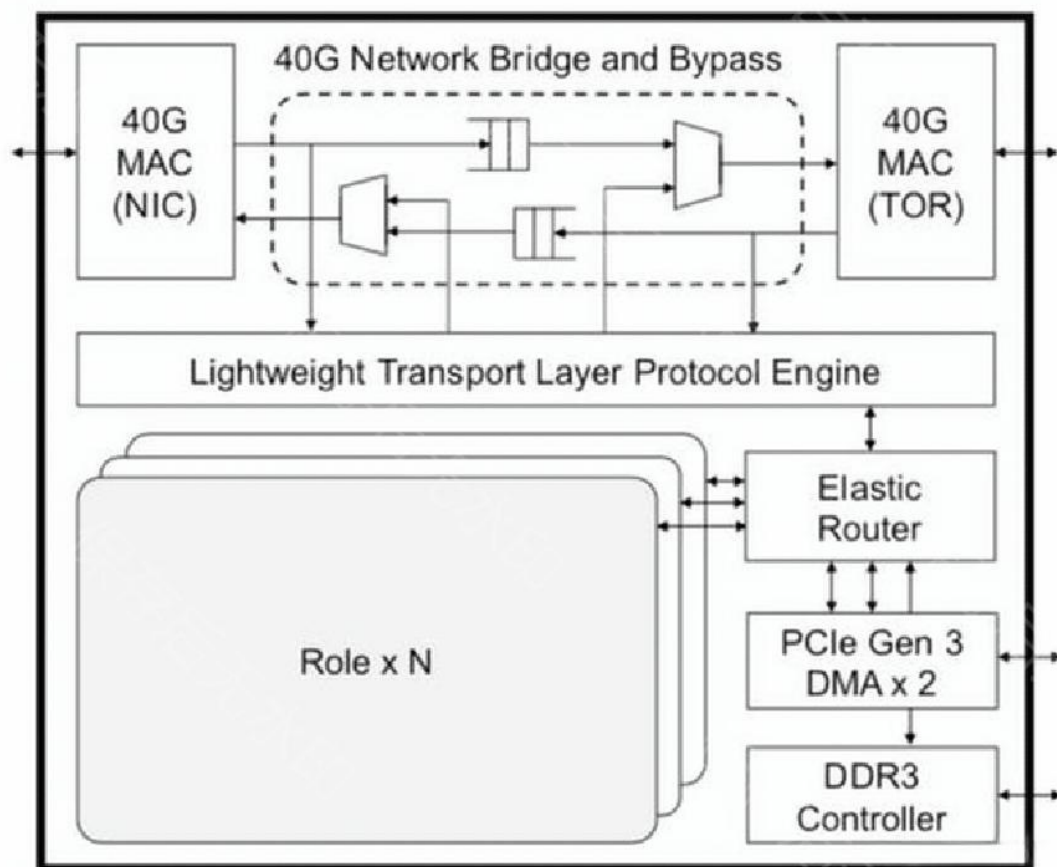


图2 Catapult 项目架构图

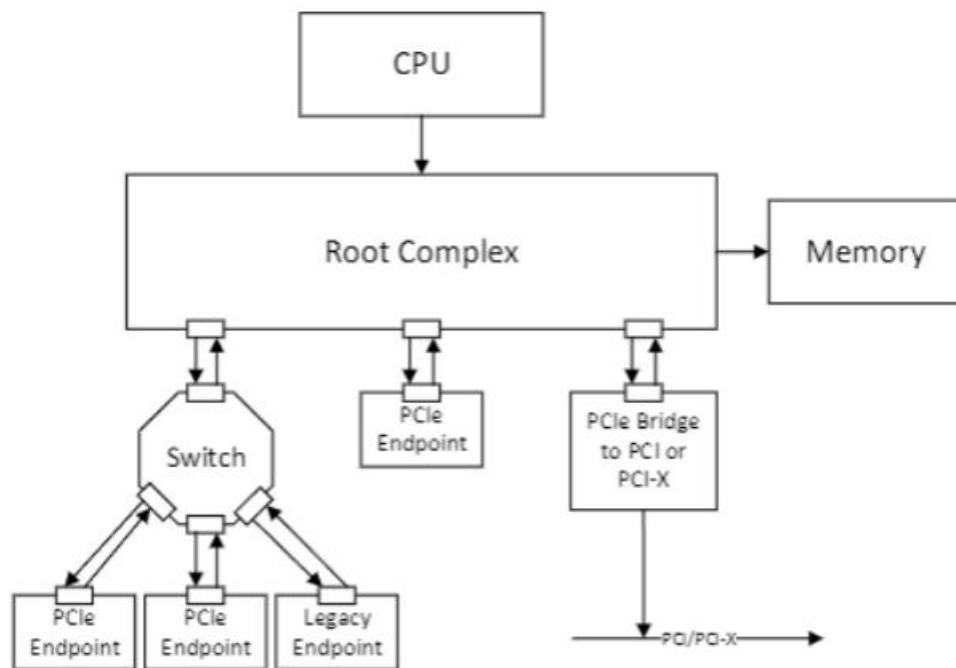


图 3 PCIe 基本结构图

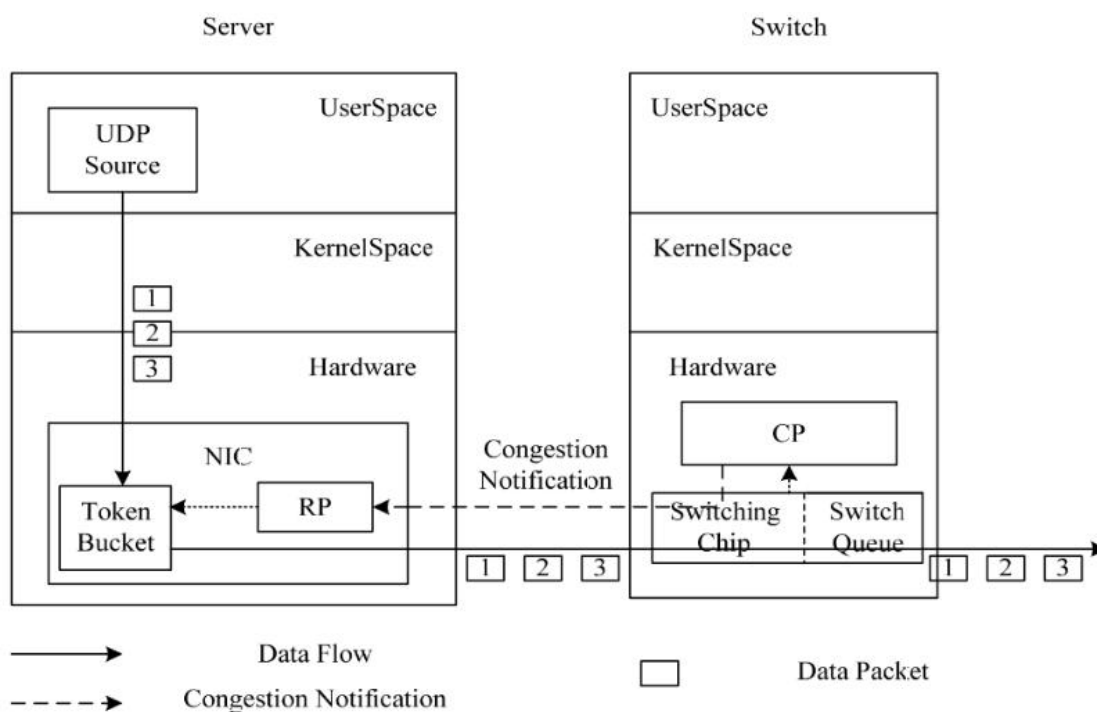


图 4 ECN 协议原理图

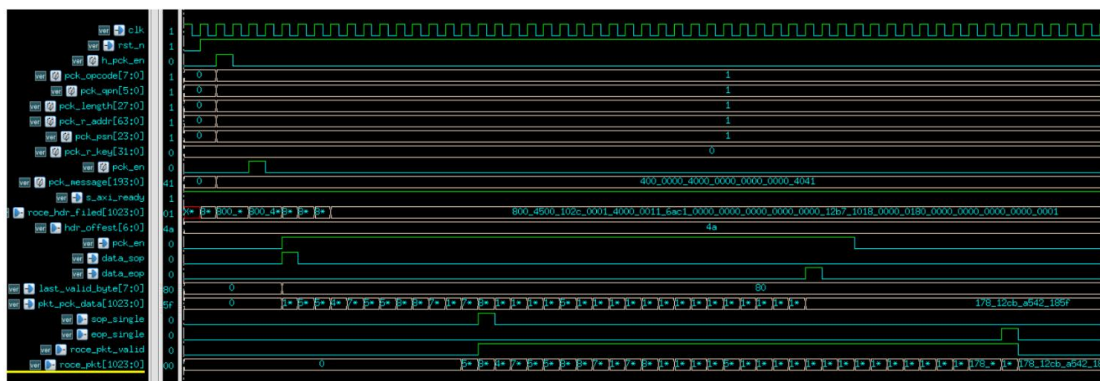


图 5 协议解析模块仿真波形

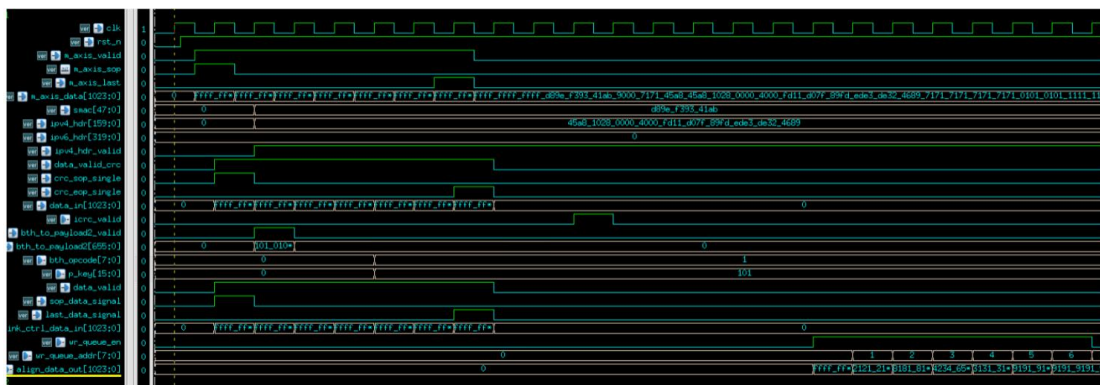


图 6 接收缓存模块仿真波形