

图 1 软硬结合研究内容

面向后量子密码高效加速实现

理论分析

实验验证

后量子密码计算瓶颈剖析与多层级优化

核心算法的计算瓶颈剖析

后量子密码算法多层级改进优化

系统级架构设计与验证

异构架构下的后量子密码加速特征挖掘

基于国产指令集的格基密码内核重构与编码优化

编码结构驱动的细粒度并行建模与动态调度

存算一体架构的编码协同优化

基于异构设备的PQC软硬协同策略优化

异构计算平台建模与任务调度策略研究

后量子密码核心操作的并行化与软硬协同优化

优化框架集成与接口设计

系统设计

反馈循环

软硬结合的验证系统耦合构建

图 1 后量子密码加速实现框架

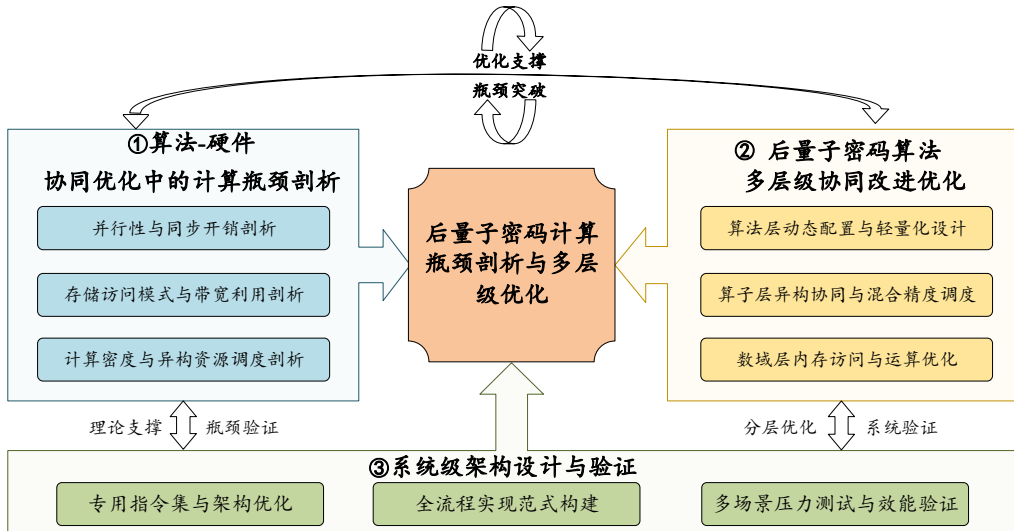


图 2 后量子密码计算瓶颈剖析与多层级优化

异构架构下的后量子密码加速特征挖掘

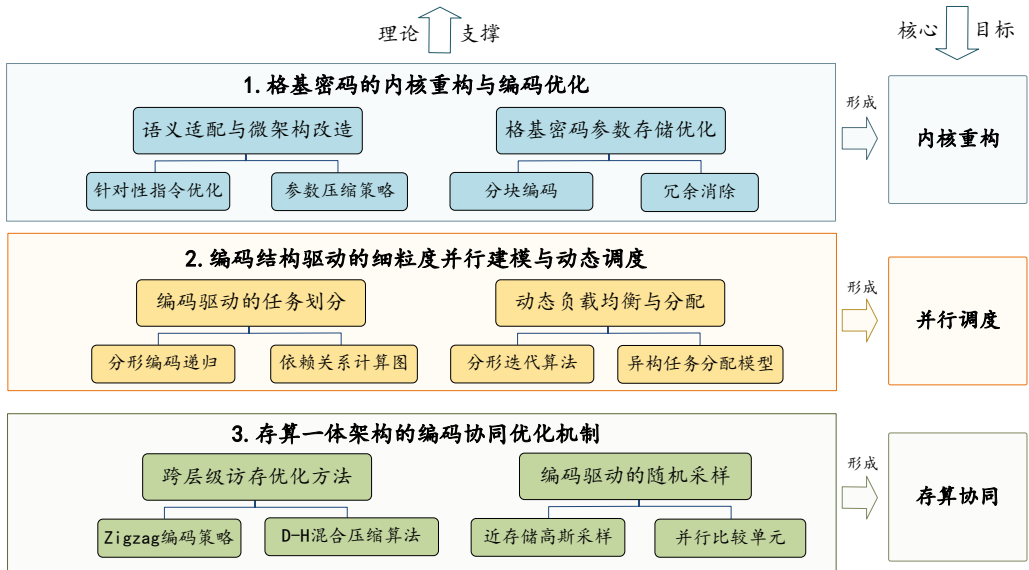


图3 异构架构下的后量子密码加速特征挖掘

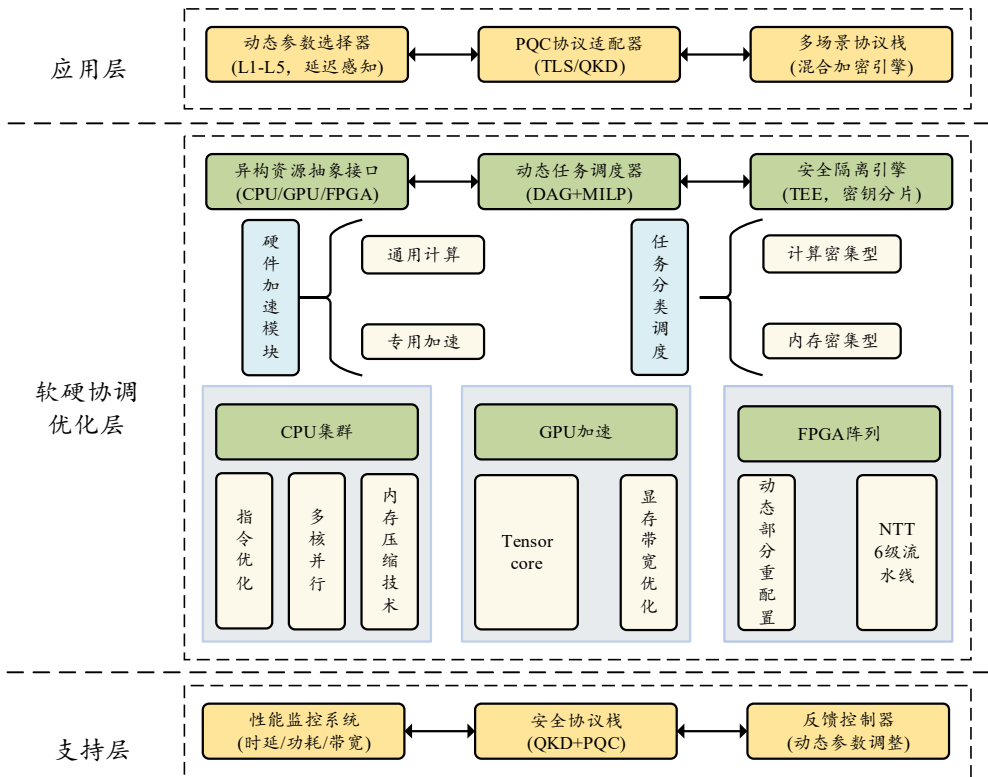


图 4 异构芯片架构下后量子密码软硬协同策略优化

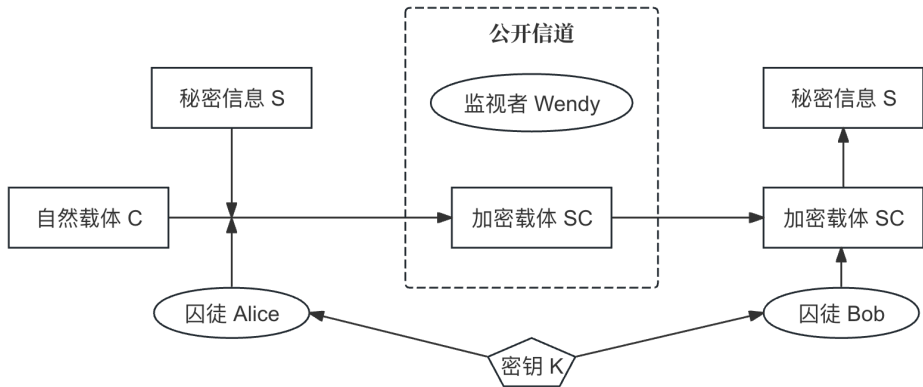


图 1.1 “囚徒模型”示意图

重复 n 次

选择

扩展

模拟

反向传播

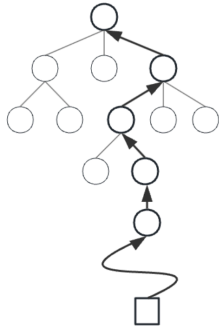
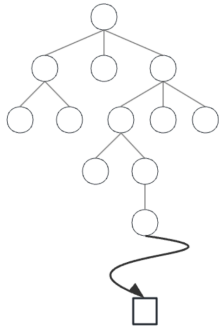
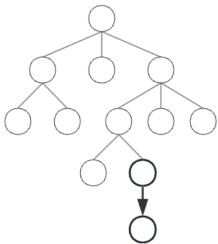
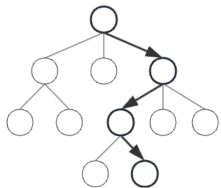


图 3.2 蒙特卡洛树扩充流程

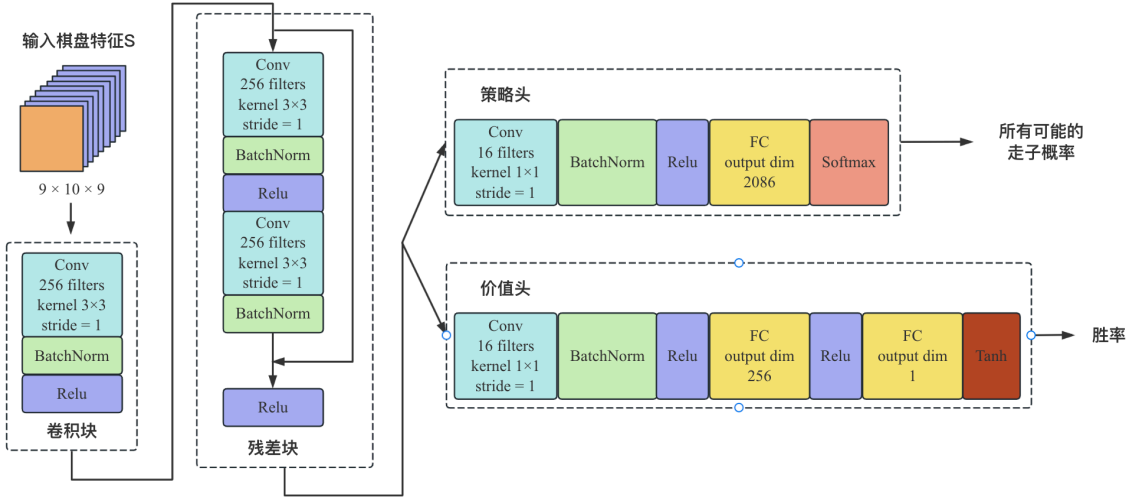


图 3.3 策略价值网络

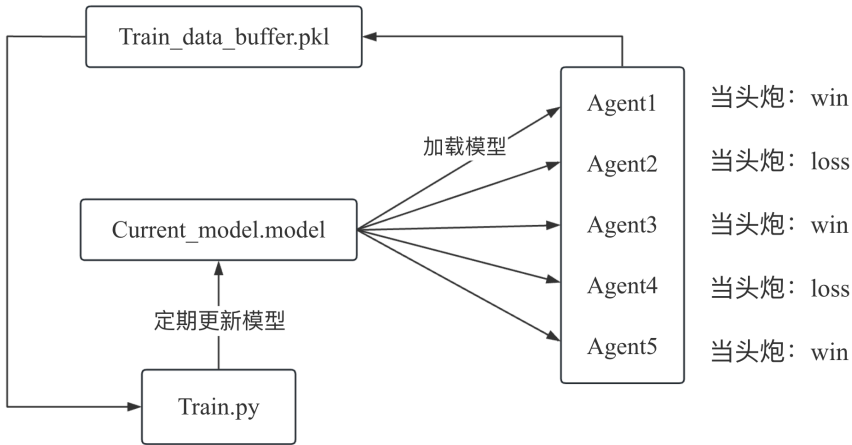
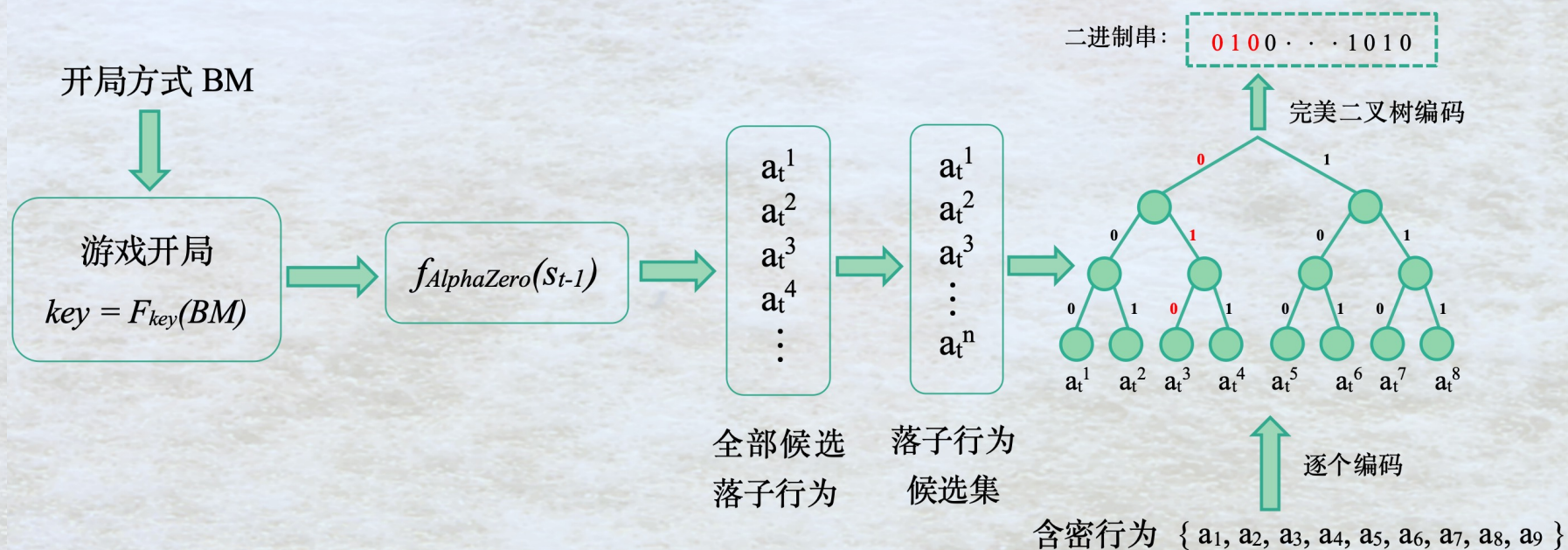


图 3.4 并行训练示意图



2.3 算法具体流程



其中 s_{t-1} 表示当前棋盘状态, a_t^i 表示第 t 次落子行为, 在 SPM 中排在第 i 个