Phys. Mem.

Virtual Mem.

Stack of T1

SP1

App1

App2

Stack of T2

Stack of T3

vaddr1e

SP2

SP3

SP4

vaddr1s

vaddr2e

vaddr2s

vaddr3e

vaddr3s

Execution context

of current instruction

paddr1s

paddr2s

Paddr3s

*\_\_asm\_\_ \_\_volatile\_\_ (“move %0, %%eax\n\t”*

*“add $0x0, %%eax\n\t”*

*“add $0x0, %%eax\n\t”*

*: : “r”(tid)*

*);*

*\_\_asm\_\_ \_\_volatile\_\_ (“mov %1,$1\n\t”*

*“addl $1, 0, $1\n\t”*

*“addl $1, 0, $1\n\t”*

*: : “r”(tid)*

*);*

…, pc1:call,…, pc2:ret,…, pc3:call, …, pc4:call, …, pc5:ret, …, pc6:ret, …

…, pc'1:call, …, pc'2:ret,…, pc'3:call, …, pc'4:call, …, pc'5:ret, …, pc'6:ret, …

**t1**

**t2**

t11

t12

t13

t14

t15

t16

t21

t22

t23

t24

t25

t26

t17

t27

f1

f1

f2

f3

f1

f1

f2

f3

f3

f1

f3

f2

f1

f2

f3

f3

f2

f1

f2

f3

f1

f3

**c1**

**c2**