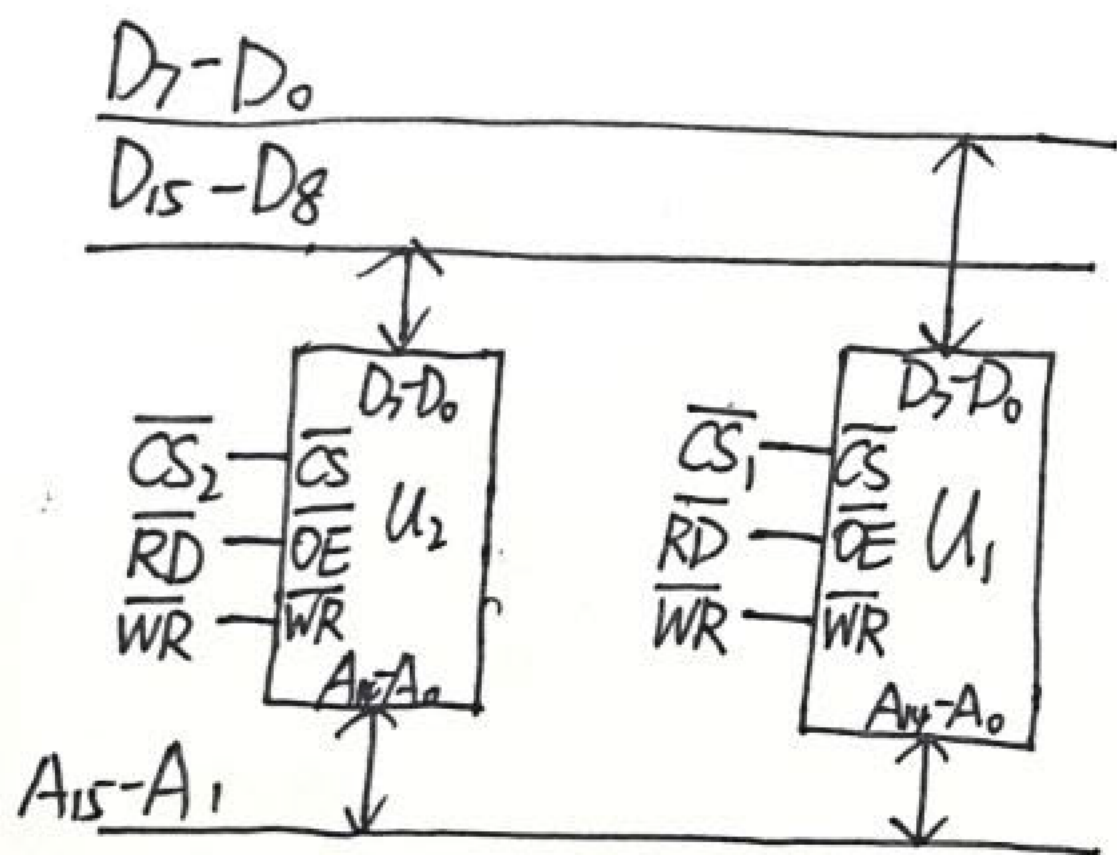


11) 64KB包含 2^{16} 个字节, 当起始地址为A0000H, 结束地址AFFFFH

RAM芯片62256的容量为32KB, 需要 $64/32=2$ 片存储器

12) 由于8086CPU数据总线16位, 因此需低字节存储器 U_1 和高字节存储器 U_2 , 每片存储器需15根地址线进行片内寻址, 同时需 A_0/\overline{BHE} 决定高低字节, 先画出存储系统控制原理图:



13) 由11)中分析的起始结束地址, 则高四位地址线应为1010, 并利用 A_0/\overline{BHE} 决定高低字节

74LS138

