

存储器设计作业

对于 8086CPU，用 RAM 芯片 62256 组成 64KB 存储空间。CPU 控制信号包括：RD#、WR#、BHE#、M/IO#等。

(1) 起始地址为 A0000H，结束地址是多少？需要几片存储器？

(3) 画出存储系统的连接控制原理图。

(3) 分别用 74138 译码器和门电路两种方法画出译码电路。

1，作业保存为 PDF 格式提交。文件名：姓名-班级-存储器作业.pdf

2，截止日期：2025 年 10 月 28 日

3，i 北理私信发给我或发送到邮箱:mayongfeng@bit.edu.cn