

数 学 作 业 纸

科 目 _____

M:G
晨光文具

班级:

姓名: [REDACTED]

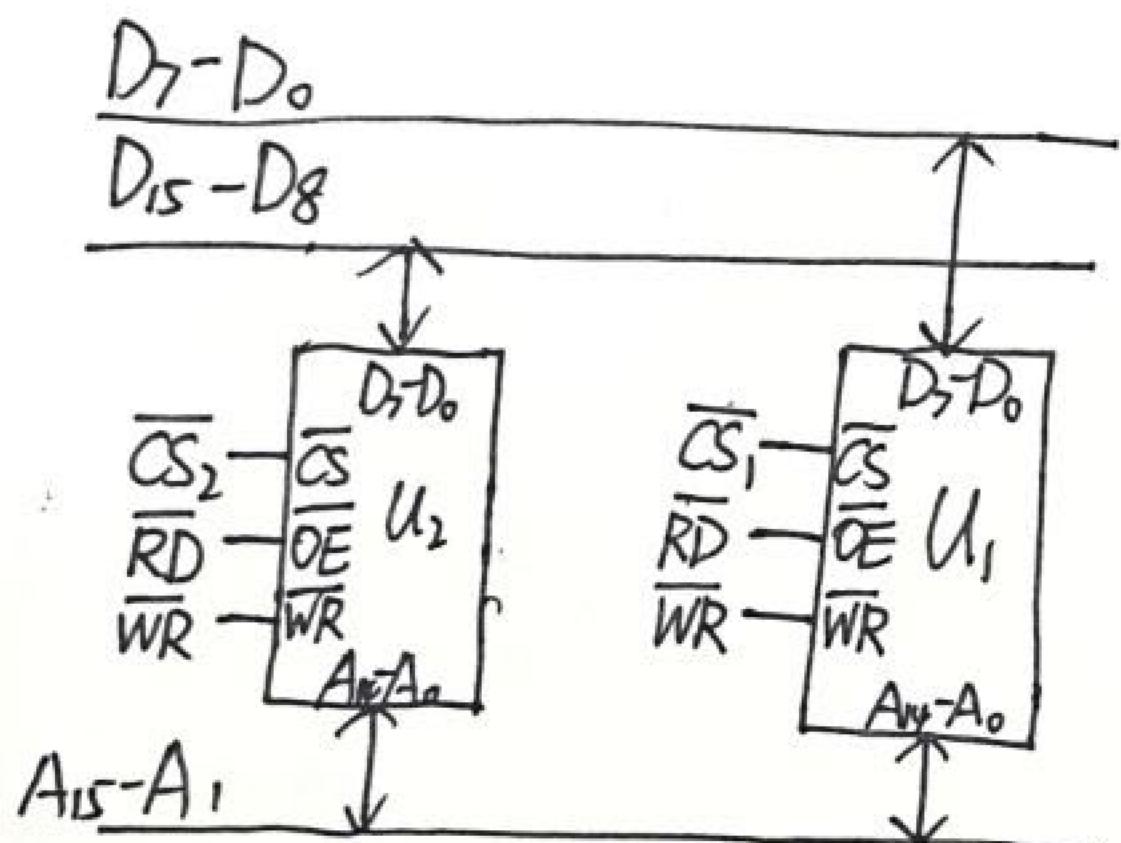
编 号 [REDACTED]

页

11) 64KB包含 2^{16} 个字节,当起始地址为A0000H结束地址APPFFH

RAM芯片62256的容量为32kB,需要 $64/32=2$ 片存储器

12) 由于8086CPU数据总线16位,因此需低字节存储器U₁和高字节存储器U₂
每片存储器需15根地址线进行片内寻址,同时需A₀/BHE决定高低字节,
先画出存储系统控制原理图:



13) 由(1)中分析的起始结束地址,则高四位地址线应为1010,
并利用A₀/BHE决定高低字节

74LS138

