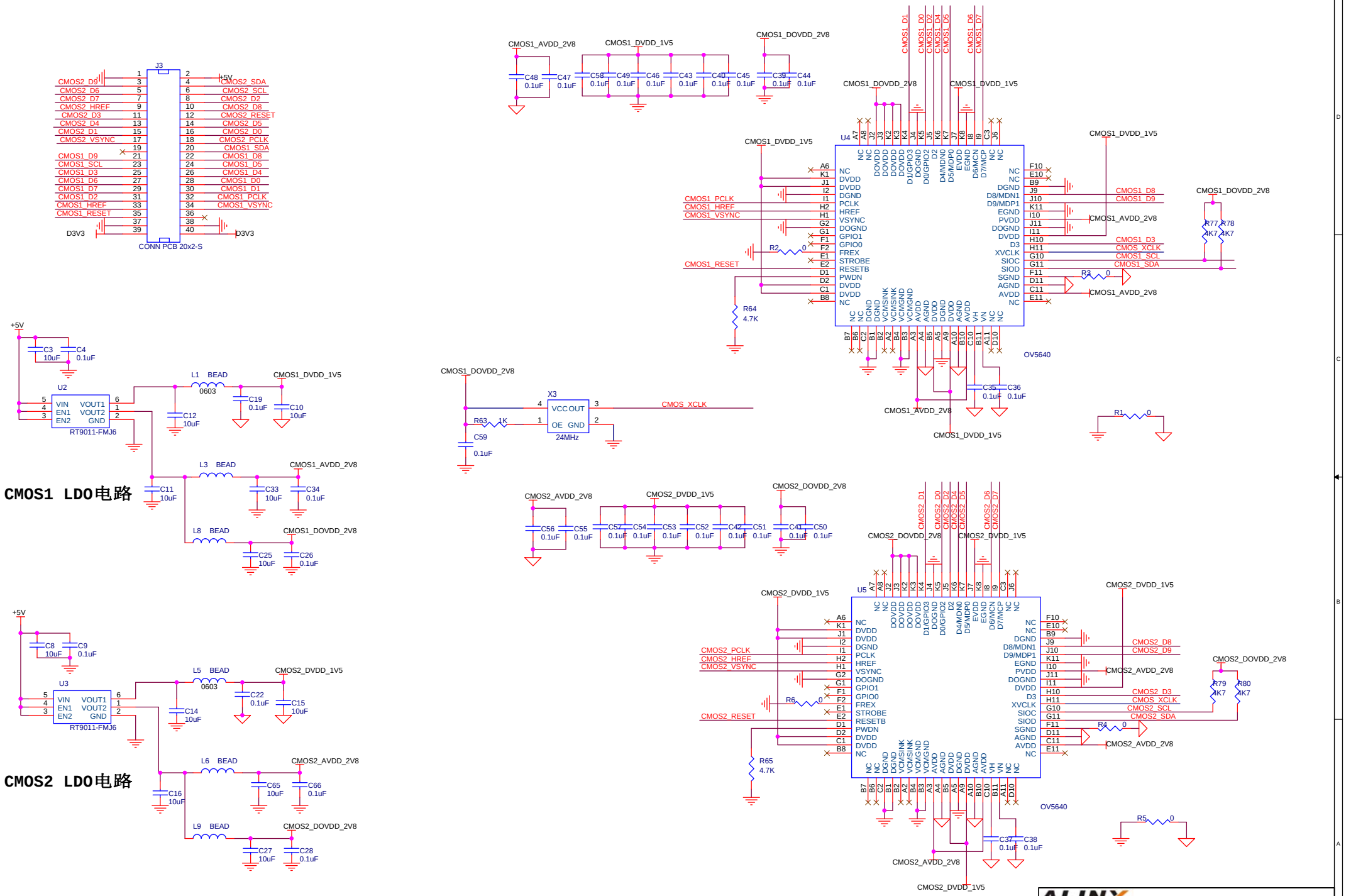
J3
CONN PCB 20x2-S
CMOS2_D9
CMOS2_D6
CMOS2_D7
CMOS2_HREF
CMOS2_D3
CMOS2_D4
CMOS2_D1
CMOS2_VSYNC
CMOS1_D9
CMOS1_SCL
CMOS1_D3
CMOS1_D6
CMOS1_D7
CMOS1_D2
CMOS1_HREF
CMOS1_RESET
D3V3
+5V
CMOS2_SDA
CMOS2_SCL
CMOS2_D2
CMOS2_RESET
CMOS2_D5
CMOS2_D0
CMOS2_PCLK
CMOS1_SDA
CMOS1_D8
CMOS1_D5
CMOS1_D4
CMOS1_D0
CMOS1_D1
CMOS1_PCLK
CMOS1_VSYNC
CMOS1_AVDD_2V8
CMOS1_DVDD_1V5
CMOS1_DOVDD_2V8
U4
OV5640
CMOS1_PCLK
CMOS1_HREF
CMOS1_VSYNC
CMOS1_RESET
CMOS1_D8
CMOS1_D9
CMOS1_D3
CMOS_XCLK
CMOS1_SCL
CMOS1_SDA
R2
R3
R64
4.7K
R77
R78
4K7
X3
VCC OUT
OE GND
24MHz
R63
1K
C59
CMOS_XCLK
R1
U2
RT9011-FMJ6
VIN
EN1
EN2
VOUT1
VOUT2
GND
L1 BEAD
0603
L3 BEAD
L8 BEAD
CMOS1 LDO电路
CMOS2_AVDD_2V8
CMOS2_DVDD_1V5
CMOS2_DOVDD_2V8
U5
CMOS2_PCLK
CMOS2_HREF
CMOS2_VSYNC
CMOS2_RESET
CMOS2_D8
CMOS2_D9
CMOS2_D3
CMOS_XCLK
CMOS2_SCL
CMOS2_SDA
R6
R4
R65
4.7K
R79
R80
4K7
U3
L5 BEAD
L6 BEAD
L9 BEAD
CMOS2 LDO电路
R5
ALINX
Title
AN5642
Size
Document Number
AN5642双目摄像头子板原理图
Rev
1.0
Date:
Wednesday, December 14, 2016
Sheet
1
of
1