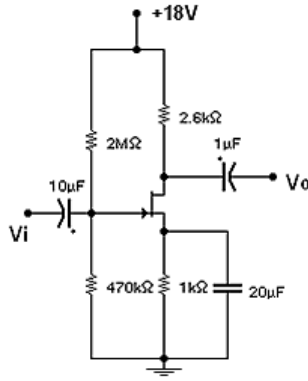


YILDIZ TEKNİK ÜNİVERSİTESİ
ELEKTRİK ELEKTRONİK FAKÜLTESİ / BİLGİSAYAR MÜHENDİSLİĞİ BÖLÜMÜ

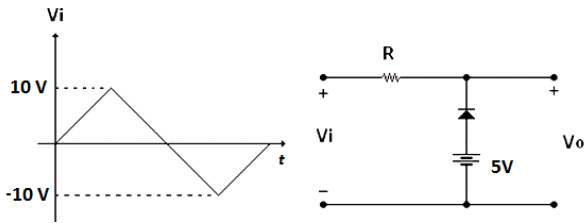
Öğrencinin Adı Soyadı:	Öğrenci No:	İmza:
Dersin Adı: BLM2032 Elektronik Devreler Gr1-2	Tarih/Saat: 21/06/2021 14:00	Sınav süresi: 90 dk.
Sınav Türü: Final Sınavı	Vize	Mazeret
Unvan Ad-Soyad: (Ders Yürüt.): Doç. Dr. Gökhan Bilgin & Dr. Öğr. Üy. H. Osman İlhan	Final <input checked="" type="checkbox"/>	Bütünleme

S1) Şekildeki **n** kanal JFET’li devre için $I_{DSS}= 8\text{mA}$ ve $V_p= -4\text{V}$ ’dur. Verilen devre için şıklarda verilen değerleri bulunuz.

a) V_{GSQ} b) I_{DQ} c) V_S d) V_D e) V_{DS}

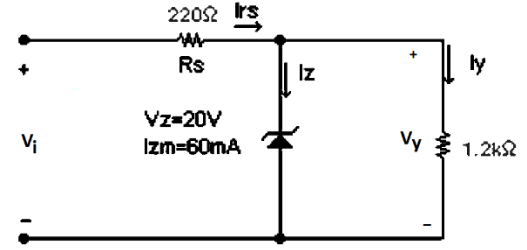


S2.) Şekildeki V_i giriş gerilimi için çıkış gerilimini bir periyod boyunca çizerek gösteriniz. (Not: kullanılan diyot silisyum diyot olup, ideal olarak değerlendirilmeyecektir.)

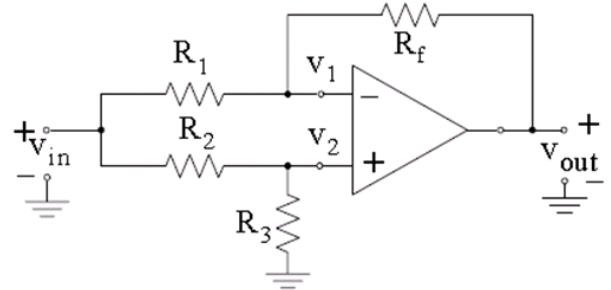


CEVAPLAR

S3.) Şekildeki zener diyodu “açık” (çalışır) durumda tutacak değer aralığını bulunuz. (V_y - V_i grafiğini çiziniz).



S4.) Aşağıda verilen devrenin gerilim kazancı ifadesini ($A_v = V_{out}/V_{in}$), R_1 , R_2 , R_3 ve R_f cinsinden bulunuz.



Hepinize başarılar dilerim.