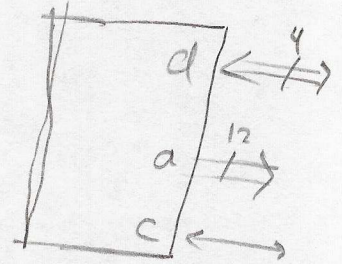


- 8086 μ P minimum mod kullarında: iç yapı, üst tanımlar, yardımcı devreler
- DAC, ADC

Mikroişlemci Çağı

- Intel'in çıktığı ilk mikroişlemci 4004

- 4bitlik işlemci
- Adresleme kapasitesi: 4096×4 bit
- Komut seti: **45** komuttan oluşuyor
- 50000 int. per second



- RTL (direkt - transistör)

- 1971'de 8008 mikroişlemciyi tanıttı.

- 16kB adresleme
- 8-bitlik işlemci

- 1978'de 8086 ve bir yıl sonra 8088 mikroişlemciler sunuldu

- 16 bitlik **20 adres 16 data ucu var**

- 40005 komut yürütme

- 1MB adresleme

- 4/6 byte'lik komut kuyruğu (**sıradaki komutları çekilmesi**)

- Çarpma/bölme var

- **20.000** komut (**uyarajları ile birlikte**)

Modern Mikroişlemciler

- CISC (8086/8088) mimarisinde **RISC** lin tersine

- Yazmaç sayısı arttı

- 20 adet adres ucuna sahip (8086 ve 8088)

- 8086: 16 verici

- 8088: 8 verici

- **80386** ile birlikte 32 bit adres ve veri yolu, 4GB adresleme

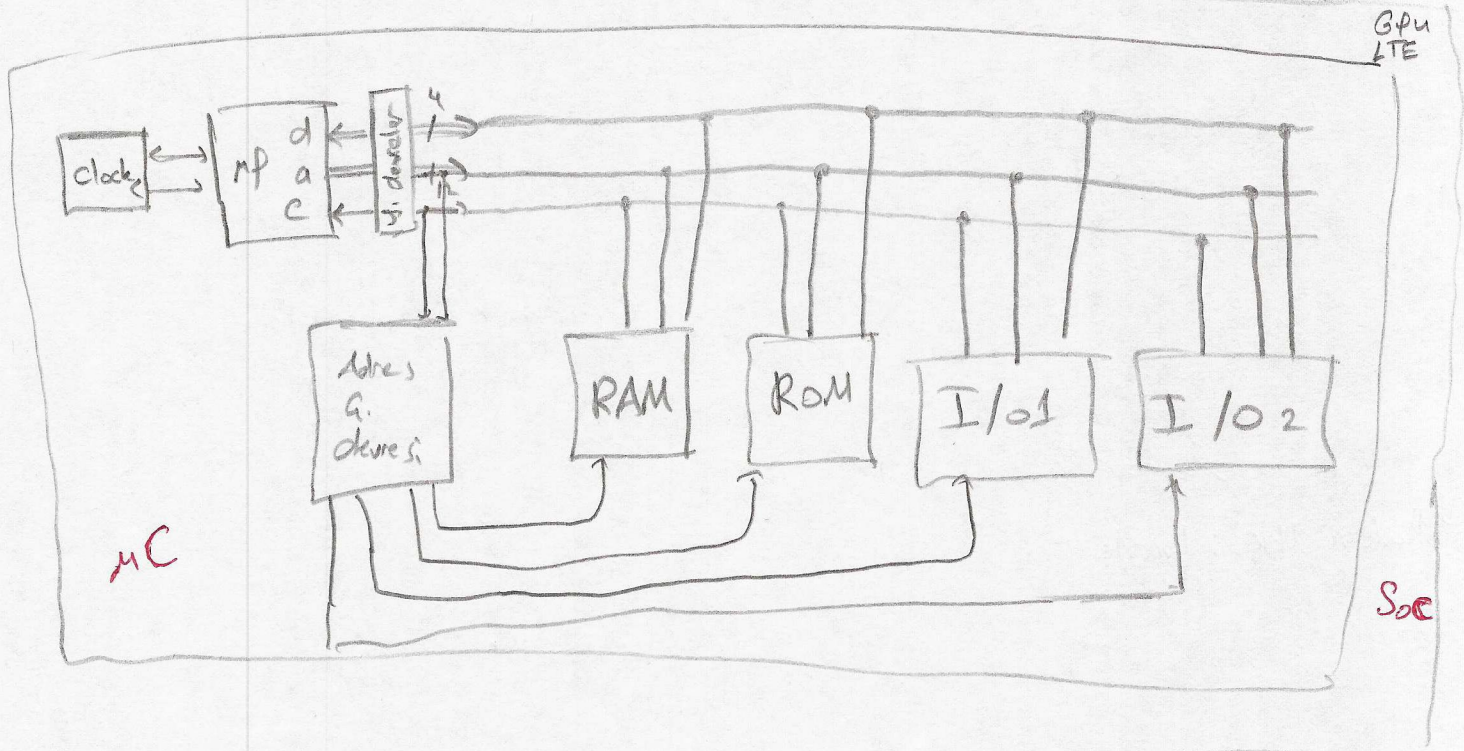
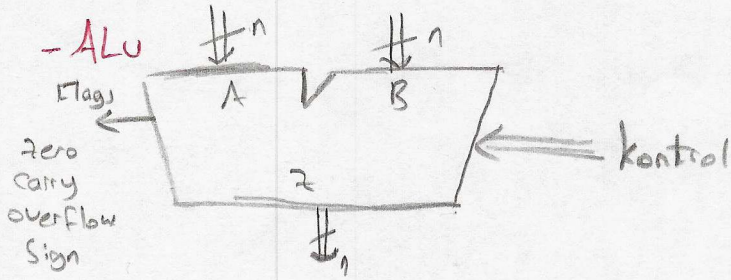
Tanım ve Karşılaştırmalar

Micropro.
wl 12

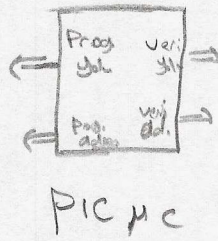
- ALU
- Register
- CPU
- MP Integrated circuit
- MC
- SoC
- Harvard arc. Program ve veri ayrı
- Von Neumann arc. Program ve veri aynı yerde
- CISC x86
- RISC Arm

• RISC

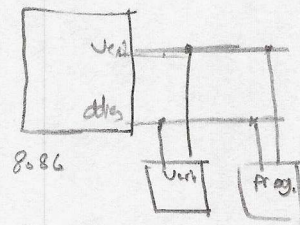
- EPIC (expl. parallel) Compile aşamasında paralelleştirilme kararı e.g. Hanium
- Little endian
- Big "
- Data bus (giriş - çıkış)
- Add. bus (çıkış)
- Control bus (çıkış)
- Acc. (ALU çıkışının varsayılan saklama yeri)



- Har vend etc.



- Von Neumann



Micro Pro.
w13

- Little / Big Endian

- Byte 8-bit
- Word 16-bit
- Double word 32-bit
- Quad word 64-bit

örn: 12345678H

1007H	12H
1008H	34H
1009H	56H
100AH	78H

→ Little Endian
8086

Ters: Big Endian
Power PC

Kararlar -

- Real mode Her adrese erişim
- Protected mode
- Virtual mode
- Prefetch queue önden komut çekme
- Pipeline IF, Decode, OF, Ex, WR

aşamalarının paralel gerçekleştirilmesi

SS → BP, SP CS → IP DS → BX, DI, SI
ES → BX, DI, SI

- offset memory model
- Time multiplexing aynı uçların farklı zamanlarda farklı fonksiyonlar kullanması.
- Coprocessor Yardımcı işlemci (eg. 8087)
- Cache (Spatial locality, temporal locality)

- 8086 için 16-bitlik yazmaçılarla 20-bitlik adres?

(Keşin) Segment register + offset reg. e.g. Segment $\times 16 + \text{offset}$

$$1234H \times 10H + 1234H = 13574H$$

Yazmaçılar

- AX acc.
 - AL
 - AH
- BX base reg. [Bx]
 - BL
 - BH
- CX Count reg.
 - CL - shift
 - CH
- DX data reg.
 - DL
 - DH
- SI Source index
- DI destination
- SS stack seg.
- CS Code Seg.
- DS Data Seg.
- IP Instruction Pointer
- ES Extra segment
- SP stack pointer
- BP base pointer

↳ yordamlarda SP değerini kaydetmek için