

121、cpu有好多现象。 在100ms-150ms里2到

ON A这行对无等结 B这行对有等结心外

① A的肝路识用中心计算. B等结.

②出党政编入上展研,

A 正在占用CPU, B等结。

盖着下中山. 经各意下1/0,

ymans.

(1). Ji: 110 ms

J2: 90 ms

J3: 110 ms.

131. II: Soms = 72.)%

Iz: 90ms = 81.8%

3.11、每六条/包架柏都有自己独性的一度指令镇。因此不同架构的设备又强定行制的架构写的程序。而且,不同架构的总线架构业不同,cpu 多的长进处不同。由于色学硬件差异,构建免货有移植的特价条位不断线。121.一个高波可移植的05%的一层次:机器相关层和机器无关层。机器相关层处设硬件的特殊并必需要为每个架构单独实现。当层程信一个绝一的接向,但机器无关层便用。而设备无关层仅仅需要使用一次,监视实现高可移植性、机器机器层的规模表演透验上域的。