Inputs ———																
/testbench/dut/A (2'h0	+	+	+) (2'h1	+	+	+	1 2'h2	+	+	+	2'h3	+	+	+	+
/testbench/dut/B (2'h0) 2'h1	2'h2	2'h3	2'h0	2'h1	2'h2) 2'h3	2'h0	2'h1	2'h2	2'h3	2'h0	2'h1	2'h2	2'h3	+
	†		1	1	<u> </u>	<u> </u>	1	1	<u> </u>	<u> </u>	1	†	†	<u> </u>	1	†
Outputs —																
ench/dut/A_eq_B	=	†	†	†	-	+	†	ł	†	-	+	Ī	†	†	-	+
tbench/dut/A_It_B _I		+	1	1	7		†	<u> </u>	+	7		+	+	+		†
bench/dut/A_gt_B	7			-	-			7	+			†	†		_	Ť
0 ns																
	1.					1.										1.