

KiCad Tutoriel Pas à Pas

Copyright © 2006 David Jahshan: kicad at iridec.com.au

Traduction française par Sébastien Celles : s.cls at laposte.net

Copyright: Vous êtes libre de copier et distribuer ce document (en le vendant ou en le donnant) dans n'importe quel format. Merci d'envoyer vos corrections, vos remarques au responsable du document. Vous pouvez créer un travail dérivé à partir de ce document et le distribuer en respectant toutefois les conditions suivantes :

1. S'il ne s'agit pas d'une traduction: envoyez par email une copie de votre travail dérivé à l'auteur.
2. Votre travail dérivé doit avoir une licence dans le même esprit que la GPL. Il faut inclure un passage concernant le droit d'auteur qui contient au moins une indication de la licence choisie.
3. Il est nécessaire de rappeler les noms des auteurs précédents ainsi que des contributeurs majeurs.

Si vous envisagez de créer un travail dérivé autre qu'une traduction, merci de bien vouloir discuter de votre projet avec le responsable actuel.

Attention: Malgré tout le soin apporté lors de la préparation de ce document, il se peut qu'un certain nombre d'erreurs soient présentes. Merci d'en informer l'auteur. Puisqu'il s'agit d'une documentation gratuite, l'auteur ne peut être tenu comme légalement responsable en cas de problème.

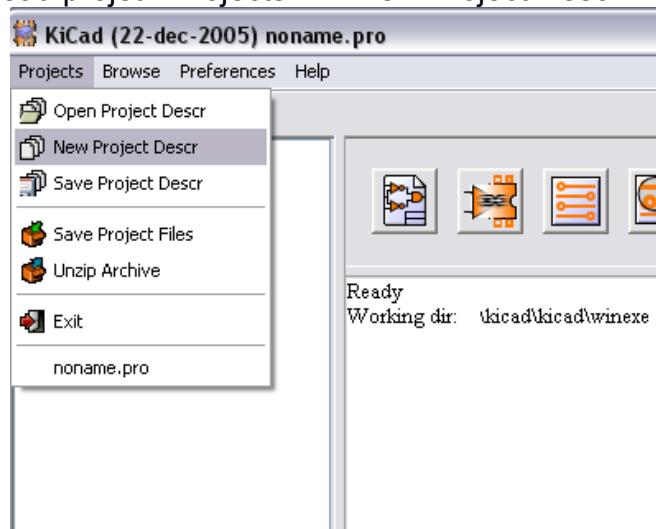
Marques déposées: Tous les noms de marques sont des marques déposées et appartiennent à leurs propriétaires respectifs.

KiCad est un logiciel libre (GPL) de conception assistée par ordinateur qui intègre à la fois un module de saisie de schémas et un module de routage de circuits électroniques.

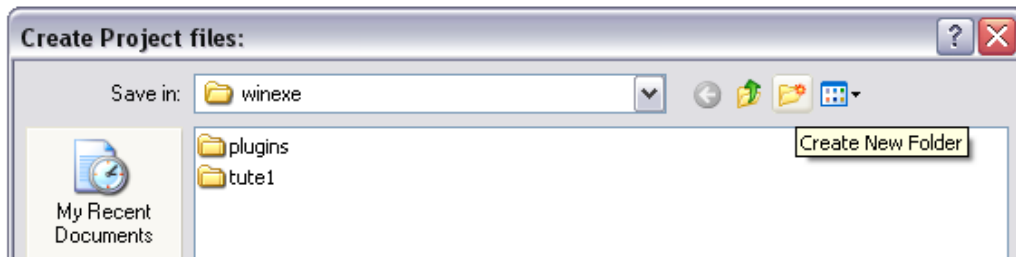
Avant de commencer, vous devez installer une copie de Kicad. Ce tutoriel considère que Kicad est installé sur C:\Kicad. Vous pouvez télécharger une copie de Kicad sur http://www.lis.inpg.fr/realise_au_lis/kicad/

Les instructions d'installations sont disponibles sur le site web dans la rubrique Infos:Install.

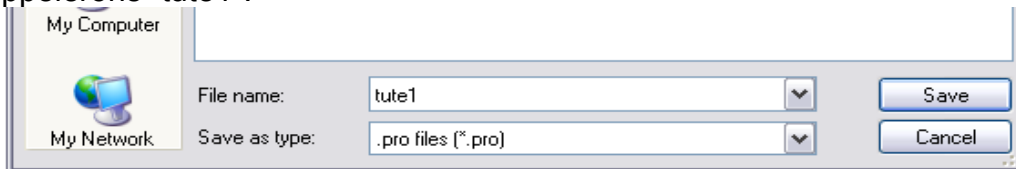
1. Démarrez "KiCad.exe".
2. Vous voilà désormais dans la fenêtre principale.
3. Créez un nouveau projet: "Projects" -> "New Project Descr".



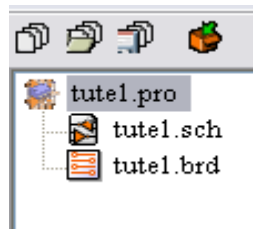
4. Cliquez sur le bouton "Create New Folder", et nommez ce nouveau répertoire "tute1".



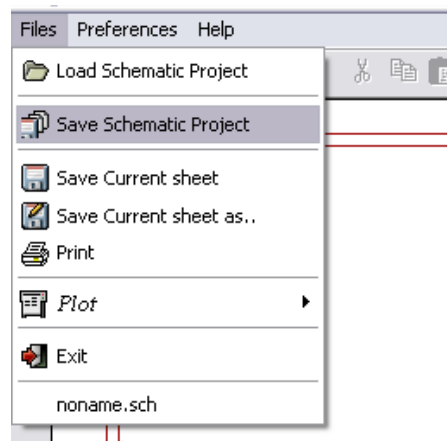
5. Ouvrez le nouveau répertoire en double cliquant dessus.
6. Tapez le nom du projet dans le champ "File Name". Dans ce tutoriel nous l'appellerons "tute1".



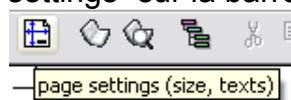
7. Cliquez sur "Save". Vous devriez remarquer que le nom du projet a changé et est devenu "tute1".



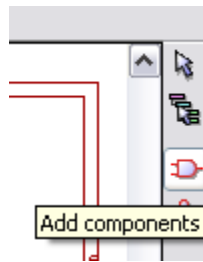
8. Double cliquez sur "tute1.sch".
9. Une fenêtre "Infos" apparaît alors pour vous informer qu'il s'agit d'un nouveau projet. Cliquez sur "OK".
10. Vous voilà maintenant dans la fenêtre "EESchema". C'est cette fenêtre que nous allons utiliser pour saisir le schéma du montage.
11. Mais tout d'abord vous devez sauver le schéma: "Files" -> "Save Schematic Project".



12. Cliquez sur le bouton "page settings" sur la barre d'outils du haut.

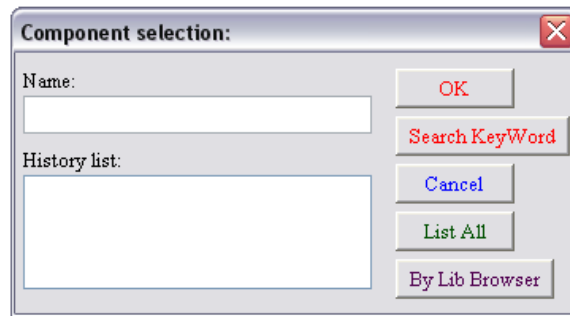


13. Définissez la taille de la page ("page size") comme "A4". Définissez le titre ("Title") comme "Tute 1".
14. Cliquez sur le bouton "Add components" dans la barre d'outils de droite.

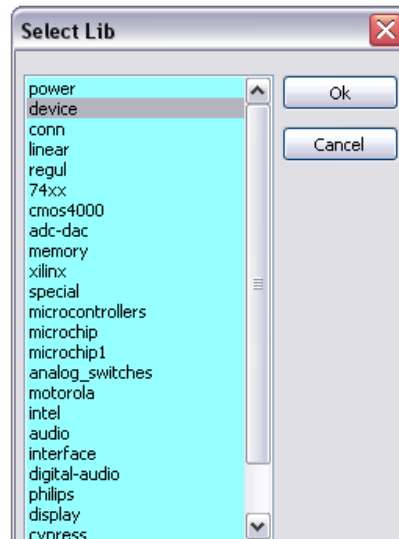


15. Cliquez au milieu de l'écran à l'emplacement où vous voulez placer votre premier composant.

16. La fenêtre "Component selection" apparaît alors.

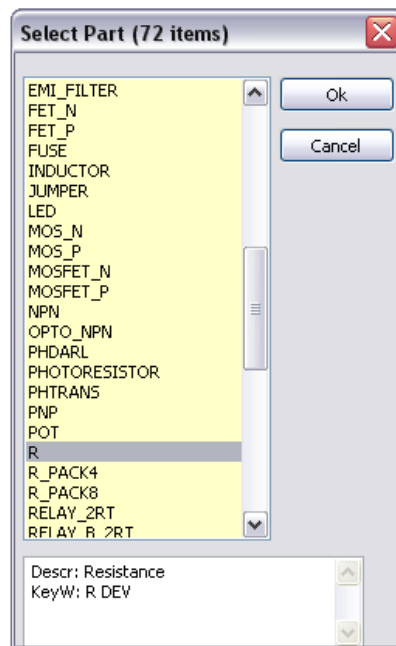


17. Cliquez sur "List All". La fenêtre "Select Lib" apparaît.



18. Double cliquez sur "device".

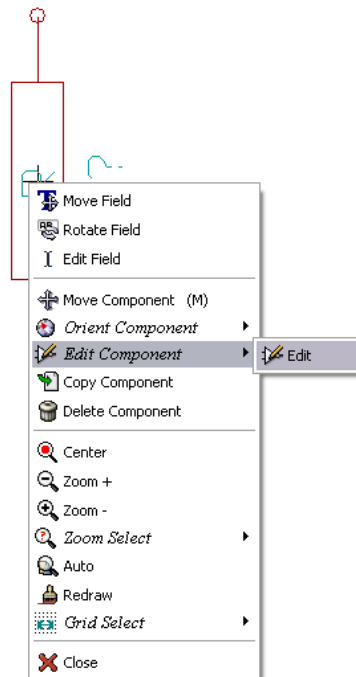
19. La fenêtre "Select Part" apparaît.



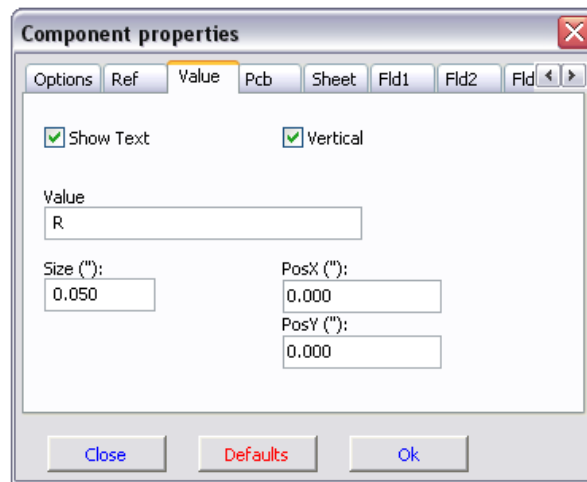
20. Descendez l'ascenseur et double-cliquez sur "R".
21. Appuyez sur la touche 'r' du clavier. Remarquez que le composant tourne.
22. Placez le composant au milieu de la feuille en cliquant avec le bouton gauche à l'endroit où vous souhaitez le déposer.
23. Cliquez sur la loupe deux fois pour zoomer sur le composant.



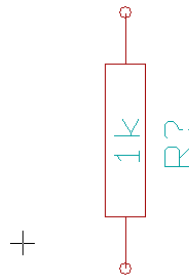
24. Faites un clic-droit au milieu du composant.



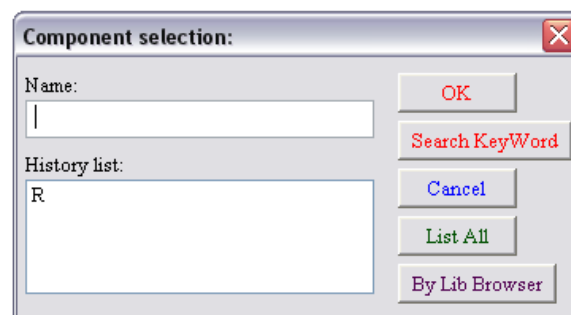
25. Choisissez: "Edit Component" -> "Edit".
26. La fenêtre "Component properties" apparaît.



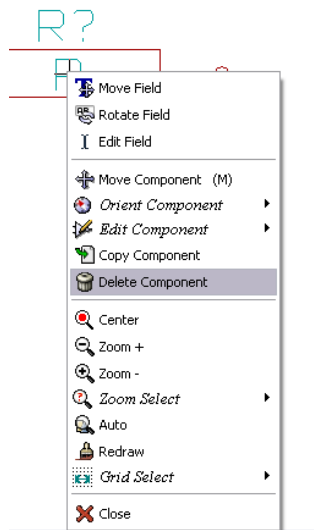
27. Cliquez sur l'onglet "Value".
28. Remplacez la valeur ("Value") actuelle "R" par "1k".
29. Cliquez sur "OK".



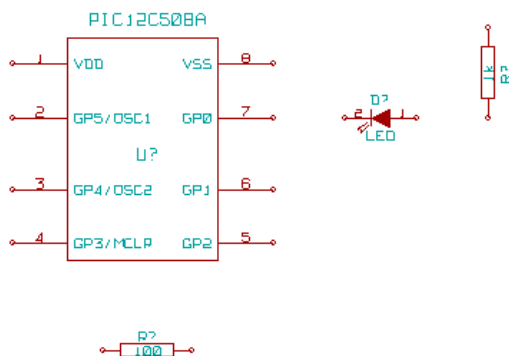
30. La valeur à l'intérieur de la résistance doit désormais être "1k".
31. Placez une autre résistance en cliquant à l'endroit où vous désirez qu'elle apparaisse.
32. La fenêtre "Component selection:" apparaît.
33. La résistance précédemment choisie est désormais présente dans l'historique et apparaît sous la forme de la lettre "R".



34. Cliquez sur "R".
35. Placez la résistance sur la page
36. Répétez l'opération et placez une troisième résistance sur la page.
37. Faites un clic droit sur la deuxième résistance.



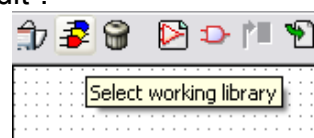
38. Cliquez sur “Delete Component”. Ceci doit supprimer le composant.
39. Faites un clic droit sur la troisième résistance. Choisissez “Move Component”.
40. Déplacez le composant et faites un clic gauche pour le lâcher.
41. Répétez les opérations de 24 à 27 sur la troisième résistance et remplacez “R” par “100”.
42. Répétez les opérations de 14 à 20, mais choisissez cette fois “microcontrollers” à la place de “device” et “PIC12C508A” à la place de “R”.
43. Appuyez sur les touches 'y' et 'x' du clavier. Remarquez que le composant subit une transformation de type « miroir » sur ses axes x et y. Appuyez de nouveau sur 'y' et 'x' afin que le composant revienne dans son orientation initiale.
44. Placez le composant sur la page.
45. Répétez les opérations de 14 à 20, en choisissant cette fois “device” et “LED”.
46. Déplacez les composants sur la page afin que cela ressemble à ceci:



47. Nous allons maintenant ajouter un composant à la bibliothèque.
48. Cliquez sur le bouton “go to library editor” de la barre d'outils du haut.

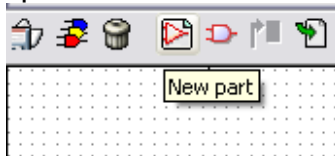


49. Cela ouvre la fenêtre “Libedit”.



50. Cliquez sur le bouton “Select working library”.
51. Dans la fenêtre “select lib” cliquez sur “conn”.

52. Cliquez sur le bouton “New part”.



53. Nommez le nouveau composant “MYCONN3”.

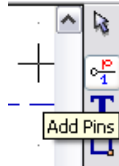
54. Entrez le préfixe “J”, et le nombre de composants “1”.

55. Si le message d'avertissement “has a convert drawing” apparait cliquez sur “yes”.

56. Le nom du composant doit apparaître au milieu de l'écran.

57. Cliquez deux fois sur la loupe pour zoomer dessus.

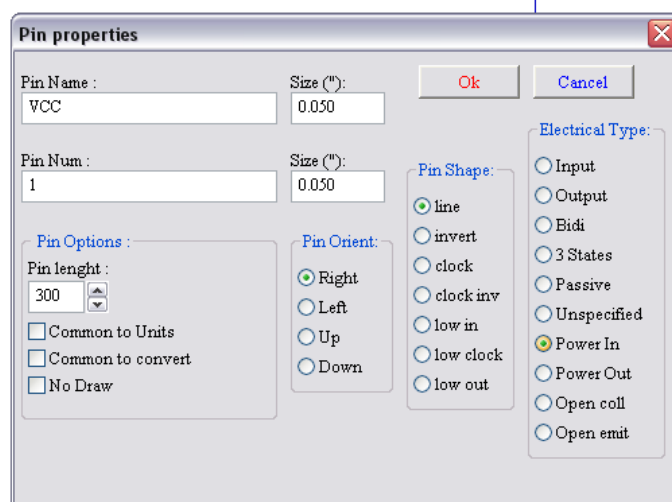
58. Cliquez sur le bouton “Add Pins” de la barre d'outils de droite.



59. Cliquez sur l'écran à l'endroit où vous souhaitez ajouter une patte.

60. Dans la fenêtre “Pin Properties”, définissez le nom de la patte (pin name) comme “VCC”, définissez également le numéro de la patte (pin number) comme “1”.

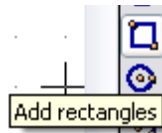
61. Définissez “Electrical Type” comme “Power Out” puis cliquez sur “OK”. Cliquez alors à l'endroit où vous souhaitez que la patte apparaisse.



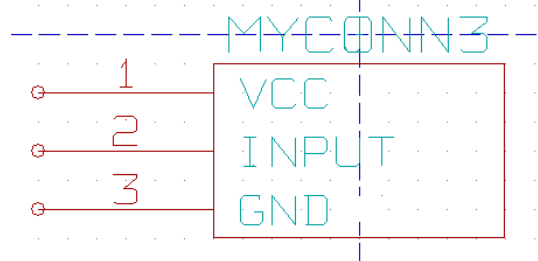
62. Répétez les opérations de 59 à 61, en définissant cette fois “Pin Name” comme “INPUT” et 'Pin Number’ comme “2”. “Electrical Type” doit être sur “Input”.

63. Répéte les opérations de 59 à 61, en définissant cette fois “Pin Name” comme “GND” et “Pin Number” comme “3”. “Electrical Type” doit être sur “Power Out”.

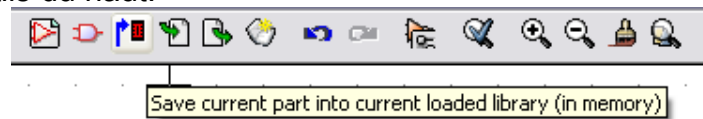
64. Déplacez les pattes et nommez les comme on peut le voir dans l'étape 65.



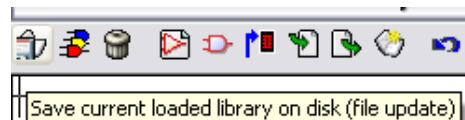
65. Cliquez sur le bouton “Add rectangle”. En appuyant sur le bouton gauche de la souris et en le maintenant appuyé, placez un rectangle autour du nom des pattes.



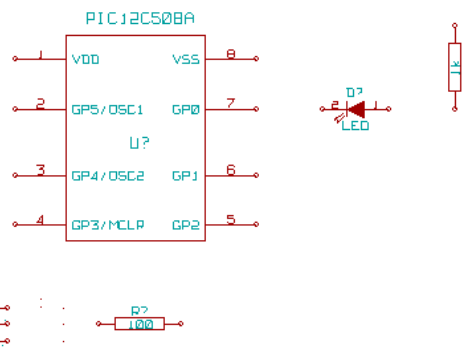
66. Cliquez sur le bouton “Save current part into current loaded library (in memory)” de la barre d'outils du haut.



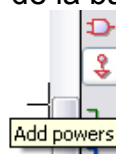
67. Cliquez sur le bouton “Save current loaded library on disk (file update)” de la barre d'outils du haut.



68. Cliquez sur “yes” lors de la demande de confirmation.
 69. Vous pouvez désormais fermer la fenêtre “Libedit”.
 70. Retournez sur la fenêtre “EeSchema”.
 71. Répétez les étapes de 14 à 20 en choisissant cette fois “conn” et “MYCONN3”.
 72. Le composant que vous avez récemment créer doit normalement apparaître.
 Placez ce composant à un endroit proche de la deuxième résistance. Appuyez sur la touche 'y' pour transformer ce composant à l'aide de l'effet miroir sur l'axe y.

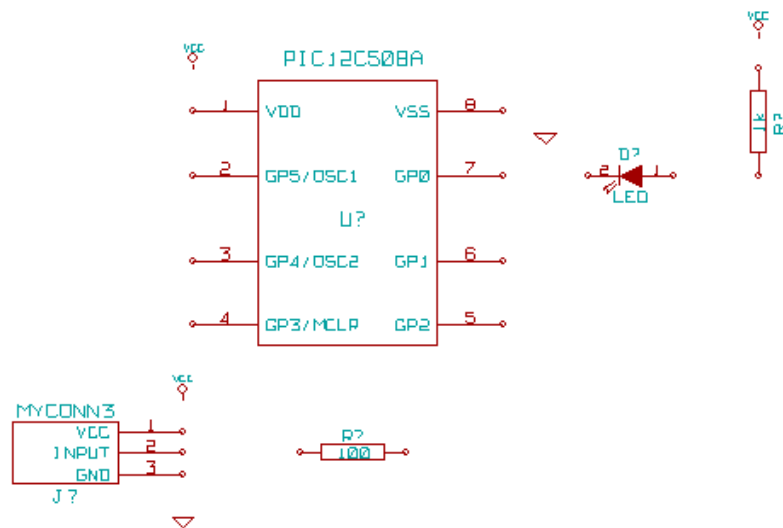


73. En dessous de l'étiquette “MYCONN3” l'identifiant “J?” du composant apparait. Faites un clic droit sur ce “J?” et cliquez sur “move field”. Déplacer l'étiquette “J?” sous les pattes du composant.
 74. Cliquez sur le bouton “Add powers” de la barre d'outil de droite.



75. Cliquez au dessus de la patte de la résistance de 1k.
 76. Dans la fenêtre “Component Selection” cliquez sur “List all”.

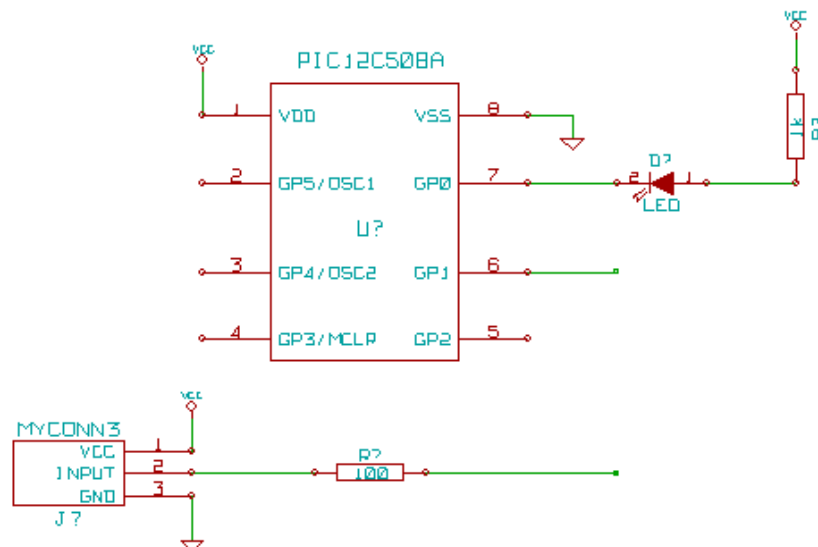
77. Faites descendre l'ascenseur et choisissez "VCC" dans la fenêtre "Select Part".
78. Cliquez au dessus de la patte de la résistance de 1k afin de placer ce composant.
79. Cliquez au dessus de la patte VDD proche du microcontrôleur.
80. Dans l'historique des composants ("Component Selection history") choisissez "VCC" et cliquez à nouveau proche de la patte VDD.
81. Répétez ceci et placez la patte VCC au dessus de la patte VCC du "MYCONN3".
82. Répétez les étapes de 74 à 76 mais choisissez cette fois GND.
83. Placez la patte GND sous la patte GND du "MYCONN3".
84. Placez un symbole GND un peu à droite et en dessous de la patte VSS du microcontrôleur.



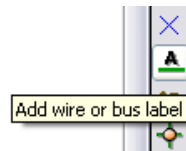
85. Cliquez sur le bouton "Add wires" de la barre d'outils de droite **Faites attention de ne pas choisir "Add bus" qui apparaît juste en-dessous mais qui est représenté par un trait plus épais**.



86. Cliquez sur le petit cercle à l'extrémité de la patte 7 du microcontrôleur puis sur le petit cercle sur la patte 2 de la LED.
87. Répétez l'opération afin de connecter les autres composants comme indiqué ci-dessous.
88. Lorsque l'on cable vers les symboles VCC et GND, le fil doit toucher le bas du symbole VCC, et la moitié supérieure du symbole GND.



89. Donnez un nom aux connections en cliquant sur le bouton “Add wire or bus label” de la barre d'outils de droite.



90. Cliquez au milieu du fil entre le microcontrôleur et la LED.

91. Nommez cette connection “uCtoLED”.

92. Cliquez à un endroit proche du cercle (un tout petit peu à droite) de la patte 7 afin de placer le nom de ce fil.

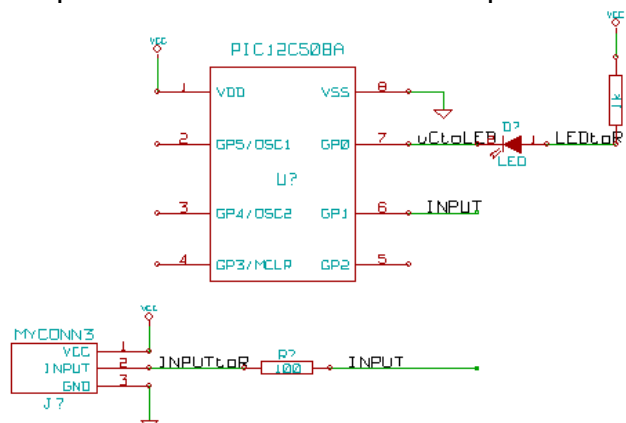
93. Nommez “LEDtoR” le fil entre la résistance et la LED.

94. Nommez “INPUTtoR” le fil entre “MYCONN3” et la résistance .

95. Nommez “INPUT” le fil à droite de la résistance de 100 ohm.

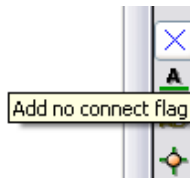
96. Nommez “INPUT” le fil qui part de la patte 6 . Ceci crée une connection invisible entre les deux pattes nommée “INPUT”. C'est une technique très utile lorsque l'on souhaite connecter des fils dans un montage complexe. Cela évite ainsi d'avoir un schéma trop fouilli.

97. Il est inutile de nommer les lignes VCC et GND. En effet, leurs noms sont implicitement défini par les alimentations avec lesquelles elles sont reliées.



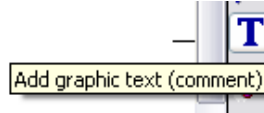
98. Le programme détecte automatiquement certains type d'erreur. Ainsi chaque fil qui n'est pas connecté génère un message d'avertissement. Afin d'éviter ces messages vous pouvez informer le programme que ces fils ne sont volontairement pas connectés.

99. Cliquez sur le bouton “Add no connect flag” de la barre d'outils de droite.

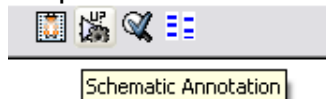


100. Cliquez sur le petit cercle qui termine les lignes 2,3,4 et 5.

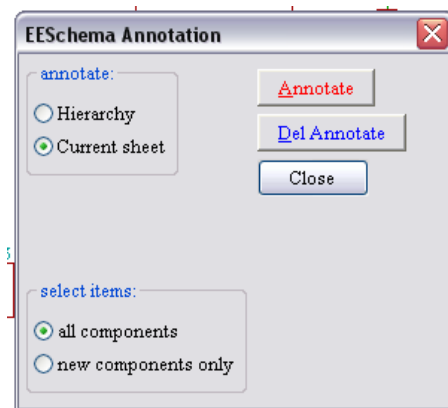
101. Vous pouvez ajouter des commentaires sur le schéma en utilisant le bouton "Add graphics text (comment)" présent sur la barre d'outils de droite.



102. Il est maintenant nécessaire que chaque composant possède son propre et unique identifiant. Pour cela, il faut cliquer sur le bouton "Schematic Annotation".



103. Dans la fenêtre "EESchema Annotation" choisissez "Current Sheet" et "all components".

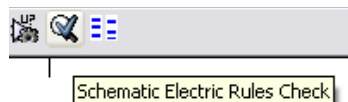


104. Cliquez sur "Annotate".

105. Afin de confirmer votre choix, cliquez sur "yes".

106. Remarquez que tous les "?" sur les composants ont été remplacés par un numéro. Chaque identifiant est bien unique. Dans notre exemple, il s'agit de "R1", "R2", "U1", "D1" et "J1".

107. Cliquez sur le bouton "Schematic Electric Rules Check". Appuyez sur le bouton "Test ERC".



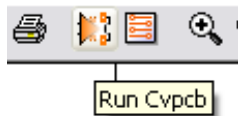
108. Cela génère un rapport qui vous informe des erreurs et avertissements tels que des fils déconnectés. Vous devez normalement avoir ni erreurs ni avertissements. Une petite flèche verte doit apparaître à l'endroit où se situe le problème si vous avez fait une erreur. Vérifiez "Write erc report" et appuyez de nouveau sur le bouton "Test ERC" afin d'obtenir plus d'informations à propos de ces erreurs.

109. Cliquez sur le bouton "Netlist generation" de la barre d'outils du haut.



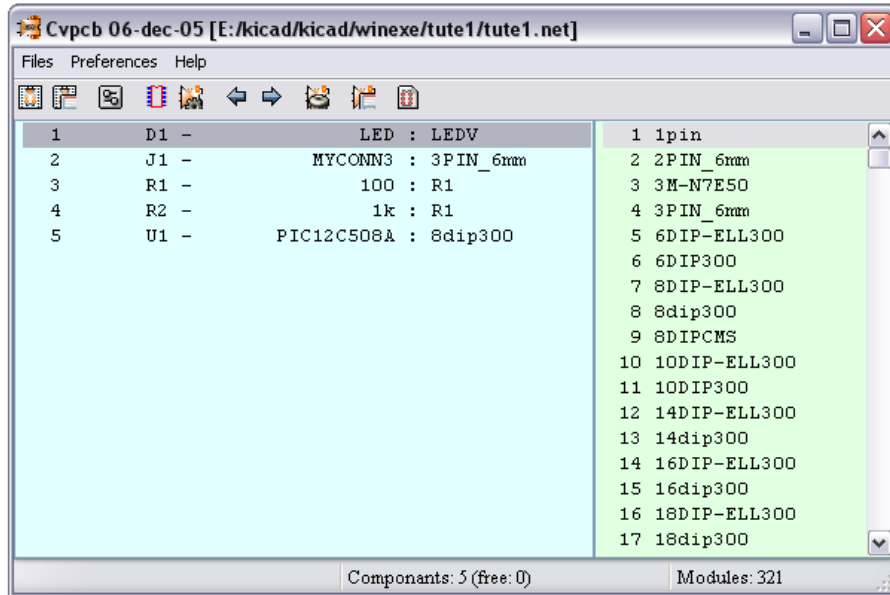
110. Cliquez sur "Netlist" puis sur "save" avec le nom de fichier par défaut.

111. Cliquez sur le bouton "Run Cvpcb" de la barre d'outils du haut.



112.Cvp pcb permet de li  composant et empreinte de pas.

113.Dans la partie bleu clair de l' cran choisissez "D1" et descendez l'ascenseur de la partie vert clair de l' cran puis double-cliquez sur "LEDV".



114.Pour "J1" choisissez l'empreinte de pas "3PIN_6mm".

115.Pour "R1" et "R2" choisissez l'empreinte "R1" dans la partie vert clair de l' cran.

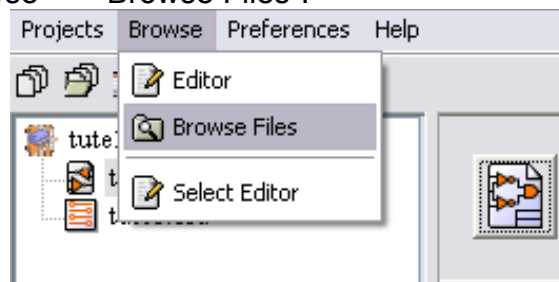
116.Choisissez "8dip300" pour "U1".

117.Cliquez sur "files"->"Save netlist". Le nom "tute1.net" est bien par d faut toutefois il faut bien penser   cliquer sur sauve.

118.Sauvez le projet en cliquant sur "files" -> "Save Schematic Project".

119.Retournez   la fen tre principale de KiCad.

120.Choisissez "Browse" -> "Browse Files".

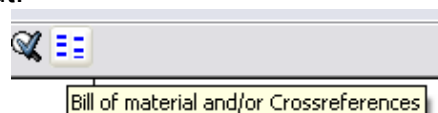


121.Si un message d'erreur appara t, choisissez votre  diteur de texte favoris. La plupart des ordinateurs (sous Windows) disposent de l' diteur de texte Notepad "c:\windows\notepad.exe".

122.Choisissez le fichier "tute1.net". Cela ouvre le fichier de netlist qui d crit les connections entre les diff rentes pattes des diff rents composants.

123.Retournez   la fen tre "EeSchema".

124.Afin de cr er une liste des composants cliquez sur le bouton "Bill of materials" de la barre d'outils du haut.



125. Cliquez sur "Create List" puis sur "Save".

126. Pour voir la liste des composants, refaites l'étape 120 et choisissez "tute1.lst".

127. Cliquez maintenant sur le bouton "Run Pcbnew" de la barre d'outils du haut.

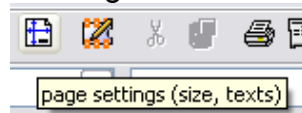


128. La fenêtre "Pcbnew" s'ouvre.

129. Cliquez sur "OK" lorsque le message d'erreur vous informe de l'inexistence du fichier.

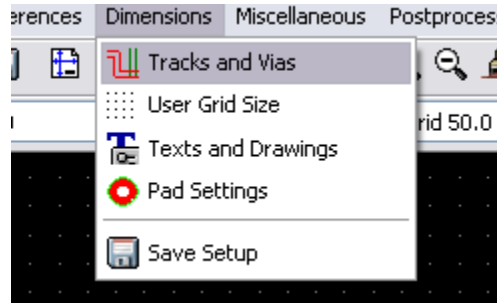
130. Cliquez sur "files" -> "Save board".

131. Cliquez sur le bouton "page settings" de la barre d'outils du haut.



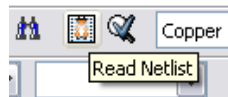
132. Choisissez "A4" comme taille de papier ("paper size") puis définissez le titre ("title") comme "Tute 1".

133. Cliquez sur "Dimensions" -> "Tracks and Vias".



134. Définissez les réglages afin qu'ils correspondent à vos capacités de fabrication de cartes. (consultez votre fabriquant de carte pour plus d'information.) Dans notre exemple augmentez le paramètre clearance à 0.0150".

135. Cliquez sur le bouton "Read Netlist" dans la barre d'outils du haut.



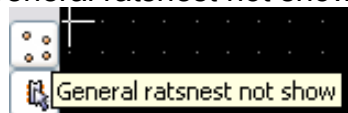
136. Cliquez sur le bouton "Select" et choisissez "tute1.net". Cliquez sur "open" et cliquez sur le bouton "Read". Alors cliquez sur le bouton "Close".

137. Les composants vont être placés dans le coin supérieur gauche juste au-dessus de la page. Faites défiler vers le haut afin de voir les composants.

138. Faites un clic droit sur le composant et choisissez "move component" et placez le au milieu de la page.

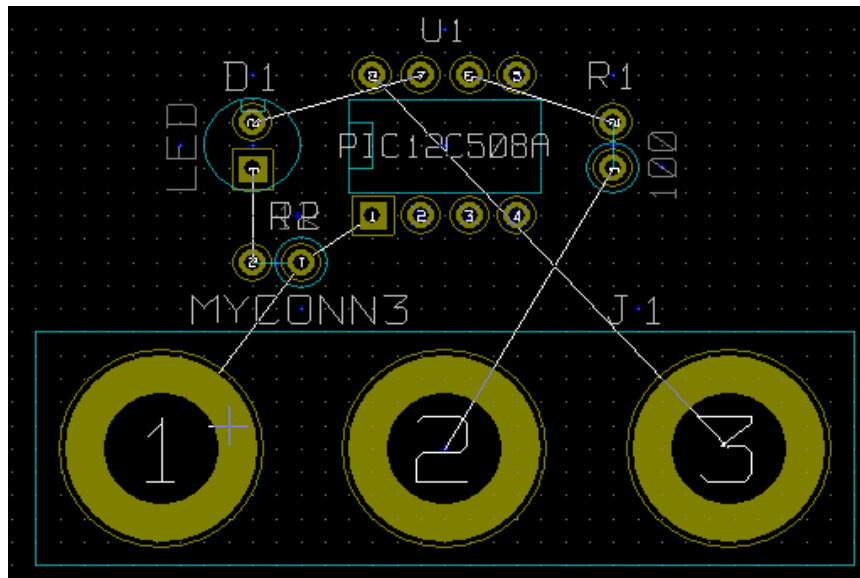
139. Répétez l'étape précédent jusqu'à ce que tous les composants soient au milieu de la page.

140. Vérifiez que le bouton "General ratsnest not show" soit bien enfoncé.



141. Cela affiche le chevelu (ratsnest), c'est à dire l'ensemble de lignes qui montre les connections entre les différentes pattes.

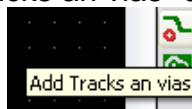
142. Déplacer les composants en observant le chevelu afin de minimiser le nombre de croisements.



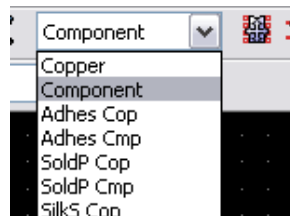
143. Si le chevelu disparaît ou que l'écran devient trop sale faites un clic droit et cliquez sur "redraw".

144. Désormais on va tout connecter hormis les fils de masse sur le côté composant "component side" (couche du haut).

145. Cliquez sur le bouton "Add Tracks an vias" de la barre d'outils de droite.

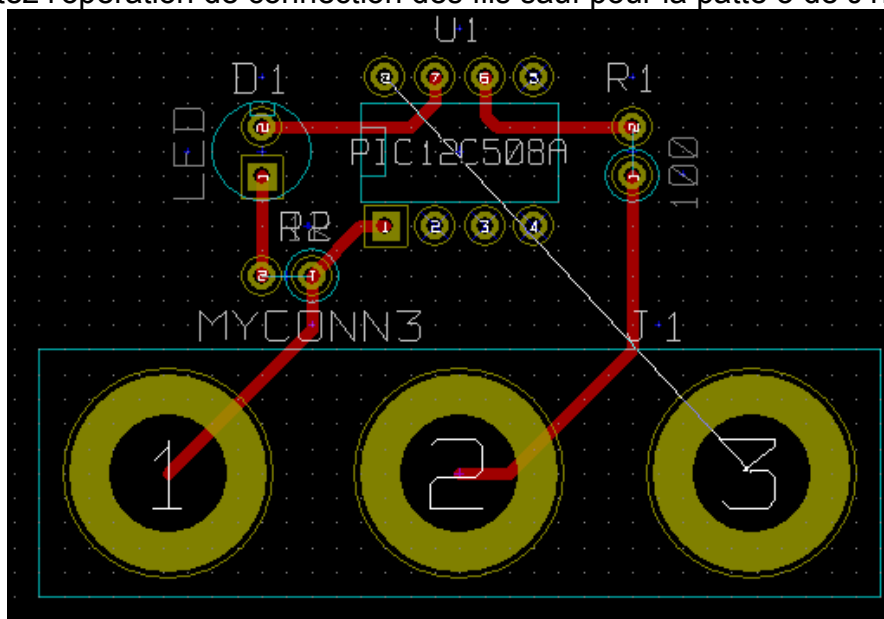


146. Choisissez "Composant" dans la liste déroulante de la barre d'outils du haut (à la place de "Cuivre").



147. Cliquez au milieu de la patte 1 de "J1" et faites une piste jusqu'à "R2".

148. Répétez l'opération de connection des fils sauf pour la patte 3 de J1.



149. Dans le menu déroulant de la barre d'outils du haut choisissez Cuivre (couche du bas).

150. Cliquez sur le bouton "Add tracks and vias" button (étape 145).

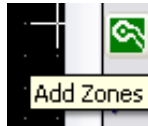
151. Dessinez une piste entre les pattes 3 de J1 et la patte 8 de U1.

152. Cliquez sur le bouton "Net highlight" de la barre d'outils de droite.



153. Cliquez sur la patte 3 de J1. Elle doit devenir jaune.

154. Cliquez sur le bouton "Add Zones" de la barre d'outils de droite.

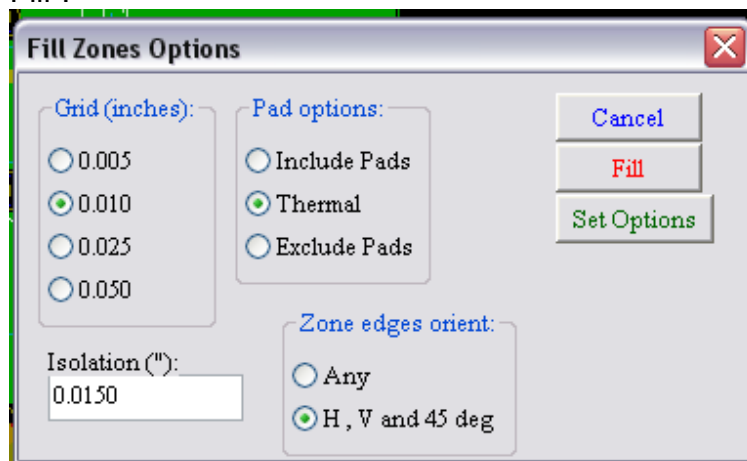


155. Tracez les contours de la carte.

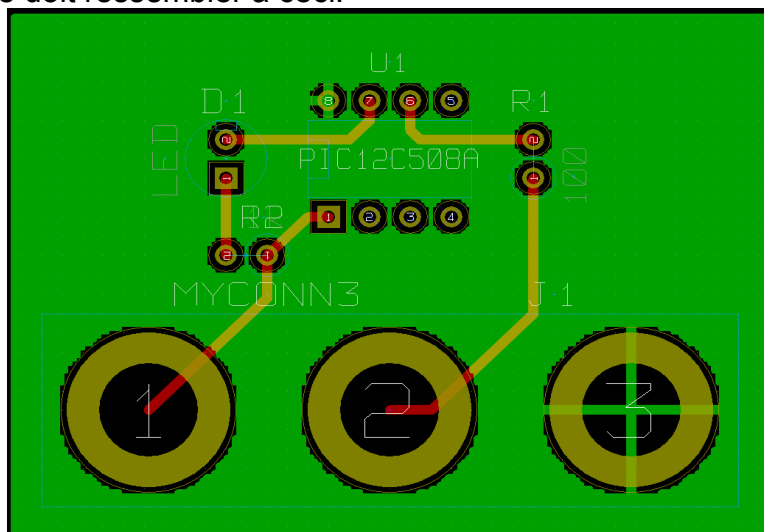
156. Faites un clic droit à l'intérieur de la surface que vous venez de tracer.

157. Cliquez sur "Fill Zones".

158. Choisissez "Grid" "0.010", "Pad options:" "Thermal", "Zone edges orient:" "H,V" et cliquez sur "Fill".

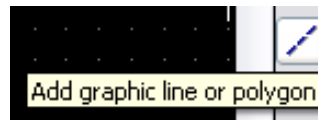


159. Votre carte doit ressembler à ceci.



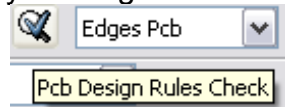
160. Choisissez maintenant "Edges Pcb" dans le menu déroulant de la barre d'outils du haut.

161. Choisissez le bouton "Add graphic line or polygon" de la barre d'outils de droite.



162. Trace around the edge of the board but remember to leave a small gap between the edge of the green and the edge of the PCB.

163. Run a design rules check by clicking on "Pcb Design Rules Check".

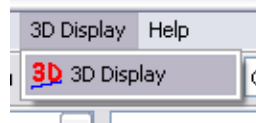


164. Click on "Test DRC". There should be no errors.

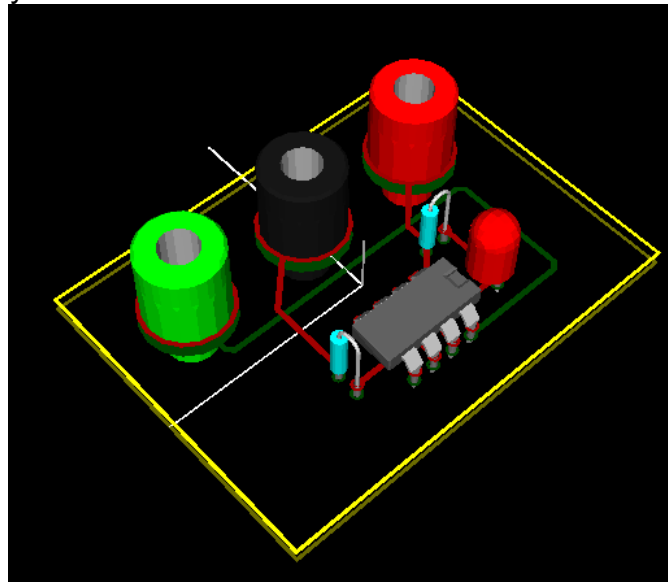
165. Click on "List Unconn". There should be no unconnected.

166. Save your file by clicking on "files" -> "Save board".

167. To view your board in 3d click on "3D Display" -> "3D Display".



168. You can drag your mouse around to rotate the PCB.



169. Your board is complete, to send it off to a manufacturer you will need to generate a GERBER file.

170. Click on "files" -> "plot".

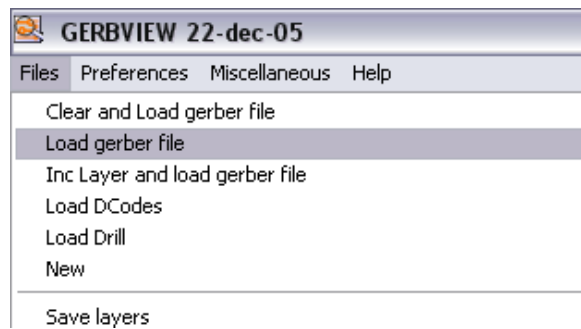
171. Select GERBER as the "plot format" and click on plot.

172. To view GERBER files go to the main KiCad window.

173. Click on the "GerbView" button.



174. Click on "files" -> "Load GERBER file".

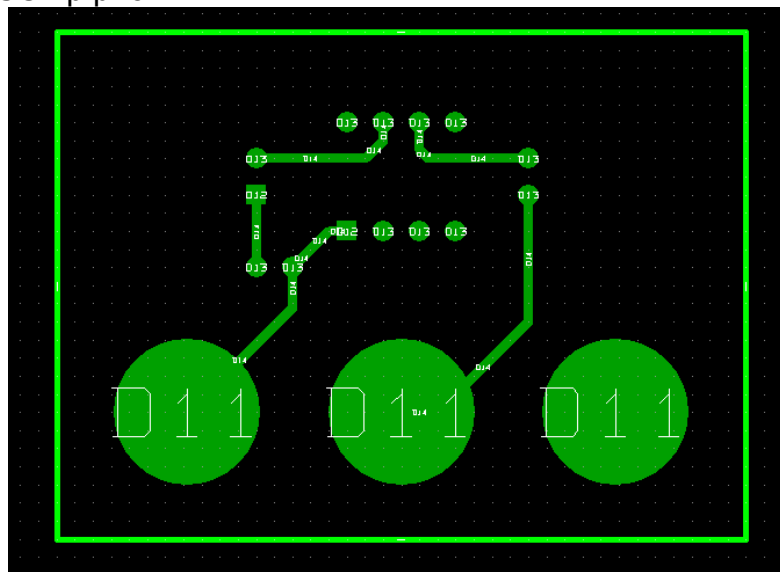


175. Select the file named "tute1_Copper.pho" and then on "open".

176. On the drag down menu select "Layer2".

177. Repeat steps 174 and 175 but this time load "tute1_component.pho".

178. Repeat steps 176 but choose "Layer3" then steps 174 and 175 but this time load "tute1_SlkSCmp.pho".

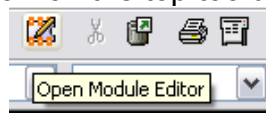


179. This way you can examine the layers that will be sent to production.

There is an extensive footprint library with KiCad, however on occasion you might find that the footprint that you need is not in a KiCad library. Follows are some steps for creating a surface mount footprint in KiCad.

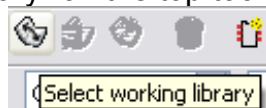
180. To create a new PCB footprint switch back to "PCBnew".

181. Click on "Open Module Editor" on the top toolbar.



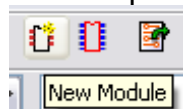
182. This will open the "Module Editor".

183. Click on "select working library" on the top toolbar.



184. For this exercise select the "connect" library.

185. Click the "New Module" button on the top toolbar.



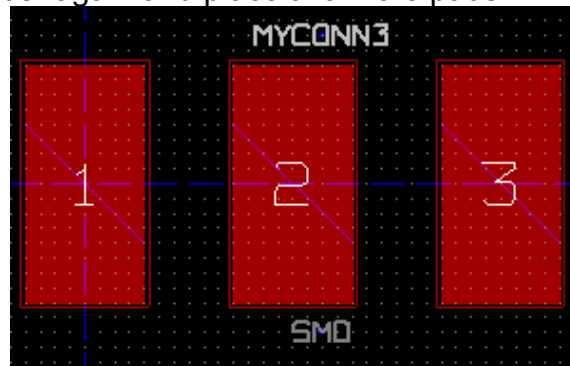
186. Enter "MYCONN3" as the "module reference".

187. In the middle of the screen a "MYCONN3" label will appear.
188. Under the label will be "VAL**".
189. Right click on "MYCONN3" and move above "VAL**".
190. Right click on "VAL**", select "Edit Text Mod" and rename it to "SMD".
191. Check the "no display" box.
192. Select the "Add Pads" on the right toolbar.

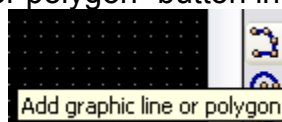


193. Click on the screen to place the pad.
194. Right click on the new pad and click "edit".

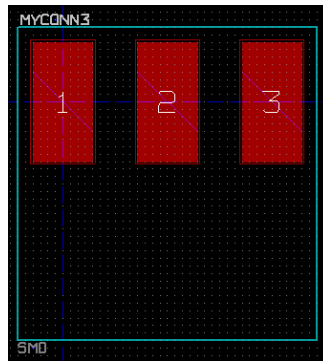
195. Set the "Pad Num" to "1", "Pad Size X" to "0.4", "Pad Size Y" to "0.8", "Pad Shape" to "Rect" and "Pad Type" to "SMD". Click "Ok".
196. Click on "Add Pads" again and place two more pads.



197. Move the "MYCONN3" and "SMD" labels out of the way so it looks like above.
198. Click on "Add graphic line or polygon" button in the right toolbar.



199. Draw an outline of the connector around the component.



200. Click on “Save Module in working directory” on the top toolbar.



201. You can now return to PCB new and click on “Add modules” button on the right toolbar.



202. Click in the screen, and the module name window will pop-up.

203. Select the module “MYCONN3” and place it on your PCB design.

This has been a quick tutorial on most of the features in KiCad. For more detailed instructions there is a detailed help file which can be accessed through all KiCad modules. Click on help -> help.