

## PLC

DIASnaller V2.1 – [https://downloadcenter.deltaww.com/en-US/DownloadCenter?v=1&CID=06&itemID=060301&downloadID=AX-3%20Series&sort\\_expr=cdate&sort\\_dir=DESC](https://downloadcenter.deltaww.com/en-US/DownloadCenter?v=1&CID=06&itemID=060301&downloadID=AX-3%20Series&sort_expr=cdate&sort_dir=DESC)

Używamy DIASnaller-AX jeden z modułów DIASnallera (pamiętać przy instalacji!)

<https://plc247.com/download-modbus-poll-v9-5-full-version/> // mdd poll bez blokady

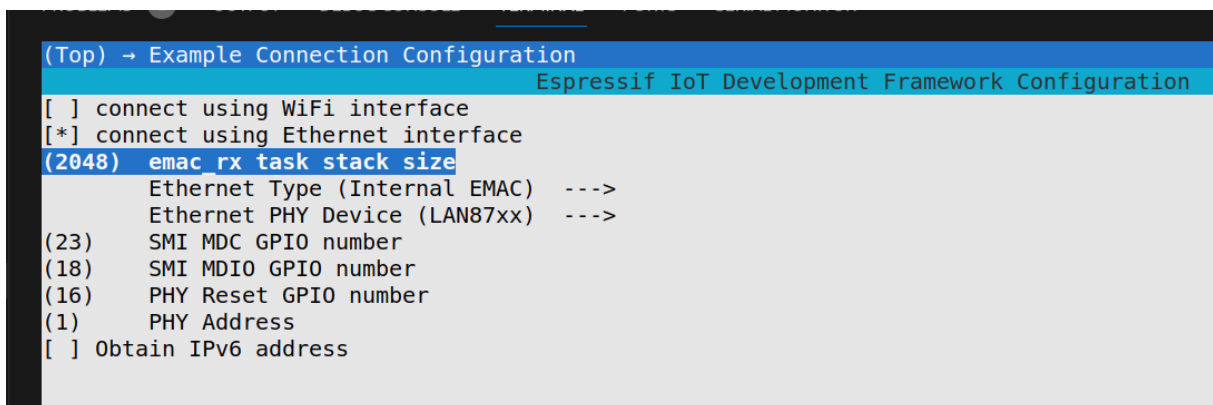
## WT32

<https://docs.espressif.com/projects/esp-idf/en/stable/esp32/get-started/> // instalacja esp idf

`./$HOME/esp/esp-idf/export.sh` // zlinkowanie konsoli idfa z projektem

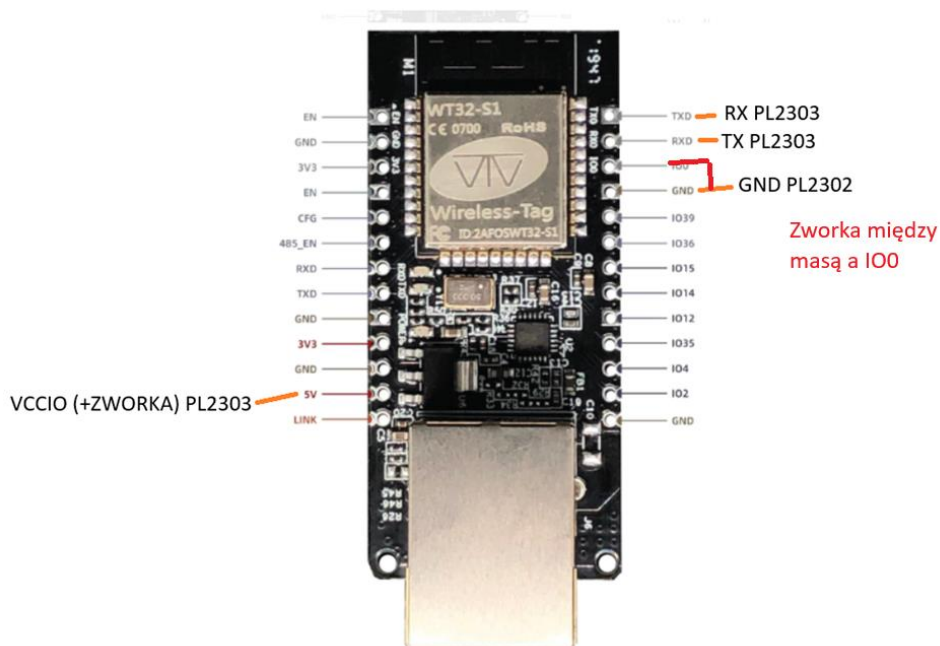
`idf.py fullclean` //wyczyszczenie binarek (robić przy przenoszeniu projektu, bądź gdy grubo sypie błędami)

`idf.py menuconfig` //konfiguracja płytki (ustawić interfejs sieciowy – rys. 1)



*Rysunek 1 Ustawienia interfejsu sieciowego*

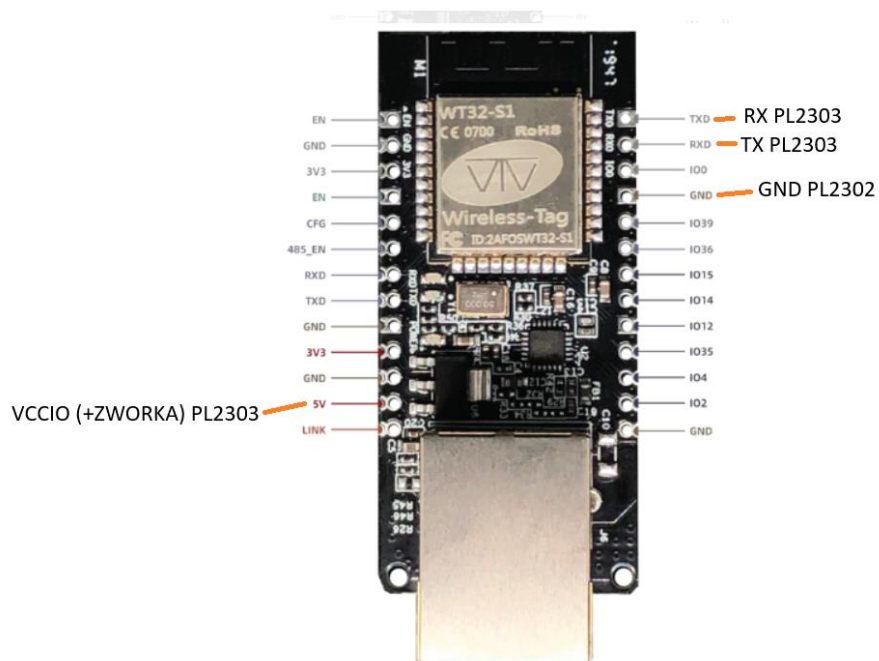
`idf.py build` //budowa projektu



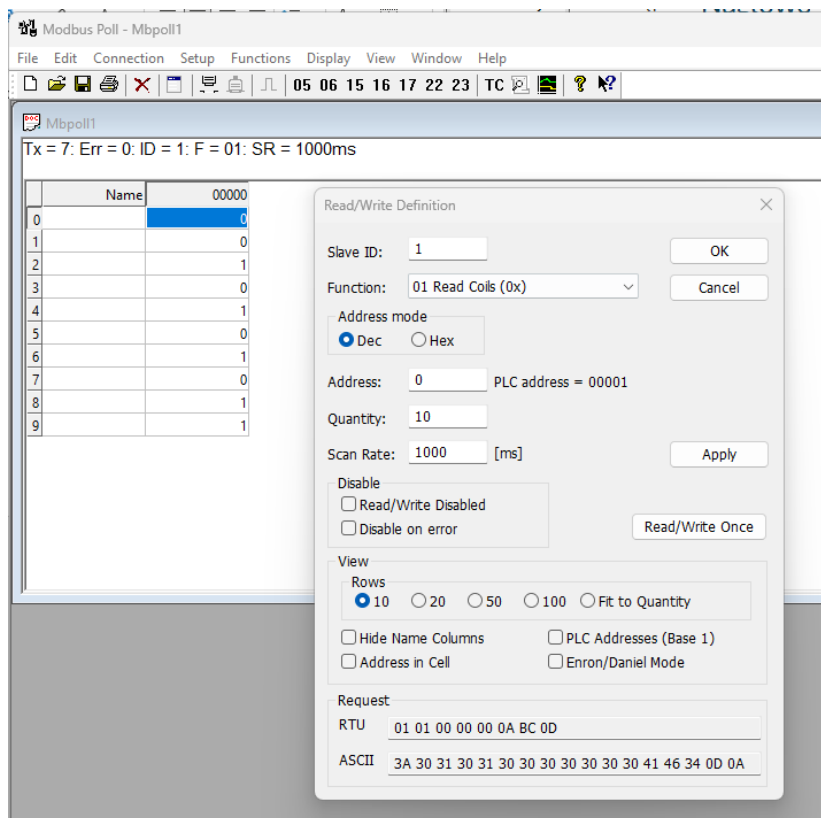
Rysunek 2 Przygotowanie płytki do wrzucenia programu

`idf.py -p /dev/ttyUSB0 flash` //wgranie projektu na płytkę

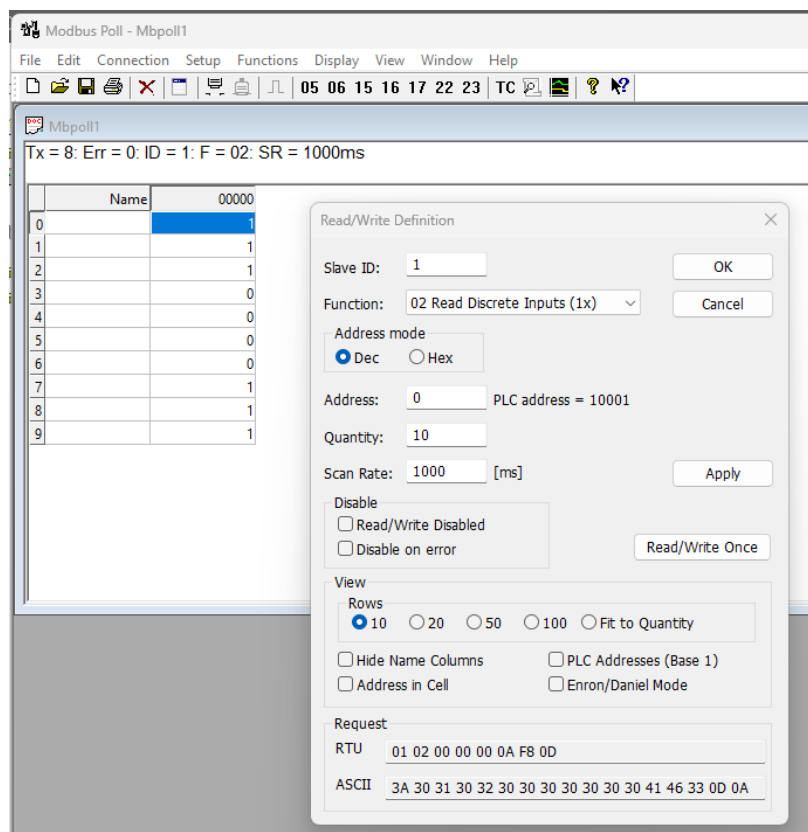
gasimy zasilanie -> kasujemy zworkę -> włączamy zasilanie



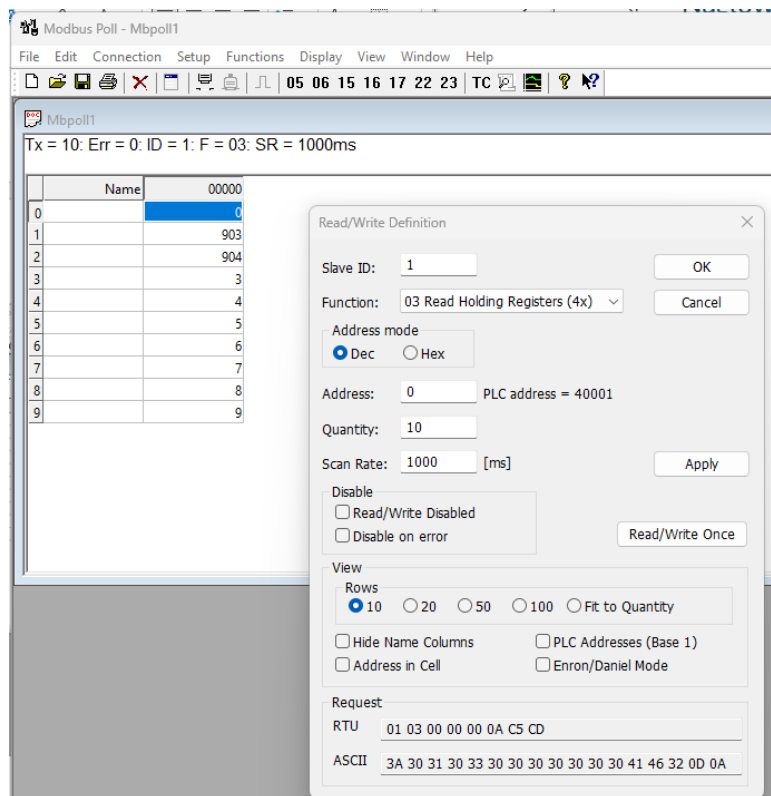
Rysunek 3 Reset płytki po załadowaniu programu



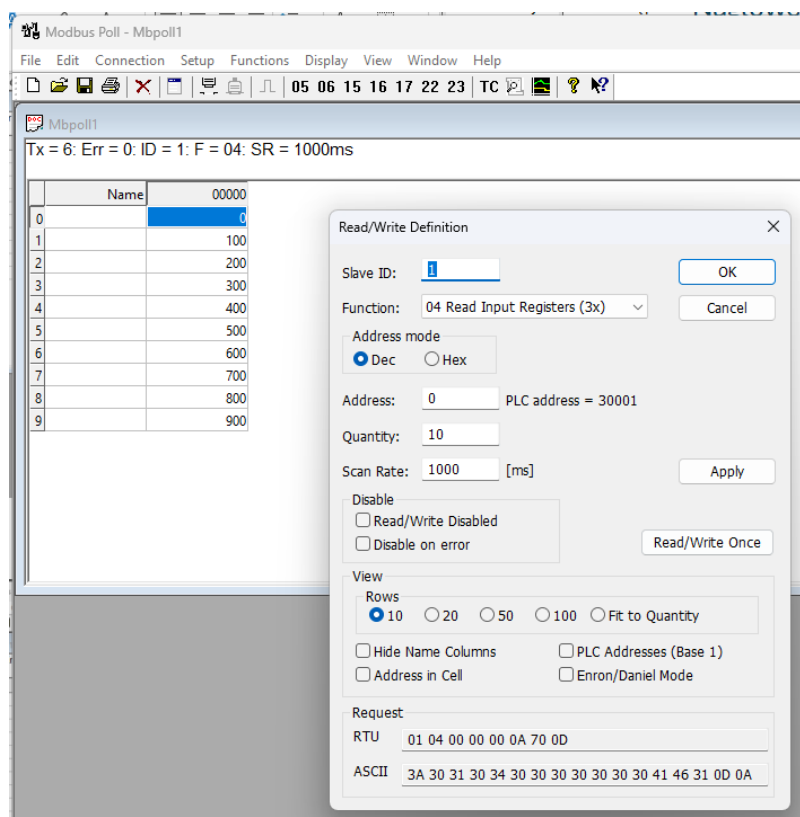
Rysunek 4 Read Coils



Rysunek 5 Discreate Inputs



Rysunek 6 Holding registers



Rysunek 7 Input registers

