PLC

DIAInstaller V2.1 - https://downloadcenter.deltaww.com/en-US/DownloadCenter?v=1&CID=06&itemID=060301&downloadID=AX-3%20Series&sort_expr=cdate&sort_dir=DESC

Używamy DIADesigner-AX jeden z modułów DIADesignera (pamiętać przy instalacji!)

https://plc247.com/download-modbus-poll-v9-5-full-version/ // mdd poll bez blokady

WT32

https://docs.espressif.com/projects/esp-idf/en/stable/esp32/get-started/ // instalacja esp idf

. \$HOME/esp/esp-idf/export.sh // zlinkowanie konsoli idfa z projektem

idf.py fullclean //wyczyszczenie binarek (robić przy przenoszeniu projeku, bądź gdy grubo sypie błędami)

idf.py menuconfig //konfiguracja płytki (ustawić interfejs sieciowy – rys. 1)

```
(Top) → Example Connection Configuration

Espressif IoT Development Framework Configuration

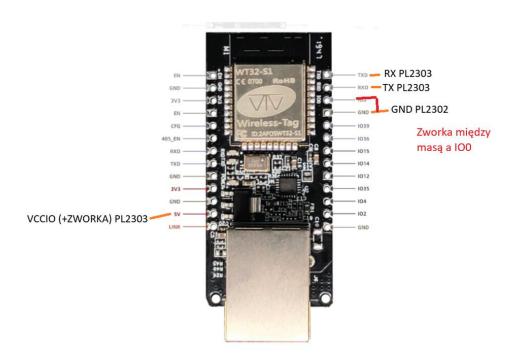
[] connect using WiFi interface
[*] connect using Ethernet interface
(2048) emac_rx task stack size
Ethernet Type (Internal EMAC) --->
Ethernet PHY Device (LAN87xx) --->

(23) SMI MDC GPIO number
(18) SMI MDIO GPIO number
(16) PHY Reset GPIO number
(1) PHY Address

[] Obtain IPv6 address
```

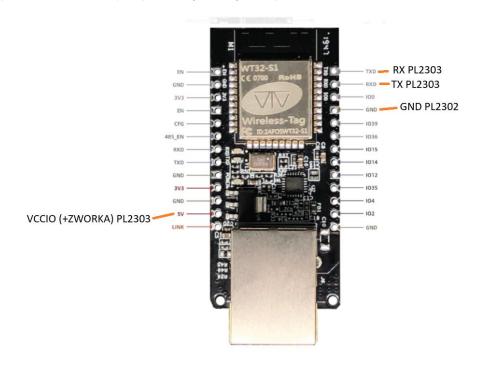
Rysunek 1 Ustawienia interfejsu sieciowego

idf.py build //budowa projektu

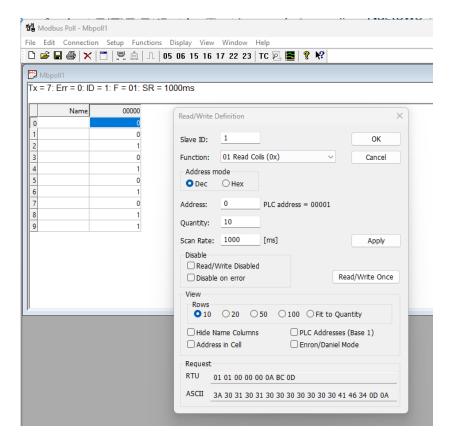


Rysunek 2 Przygotowanie płytki do wrzucenia programu

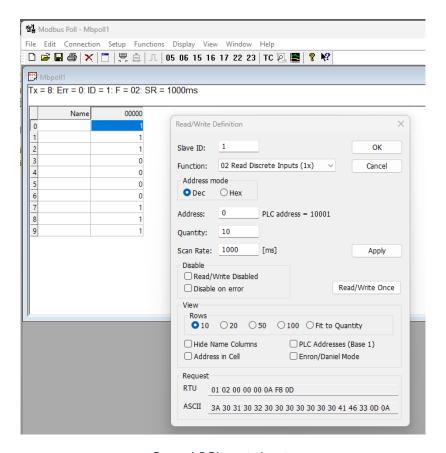
idf.py -p /dev/ttyUSB0 flash //wgranie projektu na płytkę
gasimy zasilanie -> kasujemy zworkę -> włączamy zasilanie



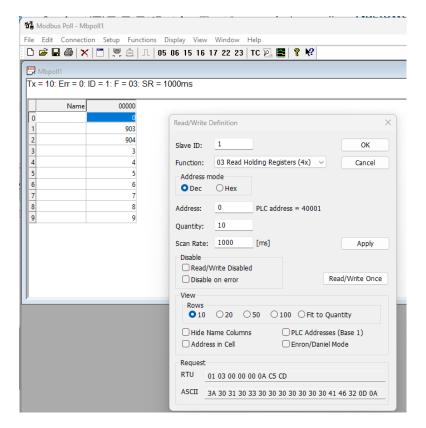
Rysunek 3 Reset płytki po załadowaniu programu



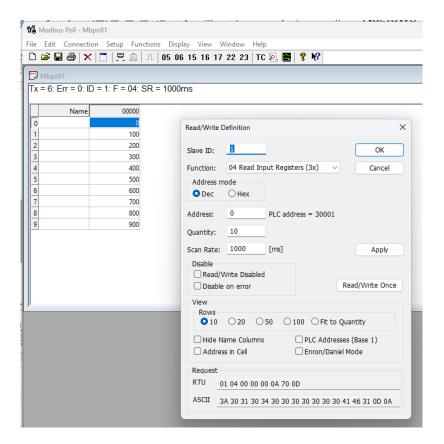
Rysunek 4 Read Coils



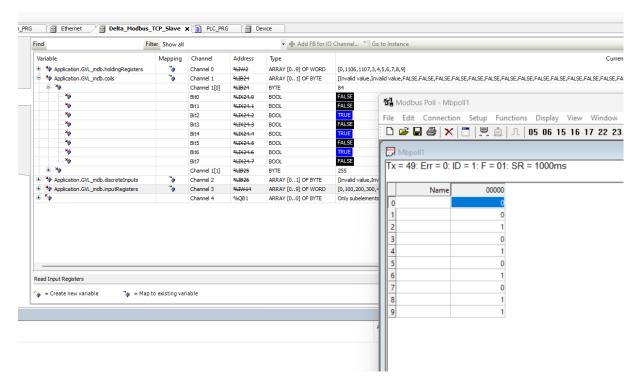
Rysunek 5 Discreate Inputs



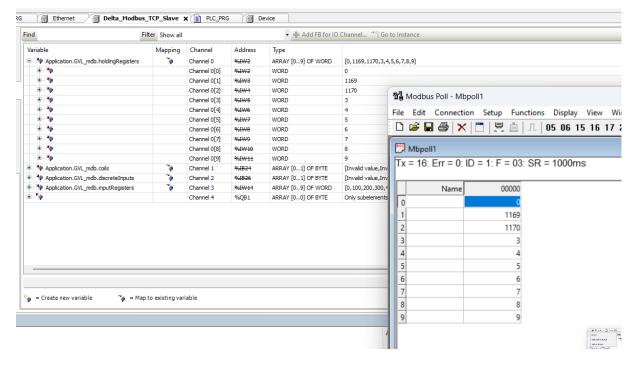
Rysunek 6 Holding registers



Rysunek 7 Input registers



Rysunek 8 Komunikacja PLC - WT32



Rysunek 9 Komunikacja PLC - WT32 cd.