

2022-1 컴퓨터구조 HW#4 (due 4/5)

- Logisim을 이용해서 다음 회로를 설계하고 시뮬레이션 해보시오.
 1. 1비트 비교기 4개를 이용해서 4비트 비교기를 구현하시오.
 2. 1비트 전가산기(full-adder) 4개를 이용해서 4비트 병렬 가산기를 구현하시오.
- 제출물:
 - Logisim (.circ) file 제출
 - Logisim 실행 화면 제출
- 한 화면에 2개의 회로를 모두 구현해도 됨