

2022-1 컴퓨터구조 HW#6 (due 4/19)

- 1이 5 클럭 이상 동안 연속으로 입력되면 1을 출력하는 순차논리회로를 설계하시오.
0이 한번이라도 입력되거나 1이 1-4클럭 사이로 입력되는 경우에는 0을 출력한다.
 - 입력: x, 출력: y
 - 클럭(cp)과 reset 입력도 존재한다.
- 1. 상태도 (state diagram)을 그리시오
- 2. 상태표 (state table)을 그리시오
- 3. D flip-flop과 논리게이트를 이용해서 순차논리 회로를 설계하시오
- 4. Logisim을 이용해 설계한 순차 논리회로를 시뮬레이션 하시오.
- 제출물:
 - 상태표, 상태도
 - Logisim (.circ) file 제출
 - Logisim 실행 화면 제출