IMPLEMENTASI FILTER SPASIAL LINEAR PADA VIDEO STREAM MENGGUNAKAN FPGA HARDWARE ACCELERATOR



Oleh SULAEMAN H131 16 002

Pembimbing Utama : Dr. Eng. Armin Lawi, S.Si., M.Eng.

Pembimbing Pertama : Dr. Diaraya, M.Ak.

Penguji : 1. Dr. Hendra, S.Si., M.Kom.

2. Nur Hilal A Syahrir, S.Si., M.Si.

PROGRAM STUDI ILMU KOMPUTER DEPARTEMEN MATEMATIKA FAKULTAS MATEMATIKA DAN ILMU PENGETAHUAN ALAM UNIVERSITAS HASANUDDIN MAKASSAR

DAFTAR ISI

DAFTAR ISI									i												
DAFTA	R GAMBAR	• • • •			•		•		•	•		 •	•	•	• •		•	•	•	•	ii
BAB I	PENDAHULUA	AN .					•			•		 •		•				•	•	•	1
1.1	Latar Belakang						•			•	•	 •		•	•			•	•		1
BAB II	TINJAUAN PU	STAK	Α.							•		 •		•			•	•	•		2
2.1	Landasan Teori				•		•		•	•									•		2
BAB III	METODE PEN	ENILI	ITIA	N.	•		•		•		•	 •		•	• •		•	•	•	•	3
DAFTA	R PUSTAKA .															_		_	_		3

DAFTAR GAMBAR

BABI

PENDAHULUAN

1.1 Latar Belakang

Lorem ipsum dolor sit amet, consectetuer adipiscing elit. Etiam lobortis facilisis sem. Nullam nec mi et neque pharetra sollicitudin. Praesent imperdiet mi nec ante. Donec ullamcorper, felis non sodales commodo, lectus velit ultrices augue, a dignissim nibh lectus placerat pede. Vivamus nunc nunc, molestie ut, ultricies vel, semper in, velit. Ut porttitor. Praesent in sapien. Lorem ipsum dolor sit amet, consectetuer adipiscing elit. Duis fringilla tristique neque. Sed interdum libero ut metus. Pellentesque placerat. Nam rutrum augue a leo. Morbi sed elit sit amet ante lobortis sollicitudin. Praesent blandit blandit mauris. Praesent lectus tellus, aliquet aliquam, luctus a, egestas a, turpis. Mauris lacinia lorem sit amet ipsum. Nunc quis urna dictum turpis accumsan semper. (Putra, 2010)

BAB II TINJAUAN PUSTAKA

2.1 Landasan Teori

BAB III METODE PENENILITIAN

DAFTAR PUSTAKA

Putra, Darma (2010). *Pengolahan Citra Digital*. ISBN-13: 978-979-29-1443-6. Jl. Beo 38-40, Yogyakarta 55281: Penerbit Andi.