				I				1						I				1	
				Input				Control out						Input bits				Output bits	
INUM	Instruction	Mnemonic	Format	opcode	funct3	funct7	funct6	RFW	ALUop	ALUSrcA	ALUSrcB	PCsel			funct3	funct7	funct6		
0	addi	ADDI	1	0010011	000	XXXXXXX	XXXXXX	1	000	0	01	0	0	0b0010011	0b000	0bxxxxxxx	0bxxxxxxx	0b1000001	
1	addi	ADDR	R	00110011	000	0000000	XXXXXX	1	000	0	00	0	0	0b00110011	0b000	0b0000000	0bxxxxxxx	0b1000000	
2	jal	IΔI	J	1101111	YYY	YYYYYYY	YYYYYY	1	000	1	10	1	1	0b1101111	0bxxx	0bxxxxxxxx	0bxxxxxx	0b1000110	
3	iole	JALR	i	1100111	000	XXXXXXX	NOODON	4	000	0	01	1	1	0b1100111	0b000	0bxxxxxxxx	0bxxxxxx	0b1000011	
	Jan	JALK		1100111	000	*****	****	l'	000	U	UI			001100111	00000	UDXXXXXX	UDXXXXX		
4																		0b	
5																		0b	
6																		0b	
7																		0b	
8																		0b	
9																		0b	
10																		0b	
11																		0b	
12																		0b	
13																		0b	
14																		0b	
15																		0b	
16																		0b	
17																		0b	
18				-				1										0b	
19								1										0b	
20																		0b	
21																		0b	
22																		0b	
23																			
24																			
25																			
26								1											
								1											
27																			
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
								1											
				1				1						1				1	

		-								
					-					

		-								
					-					

				1					
				1					
				1					
				1					
	-								
				1					
				1					
				1					
				1					
				1					

			-							
					1					
					1					

	-								
				1					

				1					
				1					
				1					
				l					

	_								
				-					
				-					
	_	1							
				1					
	_								
				1					
		1							
				1					
	_								