Hardwarestruktur Projekt:				Kandidat Nr.:										
Name: Vorname:									Datum:					
INPUT								ОИТРИТ						
Beschreibung:	Funktionsbenennung:		Port:						Port:		Funktionsbenennung:	Beschreibung:		
			Schalter Taster			Bit			Bit	l				
				S7		7			7					
				S6		6	(		6					
				S5		5	(		5					
				S4		4	μC		4					
				S3		3	(		3					
				S2		2	(		2					
				S1	_	1	(		1					
				S0		0	•		0					
					ŀ	ıC: ˌ								