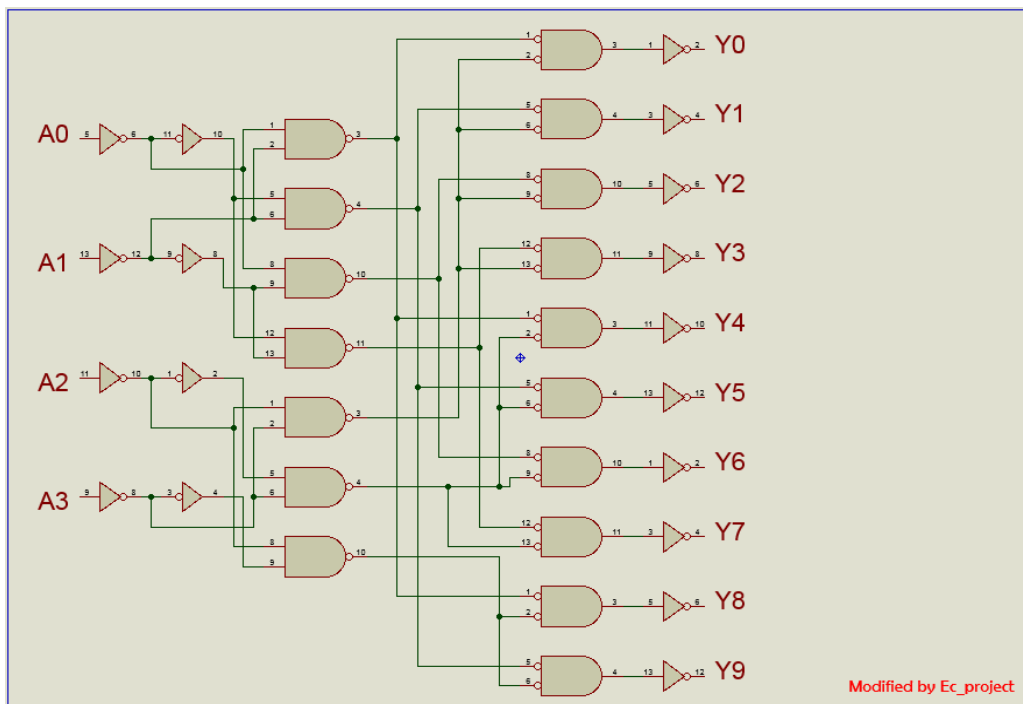


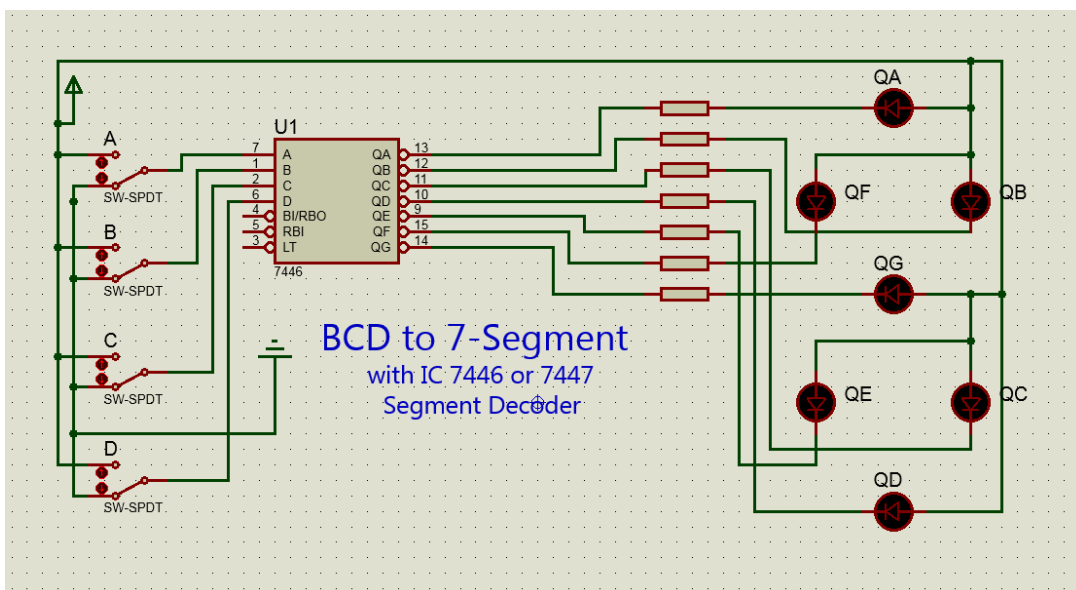
Nama : Shafa Bani Saputra  
NIM : L200190151

## Laporan Tugas Praktikum

1. Datasheet yang menunjukkan schematic gerbang logika penyusun IC 7442



2. Rangkaian decoder BCD to 7-segment



3. Tabel dari Hasil simulasi rangkaian BCD to 7-Segment

NO	INPUT				OUTPUT						
	SW4	SW3	SW2	SW1	a	b	c	d	e	f	g
1	0	0	0	0	1	1	1	1	1	1	0
2	0	0	0	1	0	1	1	0	0	0	0
3	0	0	1	0	1	1	0	1	1	0	1
4	0	0	1	1	1	1	1	1	0	0	1
5	0	1	0	0	0	1	1	0	0	1	1
6	0	1	0	1	1	0	1	1	0	1	1
7	0	1	1	0	0	0	1	1	1	1	1
8	0	1	1	1	1	1	1	0	0	0	0
9	1	0	0	0	1	1	1	1	1	1	1
10	1	0	0	1	1	1	1	0	0	1	1
11	1	0	1	0	0	0	0	1	1	0	1
12	1	0	1	1	0	0	1	1	0	0	1
13	1	1	0	0	0	1	0	0	0	1	1
14	1	1	0	1	1	0	0	1	0	1	1
15	1	1	1	0	0	0	0	1	1	1	1
16	1	1	1	1	0	0	0	0	0	0	0

4. Kesimpulan yang saya ambil dari rangkaian dan tabel diatas

- Berdasarkan simulasi pada rangkaian BCD to 7-segment, percobaan ke-1 sampai ke-10 menunjukkan angka 0 – 9 dari kombinasi indikator LED, sedangkan dalam percobaan ke-11 sampai ke-16 tidak menunjuk angka atau LED indikator yang menyala tidak beraturan., misalnya pada percobaan ke-11 malah seperti huruf C