Appendice D

Alimentation stabilisée +9 V

Le circuit d'alimentation stabilisée +9 V de la figure 1 est construit selon un principe déjà bien connu; le régulateur est un 723, associé à un transistor série (T1). Les condensateurs C4/C5 ne sont pas indispensables, mais peuvent contribuer dans des conditions difficiles, à éliminer les perturbations provenant du réseau.

La LED D3 indique la présence de la tension stabilisée à 9,7 V. Les indications entre parenthèses permettent de réaliser selon le même principe une alimentation de +12 V.

Liste des composants de la figure 1

Résistances:

 $R1 = 680 \Omega$

 $R2 = 1\Omega 2$

 $R3 = 820 \Omega$

R4 = 1 k

R5 = 2k7

Condensateurs:

 $C1 = 1000 \,\mu/25 \,V$

 $C2 = 47 \mu/10 V$

C3 = 100 p

C4,C5 = 6n8 (voir texte)

Semiconducteurs:

IC1 = 723

T1 = BC140

D1,D2 = 1N4148

D3 = LED

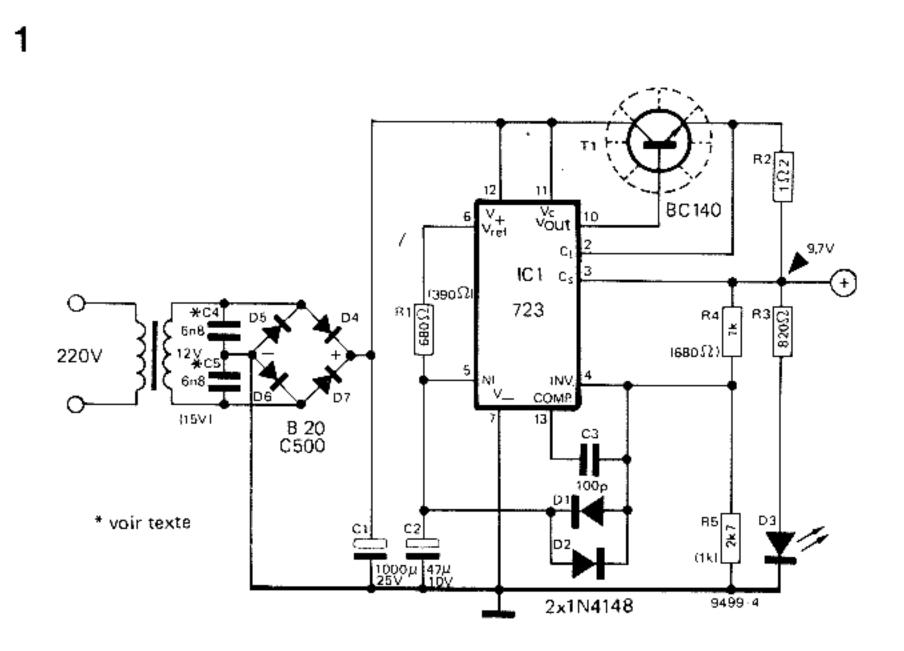
D4...D7 = B20C500

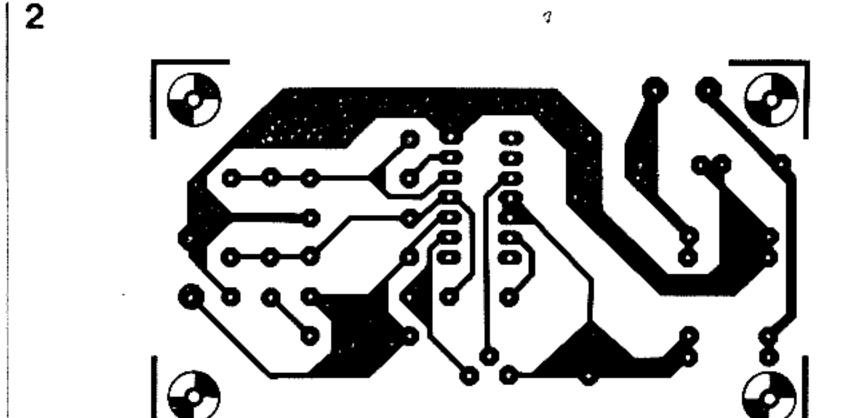
ou équiv, par ex.

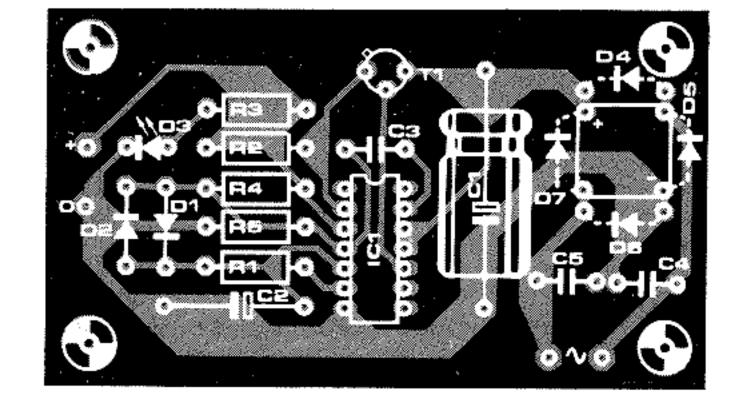
Figure 1. Circuit d'alimentation stabilisée conventionnel autour d'un régulateur intégré 723. Les valeurs entre parenthèses permettent de réaliser une alimentation stabilisée de

Figure 2. Circuit imprimé et sérigraphie pour l'implantation des composants du circuit de la figure 1.

+12 V.







Appendice E

Amplificateurs opérationnels à FET

La technologie fait des progrès, le FORMANT aussi! Celui-ci comporte des transistors à effet de champ qui, à l'époque, étaient préférables à des amplificateurs opérationnels bon marché pour prélever le signal sous haute impédance et le transmettre en toute "linéarité". Entretemps sont apparus les amplificateurs opérationnels à transistors d'entrée FET. Ceci concerne non seulement les VCO nouveaux, mais aussi ceux que l'on a déjà réalisés avec l'ancienne technologie.

Les versions "rapides" des amplificateurs opérationnels à FET n'existaient pas encore à l'époque de la conception du FORMANT. Il était alors impossible d'envisager leur mise en œuvre; c'est pourquoi le FORMANT est équipé, dans sa version initiale, de transistors à effet de champ discrets (figure 1a). Le problème était résolu de manière tout à fait satisfaisante d'ailleurs. Mais elle présentait certains inconvénients dont l'énumération sera motivante pour une amélioration du circuit de l'oscillateur:

- le facteur d'amplification n'est pas exactement unitaire, mais légèrement inférieur (de l'ordre de 0,9).
- du fait des tolérances inhérentes à cette catégorie de composants, il faut adapter la résistance de source au transistor mis en œuvre.
- 3) la tension UGS provoque un "offset" de la tension d'entrée par rapport à la tension de sortie; cet offset (- UGS) doit être compensé dans l'étage suivant.
- 4) la plage de commande est relativement étroite.
- 5) la tension UGS et de ce fait, la tension de sortie dérivent selon un facteur thermique.

Ces inconvénients ne sont tout de même pas prohibitifs, mais puisqu'à présent il est possible de les éliminer sans que les qualités des VCO ne soient compromises, il y a tout lieu de se donner le mal de le faire.

Le montage en drain commun de la figure 1a apparaît dans plusieurs modules du FORMANT; il pourra dans tous les cas de figure être remplacé par le montage à amplificateur opérationnel à FET de la figure 1b. Ceci concerne l'interface, les VCO, les VCF et quelques uns des circuits proposés en extension dans ce livre. Les deux avantages qui résulteront de cette modification sont une stabilité en température sensiblement meilleure et le fait que l'adaptation des résistances de source est devenue inutile.

Les points chauds

Le plus grand inconvénient du montage en drain commun (source suiveuse) est la dérive liée au cœfficient thermique. Et c'est bien sûr dans les VCO que cette dérive se fait le plus nettement sentir; cette dérive a pour conséquence directe celle de la fréquence d'oscillation. Il en va de même pour l'interface, dont le KOV commande lui aussi la fréquence de l'ensemble des VCO. Dans la pratique, la présence d'amplificateurs opérationnels à FET sur l'interface ne se justifie que lorsque le clavier s'étend au-delà de cinq octaves. Dans ce cas-là, il n'est pas inintéressant d'utiliser des amplificateurs opérationnels multiples du type TL 084 ou TL 074. Ceux-ci pourront remplacer avantageusement T1, T3 et T4. Le quatrième ampli-op qui resterait inutilisé peut remplacer un 741, comme par exemple IC5 ou IC6. Cette modification n'est pas tout à fait compatible avec le circuit imprimé original. Si I'on réalise ses propres circuits imprimés, on pourra redessiner cette partie du circuit sans difficulté. Sinon, la modification pourra être faite par câblage, avec éventuellement un petit morceau de circuit d'essai.

La compensation d'offset avec P4 devra être corrigée une fois que la modification aura été menée à bien.

La stabilité en température des VCF n'est pas liée à la tolérance des FET.

Il en résulte qu'hormis le masochisme, rien ne justifie une modification de ces modules.

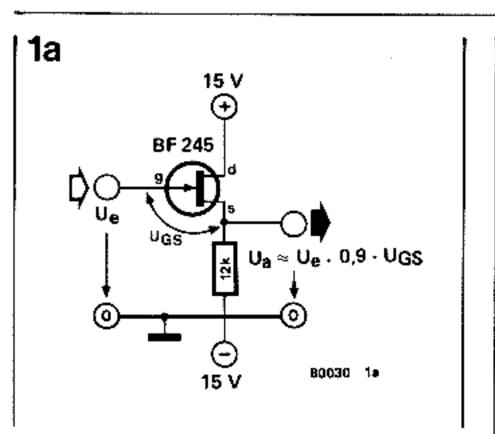
VCO avec ampli-op à FET

C'est donc sur les VCO que la modification s'impose. On notera (avec peut-être du dépit) qu'elle entraînera inévitablement une correction du réglage de l'oscillateur et du convertisseur de formes d'ondes. Sur les VCO existants, la modification ne se justifie effectivement que lorsque l'utilisateur est insatisfait de la stabilité en température de ses modules.

La figure 2a montre le circuit initial avec ses deux transistors à effet de champ montés en drain commun. T2 exerce une influence directe sur la stabilité de la fréquence d'oscillation. Le premier pas consiste donc à le remplacer par un suiveur de tension réalisé à l'aide du seul LF356H. Le reste du circuit peut rester inchangé comme le montre la figure 2b. L'ajustable P10 agit sur l'amplitude du signal en dent de scie et doit être mis approximativement en position médiane. Une nouvelle procédure de réglage de l'oscillateur et du convertisseur de forme d'onde s'impose, parce que la modification affecte non seulement l'amplitude mais aussi le potentiel de courant continu du signal en dent de scie.

La figure 3a montre comment adapter la nouvelle implantation des composants à l'ancien circuit imprimé selon le schéma de la figure 2b. Les broches 1 et 5 du LF 356 (IC12) en boîtier métallique TO ne sont pas utilisées; on les coupera à ras du boîtier. La broche 6 pourra être soudée directement sur la broche 2. Sur le circuit imprimé déjà réalisé, il faut supprimer R17 et T2, tandis que IC12 sera implanté conformément à la figure 3a.

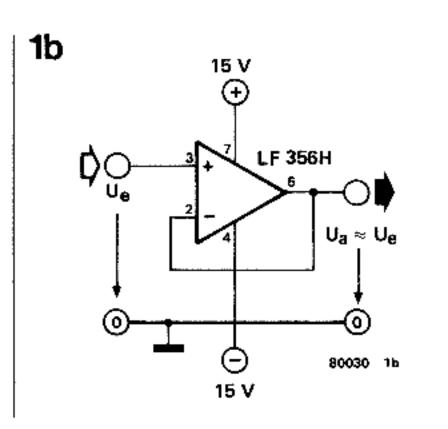
Si l'on démarre un nouveau VCO, la modification sera plus conséquente. La figure 2c en donne le schéma. Par rapport au circuit initial de la figure 2a, on constate l'absence de T2, T3, R17, R20, R16 et P10. Le suiveur de tension réalisé à l'aide de l'amplificateur opérationnel IC12 remplace les deux transistors à effet de champ. La valeur de la résistance R18 passe à 470 ohms.



2a

2b

2¢



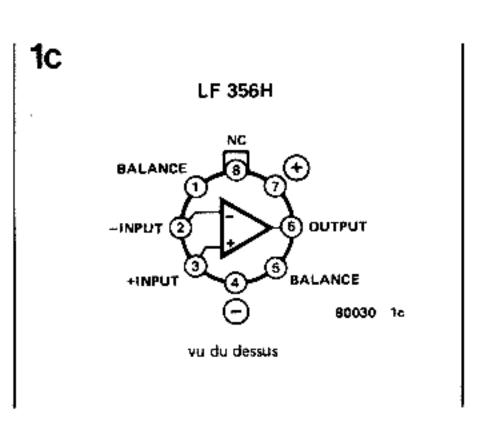


Figure 1a. Montage en drain commun avec un transistor à effet de champ à canal N. Ce circuit est mis à contribution dans l'interface, les VCO et les VCF du FORMANT.

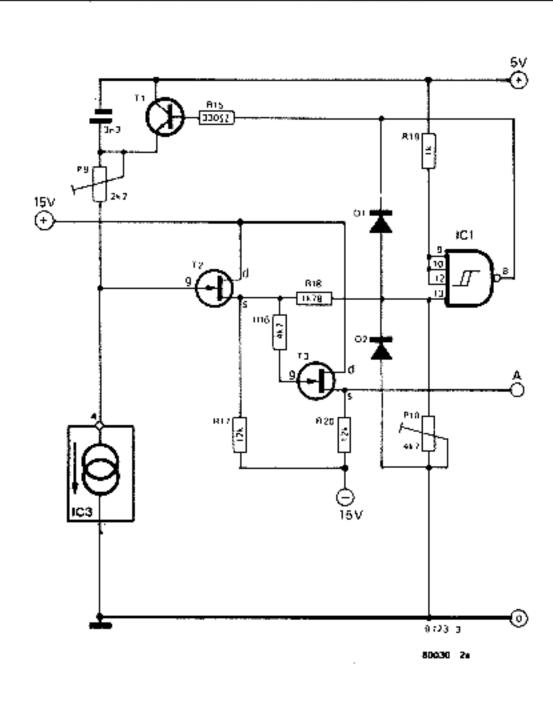
Figure 1b. Suiveur de tension réalisé à l'aide d'un ampli-op à FET. Ce circuit pourra remplacer dans le FORMANT les montages en drain commun partout où une meilleure stabilité thermique est souhaitable.

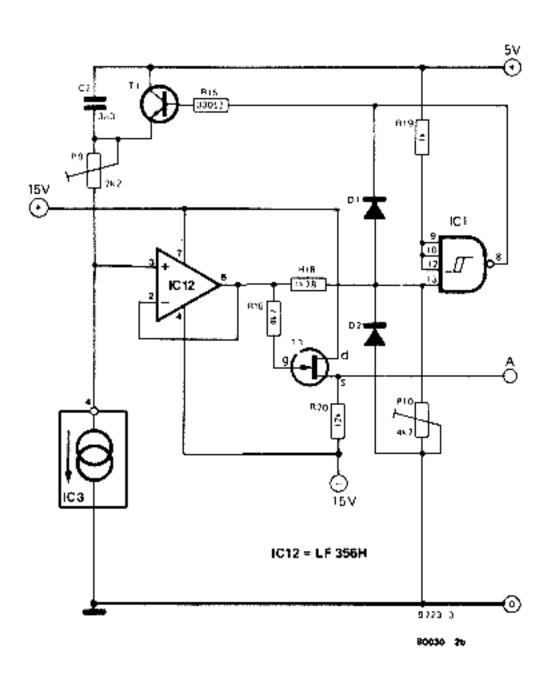
Figure 1c. Brochage du circuit LF 356, vu de dessus. Les broches 1, 8 et 5 pourront être coupées à ras du boîtier.

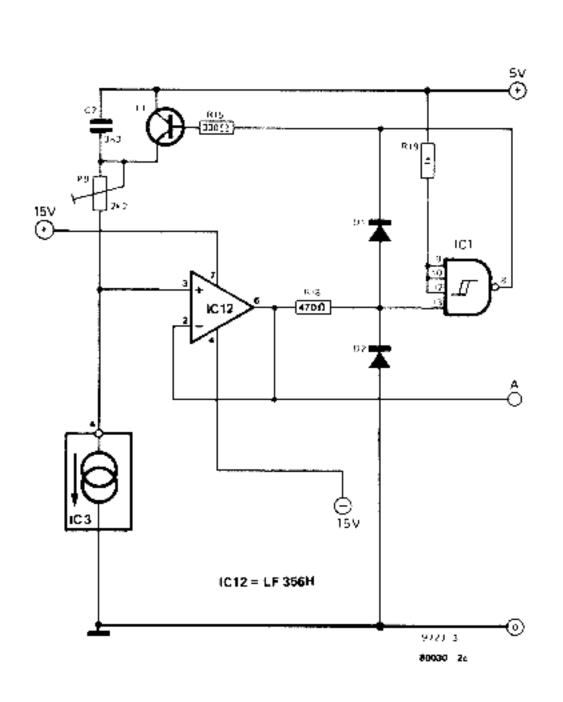
Figure 2a. Le circuit de l'oscillateur du VCO du FORMANT. Celui-ci comporte deux transistors à effet de champ montés en drain commun; T2 exerce une influence directe sur la stabilité de la fréquence de sortie.

Figure 2b. S'il s'agit de modifier un VCO existant, il suffira de remplacer T2 par un ampli-op; ceci ne pose aucun problème d'implantation.

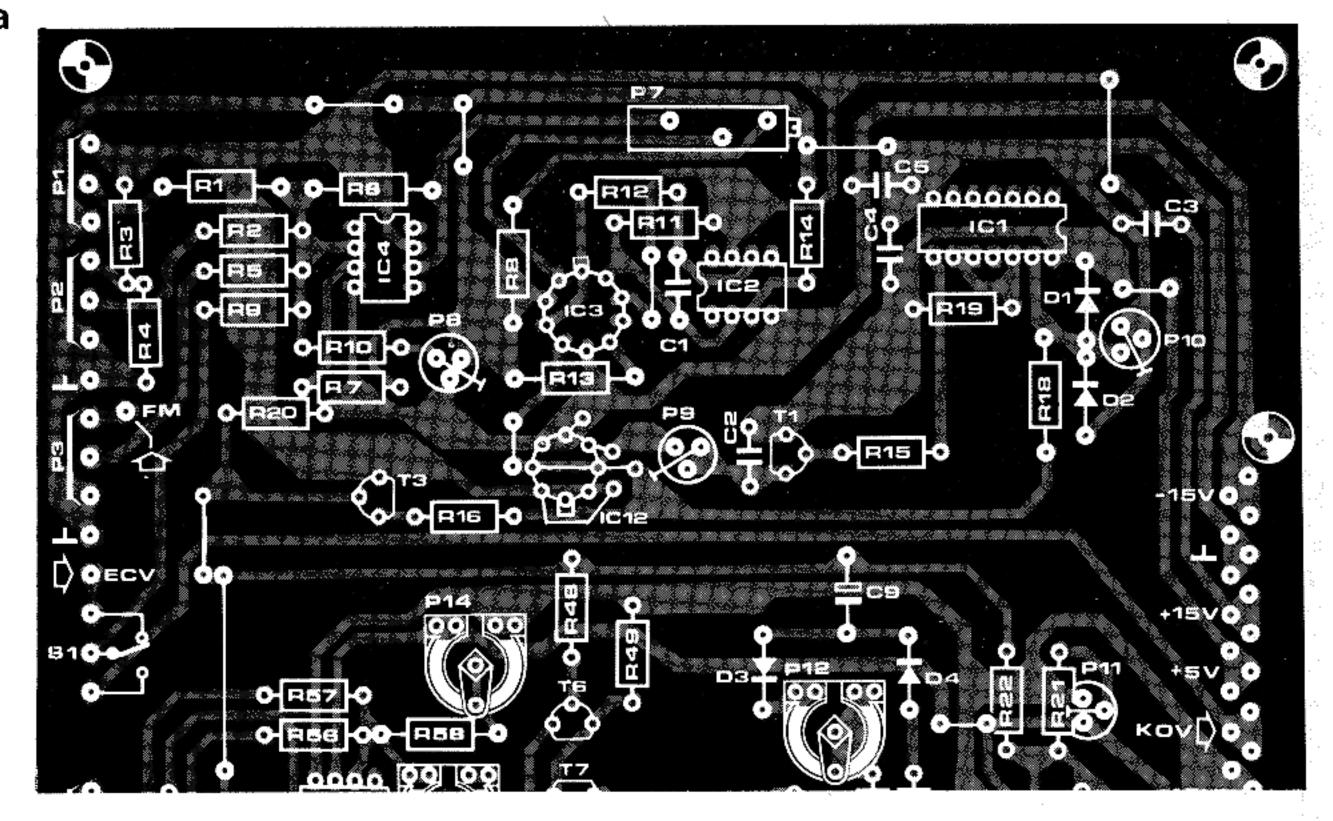
Figure 2c. La modification est radicale avec les nouveaux VCO, permettant ainsi l'économie de quelques composants.

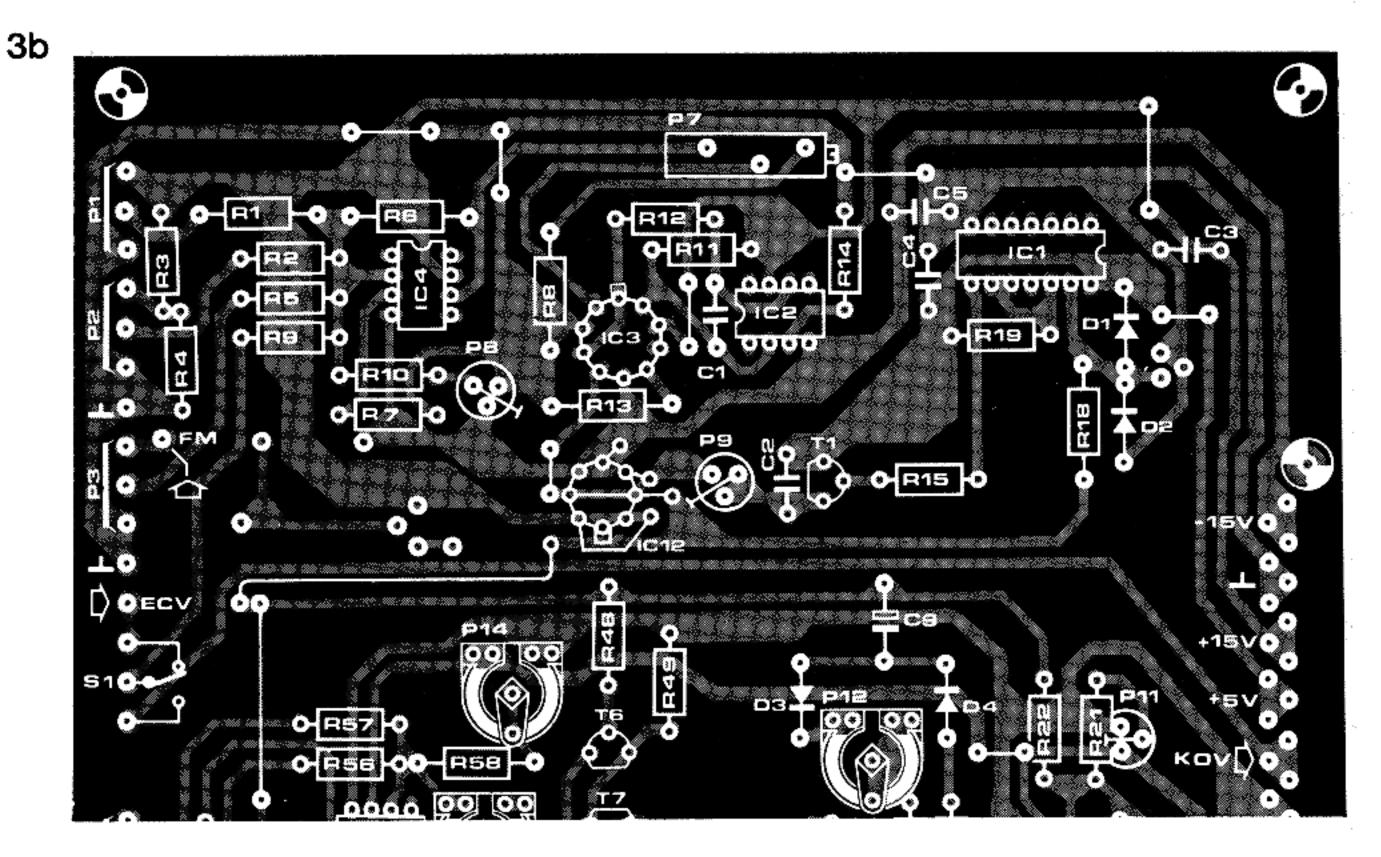






За





Il n'est pas indispensable qu'elle soit à film métallique, à moins que l'on ne tienne à atteindre le nec plus ultra en matière de stabilité thermique.

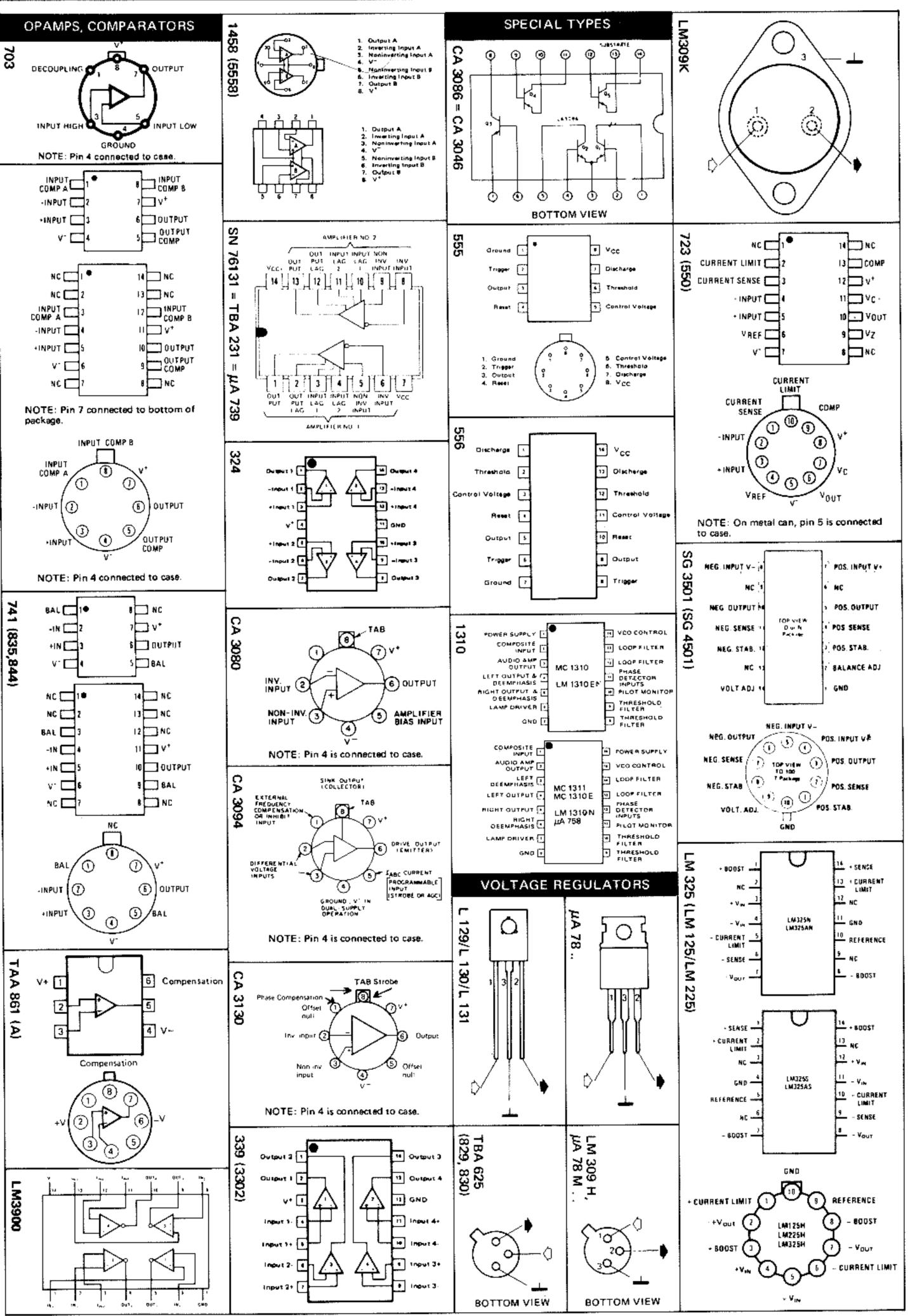
La figure 3c indique comment implanter les composants sur le nouveau VCO. IC12 prend la place de T12/R17 et un strap à gauche d'IC12 remplace T3/R16. L'ampli-op à FET du circuit de la figure 2c n'apporte pas seulement une meilleure

stabilité thermique mais réduit aussi le nombre des composants, parmi lesquels figure le potentiomètre P10, un Cermet coûteux, qu'il n'était d'ailleurs pas facile de régler. En conclusion, nous pouvons affirmer que la dernière modification proposée dans ce livre est sans doute la première que l'amateur soucieux de qualité et d'efficacité se devra de réaliser!

Figure 3a. L'implantation des composants du circuit de la figure 2b ne pose que peu de problèmes.

Figure 3b. Le circuit de l'oscillateur est considérablement simplifié grâce à la mise en œuvre d'un amplificateur opérationnel à FET.

Type	ORS PNP = P NPN = N	U _{CEO} (volt) 0 = < 20	Ic(max) (mA)	P _{max} (mW) non refroidl, 0 = < 300				0
Туре		0 = < 20	CHIMAN		DEEdwink) 1 e
,,,,,	NPN = N	00 = 25-40	0 = < 50 00 = 55·100	00 = 305-1000 refroidi	hFE(min) 0 = < 20	boitier	re de rouge	boîtier boîtier
		000 = 45-60 0000 = 65-80 00000 = > 85	000 = 105-400	00÷ = 1-10 W	00 = 25.50 000 = 55.120 0000 = > 125	DOME	rê marqu a s	- C C C C C C C C
TUN	N	0	00	0	000			ci
TUP AC126	P P	0	00 00	0	000	•		②
AF239	P	0	0	٥	0	1	base commune : fT = 700 MHz	, i
BC107 BC108	N N	000	00 00	0	000	2		
8C109 8C140	N N	0 00	00 0000	0 00≎	0000 00	2	faible Smit	
BC141 BC160	N	000	0000	00a	00	2		
BC161	P	000	0000 0000	00÷ 00∻	00 00	2		e c
BC182 BC212	Ni P	000 000	000 000	0	0000	2		1
BC546 BC556	N P	0000	00	00 00	0000	2		
BD106	N	00	00000	0000	000 00	7		
BD130 BD132	N. P	000 000	00000	00*** 00**	0 00	7 9		
BD137 BD138	N P	000	0000 0000	00≎ 00≎	00 00	9		, , , , , , , , , , , , , , , , , , ,
BD 139	N	0000	0000	00÷	00	9		3
BD140 BDY20	N	0000	0000 00000	00÷ 00÷	00 0	9 7		9
BF180 8F185	N N	0	0	0	0	1	base commune : $f_{\overline{1}} = 675 \text{ MHz}$ base commune : $f_{\overline{1}} = 220 \text{ MHz}$,
BF194 BF195	N	0	o o	ŏ	900	12 10	emetteur commun : fT = 260 MHz	
BF 199	N	0 00	0	0 00	000 000	10 11	émetteur commun : fT = 200 MHz émetteur commun : fT = 550 MHz	
BF200 BF254	N N	0 00	0 0	0	00	1	base commune : fT = 240 MHz	
BF257	P	00000	00	00	00	2	émetteur commun : fT = 260 MHz émetteur commun : fT = 90 MHz	
BF494 BFX34	N N	0 000	0 00000	0 00	000 00	11 2	émetteur common: ft = 260 MHz ft = 70 MHz	4 9
BFX89 BFY90	N N	0	0	0	00 00	1	émetteur commun : fr = 1000 MHz	
BSX19	N,	ō	0000	0	000	2	émetteur commun : (7 = 1000 MHz	
BSX20 BSX61	N	0 000	0000 0000	0 00	000 000	2 2		ceb
HEP51 HEP53	P N	00 00	0000	00 00	000	1	fT = 150 MHz	
HEP56	N	0	00	00	000	5	† _T × 200 MHz † _T = 750 MHz	a 8
MJE171 MJE180	N	000 00	00000 00000	0000 0000	00 00	9 9	-	(a)
MJE 181 MJE 340	N N	900 90000	00000 0000	0000 0000	00	9		
MPS A05	N	000	0000	00	00 00	13		(• • •)
MPS A06 MPS A09	N N	0000	0000	00 00	00 000	#3 13		bce Dee
MPS A10 MPS A13	N N	00 00	00 000	00 00	00	13		
MPS A16	N.	00	00	00	0000	13 13		0
MPS A17 MPS A18	N	00 000	00 000	00 00	0000 0000	13 13		(O)
MPS A55 MPS A56	P	000 0000	0000 0000	0	00	13		
MPS UOT	N	00	00000	000	00 00	13 14		(O_1, O_2)
MPS U05 MPS U56	N P	000 0000	00000 00000	00≏ 00∻	00 00	14 14		\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\
MPS2926 MPS3394	N N	0	00 00	00	00	13	f _T = 300 MHz	\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\
MPS3702	Р	00	000	00 00	000 000	13 13	f _T ≈ 100 MHz	
MPS3706 MPS6514	N N	0 00	0000 00	00 0	00 0000	13 13	f _T = 480 MHz	9
T(P29 T1P30	N P	00 00	0000 0000	00ee 00ee	0	3	1 3 400 18112	
TIP31	N	00	00000	00000	0 0	3		
TIP32 TIP140	N	00 000	00000	00000 00000	0 0000	3 7	Darlington	
TIP142 TIP2955	N P	00000	00000 00000	00ana 00ana	0000	7	Darlington	VIIII
TIP3055 TIP5530	N P	000	00000	00000	0	3		(a)
2N696	, N	000	00000	00444 00	0	3 2		
2N706 2N914	N N	0	0	0	0	2		boitier boitier
2N1613 2N1711	N	000	0000	00	00	2		
N 1983	N	000 00	0000	00 00	000 000	2		4 4 1
2N1984 2N2219	N	00 00	0000 0000	00	00	2		b c
N2222 N2925	N	00	0000	00	00	2		
N2955	N P	00 00	00 00	0 0	0000 0	13 2	≠ MJE2955, TIP2955!	0 .
N3054 N3055	N	000 000	00000	00000 00000	00 0	7	· · · · · · · · · · · · · · · · · · ·	1 1
N3553 N3568	N	00	0000	000	0	2	f _T = 500 MHz	
N3638	N P	000	0000	0	000	13 13	-	b + (e e) + c bèc
N3702 N3866	P Ni	00 00	000 000	00 00¢	000	13	for 200 core	
N3904 N3905	N P	00 00	000	0	00	13	1 _T - 700 MHz	13 14
N3906	P	00	000	00 00	000	13 13		
N3907 N4123	N N	000 00	0 000	0	000 00	13 13		
N4124 N4126	N P	00	000 000	0	000	13		
N4401	N	00	0000	0 00	000 0	13 13		
N4410 N4427	N N	0000 0	000 000	00 00%	000 0	13 2	f _T ≃ 700 MH2	
N5183	Ν	ō	0000	00	000	2	- 1 - 100 MHZ	



NOTE: All IC's shown top view, unless otherwise stated.