

# Projet PARM

FADDA RODRIGUEZ Antoine  
LACROIX Baptiste  
LEFEVRE Clément  
ALLAIN Emma



# Sommaire

**01**

**Présentation  
du projet**

**02**

**Contrôleur**

**03**

**Répartition  
des tâches**

**04**

**Tests  
unitaires**

**05**

**Démonstration  
parser ASM**

**06**

**Tests  
d'intégration**

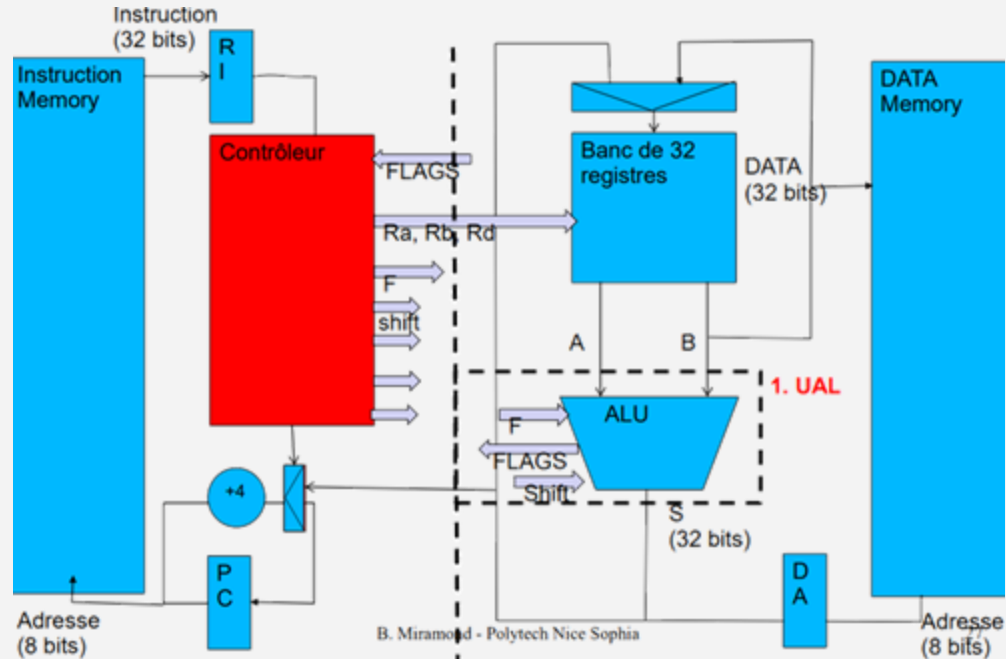




# 01

## Présentation du projet

# Présentation du projet



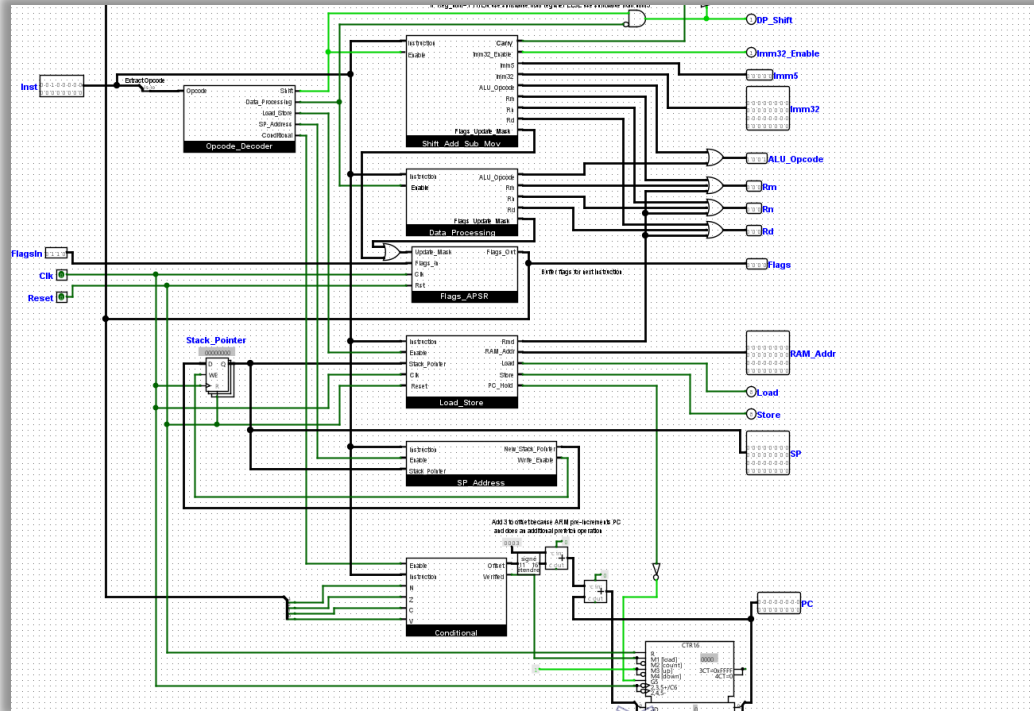


# 02

## Contrôleur

# Contrôleur

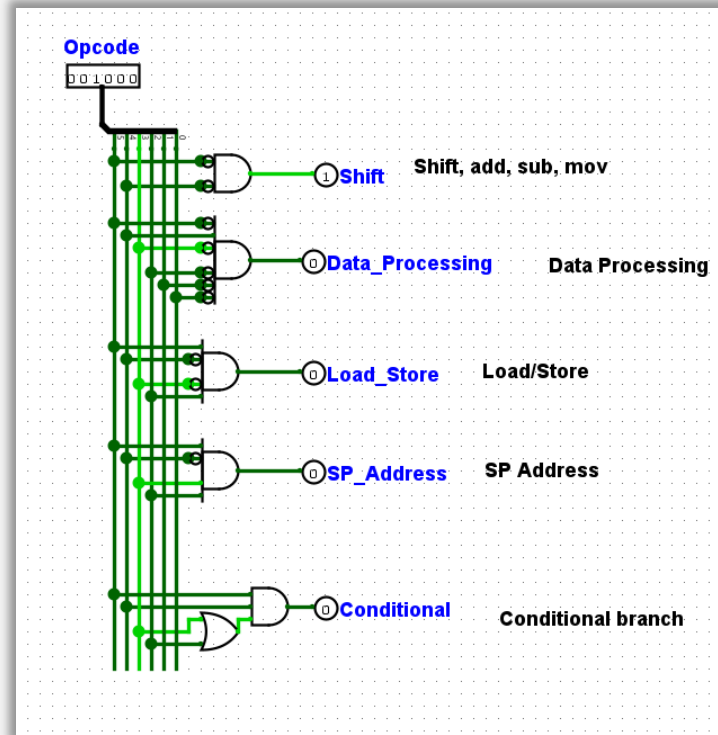
- ➔ Cerveau du processeur
- ➔ Comprend des composants réalisant des opérations non arithmétiques



# Contrôleur

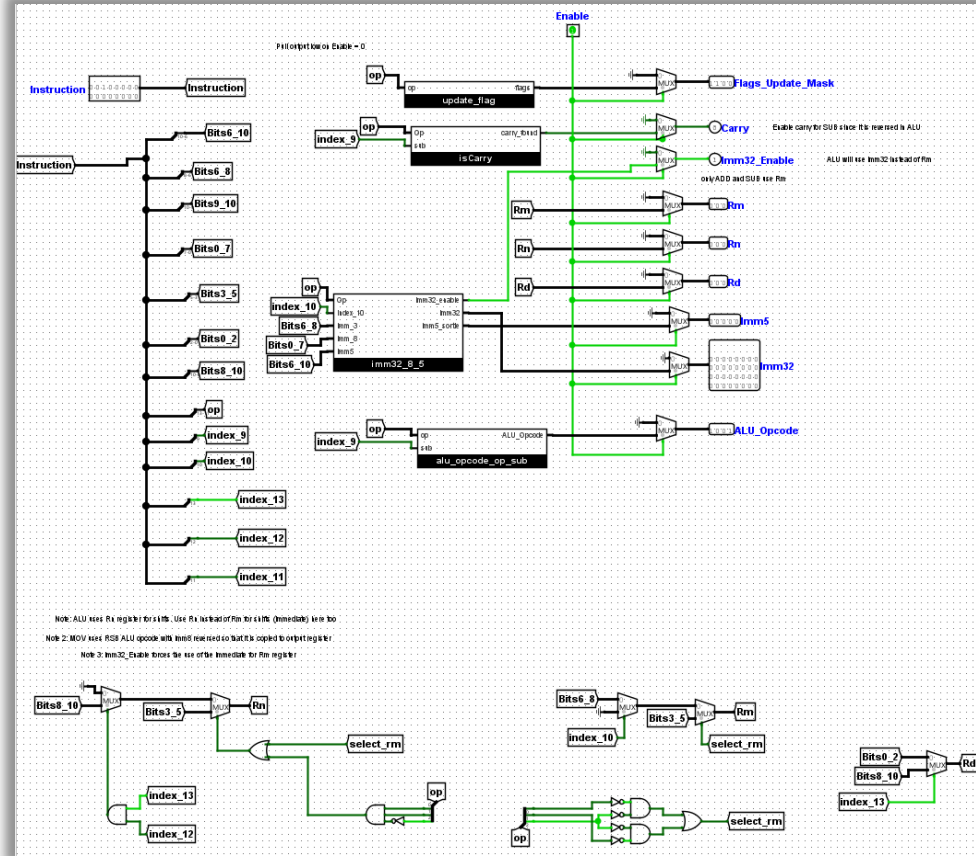
## Opcode Decoder

- ➔ Analyse l'instruction reçue
- ➔ Orchestre le contrôleur en activant le composant nécessaire à l'exécution de l'instruction



## Shift Add Sub Mov

- ➔ Réalise les opérations simples
  - Divisions et multiplications « simples »
  - Additions
  - Soustractions
  - Déplacements

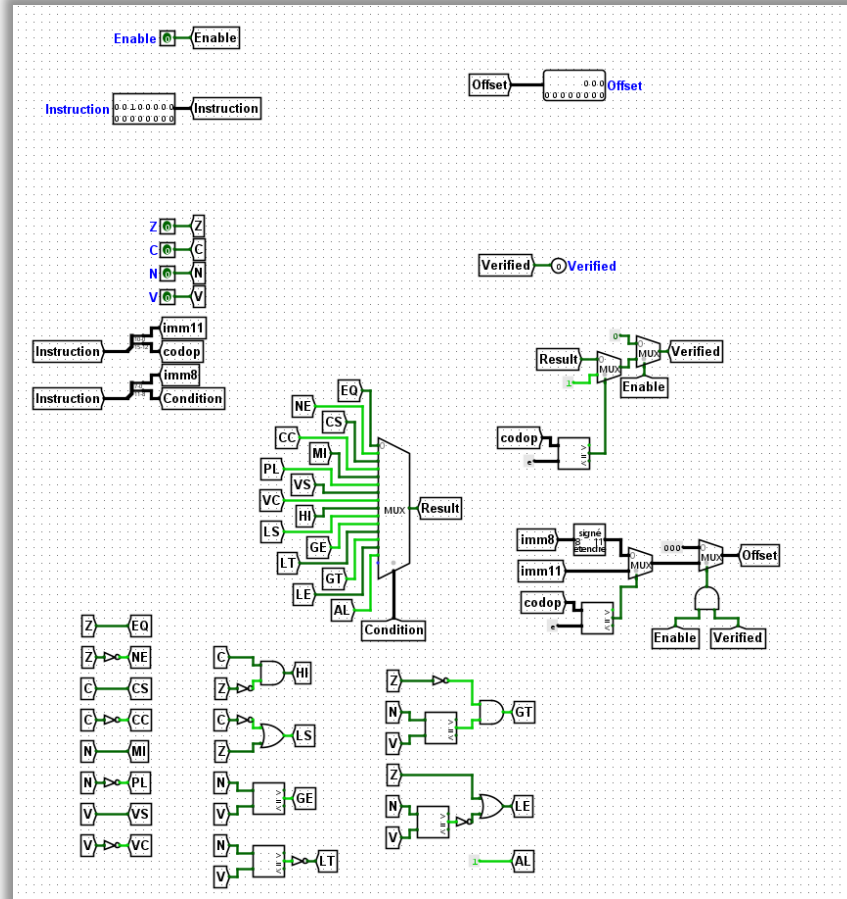




# Contrôleur

## Conditional

- ➔ Observe les flags obtenus après l'instruction précédente
- ➔ Vérifie la condition demandée



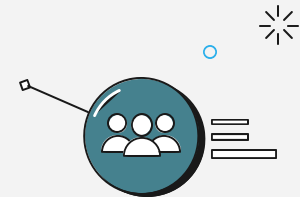


# 03

## Répartition des tâches

# Répartition des tâches

<b>Antoine</b>	<ul style="list-style-type: none"><li>✓ Tableau de résumé de la documentation</li><li>✓ Load Store</li><li>✓ SP adress</li><li>✓ Conditionnal</li></ul>
<b>Baptiste</b>	<ul style="list-style-type: none"><li>✓ ALU</li><li>✓ Parser ASM</li></ul>
<b>Clément</b>	<ul style="list-style-type: none"><li>✓ ALU</li><li>✓ Flag APSR</li><li>✓ Data processing</li><li>✓ Assemblage des composants dans le CPU</li></ul>
<b>Emma</b>	<ul style="list-style-type: none"><li>✓ ALU</li><li>✓ OpCode Decoder</li><li>✓ Shift, add, sub, mov</li></ul>





# 04

## Tests unitaires

# • Test unitaires •

Composant	Tests passés	Erreurs
ALU	512	0
Conditionnal	502	0
Data processing	34	0
Opcode decoder	29	0
Shift, add, sub, mov	35	0
SP address	13	0



# 05

## Démonstration parser ASM

- **Démonstration parser ASM**





# 06

## Tests d'intégration



# Tests intégration

Codes ASM	Tests passés	Non testés
Conditionnal	✓	-
DP_1_4	✓	-
DP_5_10	✓	-
DP_11_12	✓	-
DP_13_16	✓	-
Load_store	✓	-
SP	✓	-
SASM_1_4	✓	-
SASM_5_8	✓	-
<b>Taux de couverture</b>	<b>100%</b>	<b>0%</b>

# • Tests intégration •

Codes C	Tests ASM passés	Tests Logisim passés
calckeyb	✓	✓
calculator	✓	✓
simple_add	✓	✓
testfp	✓	✓
tty	✓	✓
my own test	✓	✓
<b>taux de couverture</b>	100%	100%



# Merci pour votre attention

## Avez-vous des questions ?

**CREDITS:** This presentation template was created by [Slidesgo](#), and includes icons by [Flaticon](#), and infographics & images by [Freepik](#)