САНКТ-ПЕТЕРБУРГСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ

ПЕТРА ВЕЛИКОГО

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Институт компьютерных наук и технологий

Высшая школа интеллектуальных систем и суперкомпьютерных технологий

Лабораторная работа lab4\_z2

Дисциплина:

«Проектирование реконфигурируемых гибридных вычислительных систем»

Тема: Введение в Pipeline for Perfomance

Выполнил:

Бараев Д. Р.

Группа: 3540901/02001

Преподаватель: А. П. Антонов

Санкт-Петербург

2021

**Оглавление**

[1. Задание 4](#_Toc87034811)

[2. Исходный код функции 4](#_Toc87034812)

[3. Исходный код теста 4](#_Toc87034813)

[4. Исходный код командного файла 5](#_Toc87034814)

[5. Результаты исследования и сравнение решений 7](#_Toc87034815)

[6. Анализ результатов 8](#_Toc87034816)

[7. Добавление программной конвейеризации для решений 9](#_Toc87034817)

[8. Исходный код и результат модифицированного теста 11](#_Toc87034818)

[9. Выводы 13](#_Toc87034819)

**Список иллюстраций**

[Рисунок 1- Исходный код функции (файл lab4\_z2.c) 4](#_Toc87034889)

[Рисунок 2 - Исходный код теста 5](#_Toc87034890)

[Рисунок 3 - Исходный код командного файла для создания проекта (la4\_z2.tcl) 6](#_Toc87034891)

[Рисунок 4 - Сравнение полученных решений 7](#_Toc87034892)

[Рисунок 5 - Таблица данных для всех решений 8](#_Toc87034893)

[Рисунок 6 - График зависимости данных для всех решений 8](#_Toc87034894)

[Рисунок 7 - Добавление программной конвейеризации для sol5 и sol6 в lab4\_z2.tcl 9](#_Toc87034895)

[Рисунок 8 - Сравнение отчетов для pipeline решений sol5 и sol6 10](#_Toc87034896)

[Рисунок 9 - Сравнение результатов всех решений в виде таблицы 10](#_Toc87034897)

[Рисунок 10 - График сравнения результатов всех решений 11](#_Toc87034898)

[Рисунок 11 - Параметры ПК (Частота = 2.7 Гц) 11](#_Toc87034899)

[Рисунок 12 - Исходный код модифицированного теста для ПК 12](#_Toc87034900)

[Рисунок 13 - Временные показатели для модифицированного теста 13](#_Toc87034901)

1. Задание

Задание описано в файле «Задание lab4\_z2.docx», лежащее в рабочей папке.

1. Исходный код функции

Исходный код синтезируемой функции приведен на рисунке 1.

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 1- Исходный код функции (файл lab4\_z2.c)

Функция принимает три аргумента массива типа int — вычисляет матричное

произведение двух входных массивов и записывает результат в третий (выходной массив).

1. Исходный код теста

Исходный код теста для проверки функции lab4\_z2 приведен на рисунке 2. Тест обеспечивает проверку корректной функции.

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 2 - Исходный код теста

1. Исходный код командного файла

На рисунке 3 представлен текст команд для автоматизированного создания следующих вариантов аппаратной реализаций:

1. Для sol1 задается clock period 6: clock uncertainty 0.1
2. Для sol2 задается clock period 8. clock uncertainty 0.1
3. Для sol3 задается clock period 10. clock uncertainty 0.1
4. Для sol4 задается clock period 12. clock uncertainty 0.1

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 3 - Исходный код командного файла для создания проекта (la4\_z2.tcl)

1. Результаты исследования и сравнение решений

На рисунке 4 представлено сравнение из Vivado HLS GUI по аппаратным ресурсам, требуемых для реализации синтезируемой функции, и временным параметрам.

Изображение выглядит как стол

Автоматически созданное описание

Рисунок 4 - Сравнение полученных решений

Target – планируемое время на один такт.

Estimated – оценочное время.

Latency (cycle) – количество тактов latency за один цикл.

Latency (absolute) – время затраченное на latency.

1. Анализ результатов

На рисунке 5 представлена таблица с параметрами для всех решений, где рассчитывается Latency в нс.

Изображение выглядит как стол

Автоматически созданное описание

Рисунок 5 - Таблица данных для всех решений

На рисунке 6 представлен график данных для сравнения всех решений.

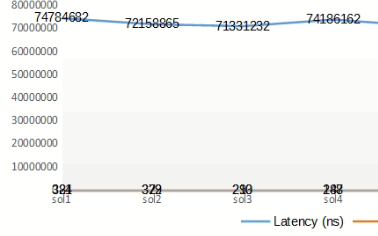


Рисунок 6 - График зависимости данных для всех решений

Исходя из результатов, видно, что наилучшее решение было для sol3, поэтому для решений sol5 и sol6 с использованием конвейеризации заданный период будет равен 10нс. На приведенных ниже рисунках представлены директивы для добавления pipeline в решения.

1. Добавление программной конвейеризации для решений

Заданный период для решений sol5 и sol6 с использованием конвейеризации будет равен 10нс.

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 7 - Добавление программной конвейеризации для sol5 и sol6 в lab4\_z2.tcl

На рисунке 8 представлено сравнение отчетов двух решений после добавление pipeline.

Изображение выглядит как стол

Автоматически созданное описание

Рисунок 8 - Сравнение отчетов для pipeline решений sol5 и sol6

На рисунке 8 видно, что между решениями sol5 и sol6 отсутствует разница по все параметрам.

На рисунке 9 представлена таблица сравнения всех решений.

На рисунке 10 представлен график с временными и аппаратными затратами.

Смотря на результаты, приведенные в рисунках, можно сделать вывод, что добавление Pipeline значительно улучшает производительность системы и уменьшает потребление аппаратных ресурсов.

Изображение выглядит как стол

Автоматически созданное описание

Рисунок 9 - Сравнение результатов всех решений в виде таблицы

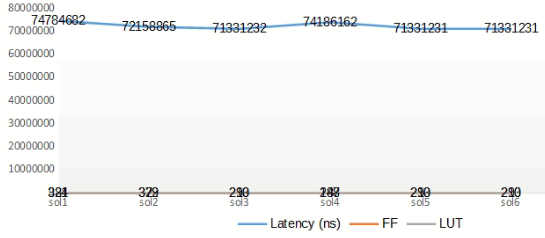


Рисунок 10 - График сравнения результатов всех решений

1. Исходный код и результат модифицированного теста

На рисунке 12 представлен исходный код модифицированного теста для проверки функции lab4\_z2. Тест обеспечивает проверку производительности функции (Компилятор gcc-9.3.0).

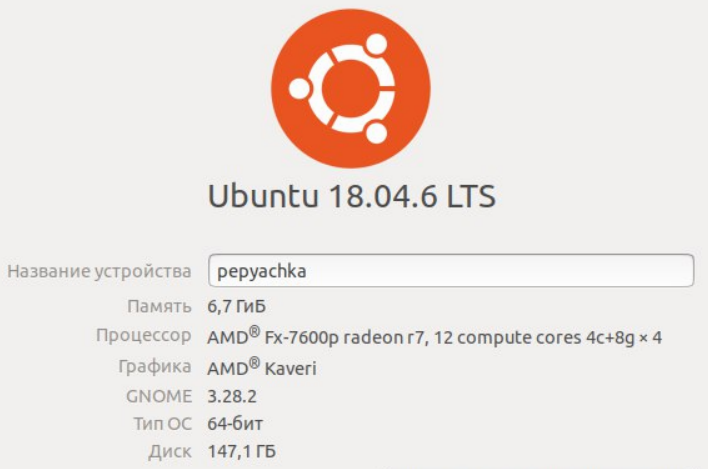


Рисунок 11 - Параметры ПК (Частота = 2.7 Гц)

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 12 - Исходный код модифицированного теста для ПК

Изображение выглядит как текст

Автоматически созданное описание

Рисунок 13 - Временные показатели для модифицированного теста

1. Выводы

В ходе данной работы была изучена возможность добавления Pipeline-директивы для синтезируемой функции. Был произведен сравнительный анализ между решением без добавления и с добавлением Pipeline. Также было произведено сравнение временных показателей между решением полученным Vivado HLS и тестированием решения на ПК. Как видно из результатов решением полученное на ПК быстрее, чем решением после синтезирования в Vivado HLS.