

BuK Abgabe 3 | Gruppe 17

Malte Meng (354529) , Charel Ernster (318949), Sebastian Witt (354738)

November 9, 2016

1 Aufgabe 3.1

Die Turingmaschine funktioniert nach folgendem Muster:

Maschine besitzt vier Zustände um die Anzahlen von 0 und 1 zu zählen:

$(q0odd, q1odd, q0even, q1even)$, es gibt noch eine Schrittgröße die bei 1 anfängt und pro Iteration verdoppelt wird, außerdem wird noch die Schrittrichtung gespeichert und wechselt nach jeder Iteration. Jede Iteration läuft folgendermaßen ab:

1. Gehe in Schrittrichtung mit der Schrittgröße, wenn dass Zeichen währenddessen unter dem Kopf wechselt merke dir ob Zustand odd oder even ist. Nach jedem erfolgreichen Schritt wird der Zustand gewechselt.
2. Gehe in Schrittrichtung mit der Schrittgröße weiter bis ein Blank erreicht wird. Ist dann der Zustand nicht gleich dem gemerkten Zustand, wird das Wort abgelehnt. Nach jedem erfolgreichen Schritt wird der Zustand gewechselt.
3. Ändere die Schrittrichtung, verdopple die Schrittlänge und setze die Zustände auf Odd. Nächste Iteration.

Der Algorithmus beendet erfolgreich, wenn die Schrittlänge länger ist als die Anzahl von "0" bzw "1", also während des ersten Schrittes das Vorzeichen gewechselt wird. (Ausnahme bei $L = 0^*|L = 1^*$ vor Wechsel wird bereits blank erreicht)

Das Grundkonzept funktioniert indem verglichen wird ob:

$$(n_0 \bmod 2^i > 0) == (n_1 \bmod 2^i > 0)$$

nach jeder Iteration i

Der Algorithmus hat den Zeitbedarf $O(m \log m)$, da pro Iteration m Schritte gemacht werden und der Algorithmus im worst-case nach $\log m$ Schritten terminiert, wenn Schrittlänge $> n_0$.

2 Aufgabe 3.2

```
                                "RAM Zweierlogarithmus"
1                                CLOAD 2
2                                STORE 2
3                                CLOAD n
4                                STORE 1
5                                IF c(0) = 0 THEN GOTO 13
6                                LOAD 1
7                                DIV 2
8                                STORE 1
9                                LOAD 3
10                               CADD 1
11                               STORE 3
12                               GOTO 5
13                               LOAD 3
14                               STORE 1
15                               END
```

Die RAM Läd zunächst die Eingabe an erste Stelle. Dann wird in jedem Schritt die Eingabe halbiert, bis sie Leer ist. Die Schritte werden in Register 3 gespeichert. Somit wird gezählt an welcher Stelle das höchste bit ist, welches die Zweierpotenz bestimmt. Ist die Stelle bestimmt, wird der Zähler ins erste Register geladen und ausgegeben.