## Folha de Respostas -Aula 4

Nome do Aluno:		No. USP:	
informações e dad seções da apostila	e a prática, completar os dos solicitados. Os itens ak prática e <u>tal enumeração d</u> n. No Wave, use o <u>formato de</u>	oaixo seguem a e leve ser utilizada	enumeração das para nomear os
1)			
A) Copie no quadro a	abaixo o código VHDL final usad	lo para a simulação	deste item.
	<u>ı separado</u> de arquivo de imager pções de seleção do MUX e as		
2) Para cada um dos abaixo:	casos solicitados para modifica	ição e teste nesta se	eção, responder
<b>2m1) Caso inicial:</b> Distd_logic_1164	Desabilitar (comentando) a linha	<u>de declaração</u> do pa	acote
Foi possível comp	oilar? Marque com 'X' a sua opç	ão: Sim	Não
Caso negativo, co	pie abaixo a linha onde o compi	lador indicou primei	ramente erro.

Dê a justificativa para o compilador ter dado erro ou não.
<b>2m2):</b> comentando a linha <u>de declaração</u> do pacote numeric_std
Foi possível compilar? Marque com 'X' a sua opção: Sim Não
Caso negativo, copie abaixo a linha onde o compilador indicou primeiramente erro.
Dê a justificativa para o compilador ter dado erro ou não.
<b>2m3):</b> Substitua a linha do comando {rand_num_direct <= (to_unsigned (YOUR_NUMBER_DECIMAL, number'length));} por {rand_num_direct <= YOUR_NUMBER_DECIMAL};
Foi possível compilar? Marque com 'X' a sua opção: Sim Não
Caso negativo, copie abaixo a linha onde o compilador indicou primeiramente erro.

Dê a justificativa para o compilador ter dado erro ou não.
2m4): Substitua a linha do comando {rand_num_direct <= (to_unsigned
(YOUR_NUMBER_DECIMAL, number'length));}    por {rand_num_direct <= "YOUR_NUMBER_BINARY ";}
Foi possível compilar? Marque com 'X' a sua opção: Sim Não
Caso negativo, copie abaixo a linha onde o compilador indicou primeiramente erro.
Dê a justificativa para o compilador ter dado erro ou não.
<b>2m5):</b> Na linha de comando de atribuição de number_s, substitua {rand_num_direct} por {std_logic_vector (rand_num_direct)}
Foi possível compilar? Marque com 'X' a sua opção: Sim Não
Caso negativo, copie abaixo a linha onde o compilador indicou primeiramente erro.

Dê a justificativa para o compilador ter dado erro ou não.
3)
<b>A)</b> Faça o upload <u>em separado</u> de arquivo de imagem da simulação. Deve ficar evidente todas as opções de seleção do MUX e as saídas correspondentes.
B) No quadro abaixo, discuta sucintamente a diferença deste caso com o da seção 1).
<b>4)</b> Copie no quadro abaixo o código VHDL final usado para a simulação.

VHDL final do <i>t</i>	<b>num_gen</b> usad	o para a simu
VHDL final do <i>I</i>	<b>num_gen</b> usad	o para a simu
VHDL final do <i>I</i>	<b>num_gen</b> usad	o para a simu
VHDL final do <i>I</i>	<b>num_gen</b> usad	o para a simu
VHDL final do <i>I</i>	<b>num_gen</b> usad	o para a simu
VHDL final do <i>I</i>	<b>num_gen</b> usad	o para a simu

**5.3)** Faça o upload <u>em separado</u> de arquivo com print da **tela** do Modelsim, com os seguintes destaque e/ou anotações: a) o uso <u>da biblioteca e pacote</u> com o procedure; b) o num\_gen na <u>biblioteca work.</u> Nesta <u>mesma tela</u>, mostre o **Wave** com a simulação correta com as opções dos muxes.