

STOPKY

BICT – číslicová a impulzová technika

Bárta Vojtěch

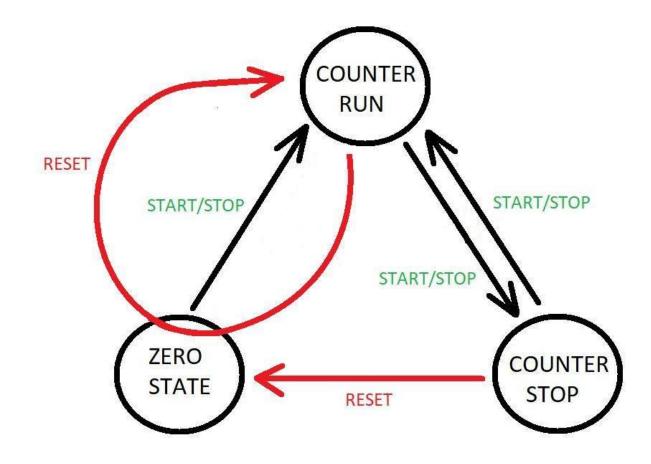


CÍL PRÁCE

- Stopky ovládané dvěma tlačítky
 - 1. tlačítko START/STOP
 - 2. tlačítko RESET
- Při napočítání 99,99 sekund -> vynulování čítače a počítání od nuly
- Stopnutí čítání tlačítkem START/STOP a pokračování v čítání tlačítkem START/STOP







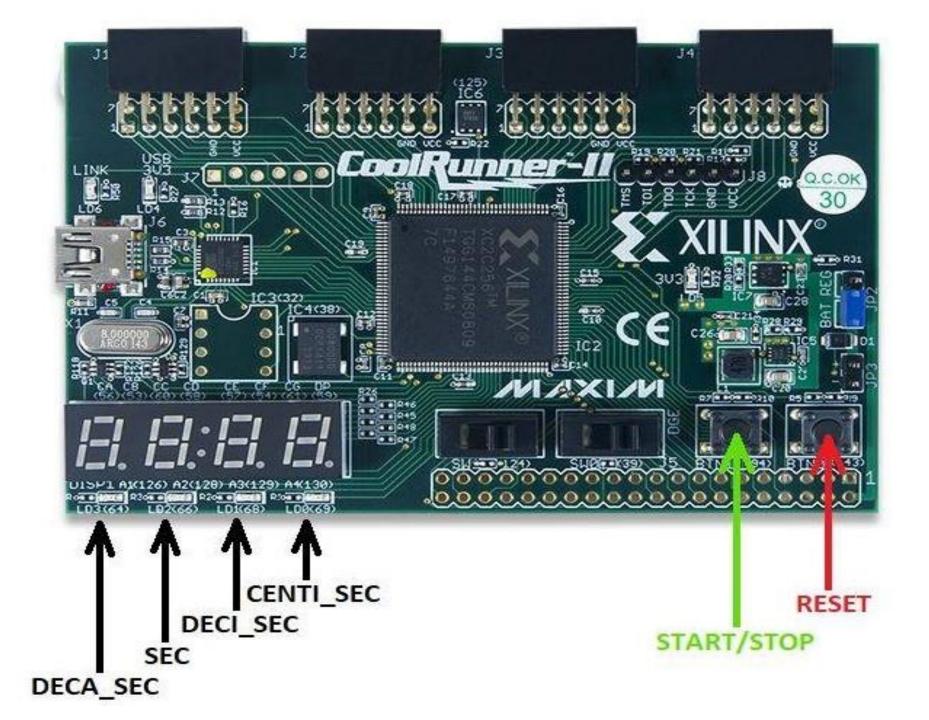
Generování signálu o frekvenci 100 Hzwurel

```
ÚSTAV RADIOELEKTRONIKY
```

```
63
             -- generates signal which counts centiseconds (ms/100)
64
             clk_centi: process(clk_i, btn_i(0))
65
66
             begin
                     if(btn i(0) = '1') then
67
                             centis cnt <= (others => '0');
68
                     elsif rising edge(clk i) then
69
                             if (centis cnt = "1100100") then -- counts to 100
70
                                      centis <= '1';
71
                                      centis cnt <= (others => '0');
72
73
                             else
74
                                      centis <= '0';
75
                             end if;
                             centis cnt <= centis cnt + 1;
                     end if;
77
78
             end process clk centi;
```

Generování hodinového signálu (450 Hz) pro rozsvěcení jednotlivých segmentů

```
48
             -- generates signal with new freq = 450 Hz
             clk 450: process(clk i, btn i(0))
             begin
51
                     if(btn i(0) = '1') then
                             seg refresh cnt <= (others => '0');
52
                     elsif rising edge(clk i) then
                             if (seg refresh cnt = "10110") then -- counts to 22, 450Hz * 22 ~ 10kHz (not exactly because of inaccuracy)
54
                                     seg refresh <= '1';
                                     seg refresh cnt <= (others => '0');
                             else
                                     seg refresh <= '0';
                             end if;
                             seg refresh cnt <= seg refresh cnt + 1;</pre>
                     end if;
61
             end process clk 450;
62
```





Děkujeme za pozornost

https://github.com/Barta203188/STOPWATCH

https://www.youtube.com/watch?v=EROIM1O0h8E&feature=youtu.be