



INSTITUTO POLITÉCNICO NACIONAL SECRETARÍA ACADÉMICA

DIRECCIÓN DE EDUCACIÓN SUPERIOR



PROGRAMA SINTÉTICO

UNIDAD ACADÉMICA: UNIDAD PROFESIONAL INTERDISCIPLINARIA EN INGENIERÍA Y TECNOLOGÍAS AVANZADAS

PROGRAMA ACADÉMICO: Ingeniería Mecatrónica.

UNIDAD DE APRENDIZAJE: Dispositivos Lógicos Programables

NIVEL: II

PROPÓSITO DE LA UNIDAD DE APRENDIZAJE:

Implementa sistemas de medición y control digital en base al lenguaje descriptivo de hardware y los dispositivos lógicos programables de las tarjetas de desarrollo.

CONTENIDO:

- I. FPGA, Software y tarjeta de desarrollo.
- II. Circuitos combinacionales y secuenciales.
- III. Componentes y Periféricos Básicos.
- IV. Módulos externos.
- V. Tópicos de diseño sobre FPGA

ORIENTACIÓN DIDÁCTICA:

Esta unidad de aprendizaje se abordará mediante la estrategia de aprendizaje orientado a proyectos (AOP o POL), el facilitador aplicará los métodos analógico, inductivo y deductivo. Las técnicas que auxiliarán a la estrategia serán: desarrollo de problemas, tareas de investigación, realización de prácticas y dinámicas de diseño y construcción.

EVALUACIÓN Y ACREDITACIÓN:

Esta Unidad de Aprendizaje se evaluará a partir del esquema de portafolio de evidencias, el cual se conforma de: evaluación diagnóstica, evaluación formativa, sumativa tanto teórica como práctica, y rubricas de autoevaluación, y coevaluación.

Esta unidad de aprendizaje también se puede acreditar mediante:

- Evaluación de saberes previamente adquiridos, con base en los lineamientos establecidos por la academia de electrónica.
- Evaluación teórico-práctica en examen extraordinario o examen a título de suficiencia, de acuerdo con lo establecido en la academia de electrónica.
- Acreditación en otra unidad académica del IPN u otra institución educativa, nacional o internacional, externa al IPN, con la cual se tenga convenio.

BIBLIOGRAFÍA:

1. Brown S., Vranesic Z. (2008). Fundamentals of digital logic with VHDL design with CD-ROM (3rd Edition). USA: McGraw Hill. ISBN: 9780077221430.
2. Morris Mano M. (2007). Digital design (4th Edition). USA: Pearson Prentice Hall. ISBN: 9780131989245.
3. Pardo F., Boluda J. A. (2004). VHDL, lenguajes para síntesis y modelado de circuitos (2^a Edición). México: Alfaomega Ra – Ma. ISBN: 970-15-1017-8.
4. Pérez S. A, Soto E., Fernández S. (2002). Diseño de sistemas digitales con VHDL. España: Ed. Thomson. ISBN: 84-9732-081-6.
5. Wakerly John F. (2007). Digital design: principles and practices (4th Edition). USA: Pearson Prentice Hall. ISBN: 9780132016117.



INSTITUTO POLITÉCNICO NACIONAL SECRETARÍA ACADÉMICA

DIRECCIÓN DE EDUCACIÓN SUPERIOR



UNIDAD ACADÉMICA: Unidad Profesional Interdisciplinaria en Ingeniería y Tecnologías Avanzadas.

PROGRAMA ACADÉMICO: Ingeniería Mecatrónica

SALIDA LATERAL: Profesional Asociado en Automatización.

ÁREA FORMATIVA: Profesional.

MODALIDAD: Escolarizada.

UNIDAD DE APRENDIZAJE: Dispositivos Lógicos Programables.

TIPO DE UNIDAD DE APRENDIZAJE: Práctica. Obligatoria.

VIGENCIA: Junio 2009.

NIVEL: II.

CRÉDITOS: 3.0 (TEPIC), 2.90 (SATCA).

INTENCIÓN EDUCATIVA

Esta unidad de aprendizaje contribuye en el perfil de egreso del Ingeniero Mecatrónico, utilizando los lenguajes de descripción de hardware y los dispositivos lógicos programables en la solución de problemas e implementación de proyectos relacionados con la robótica, el control, la automatización y manufactura de sistemas mecatrónicos. También se fomentan las competencias: resolución de problemas, toma de decisiones, trabajo colaborativo, identificación de problemas en el contexto profesional, la creatividad, la comunicación, y el pensamiento crítico; para la solución de problemas afines al área de ingeniería.

Las unidades de aprendizaje precedentes son: Circuitos lógicos, Máquinas eléctricas, Sensores y acondicionadores de señal, Circuitos eléctricos avanzados, Neumática e Hidráulica. Las consecuentes son: Electrónica de potencia, Procesador digital de señales.

PROPÓSITO DE LA UNIDAD DE APRENDIZAJE

Implementa sistemas de medición y control digital en base al lenguaje descriptivo de hardware y los dispositivos lógicos programables de las tarjetas de desarrollo.

TIEMPOS ASIGNADOS

HORAS TEORÍA/SEMANA: 0.0

HORAS PRÁCTICA/SEMANA: 3.0

HORAS TEORÍA/SEMESTRE: 0.0

HORAS PRÁCTICA/SEMESTRE: 54.0

HORAS TOTALES/SEMESTRE: 54.0

UNIDAD DE APRENDIZAJE REDISEÑADA

POR: Academia de Electrónica.

REVISADA POR: Subdirección Académica

APROBADA POR:
Consejo Técnico Consultivo Escolar.

M. en C. Arodí R. Carvallo Domínguez
Presidente del CTCE
21 de Junio de 2011

AUTORIZADO POR: Comisión de Programas Académicos del Consejo General Consultivo del IPN.

Ing. Rodrigo de Jesús Serrano Domínguez
Secretario Técnico de la Comisión de Programas Académicos.
7 de Diciembre de 2011