



# Universidad Nacional Autónoma de México

## Facultad de Ingeniería



Propuesta  
Proyecto Final

Diseño Digital VLSI

Clave: 1535

Profesor: Dr. Roberto Giovanni Ramírez  
Chavarría

Grupo: 4

Integrantes:

- Mendoza Guillén Sergio Adrián
- Navarro Velazquez Jorge Luis
- Ramirez Villa Brandon Alberto
- Vargas Badillo Ricardo Antonio

Semestre: 2020-1

Fecha: 24/10/2019

## Proyecto VLSI

### Propuesta:

Con ayuda de una tarjeta FPGA resolver un rompecabezas deslizante de números, este tipo de rompecabezas consiste en partir de las piezas desordenadas y deslizar las piezas que sean necesarias para llegar a una configuración final determinada.

Se pretende mostrar la configuración del rompecabezas mediante displays de 7 segmentos de igual manera en estos displays se visualizará cada uno de los movimientos para llegar a la configuración determinada.

