第一章: 计算机系统概论

冯诺依曼体系结构

基本组成:运算器、控制器、存储器、输入设备、输出设备

ENIAC (埃尼阿克) — 第一台通用电子计算机 十进制

EDVAC-冯诺依曼计算机 二进制

微处理器发展

Intel 4004 诞生

Intel 8008 8位

Intel 8080 第一个通用微处理器

Intel 8086 16位

▼ 关键指标

- 机器字长: CPU一次能处理数据的位数
- 运算速度
 - 1. 主频 f (MHz) (每秒有多少个时钟周期)
 - 2. 时钟周期 $T=rac{1}{f}$
 - 3. **CPI**: 执行一条指令所需时钟周期数 (平均值) CPI =执行程序的总周期数/总指令数
 - 4. IPC: 一个时钟周期可执行的指令数
 - 5. **MIPS**:每秒执行多少百万条指令

 $MIPS = rac{指令数}{ ext{程序执行时间}} imes 10^{-6} = rac{f}{CPI imes 10^6}$

6. FLOPS:每秒浮点运算次数

FLORS = 程序中浮点操作次数/程序执行时间

- 7. MFLOPS: 每秒百万次浮点运算次数

9. **吞吐量、带宽**:在某一段时间内处理的信息量,MB/s

• 容量: $K=2^{10}, M=2^{20}, G=2^{30}, T=2^{40}$

• 频率: $1Hz = 10^{-6}MHz = 10^{-9}GHz$

• 时间: $1s = 10^6 \mu s = 10^9 ns$

▼ 例题

用一台50MHz处理机执行标准测试程序,包含混合指令情况与相应平均时钟周期如下表所示。 求CPI、MIPS、程序执行时间

指令类型	指令数目	平均时钟周期数
整数运算	45000	1
数据传送	32000	2
浮点运算	15000	2
控制传送	8000	2

某计算机主频为IGHZ 共有A、B、C三类指令,每类指令的CPI分别为 I、2、3。 f = I0

现使用两个不同的编译器分别生成一大段测试软件的二进制代码

- 1)编译器1生成的代码含五百万条A类指令,一百万条B类指令和一百万条C类指令;
- 2)编译器2生成的代码还有10百万条A类指令,一百万条B类指令,一百万条C类指令。
- 问:
- (1) 根据MIPS计算,哪个编译器生成的代码执行速度更快?
- (2) 根据执行时间计算,哪个编译器生成的代码执行速度快?解题思路:根据题中所给的条件,分别求出两种编译器得到代码的MIPS和执行一条指令需要的平均时间进行比较。

(1) $CPI = \frac{5}{7}x|+\frac{1}{7}x_{2}+\frac{1}{7}x_{3} = \frac{10}{7}$ (周期/指令)

西 MIPS = $\frac{1}{CPIx|\phi} = \frac{10^{9}}{10^{9}} = 700$ $CPI_{2} = \frac{10}{12}x|+\frac{1}{12}x_{2}+\frac{1}{12}x_{3} = \frac{5}{4}$ (周期/指令)

— MIPS = $\frac{10^{9}}{CPIx|\phi} = \frac{10^{9}}{4}x|\phi^{6} = 800$ 2ik 更快

(2) $I_{1} = \frac{(5x|+|x_{2}+|x_{3}|)x|\phi^{6}}{|\phi^{9}|} = 0.015$ PS $I_{2} = \frac{(10x|+|x_{2}+|x_{3}|)x|\phi^{6}}{|\phi^{9}|} = 0.0155$