Se tiene un procesador genérico (no es Intel) con 32 línes de BA y 16 línes de BD. Un programador necesita memoria suficiente para poder ubicar un programa de 1GB pero también quiere que la RAM o las RAMs en la que esté ubicado dicho programa tenga la menor cantidad de direcciones posibles para que quepa dicho programa. Es decir que al ubicar el programa deben sobrar la menor cantidad de direcciones posibles en la RAM o las RAMs. Además nos dice que su programa comienza en la mitad del mapa de memoria. Se cuenta con las siguientes RAMs:

1Gx16 512Mx8 2Gx8

Se tiene libertad para elegir entre cualquiera de ellas y cualquier cantidad. Por último, se solicita ubicar una ROM de 1Gx16 al comienzo del mapa.

Indicar la RAM o las RAMs que habría que elegir y dibujar el mapa de memoria, diagrama y decodificación (como en el parcial). Se puede elegir un único decodificador de entre los siguientes: 2 a 4, 3 a 8 y 4 a 16. No se cuenta con compuertas ni ningún otro tipo de integrados.

Sea la siguiente funcón esctria en C para un procesador con arquitectura x86:

int factorial(int n) {
 int aux, fact;
 if (n == 0)
 return 1;
 aux = n;
 fact = factorial(n-1);
 return fact * aux;
}

Mostrar el estado de la pila si es invocado con n = 3.



