## Semestr zimowy 24/25

. 7AiSR1

-																									
	08:15	09:00	09:15	10:00 1	0:15	11:00	11:15	12:00	12:15	13:00	13:15 14	:00 1	4:15	15:00	15:1	15 16:00	16:	:15	17:00	17:15	18:00	18:15 1	9:00	19:15	20:00
Poniedziałek	w., poł.1 7AISR Ochrona o Latosiński I	danych P. (Dr)		7 A e P P	v., poł.1 'AISR Automatyz elektrowni 'awlak M. ( obieralny  Tydz. 14 'AISR, 7E	(Dr inż.) 2 gr.lab.			I ., t.1-10 7AiSR1 Ochrona da Sikora S. (mg	inych gr inż.)												w., poł.1 7AISR Zastosowani systemach a Sobieraj T. (Di p.obieralny e-l	utoma inż.)	tyki przer	
Wtorek	I., t.1-10 7AiSR1, 7AiSR2 Interfejsy w systemach mikroprocesorowych Lisowski G. (Mgr inż.) gr. 2/2 zapisy do 15 st.																					t1-15 7AISR1, 7AISR2, 7AISR3		w, t1-15 7AiSR Metody i systemy sterowan produkcja Zubrycki I. p. obieraln	nia ą . (Dr inż.) y e-
Ŝroda								I., t.1-10  7AiSR1, 7AiSR2 Automatyzacja i pomiary w elektrowni Pawlak M. (Dr inż.) p.obieralny gr.1/2 zapisy do 15 st.													Į.	learning 2	gr.iab		
Czwartek																						w ., Tygodn 7AiSR Interfejsy w s mikroproceso Lisowski G. (M obie grupy	system	ach ch	
Piątek	<b>7AiSR1, 7AiSR3</b> Zastosowanie sterowników PLC w systemach					sem., nparz 7AiSR1 Seminarium dyplomowe Bartoszewicz A. (Prof. dr h)					7 N p Z	I, t1-15 7AiSR1 Metody i systemy produkcją Zubrycki I. (Dr inż.) gr.2/2 zapisy do 15 s			rowania	sem., poł.2 7AiSR1 Seminarium dyplomowe Kabziński J. (Dr hab.)									