

Плата стандарта BEAR-MC 92QI-16, простой микроконтроллер, SoM модуль.

Реализует возможности микроконтроллера в 46+8 пинах, предлагая его за основу нового стандарта BEAR-MC. Все платы стандарта BEAR-MC могут быть заменены подобными в рамках задействованных выводов, позволяя гибко подбирать процессорное ядро микроконтроллера в зависимости от потребностей и управлять затратами.

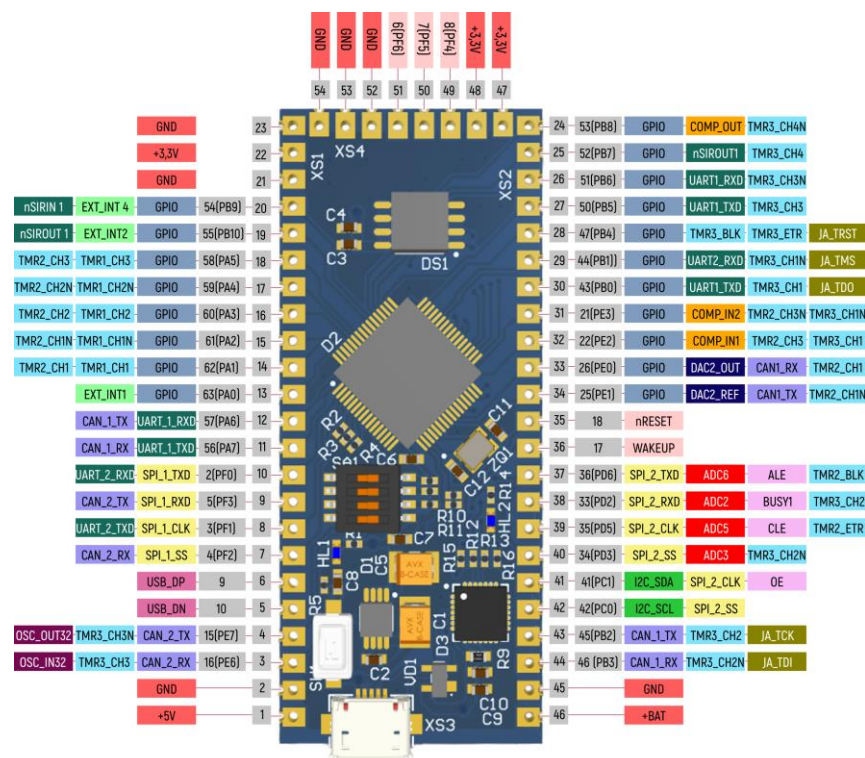
Bear-mc 92QI-16 – плата на базе микроконтроллера Миландр 92QI, реализует практически все возможности микроконтроллера, снабжена дополнительной ПЗУ объемом 16 МБ.

Может использоваться в качестве отладочной, поддерживает подключение к макетной плате.

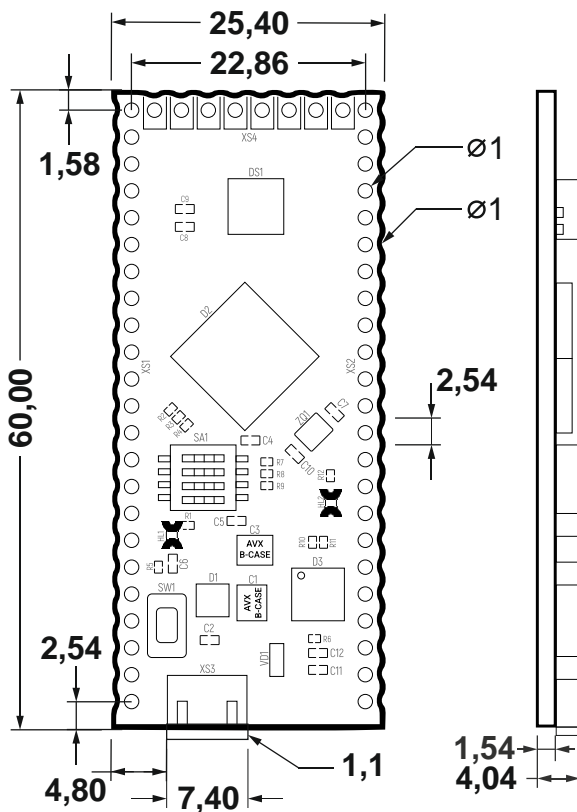
Может быть использована в качестве SoM (модульной системы) для установки на плату расширения, или для самостоятельной работы с совместимой периферией.

Тип:	Модульная система SoM
Архитектура контроллера:	ARM Cortex M-3, 80 МГц
Семейство контроллера:	MILANDR Cortex-M3, 32 бит
Маркировка контроллера:	K1986BE92QI
Внутренняя память FLASH (ПЗУ)/SRAM(ОЗУ):	128 Кбайт/32 Кбайт
Внешняя память FLASH (ПЗУ):	16 Мбайт
Габаритные размеры (ДхШхВ):	25,4 x 60 x 4 мм
Корпус контроллера:	LQFP-64
Количество линий I/O:	35
Кварцевый резонатор:	16 МГц
Встроенный программатор:	USB-UART
АЦП:	2 x 12 бит
ЦАП:	1 x 12 бит
ШИМ	4 x 16 бит
Интерфейс CAN:	2
Интерфейс UART:	2
Интерфейс SPI:	2
Интерфейс I2C:	1
Интерфейс USB:	1

## PIN-out схема подключения интерфейсов и контактов ввода/вывода



## Габаритные и установочные размеры, переключатель



### Режимы работы:

xxx0 – питание от USB с использованием питания от батареи в качестве резервного, xxx1 – на 46 питание 3,3 В

000x – режим отладки JTAG B

100x – режим отладки JTAG A

x10x – загрузка из внешней памяти ПЗУ, можно использовать JTAG B

101x – загрузка прошивки через USB-UART

011x – загрузка прошивки через UART на выводах

001x или 111x – загрузка из Flash памяти микроконтроллера (рабочий режим).

**Примечание:** плата снабжена переключателем, обеспечивающим переключение в режим прошивки, отладки, штатной работы.