

# INFO-F-102 – Fonctionnement des ordinateurs

## Liste de vocabulaire

Prof. Gilles GEERAERTS

Année académique 2014–2015

Un des objectifs du cours de *Fonctionnement des ordinateurs* est de faire acquérir aux étudiants la maîtrise d'un *vocabulaire précis*. Malheureusement, lors de l'examen oral, de nombreux étudiants peinent encore à expliquer de *façon claire et concise*, et à *l'aide des termes corrects* les notions du cours sur lesquelles ils sont interrogés. Les carences constatées vont de l'utilisation d'un terme à la place d'un autre (par exemple *instruction* pour *interruption*), à la méconnaissance pure et simple des termes techniques (qui sont remplacés par des circonlocutions alambiquées), et révèle, de manière générale, une difficulté à définir correctement certains concepts de base.

Le but de ce document est d'aider les étudiants dans leur étude de ce vocabulaire de base, en offrant une liste de termes importants, extraits du cours, et faisant souvent l'objet de questions à l'examen. Les étudiants sont vivement invités à compléter cette liste avec leurs propres définitions, et doivent être capables d'expliquer tous les termes.

La complétion de cette liste est laissée à la libre initiative de chacun et ne fera l'objet d'aucune évaluation (pas de « point bonus » si la liste est complétée, pas de sanction si elle ne l'est pas).

---

ASCII: .....	Adressage: .....
.....	.....
.....	.....
.....	.....
Accès direct en mémoire ( <i>DMA – Direct Memory Access</i> ): .....	Adressage direct: .....
.....	.....
.....	.....
.....	Adressage immédiat: .....
Additionneur: .....	.....
.....	.....
.....	.....
.....	Adressage indexé: .....

.....	.....
.....	Boucle <i>fetch-decode-execute</i> : .....
.....	.....
Adressage indexé avec base: .....	.....
.....	.....
.....	Bus: .....
.....	.....
Adressage par registre: .....	.....
.....	.....
.....	Cadre de page ( <i>page frame</i> ): .....
.....	.....
Adressage par registre avec indirection: .....	.....
.....	Cellule mémoire: .....
.....	.....
.....	.....
Adresse: .....	.....
.....	Chemin des données ( <i>Data Path</i> ): ....
.....	.....
.....	.....
Adresse réelle (ou physique): .....	.....
.....	Compilation: .....
.....	.....
.....	.....
Adresse virtuelle: .....	.....
.....	Contrôleur d'interruption: .....
.....	.....
.....	.....
Appel Système: .....	.....
.....	Demi-additionneur: .....
.....	.....
.....	.....
Bascule: .....	.....
.....	Ferme de calcul ( <i>grid</i> ): .....
.....	.....
.....	.....
Bit: .....	.....
.....	Fichier ( <i>file</i> ): .....
.....	.....
.....	.....
Bit de poids fort, de poids faible: ....	.....
.....	Flip-flop: .....
.....	.....

.....	.....
.....	.....
Gestionnaire d'interruption ( <i>handler</i> ): .....	.....
.....	Machine à pile: .....
.....	.....
.....	.....
Grappe de calcul ( <i>cluster</i> ): .....	.....
.....	Matériel ( <i>hardware</i> ): .....
.....	.....
.....	.....
Horloge (circuit): .....	.....
.....	Micro-instruction: .....
.....	.....
.....	.....
Instruction: .....	.....
.....	Microcode: .....
.....	.....
.....	.....
Interprétation: .....	.....
.....	Mode esclave/maître (du <i>CPU</i> ): .....
.....	.....
.....	.....
Interruption: .....	.....
.....	Modèle mémoire: .....
.....	.....
.....	.....
Kilo-, Méga,...octet: .....	.....
.....	Mémoire cache: .....
.....	.....
.....	.....
Langage machine: .....	.....
.....	Mémoire primaire: .....
.....	.....
.....	.....
Logiciel ( <i>software</i> ): .....	.....
.....	Mémoire secondaire: .....
.....	.....
.....	.....
MMU ( <i>Memory Management Unit</i> ): .....	.....
.....	OS batch: .....
.....	.....
.....	.....
Machine multiprocesseur: .....	.....

OS interactif: .....	.....
.....	Pile ( <i>stack</i> ): .....
.....	.....
.....	.....
OS mono- et multi-tâche: .....	.....
.....	Processeur ( <i>CPU</i> ): .....
.....	.....
.....	.....
OS mono- et multi-utilisateur: .....	.....
.....	Processeur multi-cœur: .....
.....	.....
.....	.....
OS temps réel: .....	.....
.....	Processeur superscalaire: .....
.....	.....
.....	.....
Octet ( <i>byte</i> ): .....	.....
.....	Processeur vectoriel: .....
.....	.....
.....	.....
Opcode: .....	.....
.....	Processus: .....
.....	.....
.....	.....
Opérande: .....	.....
.....	Programme: .....
.....	.....
.....	.....
Ordonnanceur: .....	.....
.....	Périphérique: .....
.....	.....
.....	.....
Page: .....	.....
.....	Registre: .....
.....	.....
.....	.....
Pagination: .....	.....
.....	Registre IR: .....
.....	.....
.....	.....
Pagination à la demande: .....	.....
.....	Registre PC: .....
.....	.....

.....	.....
.....	.....
Retour d'interruption ( <i>Return from interrupt</i> ): .....	Trap: .....
.....	.....
.....	.....
.....	.....
Répertoire ( <i>directory</i> ): .....	Type de données: .....
.....	.....
.....	.....
Système d'exploitation: .....	Unicode: .....
.....	.....
.....	.....
Système de fichiers ( <i>file system</i> ): .....	Unité Arithmético-Logique ( <i>ALU</i> ): ..
.....	.....
.....	.....
Table d'allocation des fichiers ( <i>FAT</i> ): .....	Unité de Contrôle: .....
.....	.....
.....	.....
Time sharing coopératif et préemptif: .....	.....