2009 年全国硕士研究生入学统一考试 计算机科学与技术学科联考 计算机学科专业基础综合试题

	一、单项说	选择题:第 1 ~40	小题,每小题 2 分,	共 80 分。下列每题给出的	四个选项中,只有一个
选项	〔最符合试 题	 要求。			
的娄	女据依次写 λ	\该缓冲区,而打日		题,通常设置一个打印数据。 区中取出数据。该缓冲区的逻 D.图	
	若每个元素			b, c, d, e, f, g 依次进入 队的顺序是 b, d, c, f, e,	a, 1
	A. 1 3. 给定二	B. 2 叉树如图 A-1 所	。设 N 代表二叉树白	D. 4 勺根,L代表根结点的左子枫	/-\
	<u>.</u>		后的结点序列是 3,1	, 7, 5, 6, 2, 4, 则其遍历	
		B. NRL 叉排序树中,满足	C. RLN 已平衡二叉树定义的是	D. RNL	图 A-1
		{			
			B. E 6 层 (设根为第 1 层	C. D. D.) 有 8 个叶结束,则该完全.	二叉树的结点个数最多
是_	° A. 39	B. 52	C. 111	D. 119	
				结点 u 是结点 v 的父结点的	父结点,则在原来的森
怀日	I . 父子美	「能具有的关系是_ 关系 ご结点与 v 的父结」	II . 兄弟关系	Ŕ	
	I. 所有顶	于无向连通图特性 页点的度之和为偶	生的叙述中, 正确的是	D. I、Ⅱ和Ⅲ ≟。	
	Ⅲ. 至少有 A. 只有 I		1 C. I和Ⅱ 介 B 树定义要求的是		
	A. 根结点C. 各结点	最多有 m 棵子树 内关键字均升序或	B. 所有 以降序排列 D. 叶约	——。 「叶结点都在同一层上 吉点之间通过指针链接 22 是小根堆(最小堆),插	入关键字 3,调整后得

获取 考研经验/复试资料/考研资讯 关注微信公众号 计算机与软件考研

到的小根堆是____。

A. 3, 5, 12, 8, 28, 20, 15, 22, 19

各个学校计算机/软件专业考研真题 免费分享 https://github.com/csseky/cskaoyan

	B. 3, 3, 12, 19, 20, 13, 22, 8,	28	
	C. 3, 8, 12, 5, 20, 15, 22, 28,	19	
	D. 3, 12, 5, 8, 28, 20, 15, 22,	19	
	10. 若数据元素序列 11, 12, 13, 7,	8, 9, 23, 4, 5 景	是采用下列排序方法之一得到的第二趟排序
后的]结果,则该排序算法只能是。		
	A. 冒泡排序 B. 插入排序	C. 选择排序	D. 二路归并排序
	11. 冯•诺依曼计算机中指令和数:	据均以二进制形式	存放在存储器中, CPU 区分它们的依据
是	•		
		B. 指令和数据	的寻址方式
		D. 指令和数据	
			义了三个变量 x、y 和 z, 其中 x 和 z 为 int
型.	y 为 short 型。当 x=127, y=-9 时,执		-
1.	A. x=0000007FH, y=FFF9H, z=0000		, a , a , a , a , a , a , a , a , a , a
	B. x=0000007FH, y=FFF9H, z=FFF		
	C. x=0000007FH, y=FFF7H, z=FFF		
	D. x=0000007FH, y=FFF7H, z=0000		
			R格化、舍入和判溢出等步骤。设浮点数的
除布	7:_		含 2 位符号位)。若有两个数 X=2 ⁷ ×29/32,
	5 × 5 /8,则用浮点加法计算 X+Y 的最终	. ^	1 2 区刊 J 区 7。 石 百四 十
1-2	A. 00111 1100010	B. 00111 01000	110
	C. 01000 0010001	D. 发生溢出	710
		. 100	式(即每组2块)。每个主存块大小为32B,
拉宁	7年. 来 () 异机的 Cache 共有 10 块, 木/ 2节编址。主存 129 号单元所在主存块/	\(\alpha\) → \(\lambda\)	
1女寸		区。4	
	A. 0 B. 1 15 甘以質如主方家是4.64KB 甘中		D. 6 基余为 RAM 区,按字节编址。现要用 2K×8
产业			
		[以 月 以 仔 阳 品 , 则]	需要人类规格的 ROM 芯片数和 RAM 芯片
釵刀	·别是。	C. 1, 30	
	A. 1、15 B. 2、15		D. 2, 30
49. <i>U</i> r			用相对寻址, 由两个字节组成, 第一字节为
			取一个字节 PC 自动加 1。若某转移指令所
仕土			转移指令成功转移后的目标地址是。
	A. 2006H B. 2007H		D. 2009H
	17. 下列关于 RISC 的叙述中,错误的	Ŋ走。	
	A. RISC 普遍采用微程序控制器	4 A	
	B. RISC 大多数指令在一个时钟周期		
	C. RISC 的内部通用寄存器数量相对		
	D. RISC 的指令数、寻址方式和指令		
			E 各功能段的时间(忽略各功能段之间的缓
存时	†间)分别为 90ns、80ns、70ns、和 60		CPU 时钟周期至少是。
	A. 90ns B. 80ns	C. 70ns	D. 60ns
	19. 相对于微程序控制器, 硬布线控	·	
	A. 指令执行速度慢,指令功能的修改		
	B. 指令执行速度慢, 指令功能的修改	5和扩展难	

获取 考研经验/复试资料/考研资讯 关注微信公众号 计算机与软件考研

C. 指令执行速度快,指令功能的修改和扩展容易

各个学校计算机/软件专业考研直题 免费分享 https://github.com/cssekv/cskaovan

		н.) V 	70777111 ~	T 2015-6	2 /03	777 - 1111	.,, g.	tilab.	001117 000011	.y / 00110	.oyun		
	D. 指	令执行速	度快, 持	指令功能	的修改和	扩展								
	20. 信	设装系统	充总线在	一个总约	も	牟行有	专输 4B 信	言息,-	一个总	总线周期	占用 2	2个时钟	周期,	总线
时钟	「频率)	10MHz	则总线	带宽是										
	A. 10			20MB/						80MB/s				
							组成,某程	程序执	行过	程中访存	1000	次,其中	□访问(Cache
缺失	(未命	6中)50~			命中率是_		<u> </u>							
	A. 59		В.			_			D.	95%				
	22. ☐	「列选项中	口,能引	起外部口		_								
		盘输入					除数为0							
		点运算下					访存缺页							
		单处理机系												
				处理机上			心理机与 通		IV的	设备与设 征	\$			
		、Ⅱ和Ⅲ					I、II和							
		、III和IV	7	111			Ⅱ、Ⅲ和			_				
				7 71	1考虑进程		寺时间和抄				0			
		间片轮转					短进程优							
		来先服务			'-		高响应比							· — //·
					l·机,由 I	(个;	进程竞争位	更用,	每个,	进桯最多	需要:	3 台打印	机。该	系系统
可能		E死锁的 I			—·]]]	>								
	A. 2			3	/ LD: U	C,			D.	5				
		分区分配内						1.5.	_	In the late				
		·地址保护					. 数据保				a 1.cn	IZ E		
							32位,其	甲段号			支大段	长是	°	
	A. 2 ⁸				\ mt.ln \\ > >					$2^{32}B$				
			切 埋结构	中,适色			易于文件扩	· —	を	°				
		续结构	734 Kt. I.l. e	÷ 12			索引结构	4		-\1\20				
		式结构且					链式结构				٨٠	* ^* ^ ^ ^	·+ -L -	: +: 1 M
2.5							道序号增加			~/X/				
35,							1 调度(电							
							В.							
							D.			15, 68,	110,	1/0, 18	0, 193	•
							合理位置点 四点 0.00			石体注册	1 ==			
							用户口令					E2 正#	+ → F1	ムム で形
<i>bt</i> +ò							立 F1 的名				又作」	F2, 冉 矩	<u>Е</u> Д. F1	的便
姓扬							用计数值							
	A. 0						1、2			2, 1				
				用打开」			通常使用的 物理识象		小 迟入	Ė	0			
		!辑设备名 :设备号					物理设备							
			医扭刑击	台下	后上给		从设备号 供端到端周			Ħ				
											.0			
							会话层				16日	右 4 動士	医帽子	OAM
油 油		:九噪戸頂 则该通信					3kHz,采	、川 4 ′	1 7日化	4,再门们	口世共	日 4 作1	に口 田小 ス	QAM
							48kbit/s		D	96khit/c				
	41. 14	110103	. ע	∠ TKUIU/	J	\sim .	ORUIUS		₽.	> OROIUS				

获取 考研经验/复试资料/考研资讯 关注微信公众号 计算机与软件考研

各个学校计算机/软件专业考研真题 免费分享 https://github.com/csseky/cskaoyan

C. 4

时,若发送方只收到 0、2、3 号帧的确认,则发送方需要重发的帧数是。

36. 以太网交换机进行转发决策时使用的 PDU 地址是。

B. 3

A. 2

A. 目的物理地址

C. 源物理地址

35. 数据链路层采用后退 N 帧(GBN)协议,发送方已经发送了编号为0~7的帧。当计时器超时

B. 目的 IP 地址

D. 源 IP 地址 37. 在一个采用 CSMA/CD 协议的网络中,传输介质是一根完整的电缆,传输速率为 1Gbit/s,电缆

D. 5

中的信号传播速度为 200 000km/s。若最小数据帧长度减少 800bit,则最远的两个站点之间的距离至少需
要。
A. 增加 160m B. 增加 80m
C. 减少 160m D. 减少 80m
38. 主机甲与主机乙之间已建立一个 TCP 连接,主机甲向主机乙发送了两个连续的 TCP 段,分别
包含 300B 和 500B 的有效载荷,第一个段的序列号为 200,主机乙正确接收到两个段后,发送给主机目
的确认序列号是。。
A. 500 B. 700 C. 800 D. 1000
39. 一个 TCP 连接总是以 IKB 的最大段长发送 TCP 段,发送方有足够多的数据要发送。当拥塞图
口为 16KB 时发生了超时,如果接下来的 4 个 RTT(往返时间)时间内的 TCP 段的传输都是成功的,用
么当第 4 个 RTT 时间内发送的所有 TCP 段都得到肯定应答时,拥塞窗口大小是。
A. 7KB B. 8KB 7 C. 9KB D. 16KB
40. FTP 客户和服务器间传递 FTP 命令时,使用的连接是。
A. 建立在 TCP 之上的控制连接 B. 建立在 TCP 之上的数据连接
C. 建立在 UDP 之上的控制连接 D. 建筑在 UDP 之上的数据连接
一 岭入京田師,第 41。 47 師 井 70 八
二、综合应用题:第 41~47 题,共 70 分。
41. (10 分)带权图(权值非负,表示边连接的两顶点间的距离)的最短路径问题是找出从初始顶
点到目标顶点之间的一条最短路径。假设从初始顶点到目标顶点之间存在路径,现有一种解决该问题的
方法:
① 设最短路径初始时仅包含初始顶点,令当前顶点 u 为初始顶点,
② 选择离 u 最近且尚未在最短路径中的一个顶点 v,加入到最短路径中,修改当前顶点 u=v;
③ 重复步骤②,直到 u 是目标顶点时为止。
请问上述方法能否求得最短路径? 若该方法可行,请证明之;否则,请举例说明。
42. (15 分)已知一个带有表头结点的单链表,结点结构为:
data link
假设该链表只给出了头指针 list。在不改变链表的前提下,请设计一个尽可能高效的算法,查找领
表中倒数第 k 个位置上的结点(k 为正整数)。若查找成功,算法输出该结点的 data 域的值,并返回 1;
否则,只返回 0。要求:
1) 描述算法的基本设计思想。
2) 描述算法的详细实现步骤。
3)根据设计思想和实现步骤,采用程序设计语言描述算法(使用 C、C++或 Java 语言实现),关锁
之处请给出简要注释。
43. (8分) 某计算机的 CPU 主频为 500MHz, CPI 为 5 (即执行每条指令平均需 5 个时钟周期)。
定某外设的数据传输率为 0.5MB/s, 采用中断方式与主机进行数据传送, 以 32 位为传输单位, 对应的中
断服务程序包含 18 条指令,中断服务的其他开销相当于 2 条指令的执行时间。请回答下列问题,要求约
获取 考研经验/复试资料/考研资讯 关注微信公众号 计算机与软件考研
3人状 ラッス型/女以火打/ラッツい 大工以口ム从り リチがづかけらい

出计算过程。

- 1) 在中断方式下, CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少?
- 2) 当该外设的数据传输率达到 5MB/s 时,改用 DMA 方式传送数据。假定每次 DMA 传送块大小为5000B,且 DMA 预处理和后处理的总开销为 500 个时钟周期,则 CPU 用于该外设 I/O 的时间占整个 CPU 时间的百分比是多少? (假设 DMA 与 CPU 之间没有访存冲突)
- 44. (13 分) 某计算机字长为 16 位,采用 16 位定长指令字结构,部分数据通路结构如图 A-2 所示,图中所有控制信号为 1 时表示有效、为 0 时表示无效。例如,控制信号 MDRinE 为 1 表示允许数据从DB 打入 MDR, MDRin 为 1 表示允许数据从内总线打入 MDR。假设 MAR 的输出一直处于使能状态。加法指令 "ADD (R1),R0"的功能为(R0)+((R1))→(R1),即将 R0 中的数据与 R1 的内容所指主存单元的数据相加,并将结果送入 R1 的内容所指主存单元中保存。

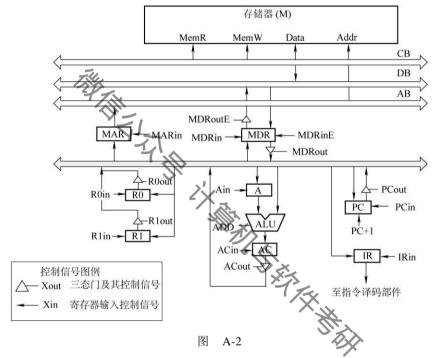


表 A-1 给出了上述指令取指和译码阶段每个节拍(时钟周期)的功能和有效控制信号,请按表中描述方式用表格列出指令执行阶段每个节拍的功能和有效控制信号。

X A-1					
时钟	功能	有效控制信号			
C1	C1 MAR ←(PC)				
C2	$MDR \leftarrow M(MDR)$ $PC \leftarrow (PC)+1$	MemR, MDRinE, PC+1			
C3	IR←(MDR)	MDRout, IRin			
C4	指令译码	无			

表 A-1

- 45. (7分) 三个进程 P1、P2、P3 互斥使用一个包含 N(N>0) 个单元的缓冲区。P1 每次用 produce() 生成一个正整数并用 put()送入缓冲区某一空单元中; P2 每次用 getodd()从该缓冲区中取出一个奇数并用 countodd()统计奇数个数; P3 每次用 geteven()从该缓冲区中取出一个偶数并用 counteven()统计偶数个数。请用信号量机制实现这三个进程的同步与互斥活动,并说明所定义信号量的含义。要求用伪代码描述。
 - 46. (8分)请求分页管理系统中,假设某进程的页表内容见表 A-2。

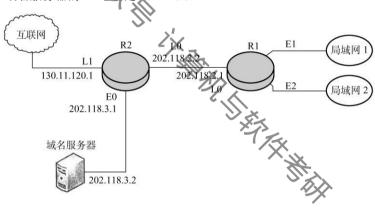
各个学校计算机/软件专业考研真题 免费分享 https://qithub.com/csseky/cskaoyan

表 A-2

页号	页框(Page Frame)号	有效位 (存在位)
0	101H	1
1		0
2	254Н	1

页面大小为 4KB,一次内存的访问时间为 100ns,一次快表(TLB)的访问时间为 10ns,处理一次缺页的平均时间为 10⁸ns(已含更新 TLB 和页表的时间),进程的驻留集大小固定为 2,采用最近最少使用置换算法(LRU)和局部淘汰策略。假设①TLB 初始为空;②地址转换时先访问 TLB,若 TLB 未命中,再访问页表(忽略访问页表之后的 TLB 更新时间);③有效位为 0 表示页面不在内存,产生缺页中断,缺页中断处理后,返回到产生缺页中断的指令处重新执行。设有虚地址访问序列 2362H、1565H、25A5H,请问:

- 1) 依次访问上述三个虚地址,各需多少时间?给出计算过程。
- 2) 基于上述访问序列, 虚地址 1565H 的物理地址是多少?请说明理由。
- 47. (9分) 某网络拓扑如图 A-3 所示,路由器 R1 通过接口 E1、E2 分别连接局域网 1、局域网 2,通过接口 L0 连接路由器 R2, 通过路由器 R2 连接域名服务器与互联网。R1 的 L0 接口的 IP 地址是202.118.2.1,R2 的 L0 接口的 IP 地址是202.118.2.2,L1 接口的 IP 地址是130.11.120.1,E0 接口的 IP 地址是202.118.3.1,域名服务器的 IP 地址是202.118.3.2。



R1 和 R2 的路由表结构为:

目的网络 IP 地址	子网掩码	下一跳 IP 地址	接口

A-3

冬

- 1)将 IP 地址空间 202.118.1.0/24 划分为 2 个子网,分别分配给局域网 1、局域网 2,每个局域网需分配的 IP 地址数不少于 120 个。请给出子网划分结果,说明理由或给出必要的计算过程。
- 2)请给出 R1 的路由表,使其明确包括到局域网 1 的路由、局域网 2 的路由、域名服务器的主机路由和互联网的路由。
 - 3)请采用路由聚合技术,给出 R2 到局域网 1 和局域网 2 的路由。

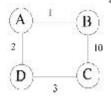
答案如下:

一、选择题

1	2	3	4	5	6	7	8	9	10
В	С	D	В	С	В	A	D	A	В
11	12	13	14	15	16	17	18	19	20
С	D	D	С	D	С	A	A	D	В
21	22	23	24	25	26	27	28	29	30
D	A	D	D	С	A	С	В	A	A
31	32	33	34	35	36	37	38	39	40
В	A	В	В	С	A	D	D	С	A

二、综合应用题

41. 该方法求得的路径不一定是最短路径。例如,对于下图所示的带权图,如果 按照题中的原则,从 A 到 C 的最短路径为 $A \rightarrow B \rightarrow C$ 、事实上其最短路径为 $A \rightarrow D \rightarrow C$ 。



42.

- (1) 算法基本思想如下: 从头至尾遍历单链表,并用指针 p 指向当前结点的前 k 个结点。当遍历到链表的最后一个结点时,指针 p 所指向的结点即为所查 找的结点。
- (2) 详细实现步骤:增加两个指针变量和一个整型变量,从链表头向后遍 历,其中指针 pl 指向当前遍历的结点,指针 p 指向 pl 所指向结点的前 k 个结点,如果 pl 之前没有 k 个结点,那么 p 指向表头结点。用整型变量 i 表示当前遍历 了多少个结点,当 i>k 时,指针 p 随着每次遍历,也向前移动一个结点。当遍历 完成时,p 或者指向表头结点,或者指向链表中倒数第 k 个位置上的结点。
- (3) 算法描述:

```
int LocateElement(Linklist list, int k)
{
    pl=list->link;
    p=list; i=1;
    while(p1)
    {
        pl=pl->link;
        i++;
        if(i>k) p=p->next; //如果 i>k, 则 p 也往后移
    }

    if(p==list) return 0; //说明链表没有 k 个结点
    else
    {
        printf("%d\n", p->data);
```

```
return 1; } }
```

43.

(1) 在中断方式下,每 32 位(4B)被中断一次,故每秒中断

0.5MB/4B= 0.5×106 /4= 12.5×104 次 要注意的是,这里是数据传输率,所以 1MB=106B。因为中断服务程序包含 18 条指令,中断服务的其他开销相当于 2 条指令的执行时间,且执行每条指令平均 需 5 个时钟周期,所以,1 秒内用于中断的时钟周期数为

 $(18+2) \times 5 \times 12.5 \times 104 = 12.5 \times 106$

(2) 在 DMA 方式下, 每秒进行 DMA 操作

 $5MB/5000B=5\times106/5000=1\times103$ 次因为 DMA 预处理和后处理的总开销为 500 个时钟周期,所以 1 秒钟之内用于 DMA 操作的时钟周期数为

 $500 \times 1 \times 103 = 5 \times 105$ 故在 MA 方式下,占整个 CPU 时间的百分比是

 (5×105) / (500×106)) $\times100\%=0.1\%$

44. 指令执行阶段每个节拍的功能和有效控制信号如下所示

时钟	双能	有效控制信号
C5	MAR ← (R1)	PCout, MARin
C6	MDR ← M (MAR)	MemR, MDRinE
C7	A ← (RO)	ROout, Ain
C8	$AC \leftarrow (MDR) + (A)$	MDRout, Addr, ACin
C9	MDR← (AC)	ACout, MDRin
C10	M (MAR) ←MDR	MDRoutE, MemW

45. 定义信号量 S1 控制 P1 与 P2 之间的同步; S2 控制 P1 与 P3 之间的同步; empty 控制生产者与消费者之间的同步; mutex 控制进程间互斥使用缓冲区。程序如下: Var s1=0, s2=0, empty=N, mutex=1; Parbegin

P1:begin

X=produce(); /*生成一个数*/

P(empty); /*判断缓冲区是否有空单元*/

P(mutex); /*缓冲区是否被占用*/

Put(); If x%2==0

V(s2); /*如果是偶数, 向 P3 发出信号*/

else

V(s1); /*如果是奇数,向 P2 发出信号*/

V(mutex); /*使用完缓冲区,释放*/

end.

P2:begin

P(s1); /*收到 P1 发来的信号,已产生一个奇数*/

P(mutex); /*缓冲区是否被占用*/

Getodd(); Countodd():=countodd()+1; V(mutex); /*释放缓冲区*/

V(empty); /*向 P1 发信号,多出一个空单元*/

end.

P3:begin

P(s2) /*收到 P1 发来的信号,已产生一个偶数*/

P(mutex); /*缓冲区是否被占用*/

Geteven(); Counteven():=counteven()+1; V(mutex); /*释放缓冲区*/

V(empty); /*向 P1 发信号,多出一个空单元*/

end.

Parend.

46.

(1) 根据页式管理的工作原理,应先考虑页面大小,以便将页号和页内位移分解出来。页面大小为 4KB,即 212,则得到页内位移占虚地址的低 12 位,页 号占剩余高位。可得三个虚地址的页号 P 如下(十六进制的一位数字转换成 4 位二进制,因此,十六进制的低三位正好为页内位移,最高位为页号):

2362H: P=2, 访问快表 10ns, 因初始为空, 访问页表 100ns 得到页框号, 合 成物理地址后访问主存 10 0ns, 共计 10ns+100ns+100ns=210ms。

1565H: P=1,访问快表 10ns,落空,访问页表 100ns 落空,进行缺页中断处 理 108ns,合成物理地址后访问主存 100ns,共计 10ns+100ns+108ns+100ns ≥ 108ns。

25A5H: P=2, 访问快表, 因第一次访问已将该页号放入快表, 因此花费 10ns 便可合成物理地址, 访问主存 100ns, 共计 10ns+100ns=110ns

(2) 当访问虚地址 1565H 时,产生缺页中断,合法驻留集为 2. 必须从页表 中淘汰一个页面,根据题目的置换算法,应淘汰 0 号页面,因此 1565H 的对应页 框号为 10H 。由此可得 1565H 的物理地址为 10 1565H。

47.

(1) 无类 IP 地址的核心是采用不定长的网络号和主机号,并通过相应的子网掩码来表示(即网络号部分为 1, 主机号部分为 0)。本题中网络地址位数是

24, 由于 IP 地址是 32 位, 因此其主机号部分就是 8 位。因此, 子网掩码就是

11111111 11111111 111111111 000000000, 即 255.255.255.0。

根据无类 IP 地址的规则,每个网段中有两个地址是不分配的: 主机号全 0 表示网络地址,主机号全 1 表示广播地址。因此 8 位主机号所能表示的主机数就 是 28-2, 即 254 台。

该网络要划分为两个子网,每个子网要 120 台主机,因此主机位数 X 应该满 足下面三个条件:

X<8, 因为是在主机号位长为 8 位的网络进行划分, 所以 X 一定要小于 8 位。

2x>120, 因为根据题意需要容纳 120 台主机。 X 是整数。

(2) 填写 R1 的路由表

填写到局域网 1 的路由。局域网 1 的网络地址和掩码在问题(1)已经求出 来了,为 202.118.1.0/25。

则 R1 路由表应填入的网络地址为 202.118.1.0, 掩 码为 255.255.255.128。由于局域网 1 是直接连接 到路由器 R1 的 E1 口上的,因 此,下一跳地址填写直接路由(Direct)。接口填写 E1.

填写到局域网 2 的路由表 1。局域网 2 的网络地址和掩码在问题 (1) 中已经 求出来了,为 202.118.1. 128/25 。 则 R1 路 由 表 应该填入的网络地址为

202.118.1.128, 掩码为 255.255.255.128.由于局域网 2 是直接连接到路由器 R1 的 E2 口上的,因此,下一跳地址填写直接路由。接口填写 E2。

填写到域名服务器的路由。由于域名服务器的 IP 地址为 202.118.3.2,而该 地址为主机地址,因此掩码为 255.255.255.255.55.255.同时,路由器 R1 要到 DNS 服 务器,就需要通过路由器 R2 的接口 L0 才能到达,因此下一跳地址填写 L0 的 IP 地址(202.118.2.2)。

填写互联网路由。本题实质是编写默认路由。默认路由是一种特殊的静态路 由,指的是当路由表中与包的目的地址之间没有匹配的表项时路由器能够做出的 选择。如果没有默认路由器,那么目的地址在路由表中没有匹配表项的包将被丢 弃。默认路由在某些时候非常有效,当存在末梢网络时,默认路由会大大简化路由器的配置,减轻管理员的工作负担,提高网络性能。默认路由叫做"0/0"路 由,因为路由的 IP 地址0.0.0.0,而子网掩码也是0.0.0.0。同时路由器 R1 连 接的网络需要通过路由器 R2 的 L0 口才能到达互联网络,因此不是那地址填写 L0 的 IP 为 202.118.2.2。

综上, 填写的路由表如下

R1 路由器

目的网络IP地址	子网掩码	下一跳IP地址	接口
202. 118. 1. 0	255. 255. 255. 128	Direct	E1
202. 118. 1. 128	255. 255. 255. 128	Direct	E2
202. 118. 3. 2	255. 255. 255. 255	202. 118. 2. 2	LO
0. 0. 0. 0	0. 0. 0. 0	202. 118. 2. 2	LO

(3)填写 R2 到局域网 1 和局域网 2 的路由表 2。局域网 1 和局域网 2 的地址可以聚合为 202.118.1. 0/24,而 R2 去往局域网 1 和局域网 2 都是同一条路径。 因此,路由表里面只需要填写到 202.118.1. 0/24 网络的路由即可,如下表所示 R2 路由表

目的网络IP地址	子网掩码	下一跳IP地址	接口
202. 118. 1. 0	255. 255. 255. 0	202. 118. 2. 1	

计算机/软件工程专业 每个学校的 考研真题/复试资料/考研经验 考研资讯/报录比/分数线 免费分享



微信 扫一扫 关注微信公众号 计算机与软件考研