管脚分配说明

地址分配

CM3_SYS_AXI3 (32 address bits : 4G)					
axi_gpio_0	S_AXI	Reg	0x4000_0000	64K	0x4000_FFFF
axi_iic_0	S_AXI	Reg	0x4080_0000	64K	0x4080_FFFF
axi_uartlite_0	S_AXI	Reg	0x4060_0000	64K	0x4060_FFFF

IIC-温湿度传感器

传感器引脚	IIC 接口名称	管脚编号	管脚对应的 Pmod Connectors
D	sda	G16	JB3
C	scl	H14	JB4
GND	--	--	(JB5)
电源正极	--	--	(JB6)

UART-WiFi 模块

模块引脚	UART 接口名称	管脚编号	管脚对应的 Pmod Connectors
UTXD	RXD	K1	JC1
URXD	TXD	F6	JC2
VCC	--	--	(JC6)
CH_PD	--	--	(JC12)
GND	--	--	(JC5)
GPIO 0 (默认在工作模式)	--	--	--
GPIO 2 (默认在工作模式)	--	--	--
GPIO 16 (默认在工作模式)	--	--	--

GPIO

GPIO 接口名称	管脚编号	管脚对应的 Pmod Connectors
GPIO_0_tri_o[0]	H17	LED 0
GPIO_0_tri_o[1]	K15	LED 1

GPIO_0_tri_o[2]	J13	LED 2

GPIO_0_tri_o[3]——GPIO_0_tri_o[10]共八个接口依次与 JD 对应：

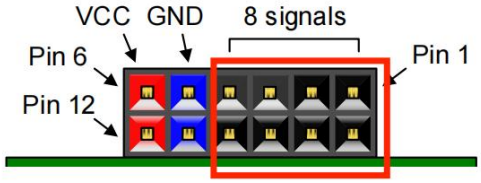

Figure 20. PMOD connectors; front view, as loaded on PCB.

Pmod JA	Pmod JB	Pmod JC	Pmod JD	Pmod XDAC
JA1: C17	JB1: D14	JC1: K1	JD1: H4	JXADC1: A13 (AD3P)
JA2: D18	JB2: F16	JC2: F6	JD2: H1	JXADC2: A15 (AD10P)
JA3: E18	JB3: G16	JC3: J2	JD3: G1	JXADC3: B16 (AD2P)
JA4: G17	JB4: H14	JC4: G6	JD4: G3	JXADC4: B18 (AD11P)
JA7: D17	JB7: E16	JC7: E7	JD7: H2	JXADC7: A14 (AD3N)
JA8: E17	JB8: F13	JC8: J3	JD8: G4	JXADC8: A16 (AD10N)
JA9: F18	JB9: G13	JC9: J4	JD9: G2	JXADC9: B17 (AD2N)
JA10: G18	JB10: H16	JC10: E6	JD10: F3	JXADC10: A18 (AD11N)