

Критический путь.

Необходимо рассчитать критический путь предложенной схемы (рис. 1), считая задержку соединений равной нулю, задержку XOR – $3t$, задержку AND и OR – $2t$. Обратите внимание, что на схеме есть трех-входовые элементы, их необходимо заменить на эквивалентные схемы из двух-входовых элементов. В качестве ответа необходимо привести время критического пути, между каким входом и выходом Вы его считали и эквивалентную схему трех-входового элемента.

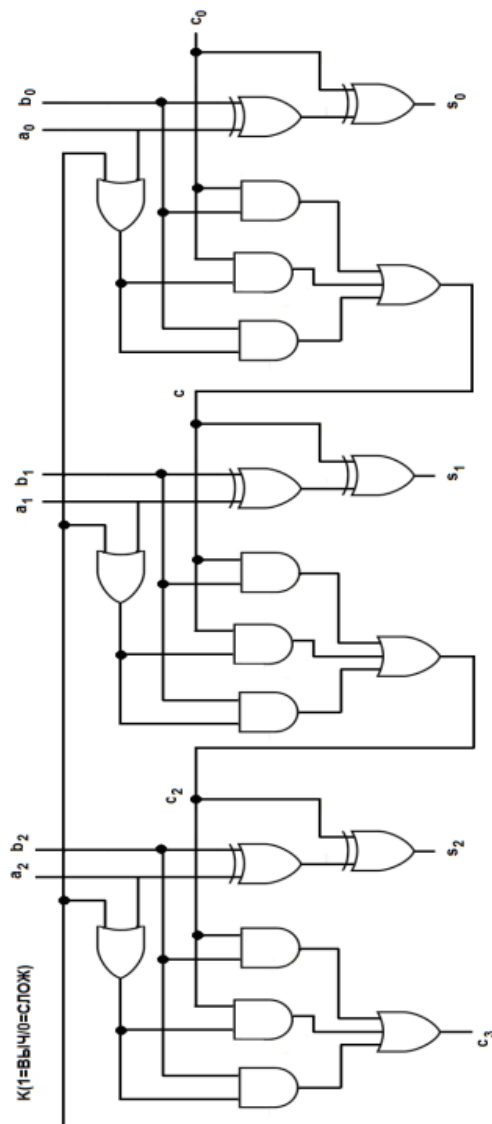


Рис. 1: Схема 3-х битного сумматора/вычитателя.