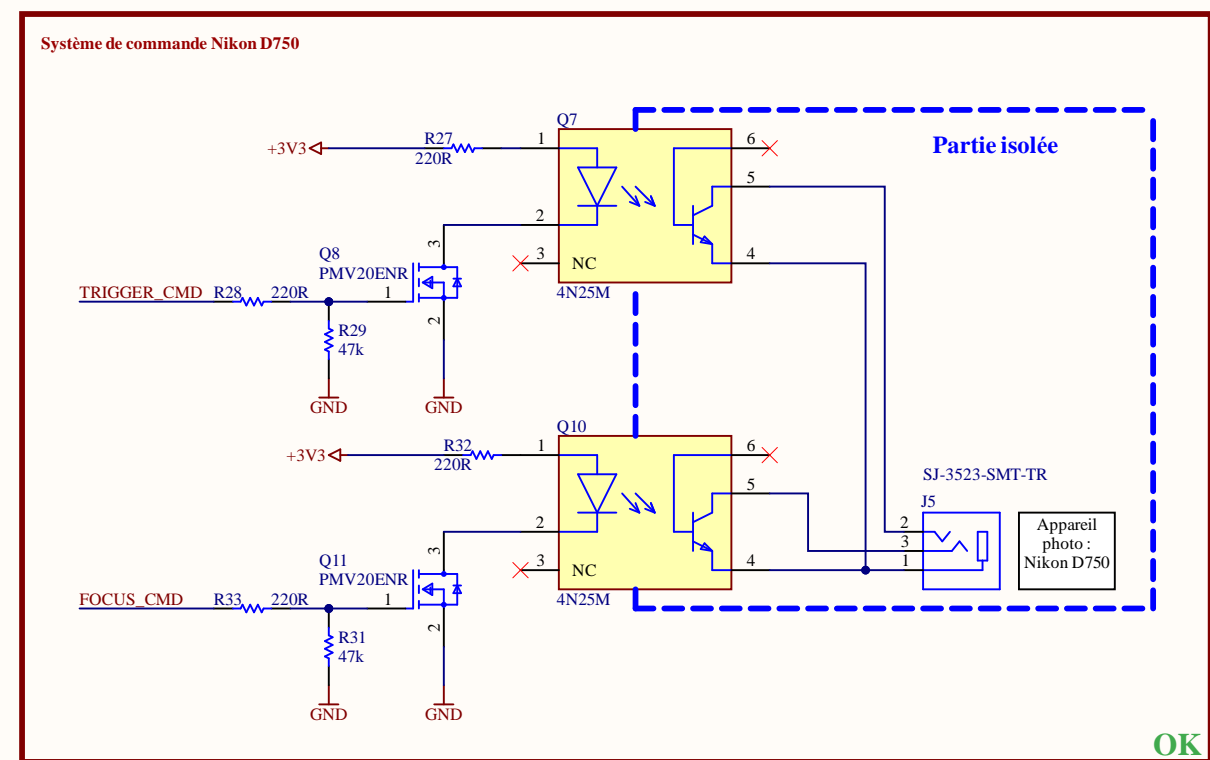
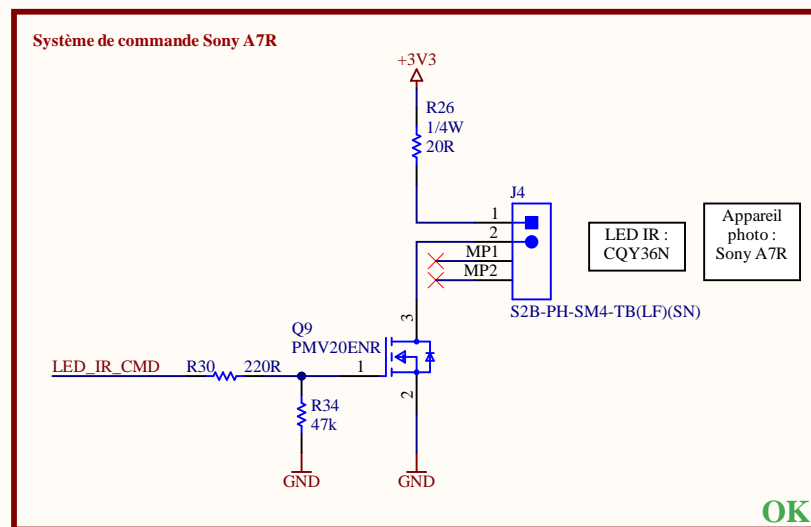
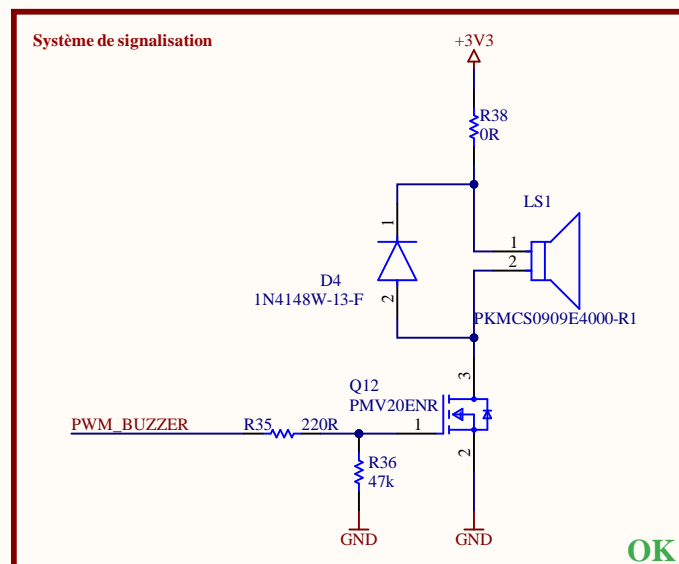
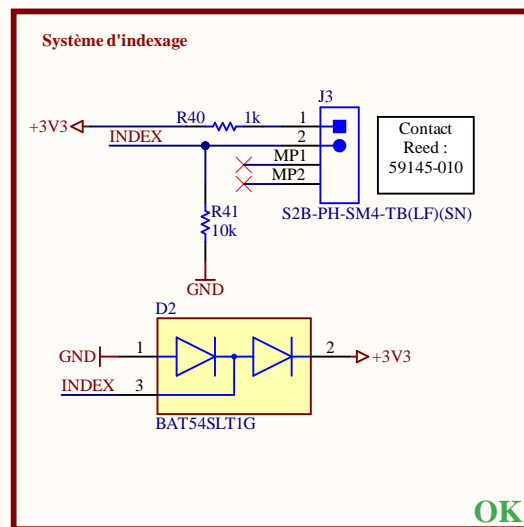
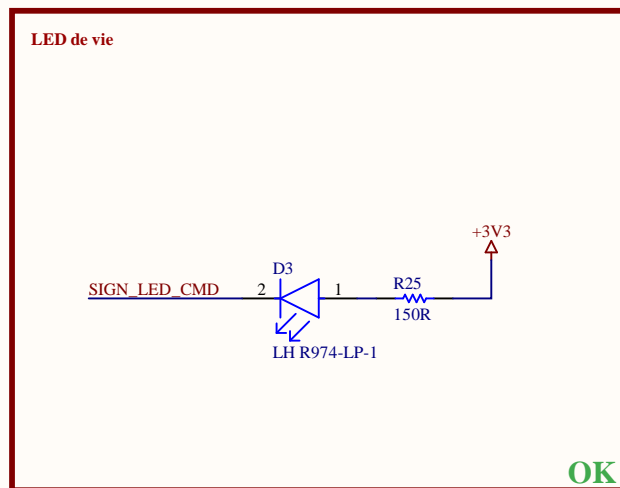
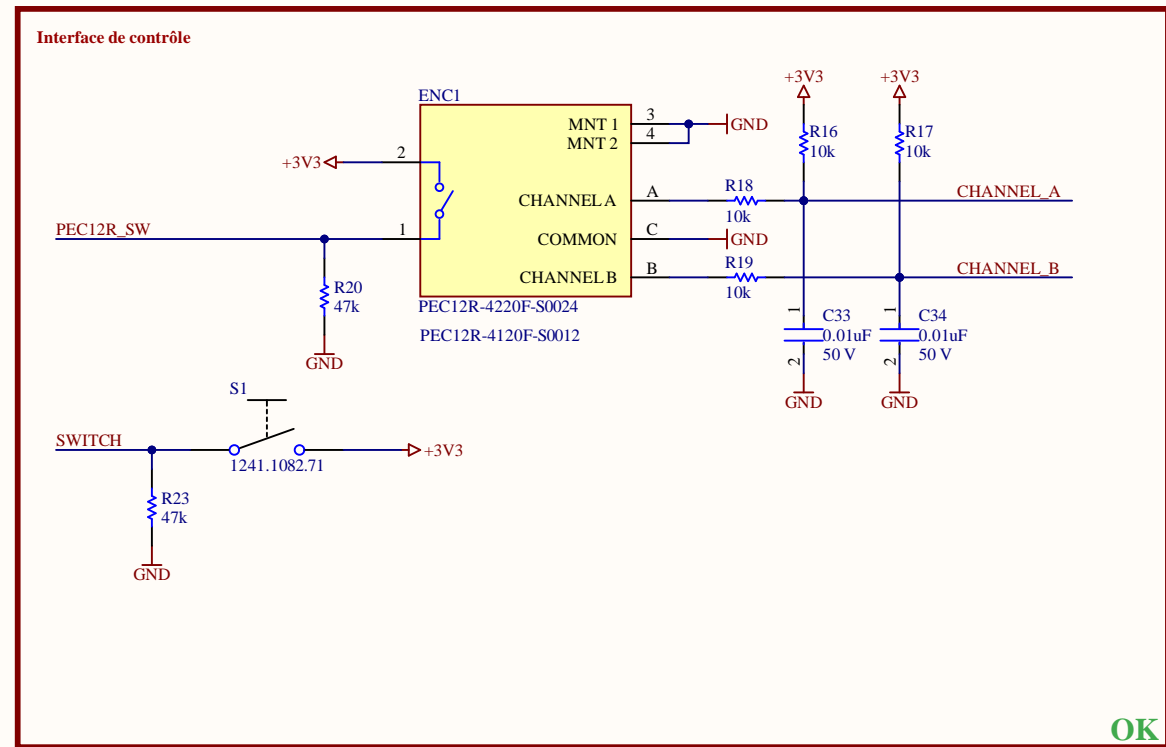
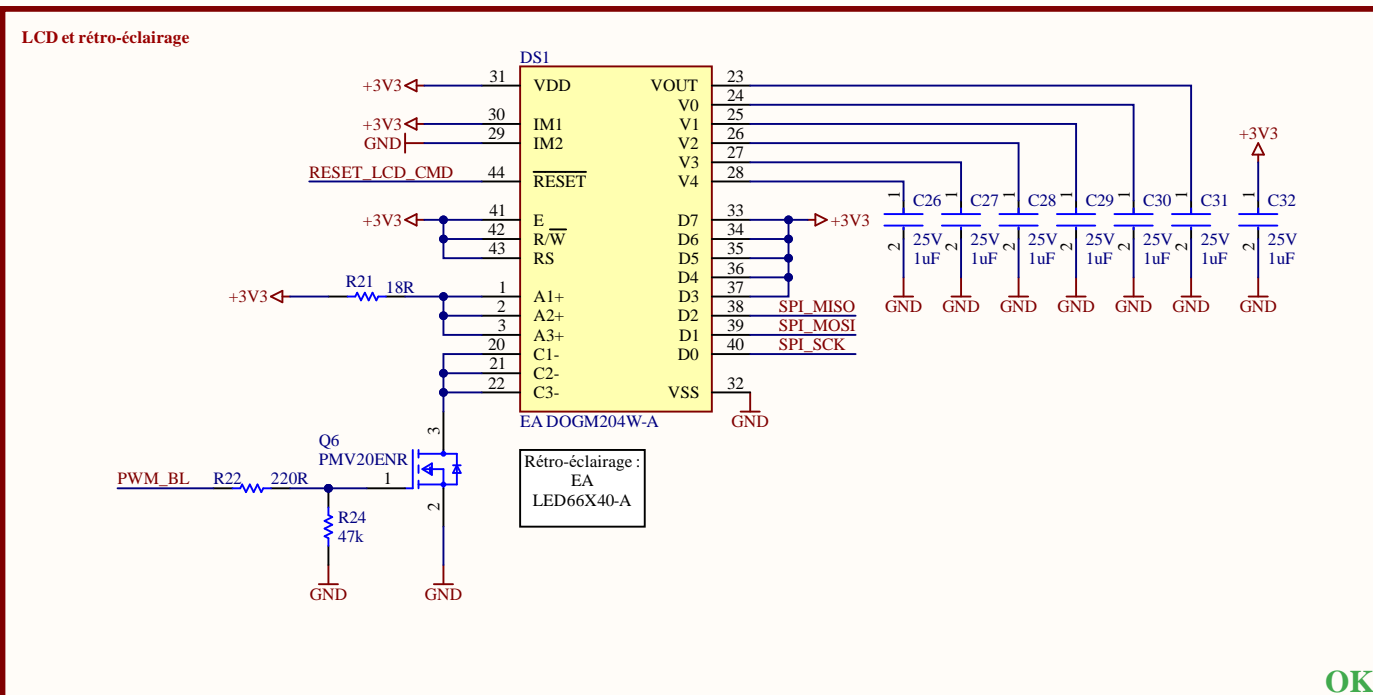

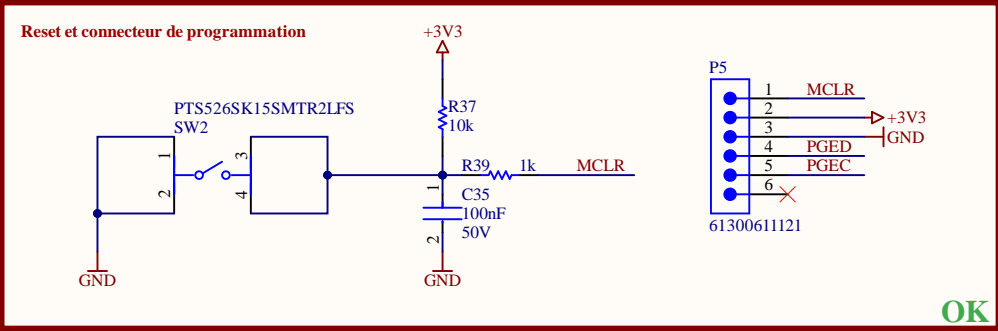


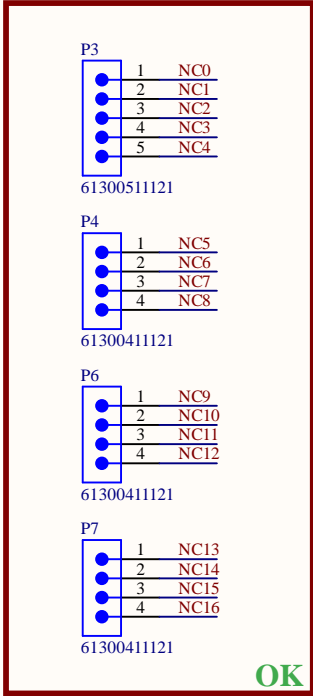
Fichier : SchemaA-puissance.SchDoc	Modif. a	
Date : 11/09/2023	b	
Version : 1.0.0	c	
Heure : 02:06:47	d	
Auteur : Meven Ricchieri		
Projet : 2309_AutomatisationPriseImageRTI.PrjPcb		No :
Chemin : C:\microchip\harmony\v2_06\apps\2309_AutomatisationPriseImageRTI\hard\Altium\SchemaA-puissance.SchDoc		Nb feuilles 3
		Feuille n° 1



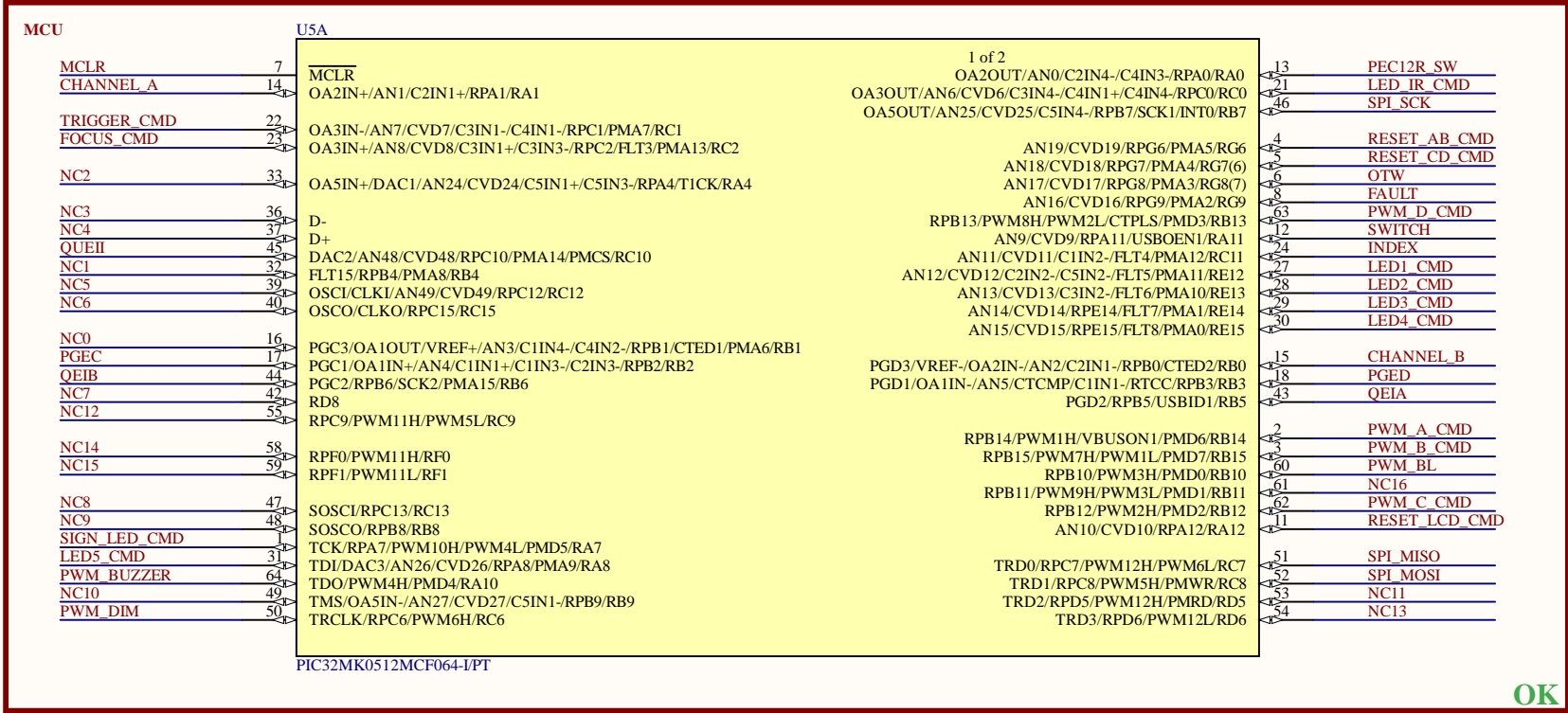
Fichier : SchemaB-interace.SchDoc		Modif.	a	
Date : 11/09/2023			b	
Version :			c	
Heure : 02:06:47			d	
		Projet : 2309_AutomatisationPriselImageRTI.PrjPcb		No : Nb feuilles : 3 Feuille n° : 2
Chemin : C:\microchip\harmony\v2_06\apps\2309_AutomatisationPriselImageRTI\hard\Altium\SchemaB-interace.SchDoc				



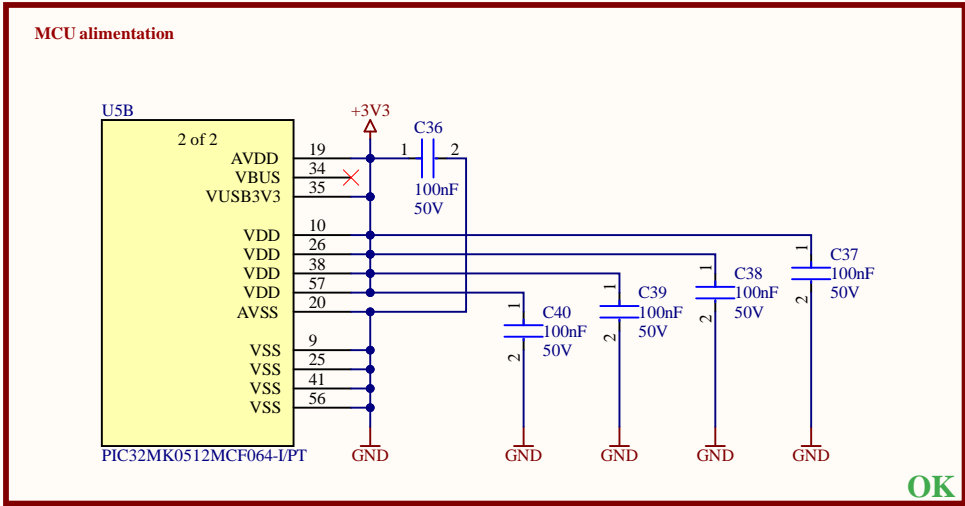
OK




OK



OK



OK

Fichier : SchemaC-mcu.SchDoc		Modif.	a		
Date : 11/09/2023	Version :		b		
Heure : 02:06:47	Auteur : *		c		
			d		
 Avenue Recordon 1 1004 Lausanne Switzerland	Projet : 2309_AutomatisationPriselImageRTI.PrjPcb			No :	
				Nb feuilles 3	
Chemin : C:\microchip\harmony\v2_06\apps\2309_AutomatisationPriselImageRTI\hard\Altium\SchemaC-mcu.SchDoc					