hello 程序的生命周期是从一个<mark>源程序</mark>开始的,通过编辑器创建并保存的文本文件,hello.c 实际是用一个唯一的<mark>单字节</mark>大小的整数值来表示每个字符。(ASCII)

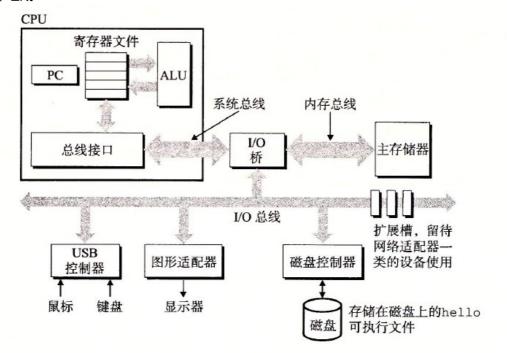
系统中的所有信息——包括磁盘文件、内存中的程序、内存中存放的用户数据以及网络上传送的数据,都是一串比特表示的。区分不同数据对象的唯一方法是读到这些数据对象时的上下文。

gcc 编译器分为四个阶段: 预处理阶段: hello.c → hello.i (修改了的源程序)

编译阶段: hello.i → hello.s (将文件转为汇编程序) 汇编阶段: hello.s → hello.o (可重定位目标程序)

链接阶段: hello.o\printf.o → hello(可执行目标程序)

1.4.1 系统硬件组成



1、总线

贯穿整个系统的是一组电子管道,称作总线,它携带信息字节并负责各个部件间的传递。传送的是定长的字节块,也就是<mark>字</mark>。字的字节数要么是4个字节,要么是8个字节。

2、I/O 设备

I/O 设备是系统与外部世界的联系通道。每个 I/O 设备都通过一个控制器或适配器与 I/O 总线相连。(控制器和适配器的区别在于<mark>封装方式: 控制器是主板上的芯片组,而适配器则是插在主板插槽的卡。</mark>

3、主存

主存是一个临时存储设备,在处理器执行程序时,用来存放程序和程序处理的数据。 从物理上来说,主存是一组动态随机存取存储器(DRAM);从逻辑上来说,存储器是一个 线性的字节数组,每一个字节都有唯一地址。

4、处理器

中央处理单元(CPU),解释存储在主存中指令的引擎。处理<mark>核心</mark>是一个<mark>大小为一个字的存储设备</mark>,称为<mark>程序计数器(<u>PC</u>)。</mark>

PC 指向主存中的某条机器语言。

它们围绕这主存、寄存器文件、算术逻辑单元 ALU 进行。寄存器文件是一个小的存储设备,由一些单字长的寄存器组成。ALU 计算新的地址值和数据。CPU 可能执行的一些操作:

- 加载: 从主存复制一个字节或者一个字到寄存器,以覆盖寄存器原来的内容。
- 存储:从寄存器复制一个字节或者一个字到主存的某个位置,以覆盖这个位置原来的内容。

- 操作:把两个寄存器的内容复制到 ALU, ALU 对这两个字做算术运算,并将结果存放到一个寄存器中。
- 跳转:从指令本身中抽取一个字,并将这个字复制到 PC 中。

1.5 高速缓存至关重要

简单的 hello 程序揭示了一个重要的问题,系统花费了大量的时间把信息从一个地方挪到另一个地方。

针对处理器与主存之间的差异,系统设计者采用更小更快的存储设备,称为<mark>高速缓存存</mark> <mark>储器(简称 cache 或高速缓存)</mark>。硬件上由<mark>静态随机访问存储器实现</mark>。

1.6 存储设备形成层次结构



图 1-9 一个存储器层次结构的示例

在处理器和一个较大较慢的设备(例如主存)之间插入一个<mark>更小更快的存储设备</mark>,已经成为一个普遍的观念。<mark>每一个操作系统的存储设备都组织成一个存储器层次结构</mark>。这个层次结构 从上至下,设备的访问速度越来越慢、容量越来越大。

存储起层次结构的主要思想是上一层的存储起作为低一层存储器的高速缓存。

1.7 操作系统管理硬件

shell 程序和 hello 都没有直接访问键盘、显示器、磁盘或主存。<mark>依靠的是操作系统</mark>提供的服务。操作系统可以看成是应用程序和硬件之间插入的一层软件。

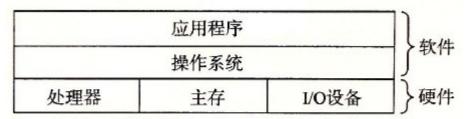


图 1-10 计算机系统的分层视图

操作系统有两个基本功能:(1)<mark>防止硬件被失控的应用程序滥用</mark>;(2)向应用程序提供<mark>简单一致的机制</mark>来控制复杂而又通常大不相同的低级硬件设备。

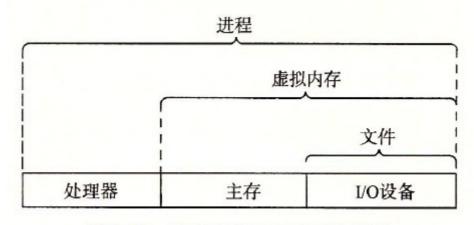


图 1-11 操作系统提供的抽象表示

1.7.1 进程

1. 操作系统会提供一种假象,好像系统上只有这个程序在