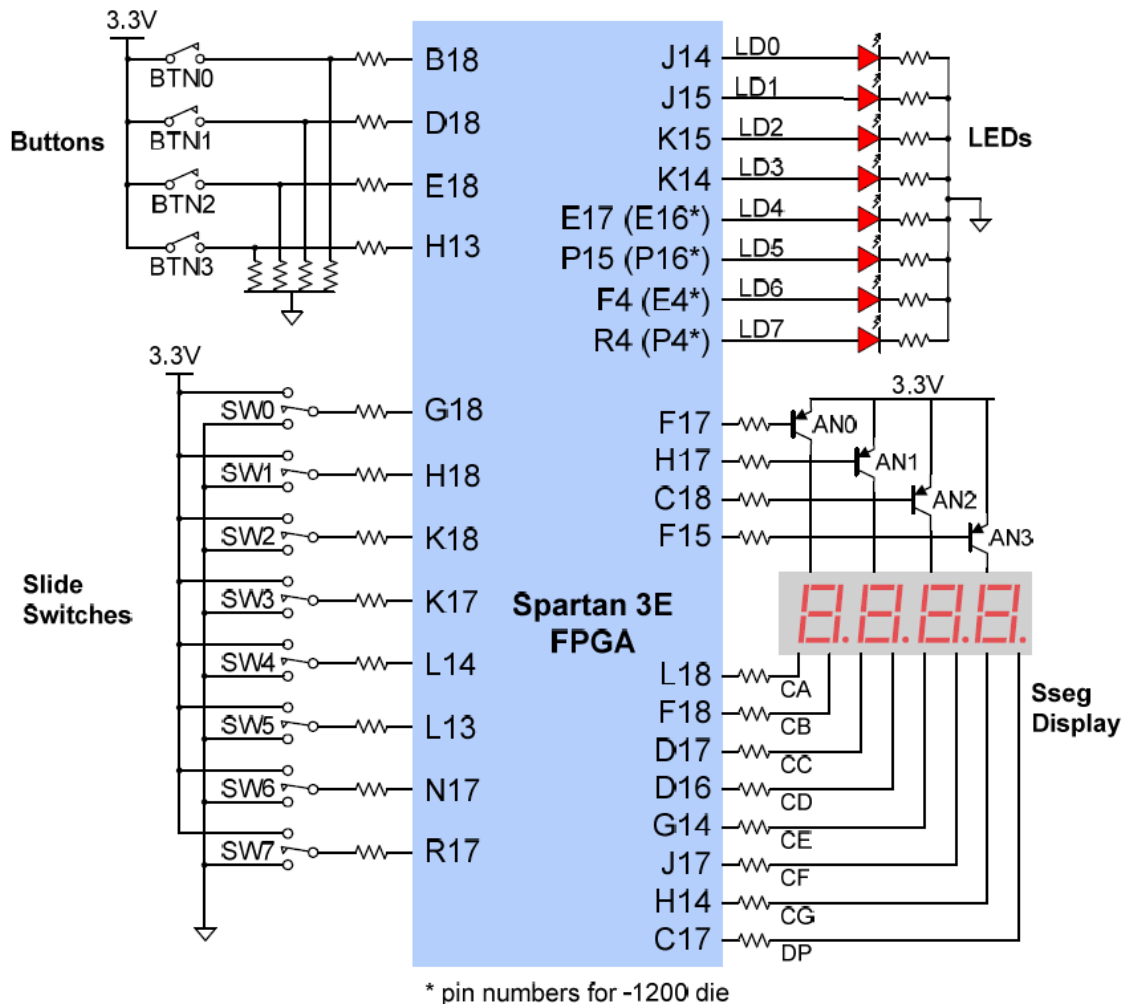


Phase 3 : Attribution des ports d'entrée et de sortie vers les emplacements effectifs sur la puce. (Création du fichier .ucf)

Noms de connections sur la carte Spartan 3E NEXYS2 :



Configuration :

Chargement du design sur le FPGA sous **Linux**, soit en ligne de commande.

Vérifiez que votre carte FPGA soit branchée et allumée.

Ouvrez un terminal, seulement 2 commandes sont utiles.

La commande « `djtcfg enum` » : cette commande permet de lister toutes les cartes connectées à l'ordinateur.

La commande « `djtcfg -d Nexys2 prog -i 0 -f toplevel.bit` »

nexys2: nom de la carte

toplevel.bit : bitstream

-d : device

prog : programmer

-i : initialiser

-f : file

Notre fichier est chargé sur la carte.