Mikroişlemci Sistemleri

Dr. Öğr. Üyesi Erkan Uslu 3 YTÜ-CE

Ders-3 Konular

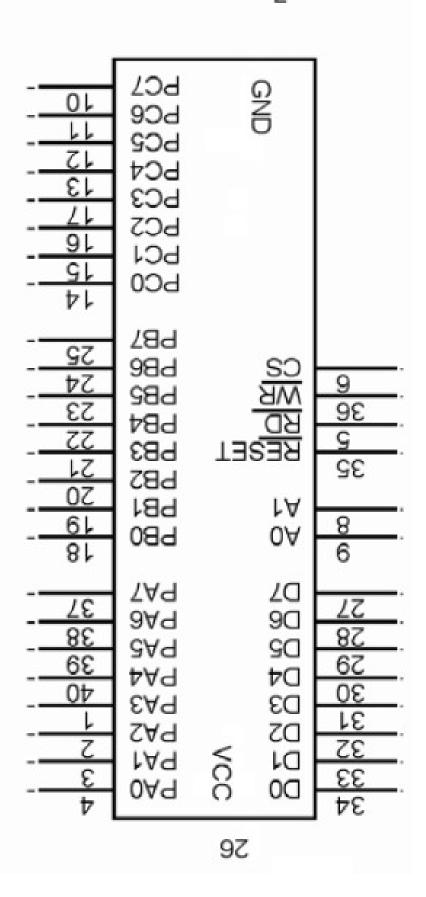
- 8255
- 8255 pinleri
- 8255 iç yapısı
- 16-bit veri yolunda 8bitlik çevre birimi
- 8255 adres çözümleme

- 8255 modları
- Mod 0
- LED ve Buton
- 7 parçalı gösterge
 - 3x4 tuş taramaBSR (Bit set reset)
- Mod 1
- Mod 2

8255 PPI

- PPI: Programmable Peripheral Interface
- TTL uyumlu herhangi G/Ç cihazı μP ile bağlamak için kullanılabilir.
- 3 adet genel amaçlı port içerir
- 8-bit veri yolu genişliğine sahiptir

8255 Pinler



8255 Pinler

<u>CS</u>: 8255 enable

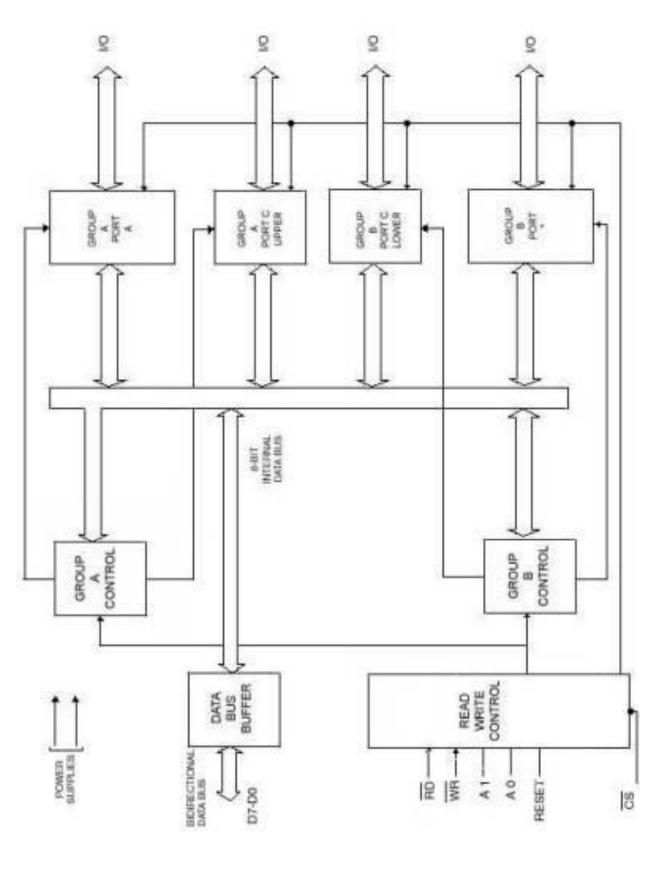
 \overline{RD} : μ P'nin 8255'ten okuma yapmasını sağlar

 \overline{WR} : μ P'nin 8255'e yazma yapmasını sağlar

A0 ve A1 : Port seçim uçları

Pinler

| A1 | A0 | RD | WR | CS | WR CS işlem (Okuma) |
|--------------|--------------|--------------|--------------|----|-------------------------|
| 0 | 0 | 0 | \vdash | 0 | PORTA → Data Bus |
| 0 | \vdash | 0 | \leftarrow | 0 | PORTB → Data Bus |
| П | 0 | 0 | \vdash | 0 | PORTC → Data Bus |
| T | \vdash | 0 | \leftarrow | 0 | Control Word → Data Bus |
| A1 | A0 | RD | WR | CS | işlem (Yazma) |
| 0 | 0 | \vdash | 0 | 0 | Data Bus → PORTA |
| 0 | \vdash | \vdash | 0 | 0 | Data Bus → PORTB |
| T | 0 | \leftarrow | 0 | 0 | Data Bus → PORTC |
| \leftarrow | \leftarrow | \leftarrow | 0 | 0 | Data Bus → Control Word |



8255 İç Yapısı

Port A, B, C

- Port A:8 bit output latch/buffer ve 8 bit input atch. 8 bit giriş veya 8 bit çıkış olarak kullanılır
- Port B:8 bit output latch/buffer ve 8 bit input atch. 8 bit giriş veya 8 bir çıkış olarak kullanılır
- programlanabilir. Mod1 ve Mod2'de control ve Port C : 8 bit output latch/buffer ve 8 bit input buffer. PCL ve PCH 4'er bit giriş/çıkış için durum belirlerler.

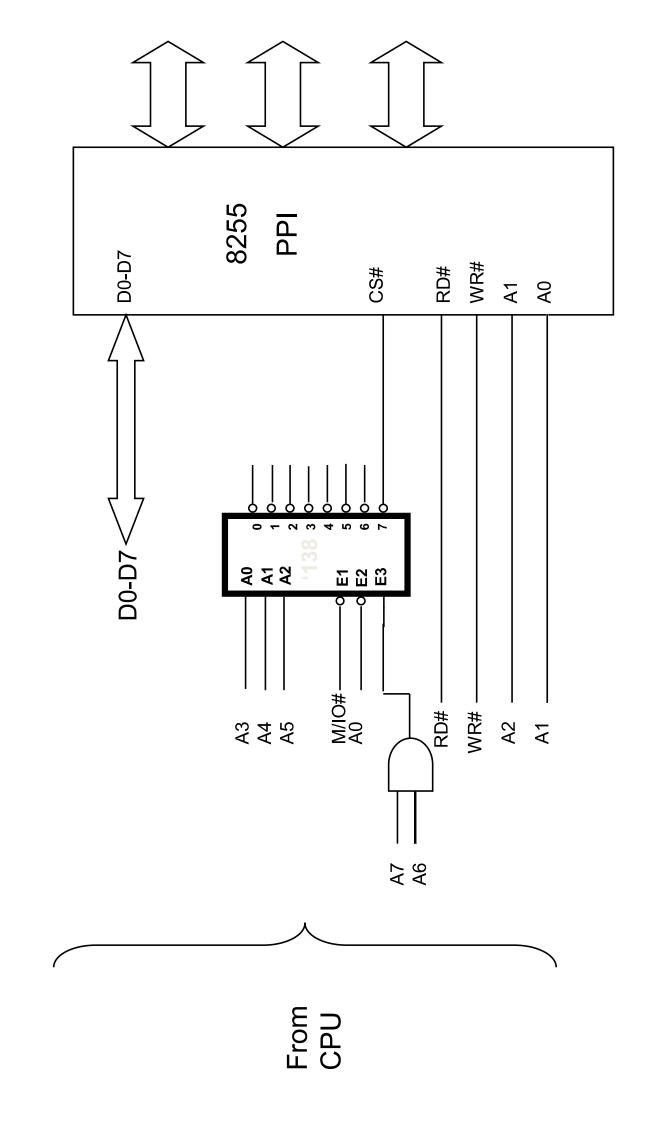
| \overline{BHE} | A 0 | Transfer |
|------------------|------------|---------------------------|
| 0 | 0 | Anlamlı değil |
| 0 | \vdash | Tek adresteki byte D8-D15 |
| \leftarrow | 0 | Çift adresteki byte D0-D7 |
| \vdash | \vdash | Anlamlı değil |

starting I/O address of F8h. Use even adresses Example: We want to use a 8255 PPI with the

only.

A2-A1 Register Select

| A0 | 0 | 0 | 0 | 0 |
|-----------|----------|----------|--------------|----------|
| A1 | 0 | 1 | 0 | _ |
| A2 | 0 | 0 | _ | _ |
| A3 | 1 | 1 | _ | _ |
| A4 | 1 | 1 | | _ |
| A5 | — | _ | \leftarrow | — |
| A6 | \vdash | \vdash | \leftarrow | \vdash |
| A7 | T | 1 | \leftarrow | _ |
| | F8H | FAH | FCH | FEH |



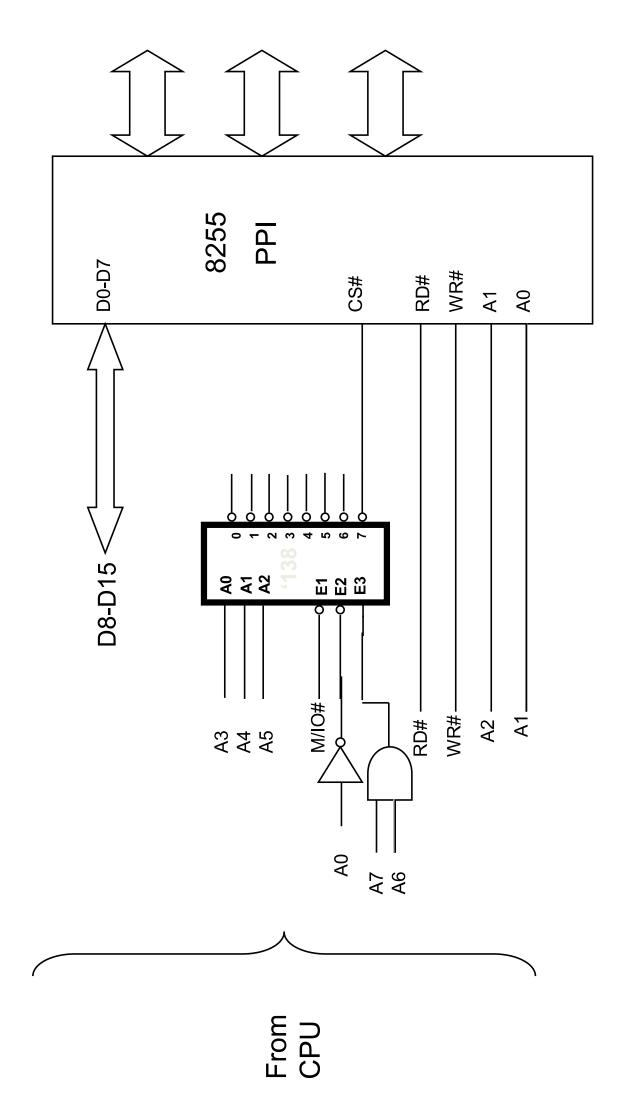
FAH → PortB FAH → PortB FCH → PortC FEH → Control

Example: We want to use a 8255 PPI with the starting I/O address of F9h. Use odd adresses

only.

A2-A1 Register Select

| 1 ~ | H H H |
|--------------|--------------|
| \vdash | 0 |
| 0 | 0 1 |
| \vdash | \leftarrow |
| \leftarrow | \leftarrow |
| \leftarrow | \leftarrow |
| \vdash | \leftarrow |
| \vdash | |
| FBH | FBH FDH |
| | 1 1 1 1 1 |



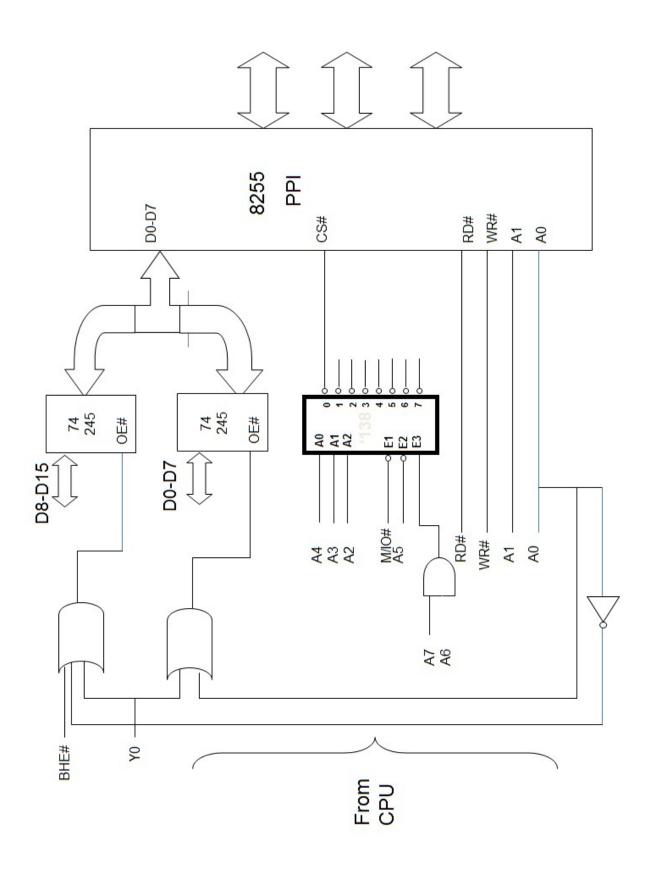
F9H → PortA FBH → PortB FDH → PortC FFH → Control

starting I/O address of C0h. Use even and odd Example: We want to use a 8255 PPI with the

adresses.

A1-A0 Register Select

| 44 7 | n |
|---------|---|
| | O |
| | |
| 0 0 0 | 0 |
| 0 0 0 | 0 |



COH → PortA C1H → PortB C2H → PortC C3H → Control

8255 Mod Seçimi

8255, 4 farklı mod ile çalışabilir:

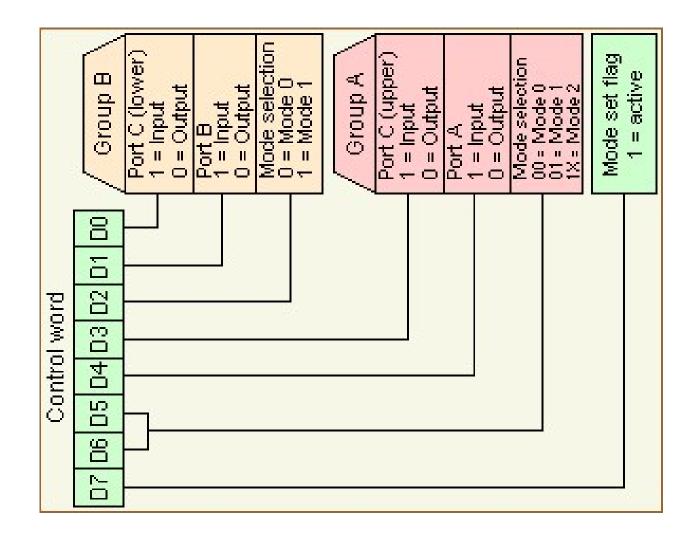
– Mod 0 : Basic I/O

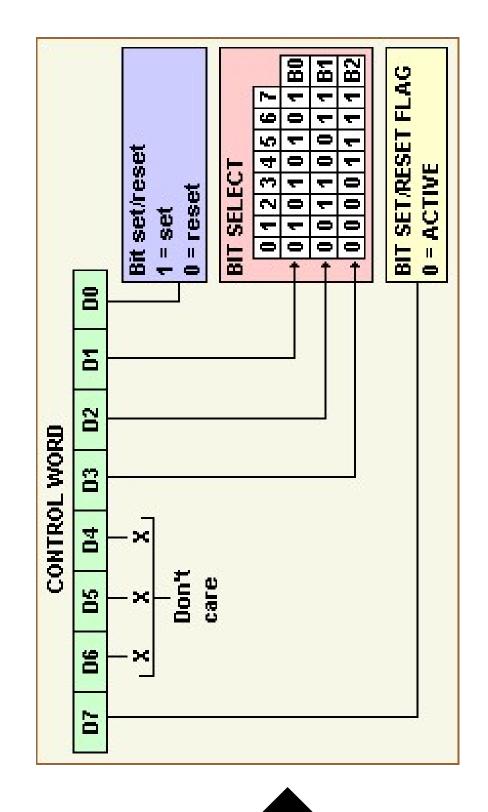
- Bit Set Reset Mod

- Mod 1: Strobed I/O

— Mod 2: Bi-directional Bus

8255 Kontrol Yazmacı 👉 Mod 0





8255 Kontrol Yazmacı 🕁 BSR

8255 Mod 0

- Basit giriş çıkış işlemleri
- G/Ç için protocol veya handshaking yoktur
- 2 adet 8 bitlik ve 2 adet 4 bitlik portlar mevcut
 - Herhangi bir port giriş veya çıkış olabilir Toplamda 16 farklı I/O konfigürasyonu
 - mevcuttur

3. Hafta Örnekleri

• LED

Tuş tarama

7 parçalı gösterge

- Buton Ortak anot
- Ortak katot
- 8255 chip select