

EHM2141 LOJİK DEVRELER

2024-2025 BAHAR DÖNEMİ

HAFTA 12 – DERS 2

8 Mayıs 2025

Dr. Sibel ÇİMEN

ARDIŞIL DEVRE SENTEZİ

Örnek: Seri Toplayıcı Devresi Tasarımı

X ve y girişlerine saat işareti ile senkronize şekilde en düşük bit ilk sırada olacak şekilde seri olarak gelen iki adet verinin toplama işlemini yapacak olan lojik devreyi tasarlayınız.



Mealy modeline uygun durum diyagramını çizelim.

ARDIŞIL DEVRE SENTEZİ

Örnek: Seri Toplayıcı Devresi Tasarımı

X ve y girişlerine saat işareti ile senkronize şekilde en düşük bit ilk sırada olacak şekilde seri olarak gelen iki adet verinin toplama işlemini yapacak olan lojik devreyi tasarlayınız.



Moore modeline uygun durum diyagramını çizelim.

➤ **ORCAD Anlatım Videosu Paylaşılacak!**

➤ **ÖDEV 2 Verilecek!**

Ödev Teslim Tarihi 18 Mayıs Pazar günü saat 23:50!

REFERANSLAR:

1. 'Lojik Devreler', Tuncay UZUN Ders Notları, http://tuncayuzun.com/Dersnot_LDT.htm, 2020.
2. 'Lojik Devre Tasarımı', Taner ASLAN ve Rifat ÇÖLKESEN, Papatya Yayıncılık, 2013.
3. M. Morris Mano, Sayısal Tasarım (Çeviri), Literatür Yayıncılık: İstanbul, 2003.
4. 'Lojik Devreler ', Prof. Dr. Ertuğrul ERİŞ Ders Notları, 1995.