

EHM2141 LOJİK DEVRELER

2024-2025 BAHAR DÖNEMİ

HAFTA 12 – DERS 1

6 Mayıs 2025

Dr. Sibel ÇİMEN

ARDIŞIL DEVRE SENTEZİ

Örnek:

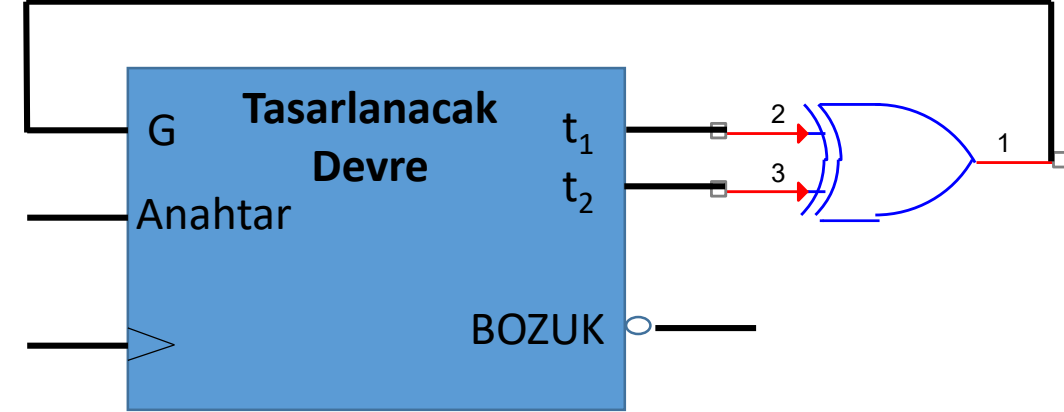
XOR Lojik kapısının fonksiyonel doğruluğunu test eden bir devre tasarlanacaktır.

“ANAHTAR ” girişi lojik-0 iken devre bekleme modunda olacaktır.

“ANAHTAR ” girişi lojik-1 iken devre test işlemini yapacaktır.

XOR kapısı bozuksa “BOZUK” çıkışı lojik-0 olacaktır.

XOR kapısı sağlamsa “BOZUK” çıkışı lojik-1 olacaktır.



Girişler

G
Anahtar

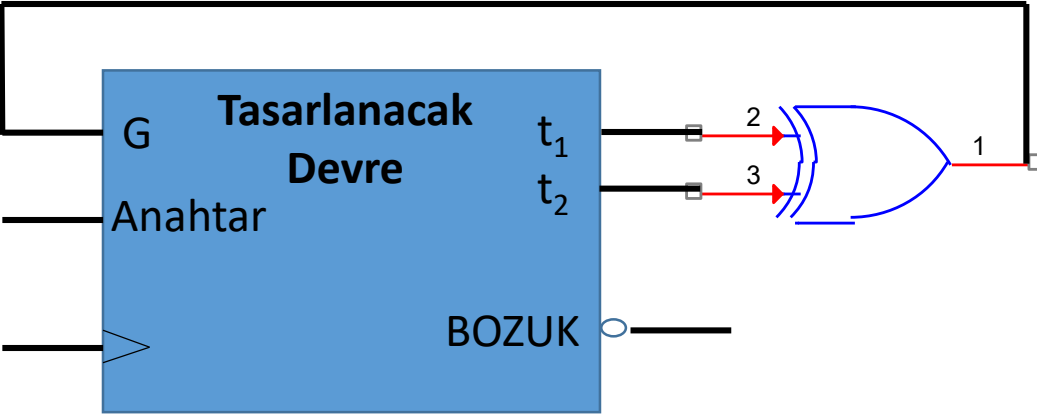
Çıkışlar

BOZUK
t₁
t₂

ARDIŞIL DEVRE SENTEZİ

Örnek:

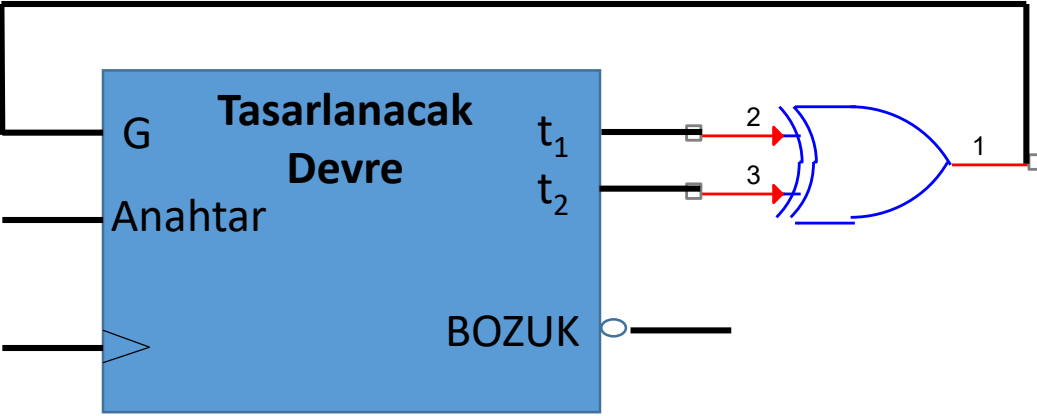
Moore modeline uygun durum diyagramını çizelim.



ARDIŞIL DEVRE SENTEZİ

Örnek:

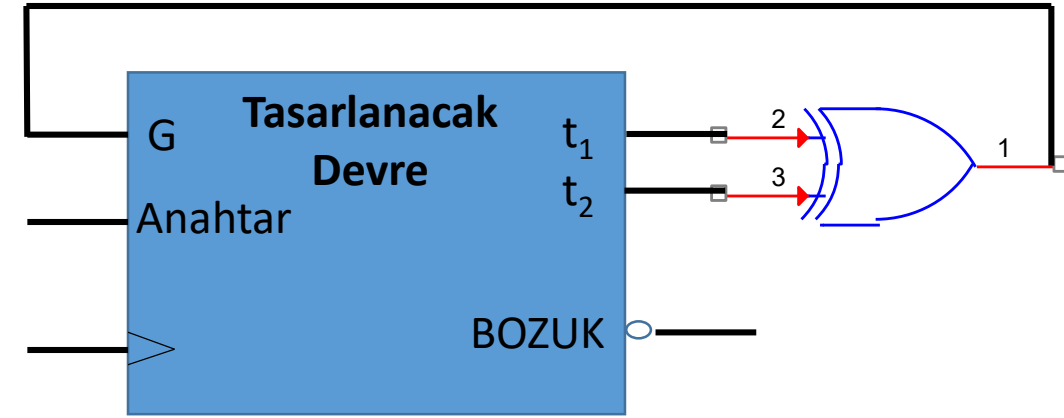
Moore modeline göre devre tasarımını yapalım.



ARDIŞIL DEVRE SENTEZİ

Örnek:

Mealy modeline uygun durum diyagramını çizelim.



REFERANSLAR:

1. 'Lojik Devreler', Tuncay UZUN Ders Notları, http://tuncayuzun.com/Dersnot_LDT.htm, 2020.
2. 'Lojik Devre Tasarımı', Taner ASLAN ve Rifat ÇÖLKESEN, Papatya Yayıncılık, 2013.
3. M. Morris Mano, Sayısal Tasarım (Çeviri), Literatür Yayıncılık: İstanbul, 2003.
4. 'Lojik Devreler ', Prof. Dr. Ertuğrul ERİŞ Ders Notları, 1995.